



SUZAKU I/O Board  
LED/SW SIL00-U00  
Hardware Manual

Version 1.0.0

2006 年 7 月 13 日

株式会社アットマークテクノ  
<http://www.atmark-techno.com/>

**SUZAKU** 公式サイト  
<http://suzaku.atmark-techno.com/>

## 目次

---

1. はじめに	1
2. 注意事項	2
2.1. 安全に関する注意事項	2
2.2. 取り扱い上の注意事項	2
2.3. FPGA 使用に関しての注意事項	3
2.4. ソフトウェア使用に関しての注意事項	3
3. 型式	4
3.1. 型式	4
4. 作業の前に	5
4.1. 開発評価に必要なもの	5
4.2. 開発評価に必要な資料	6
5. 電源系統	7
5.1. 電源系統について	7
6. 仕様	8
6.1. 最大定格	8
6.2. 仕様	8
7. ブロック図	9
7.1. SIL00-U00 ブロック図	9
7.2. SZ***-SIL ブロック図	10
8. 各種インターフェース仕様	11
8.1. 各種インターフェースの配置	11
8.2. 各種インターフェース	12
8.2.1. CON1 テスト拡張用コネクタ	12
8.2.2. CON2 SUZAKU 接続コネクタ	13
8.2.3. CON3 SUZAKU 接続コネクタ	14
8.2.4. CON4 テスト拡張用コネクタ	15
8.2.5. CON6 +5V 入力コネクタ	15
8.2.6. CON7 RS-232C コネクタ	15
8.2.7. 7セグメント LED セレクタ	15
8.2.8. 7セグメント LED	16
8.2.9. D1～4 単色 LED(緑)	16
8.2.10. SW1～SW3 押しボタンスイッチ	16
8.2.11. SW4 ロータリコードスイッチ	17
9. 基板形状図	18

**表目次**

---

表 6-1 SIL00-U00 最大定格 .....	8
表 6-2 SIL00-U00 仕様 .....	8
表 8-1 各種インターフェースの内容 .....	11
表 8-2 CON2 SUZAKU 接続コネクタ .....	13
表 8-3 CON3 SUZAKU 接続コネクタ .....	14
表 8-4 CON6 +5V 入力コネクタ .....	15
表 8-5 CON7 RS232C コネクタ .....	15
表 8-6 7セグメントLED セレクタ .....	15
表 8-7 LED1~3 .....	16
表 8-8 D1~4 LED(緑) .....	16
表 8-9 SW1~SW3 .....	16
表 8-10 SW4 .....	17

**図目次**

---

図 5-1 電源系統図 .....	7
図 7-1 SIL00-U00 ブロック図 .....	9
図 7-2 SZ***-SIL ブロック図 .....	10
図 8-1 各種インターフェースの配置 .....	11
図 8-2 +5V センター+ピン .....	15
図 8-3 7セグメントLED .....	16
図 9-1 基板形状 .....	18

# 1.はじめに

---

本マニュアルは、SUZAKU I/O Board LED/SW(以下 LED/SW ボード)のハードウェアの仕様や使用方法について書かかれています。

LED/SW ボードの機能を最大限引き出すために、ご活用いただければ幸いです。

## 2. 注意事項

### 2.1. 安全に関する注意事項

安全にご使用いただくために、特に以下の点にご注意くださいますようお願いいたします。



本製品には一般電子機器用(OA機器・通信機器・計測機器・工作機械等)に製造された半導体部品を使用していますので、その誤作動や故障が直接生命を脅かしたり、身体・財産等に危害を及ぼす恐れのある装置(医療機器・交通機器・燃焼制御・安全装置等)に組み込んで使用したりしないでください。また、半導体部品を使用した製品は、外来ノイズやサージにより誤作動したり故障したりする可能性があります。ご使用になる場合は万一誤作動、故障した場合においても生命・身体・財産等が侵害されることのないよう、装置としての安全設計(リミットスイッチやヒューズ・ブレーカ等の保護回路の設置、装置の多重化等)に万全を期されますようお願い申しあげます。

### 2.2. 取り扱い上の注意事項

劣化、破損、誤動作、発煙、発火の原因となることがあります。取り扱い時には以下のような点にご注意ください。

- **入力電源**  
5V+5%以上の電圧を入力しないでください。  
極性を間違わないでください。
- **インターフェース**  
各インターフェースには規定以外の信号を接続しないでください。  
信号の極性を間違わないでください。  
信号の入出力方向を間違わないでください。
- **改造**  
コネクタ等を増設する以外の改造は行わないでください。
- **FPGA プログラム**  
周辺回路(ボード上の部品も含む)と信号の衝突(同じ信号に2つのデバイスから出力する)を起こすような FPGA プログラムを行わないでください。  
FPGA のプログラムを間違わないでください。
- **電源の投入**  
本ボードや周辺回路に電源が入っている状態では絶対にコネクタの着脱を行わないでください。
- **静電気**  
本ボードには CMOS デバイスを使用していますので、ご使用になるまでは帯電防止対策のされている、出荷時のパッケージ等にて保管してください。

**● ラッチアップ**

電源および入出力からの過大なノイズやサージ、電源電圧の急激な変動等で使用している CMOS デバイスがラッチアップを起こす可能性があります。いったんラッチアップ状態となると、電源を切断しないかぎりこの状態が維持されるため、デバイスの破損につながることがあります。ノイズの影響を受けやすい入出力ラインには保護回路を入れることや、ノイズ源となる装置と共に電源を使用しない等の対策をとることをお勧めします。

**● 衝撃、振動**

落下や衝突などの強い衝撃を与えないでください。

振動部や回転部などへの搭載はしないでください。強い振動や遠心力を与えないでください。

**● 高温低温、多湿**

極度に高温や低温になる環境や、湿度が高い環境では使用はしないでください。

**● 塵埃**

塵埃の多い環境では使用はしないでください。

**● SUZAKU の+3.3V 外部電源入力(CON6)**

SUZAKU の+3.3V 外部入力(CON6)に電源を供給しないでください。

## 2.3. FPGA 使用に関しての注意事項

**● 本製品に含まれる FPGA プロジェクトについて**

本製品に含まれる FPGA プロジェクト(付属のドキュメント等も含みます)は、現状のまま(AS IS)提供されるものであり、特定の目的に適合することや、その信頼性、正確性を保証するものではありません。また、本製品の使用による結果についてもなんら保証するものではありません。

本製品は、ベンダのツール(Xilinx 製 EDK、ISE やその他ベンダツール)やベンダの IP コアを利用し、FPGA プロジェクトの構築、コンパイル、コンフィグレーションデータの生成を行っておりますが、これらツールに関する販売、サポート、保証等は行っておりません。

## 2.4. ソフトウェア使用に関しての注意事項

**● 本製品に含まれるソフトウェアについて**

本製品に含まれるソフトウェア(付属のドキュメント等も含みます)は、現状のまま(AS IS)提供されるものであり、特定の目的に適合することや、その信頼性、正確性を保証するものではありません。また、本製品の使用による結果についてもなんら保証するものではありません。

## 3. 型式

### 3.1. 型式

- SIL00-U00  
LED/SW ボード単体です。
- SZ\*\*\*-SIL (開発評価向けタイプ)

SIL00-U00 と  
SUZAKU (SZ130-U00 など)  
にコネクタを実装し、組立てたタイプです。

\*\*\*について

SZ010-U00 を実装した場合 \*\*\* = "010"  
SZ030-U00 を実装した場合 \*\*\* = "030"  
SZ130-U00 を実装した場合 \*\*\* = "130"  
SZ310-U00 を実装した場合 \*\*\* = "310"

## 4. 作業の前に

### 4.1. 開発評価に必要なもの

開発作業に必要なものを以下に示します。

- SZ130-SIL など（開発評価向けタイプ）

- PC

ハードウェア開発用として、Windows2000 または、WindowsXP が動作し、シリアルポート(1 ポート)、及びパラレルポート(1 ポート)を持つ PC を用意してください。

ソフトウェア開発用として、Linux が動作し、シリアルポート(1 ポート)を持つ PC を用意してください。

ソフトウェア開発の詳細については、SUZAKU Software Manual を参照ください。

- シリアル通信用ソフト

minicom や Tera Term などのシリアル通信用ソフトが必要です。（Linux 用のソフトは付属 CD の「tools」ディレクトリにあります。）

- Xilinx ISE

Xilinx ISE を用意してください。

詳しくは Xilinx 代理店にお問い合わせください。

- Xilinx EDK

Xilinx EDK を用意してください。

詳しくは Xilinx 代理店にお問い合わせください。

- Xilinx Parallel Cable または相当

Parallel Cable を用意してください。

詳しくは Xilinx 代理店にお問い合わせください。

## 4.2. 開発評価に必要な資料

- SUZAKU Hardware Manual

本ボードと接続する SUZAKU のハードウェアについて記載されています。  
本ボードのご使用前にお読みください。

- SUZAKU Software Manual

本ボードと接続する SUZAKU のソフトウェアについて記載されています。  
本ボードのご使用前にお読みください。

# 5. 電源系統

## 5.1. 電源系統について

以下に電源系統を説明いたします。

電源入力は SIL00-U00 の +5V のみです。

SUZAKU の +3.3V 入力には電源を接続しないでください。

LED/SW ボードには、SUZAKU へ供給する電源回路 (+3.3V) があります。

よって、SUZAKU からは絶対に電源を供給しないでください。電源がショートし、機器を破損する可能性があります。また、改造等により電源を外部から供給等行なったり、LED/SW ボードから他ユニットに電源供給を行ったりしないで下さい。SUZAKU と LED/SW ボードは、電源シーケンスの関係から、お互いに電源を供給し合うような形になつてるので、機器を破損する可能性があります。

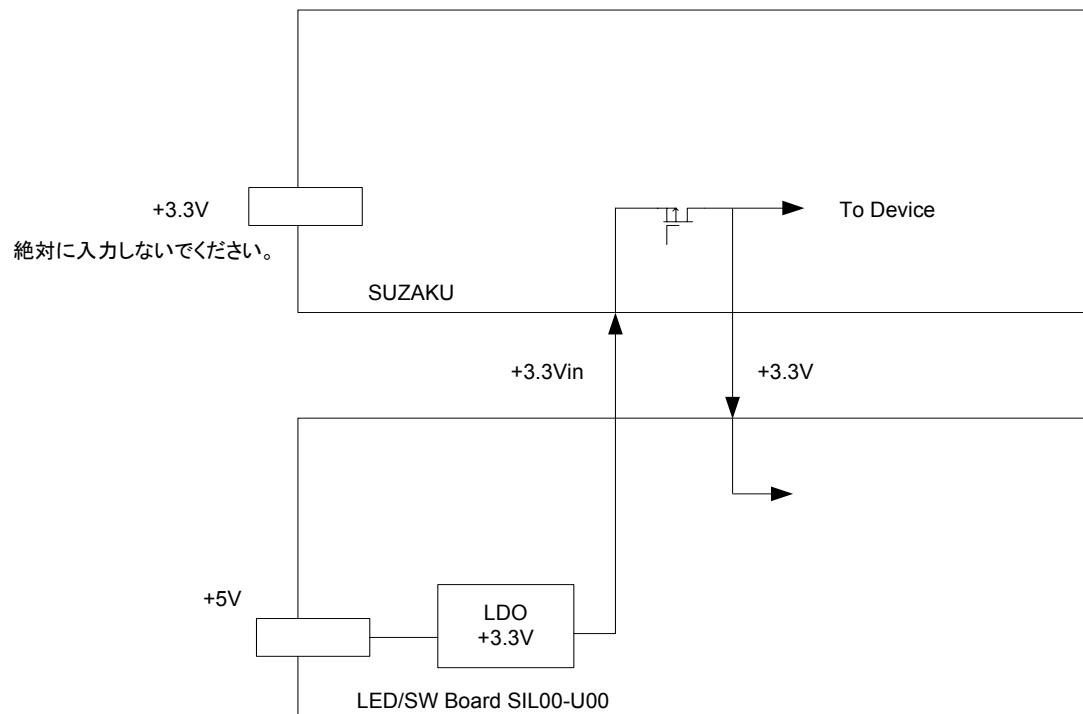


図 5-1 電源系統図

## 6.仕様

### 6.1.最大定格

**表 6-1 SIL00-U00 最大定格**

電源電圧	-0.3V～+6V
デジタル入力	-0.3V～+3.6V
周囲温度	0°C～60°C

### 6.2.仕様

**表 6-2 SIL00-U00 仕様**

7セグメントLED	3個実装
単色 LED	4個実装(緑 φ 3mm)
押しボタンスイッチ	3個実装
ロータリコードスイッチ	1個実装
RS232C	1ポート
電源	+5V(SUZAKU 用+3.3V 供給回路を搭載)
サイズ	72 × 103.5 mm
SUZAKU ユーザ IO 使用数	26ピン

## 7. ブロック図

### 7.1. SIL00-U00 ブロック図

SIL00-U00 ボード単体の全体ブロック図を図 7-1 に示します。

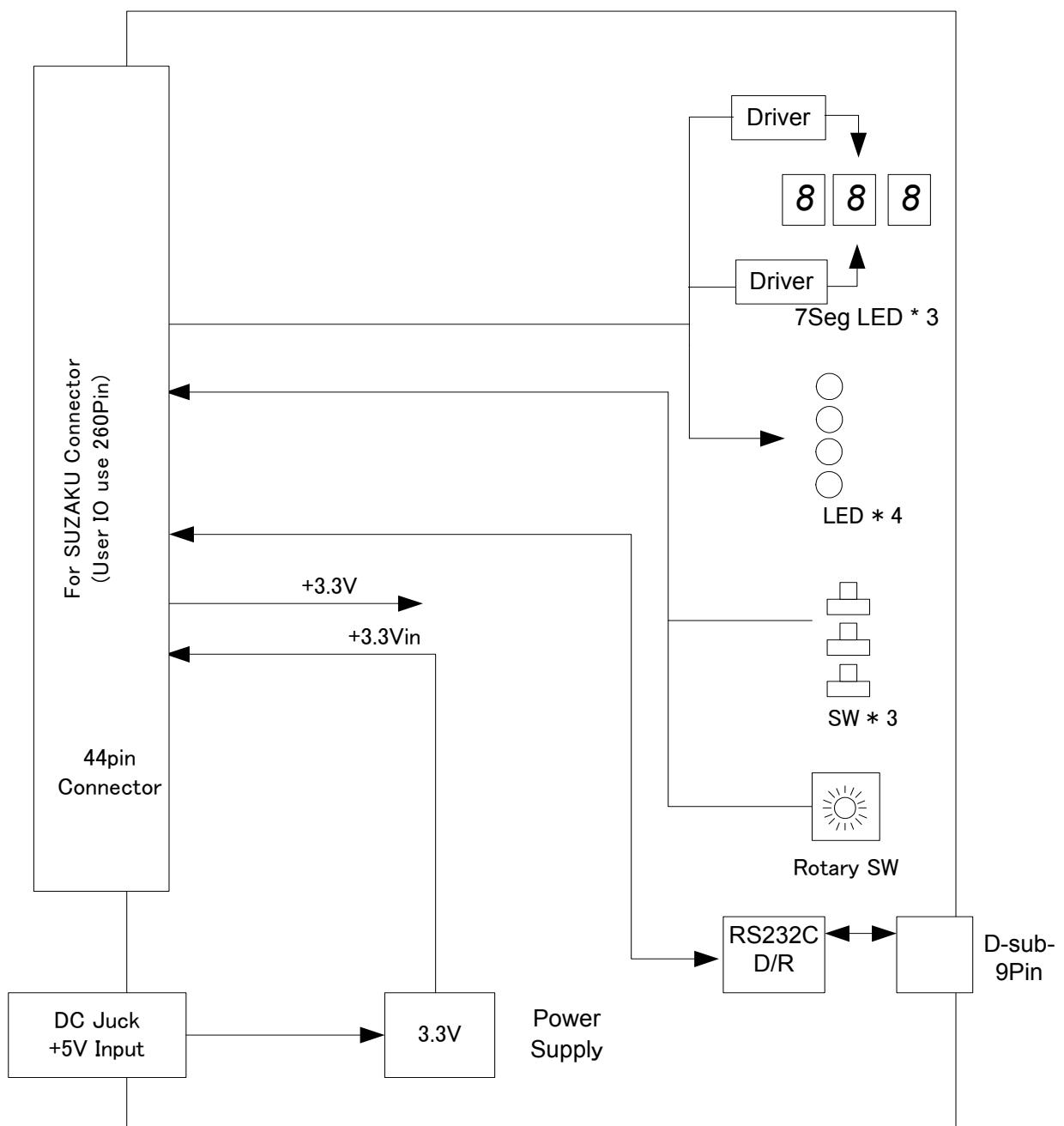


図 7-1 SIL00-U00 ブロック図

## 7.2. SZ\*\*\*-SIL ブロック図

SUZAKU と組み合わせた SZ\*\*\*-SIL のブロック図を図 7-2 に示します。

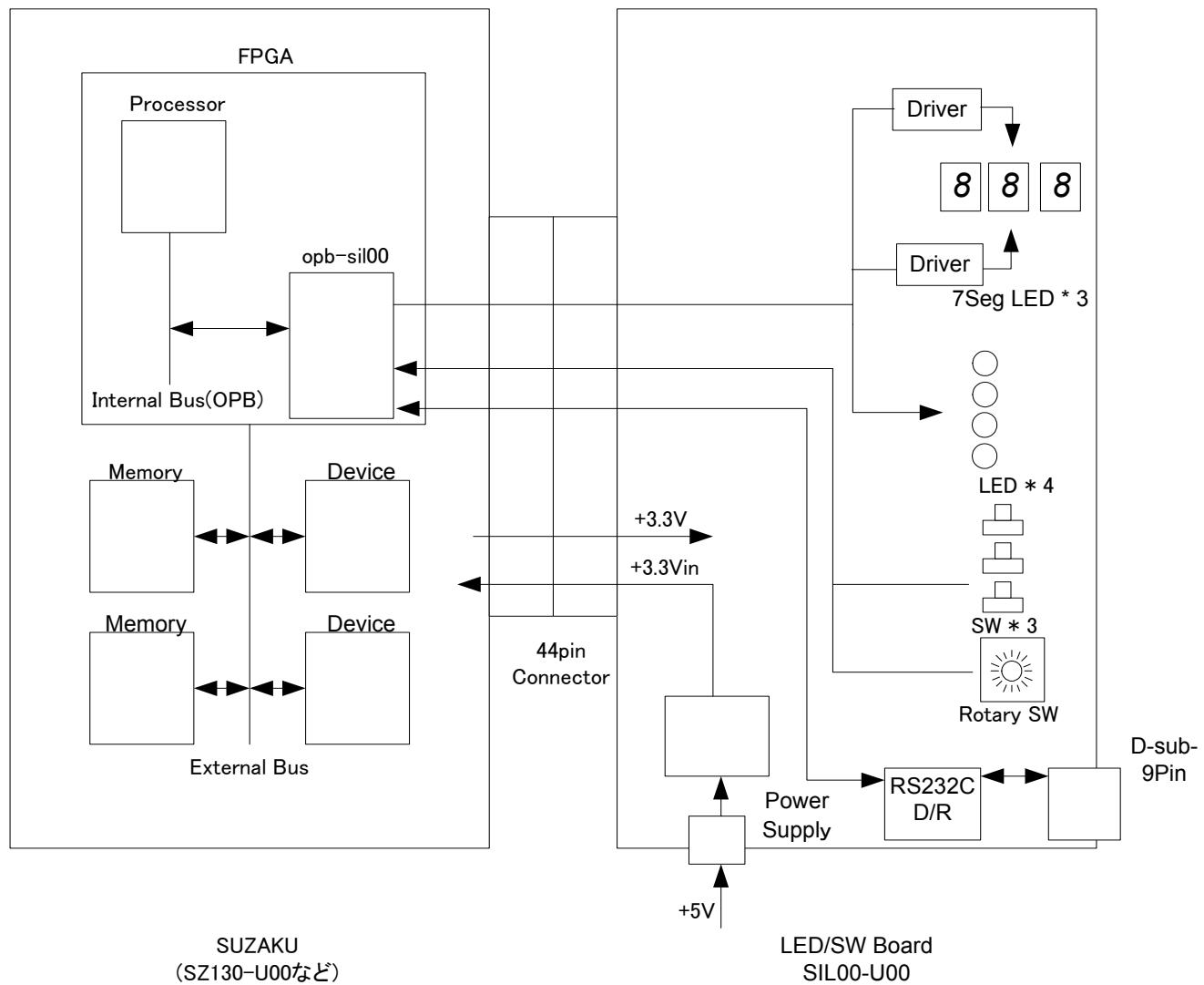


図 7-2 SZ\*\*\*-SIL ブロック図

## 8.各種インターフェース仕様

### 8.1.各種インターフェースの配置

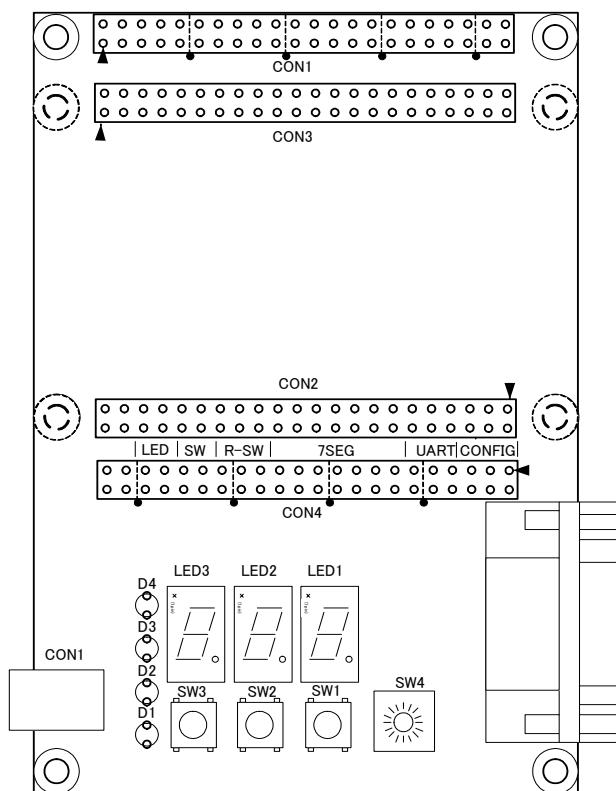


図 8-1 各種インターフェースの配置

表 8-1 各種インターフェースの内容

部品番号	説明
CON1	テスト拡張用コネクタ(CON3と同じ)
CON2	SUZAKU接続コネクタ(SUZAKU CON2と接続)
CON3	SUZAKU接続コネクタ(SUZAKU CON3と接続)
CON4	テスト拡張用コネクタ(CON2と同じ)
CON6	+5V入力コネクタ
CON7	RS232Cコネクタ
LED1～LED3	7セグメントLED
D1～D4	単色LED
SW1～SW3	押しボタンスイッチ
SW4	ロータリコードスイッチ

## 8.2. 各種インターフェース

### 8.2.1. CON1 テスト拡張用コネクタ

CON3と同じピンアサインで信号が配線接続されています。詳しくは CON3 を参照してください。

### 8.2.2. CON2 SUZAKU 接続コネクタ

SUZAKU CON2 と接続します。

**表 8-2 CON2 SUZAKU 接続コネクタ**

番号	信号名	I/O	機能
1	GND		グランド
2	+3..3VIN	I	+3.3V SUZAKU 側から供給
3	CLK		
4	D		
5	DO		
6	nCS		
7	NC		
8	UART3	I	RTS
9	UART2	O	TXD
10	UART1	O	CTS
11	UART0	I	RXD
12	NC		
13	SEG7	O	セグメント DP "High"で点灯
14	SEG6	O	セグメント G "High"で点灯
15	SEG5	O	セグメント F "High"で点灯
16	SEG4	O	セグメント E "High"で点灯
17	SEG3	O	セグメント D "High"で点灯
18	SEG2	O	セグメント C "High"で点灯
19			誤挿入防止
20	SEG1	O	セグメント B "High"で点灯
21	GND		グランド
22	SEG0	O	セグメント A "High"で点灯
23	NC		
24	nSEL2	O	7 セグメント LED3 "Low"でコモン選択
25	nSEL1	O	7 セグメント LED2 "Low"でコモン選択
26	nSEL0	O	7 セグメント LED1 "Low"でコモン選択
27	NC		
28	nCODE3	I	ロータリスイッチ 4bit 目 選択時"Low"
29	nCODE2	I	ロータリスイッチ 3bit 目 選択時"Low"
30	nCODE1	I	ロータリスイッチ 2bit 目 選択時"Low"
31	nCODE0	I	ロータリスイッチ 1bit 目 選択時"Low"
32	NC		
33	nSW2	I	押しボタンスイッチ SW3 押下で"Low"
34	nSW1	I	押しボタンスイッチ SW2 押下で"Low"
35	nSW0	I	押しボタンスイッチ SW1 押下で"Low"
36	NC		
37	nLE0	O	LED(緑) D1 "Low"で点灯
38	nLE1	O	LED(緑) D2 "Low"で点灯
39	nLE2	O	LED(緑) D3 "Low"で点灯
40	nLE3	O	LED(緑) D4 "Low"で点灯
41	GND		グランド
42	GND		グランド
43	+3.3VOUT	O	電源出力 +3.3V SUZAKU 側に供給
44	+3.3VOUT	O	電源出力 +3.3V SUZAKU 側に供給

### 8.2.3. CON3 SUZAKU 接続コネクタ

SUZAKU CON3 と接続します。

**表 8-3 CON3 SUZAKU 接続コネクタ**

番号	信号名	I/O	機能
1	+3.3VOUT	O	+3.3V SUZAKU 側に供給
2	+3.3VOUT	O	+3.3V SUZAKU 側に供給
3	GND		グランド
4	GND		グランド
5			
6			
7			
8			
9			
10			
11			
12			
13			
14			
15			
16			
17			
18			
19			
20			
21			
22			
23			
24	GND		グランド
25			
26	GND		グランド
27			
28			
29			
30			
31			
32			
33			
34			
35			
36			
37			
38			
39			
40			
41			
42			
43	+3.3VIN	I	+3.3V SUZAKU 側から供給
44	GND		グランド

#### 8.2.4. CON4 テスト拡張用コネクタ

CON2と同じピンアサインで信号が配線接続されています。

詳細は CON2 を参照してください。

#### 8.2.5. CON6 +5V 入力コネクタ

+5V±5%の電源を入力してください。AC アダプタは添付品を使用してください。（+5V 出力 EIAJ#2）

表 8-4 CON6 +5V 入力コネクタ

番号	信号名	I/O	機能
1	+5V	I	+5V センター+ピン
2	GND		グランド



図 8-2 +5V センター+ピン

#### 8.2.6. CON7 RS-232C コネクタ

D-sub9 ピンが実装されています。

表 8-5 CON7 RS232C コネクタ

番号	信号名	I/O	機能
1			
2	UART0	I	RXD
3	UART2	O	TXD
4			
5	GND		グランド
6			
7	UART3	O	RTS
8	UART1	I	CTS
9			

#### 8.2.7. 7セグメント LED セレクタ

7セグメント LED 選択用 PNPトランジスタが実装されています。”Low”を入力すると、それぞれに対応する7セグメントLEDを選択することができます。

表 8-6 7セグメント LED セレクタ

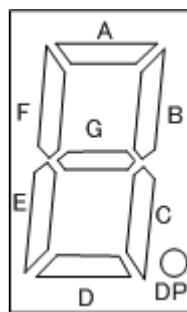
番号	信号名	I/O	機能
LED1	nSEL0	O	LED1 コモン”Low”で選択
LED2	nSEL1	O	LED2 コモン”Low”で選択
LED3	nSEL2	O	LED3 コモン”Low”で選択

### 8.2.8. 7セグメントLED

7セグメントLEDが3つ実装されています。”High”を入力すると、それぞれに対応するセグメントを点灯させることができます。

**表 8-7 LED1~3**

番号	信号名	I/O	機能
A	SEG0	O	セグメントA "High"で点灯
B	SEG1	O	セグメントB "High"で点灯
C	SEG2	O	セグメントC "High"で点灯
D	SEG3	O	セグメントD "High"で点灯
E	SEG4	O	セグメントE "High"で点灯
F	SEG5	O	セグメントF "High"で点灯
G	SEG6	O	セグメントG "High"で点灯
DP	SEG7	O	セグメントDP "High"で点灯



**図 8-3 7セグメントLED**

### 8.2.9. D1~4 単色LED(緑)

単色LED(緑)が4つ実装されています。”Low”を入力すると点灯します。

**表 8-8 D1~4 LED(緑)**

番号	信号名	I/O	機能
D1	nLE0	O	単色LED(緑) D1 "Low"で点灯
D2	nLE1	O	単色LED(緑) D2 "Low"で点灯
D3	nLE2	O	単色LED(緑) D3 "Low"で点灯
D4	nLE3	O	単色LED(緑) D4 "Low"で点灯

### 8.2.10. SW1~SW3 押しボタンスイッチ

押しボタンスイッチが3つ実装されています。押すと”Low”を出力します。

**表 8-9 SW1~SW3**

番号	信号名	I/O	機能
SW1	nSW0	I	押しボタンスイッチ SW1 押下で"Low"
SW2	nSW1	I	押しボタンスイッチ SW2 押下で"Low"
SW3	nSW2	I	押しボタンスイッチ SW3 押下で"Low"

### 8.2.11. SW4 ロータリコードスイッチ

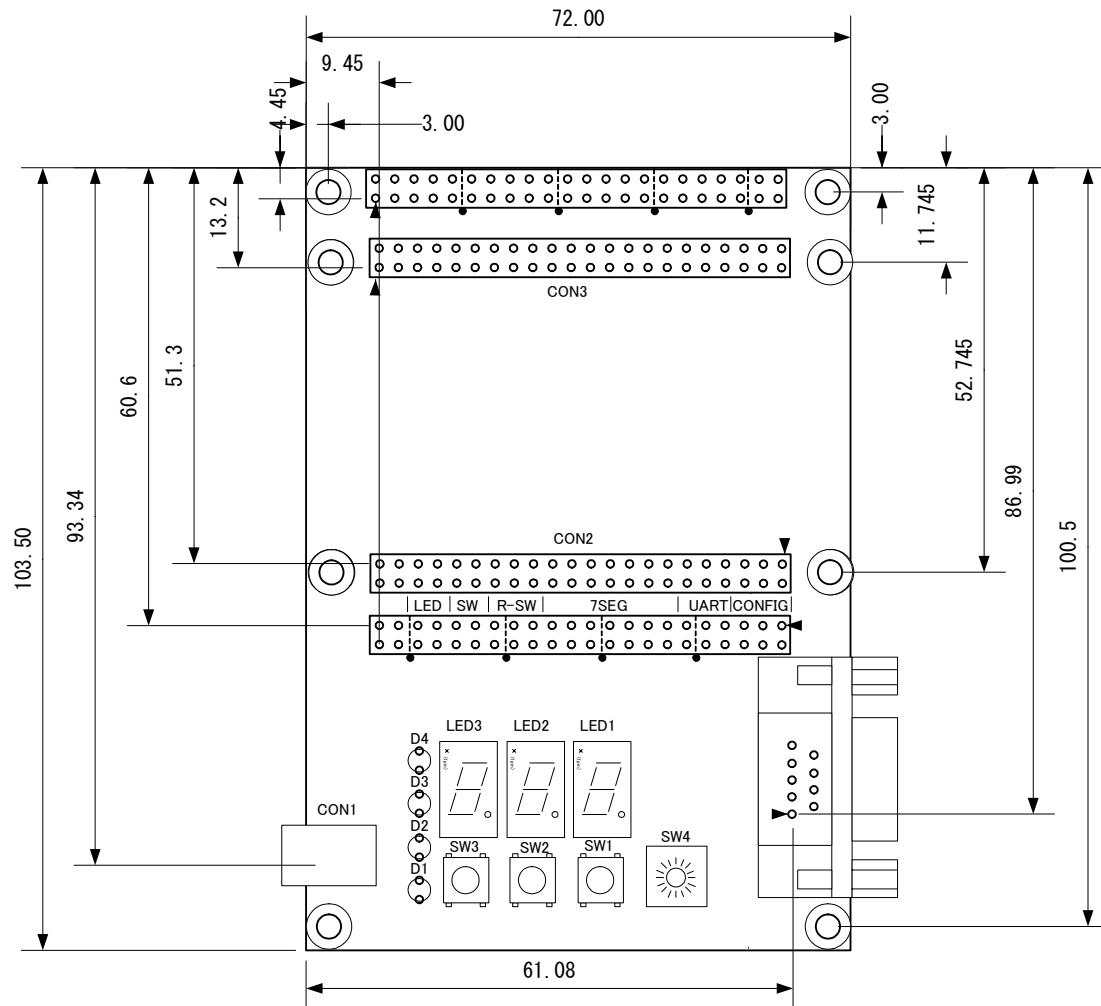
ロータリコードスイッチが実装されています。選択時”Low”を出力します。

**表 8-10 SW4**

番号	信号名	I/O	機能
SW4	nCODE0	I	ロータリコードスイッチ $2^0$ 選択で”Low”
	nCODE1	I	ロータリコードスイッチ $2^1$ 選択で”Low”
	nCODE2	I	ロータリコードスイッチ $2^2$ 選択で”Low”
	nCODE3	I	ロータリコードスイッチ $2^3$ 選択で”Low”

## 9. 基板形状図

本ボードの基板形状図を図 9-1に示します。



[単位:mm]

図 9-1 基板形状

## 改訂履歴

Ver.	年月日	改訂内容
1.0.0	2006年7月14日	初版作成

---

SUZAKU I/O Board - LED/SW - Hardware Manual 2006年 7月 14日 version 1.0.0

---

株式会社アットマークテクノ

004-0062 札幌市中央区北5条東2丁目 AFTビル6F 011-207-6550 FAX: 011-207-6570

---