

ピン番号	信号名	i.MX 7Dual ピン名	電圧グループ	リセット解除後の信号状態			マルチプレクス機能 (i.MX 7Dualの信号名で表記)																	アドオン設定 <sup>[a]</sup>		
				機能	In/Out	Pull-Up/Pull-Down	GPIO	SD1	UART <sup>[d]</sup>						SPI				I2C			CAN2	Audio		etc	
									UART1	UART2	UART3	UART4	UART6	UART7	CSP11	CSP12	CSP13	CSP14	I2C1	I2C2	I2C3		SAI2			SAI3
1	GND																									GND
2	GND																									GND
3	VCC 3.3V																									NC
4	VCC 3.3V																									NC
5	SDBOOT_EN	BOOT_MODE0	VCC 3.3V	-	In	10kΩ Pull-Down(固定)																				NC
6	NVCC_SD1																									NC
7	GPIO5_IO0	SD1_CD_B	NVCC_SD1 <sup>[a]</sup>	GPIO <sup>[b]</sup>	In <sup>[b]</sup>	100kΩ Pull-Down <sup>[b]</sup>	GPIO5_IO0	SD1_CD_B					UART6_RX_DATA				ECSP14_MISO								CCM_CLK01	NC
8	GPIO5_IO1	SD1_WP	NVCC_SD1 <sup>[a]</sup>	GPIO <sup>[b]</sup>	In <sup>[b]</sup>	100kΩ Pull-Down <sup>[b]</sup>	GPIO5_IO1	SD1_WP					UART6_TX_DATA				ECSP14_MOSI									NC
9	GPIO5_IO2	SD1_RESET_B	NVCC_SD1 <sup>[a]</sup>	GPIO <sup>[b]</sup>	In <sup>[b]</sup>	100kΩ Pull-Down <sup>[b]</sup>	GPIO5_IO2	SD1_RESET_B					UART6_RTS_B				ECSP14_SCLK							SAI3_MCLK		NC
10	GPIO5_IO3	SD1_CLK	NVCC_SD1 <sup>[a]</sup>	GPIO <sup>[b]</sup>	In <sup>[b]</sup>	100kΩ Pull-Down <sup>[b]</sup>	GPIO5_IO3	SD1_CLK					UART6_CTS_B				ECSP14_SS0							SAI3_RX_SYNC		NC
11	GPIO5_IO4	SD1_CMD	NVCC_SD1 <sup>[a]</sup>	GPIO <sup>[b]</sup>	In <sup>[b]</sup>	100kΩ Pull-Down <sup>[b]</sup>	GPIO5_IO4	SD1_CMD									ECSP14_SS1							SAI3_RX_BCLK		NC
12	GPIO5_IO5	SD1_DATA0	NVCC_SD1 <sup>[a]</sup>	GPIO <sup>[b]</sup>	In <sup>[b]</sup>	100kΩ Pull-Down <sup>[b]</sup>	GPIO5_IO5	SD1_DATA0						UART7_RX_DATA			ECSP14_SS2							SAI3_RX_DATA0	CCM_EXT_CLK1	NC
13	GPIO5_IO6	SD1_DATA1	NVCC_SD1 <sup>[a]</sup>	GPIO <sup>[b]</sup>	In <sup>[b]</sup>	100kΩ Pull-Down <sup>[b]</sup>	GPIO5_IO6	SD1_DATA1						UART7_TX_DATA			ECSP14_SS3							SAI3_TX_BCLK	CCM_EXT_CLK2	NC
14	GPIO5_IO7	SD1_DATA2	NVCC_SD1 <sup>[a]</sup>	GPIO <sup>[b]</sup>	In <sup>[b]</sup>	100kΩ Pull-Down <sup>[b]</sup>	GPIO5_IO7	SD1_DATA2						UART7_CTS_B			ECSP14_RDY							SAI3_TX_SYNC	CCM_EXT_CLK3	NC
15	GPIO5_IO8	SD1_DATA3	NVCC_SD1 <sup>[a]</sup>	GPIO <sup>[b]</sup>	In <sup>[b]</sup>	100kΩ Pull-Down <sup>[b]</sup>	GPIO5_IO8	SD1_DATA3						UART7_RTS_B			ECSP13_SS1							SAI3_TX_DATA0	CCM_EXT_CLK4	NC
16	GPIO4_IO16	ECSP11_SCLK	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO16						UART6_RX_DATA		ECSP11_SCLK											NC
17	GPIO4_IO17	ECSP11_MOSI	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO17						UART6_TX_DATA		ECSP11_MOSI											NC
18	GPIO4_IO18	ECSP11_MISO	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO18						UART6_RTS_B		ECSP11_MISO											NC
19	NC																									NC
20	GPIO4_IO12	I2C3_SCL	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO12															I2C3_SCL	FLEXCAN2_RX			I2C3_SCL (EEPROM_SCL)
21	GPIO4_IO13	I2C3_SDA	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO13															I2C3_SDA	FLEXCAN2_TX			I2C3_SDA (EEPROM_SCL)
22	NC																									NC
23	NC																									NC
24	GPIO4_IO0	UART1_RXD	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO0		UART1_RX_DATA						ECSP11_SS1				I2C1_SCL							I2C1_SCL / GPIO4_IO0
25	GPIO4_IO1	UART1_TXD	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO1		UART1_TX_DATA						ECSP11_SS2				I2C1_SDA					SAI3_MCLK		I2C1_SDA / GPIO4_IO1
26	GND																									GND
27	GND																									GND
28	VCC 3.3V_IO																									VCC 3.3V_IO
29	VCC 3.3V																									VCC 3.3V
30	VCC 5V																									VCC 5V
31	-	-	-	-	Out	1kΩ Pull-Down(固定)																				-(EEPROM_E0)
32	GPIO6_IO18	SAI1_MCLK	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO6_IO18																SAI2_MCLK			GPIO6_IO18
33	GPIO4_IO2	UART2_RXD	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO2			UART2_RX_DATA					ECSP11_SS3				I2C2_SCL						SAI3_RX_BCLK	GPIO4_IO2
34	GPIO4_IO3	UART2_TXD	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO3			UART2_TX_DATA					ECSP11_RDY				I2C2_SDA						SAI3_TX_DATA0	ECSP11_RDY / GPIO4_IO3
35	GPIO4_IO6	UART3_RTS	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO6								ECSP11_SCLK										SAI3_TX_DATA0	ECSP11_SCLK / GPIO4_IO6
36	GPIO4_IO4	UART3_RXD	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO4								ECSP11_MISO										SAI3_RX_SYNC	ECSP11_MISO / GPIO4_IO4
37	GPIO4_IO5	UART3_TXD	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO5				UART3_TX_DATA				ECSP11_MOSI										SAI3_TX_BCLK	ECSP11_MOSI / GPIO4_IO5
38	GPIO4_IO23	ECSP12_SS0	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO23							UART7_CTS_B		ECSP12_SS0										UART7_CTS_B / GPIO4_IO23
39	GPIO4_IO22	ECSP12_MISO	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO22							UART7_RTS_B		ECSP12_MISO										UART7_RTS_B / GPIO4_IO22
40	GPIO4_IO21	ECSP12_MOSI	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO21							UART7_TX_DATA		ECSP12_MOSI										UART7_TX_DATA / GPIO4_IO21
41	GPIO4_IO20	ECSP12_SCLK	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO20							UART7_RX_DATA		ECSP12_SCLK										UART7_RX_DATA / GPIO4_IO20
42	GPIO6_IO16	SAI1_RXFS	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO6_IO16																SAI2_RX_SYNC			GPIO6_IO16
43	GPIO6_IO17	SAI1_RXC	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO6_IO17																SAI2_RX_BCLK			GPIO6_IO17
44	NC																									NC
45	NC																									NC
46	GPIO6_IO19	SAI2_TXFS	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO6_IO19		UART1_CTS_B							ECSP13_MISO							SAI2_TX_SYNC			GPIO6_IO19
47	GPIO6_IO20	SAI2_TXC	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO6_IO20		UART1_RTS_B							ECSP13_MOSI							SAI2_TX_BCLK			GPIO6_IO20
48	GPIO6_IO21	SAI2_RXD	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO6_IO21			UART2_CTS_B						ECSP13_SCLK							SAI2_RX_DATA0			GPIO6_IO21
49	GPIO6_IO22	SAI2_TXD	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO6_IO22			UART2_RTS_B						ECSP13_SS0							SAI2_TX_DATA0			GPIO6_IO22
50	GPIO4_IO7	UART3_CTS	VCC 3.3V	GPIO	In	100kΩ Pull-Down	GPIO4_IO7					UART3_CTS_B			ECSP11_SS0									SAI3_TX_SYNC		ECSP11_SS0
51	NC																									NC
52	NC																									NC
53	NC																									NC
54	GND																									GND
55	PMIC_ONOFF <sup>[a]</sup>	-	VCC_BMIC	-	In	47kΩ Pull-Up(固定)																				PMIC_ONOFF
56	USB_HUB2_VBUS																									USB_HUB2_VBUS
57	USB_HUB2_VBUS																									USB_HUB2_VBUS
58	GND																									GND
59	USB_HUB2_DP	-	-	USB	-	-																				USB_HUB2_DP
60	USB_HUB2_DM	-	-	USB	-	-																				USB_HUB2_DM

[a] SD UHS-I対応した場合、ソフトウェア制御で信号レベルが1.85Vに変化します。  
[b] SDブート設定時は、リセット解除後にSD機能として動作します。  
[c] オープンドレイン(またはオープンコレクタ)信号を入力してください。  
[d] i.MX 7DualのUARTコントローラは、DTE/DCEモードによらず、UART信号の入出力方向は固定です。TX\_DATAとCTS\_Bは出力、RX\_DATAとRTS\_Bは入力としてご使用ください。  
[e] アットマークテクノ製アドオンモジュールで想定している機能設定です。他の製品にも搭載できるように、使用するピンと機能を制限しています。