Armadillo-loT ゲートウェイ G3 製品マニュアル

AGX3020-D00Z AGX3020-C03Z AGX3000-C00Z

Version 1.9.2 2017/10/26

株式会社アットマークテクノ [http://www.atmark-techno.com] Armadillo サイト [http://armadillo.atmark-techno.com]

Armadillo-loT ゲートウェイ G3 製品マニュアル

株式会社アットマークテクノ

製作著作 © 2016-2017 Atmark Techno, Inc.

Version 1.9.2 2017/10/26

目次

1.	はじめ	に	17
	1.1.	本書で扱うこと扱わないこと	17
		1.1.1. 扱うこと	17
		1.1.2. 扱わないこと	18
	1.2.	本書で必要となる知識と想定する読者	18
	1.3.	ユーザー限定コンテンツ	18
	1.4.	本書および関連ファイルのバージョンについて	18
	1.5.	本書の構成	19
	1.6.	表記について	19
		1.6.1. フォント	19
		1.6.2. コマンド入力例	19
		1.6.3. アイコン	20
	1.7.	謝辞	20
2.	注意事	項	21
	2.1.	安全に関する注意事項	21
	2.2.	取扱い上の注意事項	22
	2.3.	ソフトウェア使用に関しての注意事項	$\frac{-}{23}$
	24	書込み禁止領域について	24^{-2}
	25	雷波障害について	24
	2.6	保証について	25
	27	輸出について	25
	2.8	商標について	25
	29	毎線モジュールの安全規制について	25
З	<u></u> 制品概		29
0.	2 1	y 単品の特長	29
	0.1.	311 Armadilloとは	29
		312 Armadillo-loT $f = b \neg \tau T E d$	29
	32	シニン: パーパーパー シェー とは	20
	0.2.	301 Armadillo-loTゲートウェイ G3 開発セット	30
		3.2.1. Armadillo-loT ゲートウェイ G3 量産田	31
	33	3.2.2. AITHAUIII0-10T ア 「アフェー OS 重圧用	21
	3.J. 3.∕	Armadilla_loT ゲートウェイの外組	32
	2.4.		22
	3.5.	ノロノノ凶	21
Л	0.0. Armo	ノノトフェノ 侢风	26
4.		11110 の电标で八100mに 淮借するたの	26
	4.1.	午開9 0 もの	20
	4.2.	用光/動作唯診堤堤の伸架	30
		4.2.1. AIDEO ビットアッフ	<i>ا</i> د ۱۸
		4.2.2. 取り外しり能ナハイスの使用	41
		4.2.3. コマノトノイノhh木(GNUME hh木)の起動	41
	10	4.2.4. シリアル通信ソフトワエア(minicom)の使用	42
	4.3.	インダーノエースレイアソト	44
	4.4.		45
	4.5.	スフィトスイッナの設定について	40
	4.6.	VI エテイダの使用方法	46
		4.0.1. VI の起動	46
		4.6.2. 乂子の人刀	4/
		4.6.3. フーソルの移動	48
		4.0.4. 乂子の削除	48
		4.0.5. 保仔と終了	48

5. 起動と終了	. 49
5.1. 起動	49
5.2. ログイン	60
5.3. debian のユーザを管理する	61
5.4. 終了方法	. 62
6. 動作確認方法	. 65
6.1. 動作確認を行う前に	65
6.2. ネットワーク	65
6.2.1. 接続可能なネットワーク	65
622 ネットワークの設定方法	65
623 nmcli の基本的な使い方	66
6.2.4 有線 AN	69
0.2.平. 月版 L/ W	70
6.2.6.3. 無限 ビベヤ	72
0.2.0. JO 6.2.7 NatworkManagar にたる歌字例	70
0.2.7. Networkivialiager による設定内	02
$0.2.0. \mathcal{F} \uparrow \mathcal{F} = \mathcal{F} \uparrow \mathcal{F} = \mathcal{F}$	00
6.2.9. イツトワークアフリクーション	04
り.3. ストレーン	84
6.3.1. ストレーンの使用方法	84
6.3.2. ストレーシのパーティション変更とフォーマット	. 85
6.4. LED	86
6.4.1. LED を点灯/消灯する	. 87
6.4.2. トリガを使用する	. 88
6.5. RTC	88
6.5.1. RTC に時刻を設定する	. 88
6.6. ユーザースイッチ	90
6.6.1. イベントを確認する	90
6.7. 温度センサ	. 91
6.7.1. 温度を取得する	91
6.8. AD コンバーター	91
6.8.1. 電圧を取得する	. 91
6.8.2. 電源電圧を監視する	93
6.9 Armadillo-loT RS232C アドオンモジュール RS00	94
6 10 Armadillo-loT 絶縁 RS232C/422/485 アドオンモジュール RS01	94
6101 RS422/RS485の通信設定を変更する	95
6.11 Armadillo-loT RN/020 アドオンモジュール BT00	07
6111 設定情報を取得する	97
6.12 Armadillo_loT EnOcoan アドオンモジュール ENOO	02
0.12. Al Madillo-IOT EliOceal アドイノビノユール EliOO	00
0.12.1. LHOCean 無縁アークを文店する	00
0.13. AIMadillo-IOT WI-SON アドイノモジュール WSOO	100
0.IS.I. 改進情報で取得する	100
0.14. Armaulii0-101 紀稔 K5485 アトオノモシュール K502	101
6.14.1. KS422/KS485 の通信設定を変更する	101
6.15. Armadillo-loT 絶縁テンダル入出力/アテロク入力アトオンモシュール DAUU	103
6.15.1. デジダル出刀状態を設定する	103
6.15.2. デジタル人力状態を取得する	104
6.15.3. アナロク人力電圧を取得する	104
7. Linux カーネル仕様	106
7.1. デフォルトコンフィギュレーション	106
7.2. デフォルト起動オプション	106
7.3. Linux ドライバー覧	106
7.3.1. Armadillo-loT ゲートウェイ G3	107
7.3.2. SPI フラッシュメモリ	107

7.3.3. UART	108
7.3.4. Ethernet	109
7.3.5. 3G	110
7.3.6. WLAN	110
7.3.7 BT	111
738 SD # 7 K	112
730 USB #7 k	112
7.3.0. USB ホスト・	11/
7.2.11 DCL Express	114
7.3.11. POI EXPLESS	114
7.3.12. リアルタイムクロック	115
7.3.13. 温度センサ	
7.3.14. AD $\Box \mathcal{Y} \mathcal{N} - \mathcal{Y} - \dots$	11/
7.3.15. LED	118
7.3.16. ユーザースイッチ	119
7.3.17. I2C	120
7.3.18. SPI	121
7.3.19. ウォッチドッグタイマー	122
7.3.20. CPU 周波数スケーリング	122
7.3.21. パワーマネジメント	124
8. Debian ユーザーランド仕様	126
81 Debian ユーザーランド	126
82 パッケージ管理	126
0.2. ハワノ ショク · · ショク · ショク · · · · · · · · · · · · · · · · · · ·	128
9. ノ トロ ノ LW 0.1 ブートローダー: おチード	120
9.1. ノートローター起動モート	120
	120
9.2.1. LINUX カーイルイメージと device tree blob の指定方法	128
9.2.2. ルートノアイルシステムの指定方法	129
9.2.3. 環境変数の保存	130
9.2.4. Linux カーネルの起動オプション	130
10. ビルド手順	132
10.1. ブートローダーをビルドする	132
10.2. Linux カーネルをビルドする	133
10.3. Debian GNU/Linux ルートファイルシステムをビルドする	134
10.3.1. 出荷状態のルートファイルシステムアーカイブを構築する	134
10.3.2. カスタマイズされたルートファイルシステムアーカイブを構築する	135
11. イメージファイルの書き換え方法	137
1111 インストールディスクを使用する	137
1111 インストールディスクの作成	137
1112 インストールの実行	138
11.2 特定のイメージファイルだけを書き扱うス	1/0
11.2. 初足の「ハーノノノ」「ルだりを自と決える	140
.2. . ノートローター1 メーシの音さ換え	140
.2.2. LINUX リーイル1 メージの音さ換え	140
.2.3. D B の書さ換え	140
.2.4. ルートノアイルンステムの書さ換え	141
12. 開発の基本的な流れ	142
12.1. 軽量スクリプト言語によるセンサーデータの送信例(Ruby)	142
12.1.1. テスト用サーバーの実装	142
12.1.2. テスト用サーバーの動作確認	143
12.2. クライアントの実装	144
12.3. Armadillo-loT G3 へのファイルの転送	144
12.4. クライアントの実行	145
12.5. C 言語による開発環境	145
12.5.1. 開発環境の準備	145

13. SMS を利用する	147
13.1. 初期設定	147
13.2. SMS を送信する	147
13.3. SMS を受信する	148
13.4. SMS リストを表示する	148
13.5. SMS の内容を表示する	148
13.6. SMS を削除する	149
13.7. SMS を他のストレージに移動する	149
14. i.MX 7Dual の電源制御	150
14.1. i.MX 7Dual 自身による制御	150
14.2. SMS による制御	150
14.2.1. 設定ファイル	151
14.3. アドオンインターフェースによる制御	154
14.4. RTC による制御	155
14.5. ユーザースイッチ 1(SW1)の操作による制御	155
15. SD ブートの活用	156
15.1. ブートディスクの作成	156
15.2. ルートファイルシステムの構築	160
1521 Debian GNU/Linux のルートファイルシステムを構築する	160
153 Linux カーネルイメージと DTB の配置	161
15.4 SD ブートの実行	162
16 雷气的什样	163
161	163
16.2 堆将勈作冬供	163
10.2. 進突到日本日	164
10.3. 八山ガイフターフェーへの电気的は後	164
10.4. 电冰凹町の伸成	166
17. 「フノーフェース」は彼	166
17.1. インターフェースレイアント	160
17.2. CONT アドオフィンターフェース 1	170
17.5. CONZ $\mathcal{F} \cap \mathcal{F} \mathcal{F} \mathcal{F} \mathcal{F} \mathcal{F} \mathcal{F} \mathcal{F} \mathcal{F}$	170
17.4. CONA 3D 1 $79 - 71 - 7$	172
17.5. COND LAN $1 - 29 - 7 \pm -3$	173
17.0. CON7 USB 小ストインターフェース	173
17.7. CON9 ノバックシリアル1 ノターフェース	174
17.8. CONTU WWAN 拡張1 ノダーフェース	174
17.9. CONTEMICROSINEL $\mathcal{Y} = \mathcal{Y} = \mathcal{Y}$	175
17.10. CON13 RTC ハックアッフィンターフェース I	170
/. . UUN14 電源入力1 ングーノエース	1/1
17.12. CON15 電源入力1 ングーフェース 2	1//
17.13. CON16 電源出力インターフェース	1/8
17.14.00N17.3G y y z z - Z = Z	178
17.15. CUN2U WLAN 1 ンダーフェース	1/8
17.16. CONZ2 RTC ハックアッフインターフェース 2	180
/. /. JP 起動ナハ1 人設定シヤンハ	181
17.18. SW1~SW3 ユーサースイッチ	181
17.19. SW4 リセットスイッチ	181
17.20. LEDT WWAN LED	182
I /.21. LED2~LED5 ユーザー LED	182
18. 形状図	183
19. アドオンモジュール	186
19.1. Armadillo-loT RS232C アドオンモジュール RS00	186
19.1.1. 概要	186
19.1.2. ブロック図	186

	19.1.3. インターフェース仕様	187
	19.1.4. 基板形状図	192
	19.2. Armadillo-loT 絶縁 RS232C/422/485 アドオンモジュール RS01	192
	19.2.1. 概要	192
	19.2.2. ブロック図	193
	19.2.3. インターフェース仕様	193
	19.2.4. 基板形状図	198
	19.2.5. 使用方法	198
	19.3. Armadillo-loT 絶縁 RS485 アドオンモジュール RS02	201
	19.3.1. 概要	201
	19.3.2. ブロック図	201
	19.3.3. インターフェース仕様	201
	19.3.4. 基板形状図	206
	19.3.5. 使用方法	206
	19.4. Armadillo-loT RN4020 アドオンモジュール BT00	209
	19.4.1. 概要	209
	19.4.2. Bluetooth SIG 認証(ロゴ認証)に関して	209
	19.4.3. ブロック図	209
	19.4.4. インターフェース仕様	210
	19.4.5. 基板形状図	213
	19.5. Armadillo-loT EnOcean アドオンモジュール ENO0	213
	19.5.1. 概要	213
	19.5.2. ブロック図	213
	19.5.3. インターフェース仕様	214
	19.5.4. 基板形状図	216
	19.6. Armadillo-loT Wi-SUN アドオンモジュール WS00	216
	19.6.1. 概要	216
	1962 ブロック図	216
	19.6.3. インターフェース仕様	217
	1964 基板形状図	219
	197 Armadillo-loT 絶縁デジタル入出力/アナログ入力アドオンモジュール DA00	219
	1971 概要	219
	1977 ブロック図	220
	1973 インターフェース仕様	220
	1974 基板形状図	225
	1975 使田方法	225
	198 組み立て	228
20	オプション品	231
20.	- 201 USB シリアル変換アダプタ	231
	20.2 Armadillo-loT ゲートウェイ 外付けアンテナヤット 0.2	232
	20.21 概要	232
	20.2.7 協文	232
	2023 形状図	234
	203 毎線 I AN 田 其板アンテナ 04	235
	20.3.1 概要	235
	20.3.7. 例文 20.3.2 組み立て	235
	20.3.2. 瓶仍里で	236
	20.4 920MHz 帯 外付けアンテナセット 02	236
	20.41 概要	236
	<u>2014</u> 2 組み立て	236
	20.4.2. , 四次立て	237
	20.5 Armadillo-loT ゲートウェイ 標準管休	238
	20.5.1 概要	220
	20.0.1. 阀女	200

		000
	20.5.2. 祖安立(238
	20.5.3. 形状図	241
21.	設計情報	243
	21.1. アドオンモジュールの設計	243
	21.1.1. 基板形状	243
	21.1.2. 部品の搭載制限	244
	21.1.3. 接続コネクタ	246
	21.2. WWAN モジュールの設計	247
	21.2.1. 基板形状	247
	21.2.2. 部品の搭載制限	247
	21.2.3. 筐体の開口寸法	248
	21.2.4. 接続コネクタ	249
	21.3. ESD/雷サージ	249
22.	Howto	250
	22.1. イメージをカスタマイズする	250
	22.2. ルートファイルシステムへの書き込みと電源断からの保護機能	252
	22.2.1. 保護機能の使用方法	252
	22.2.2. 保護機能を使用する上での注意事項	252
	22.3. GPIO を制御する	253
	22.3.1. GPIO クラスディレクトリを作成する	254
	22.3.2. 入出力方向を変更する	255
	22.3.3. 入力レベルを取得する	255
	22.3.4. 出力レベルを設定する	256
	22.4. AR9462 モジュールを使って 2.4GHz 帯で通信する使用例	256
	22.4.1. 「BVMCN1101AA」の信号を受信する	256
	22.4.2. 「CC2650」を操作する	257
	22.5. ssh で Armadillo-loT G3 に接続する	258
23.	ユーザー登録	259
	23.1. 購入製品登録	259
	23.1.1. 正規認証ファイルを取り出す手順	259

図目次

2.1. 3G モジュール:PDS6-J 認証マーク	26
2.2. WLAN+BT コンボモジュール: AEH-AR9462 認証マーク	26
2.3. RN4020 アドオンモジュール: RN4020 認証マーク	27
24 FnOcean アドオンモジュール·BP35A3 又は CS35A3 認証マーク	27
25 EnOcean アドオンモジュールの認証マーク	27
2.6. $EIROCEUN アドオンモジュール: BP35\Delta1 認証マーク$	28
2.0. WY SON アドリンピンエール DF SON Num ()	20
	24
3.2. AIMAQIII0-I01 クートウェイ ノロック図	34
4.1. GNUME 埼木の起動	42
4.2. GNOME	42
4.3. minicom 設定方法	43
4.4. minicom 起動方法	43
4.5. minicom 終了確認	43
4.6. インターフェースレイアウト図	44
4.7. Armadillo-loT ゲートウェイの接続例	45
4.8. スライドスイッチの設定	46
4.9. vi の起動	47
4.10. 入力モードに移行するコマンドの説明	47
4.11. 文字を削除するコマンドの説明	48
51 雷源投入直後のログ	49
57 宅源(大)) (2017) ····································	49
5.2. 処切ログ	
5.5. 秋」万広 6.1 pmoli のコマンド書子	66
0.1.1IIICII のコマノト音ム	66
0.2. コイクンヨノの一見	00
0.3. コイクションの有効化	00
6.4. コイクションの無効化	66
6.5. コネクションの作成	67
6.6. コネクションの削除	67
6.7. 固定 IP アドレス設定	68
6.8. DHCP 設定	68
6.9. DNS サーバーの指定	68
6.10. コネクションの修正の反映	68
6.11. デバイスの一覧	69
6.12. デバイスの接続	69
6.13. デバイスの切断	69
614 有線 I AN インターフェース (eth())の コネクションを作成	70
615 有線 LAN の PING 確認	70
6.16. 毎線 L ΔNI アクセスポイントに接続する	70
6.17 無線LAN/y/20/00コンクションの作成	70
0.17. 無縁 LAN(Wallo)のコイノンヨンの下成	72
0.10. 無稼 LAN の FING 唯论	72
	13
6.20. microSIMの取り付け	13
6.21.3Gのコネクションの作成	74
6.22.3Gのデータ接続	/4
6.23. 3Gの PING 確認	74
6.24. データ通信の終了	76
6.25. データ通信の開始	76
6.26. nmcli connection modify コマンドで 3G のパスフレーズを設定する	76
6.27. 3G 再接続サービスの停止	77
6.28.3G 再接続サービスの開始	77

6.20、河沖されているエデルの一覧の取得	77
0.23. ஸ越 010 (いる し) ムの 「見の取付	70
0.30. モアムの	78
0.31. MICroSIVIの (1) の (1) (1) 0 (78
6.32. 回線情報を取得する	79
6.33. ネットワーク構成図	80
6.34. iptables	83
6.35. Armadillo トップページ	84
6.36. mount コマンド書式	85
6.37. ストレージのマウント	85
638 ストレージのアンマウント	85
6.39 fdick コマンドに上スパーティション変面	85
0.00. TUBK コマノーによるパーティンコン交上	26
0.40. L/T4 アアイルノステムの備来	00
0.41. ユーリー LED の位置	07
0.42. LED を点灯させる	87
6.43. LED を消灯させる	87
6.44. LED の状態を表示する	88
6.45. LED のトリガに timer を指定する	88
6.46. LED のトリガを表示する	88
6.47. システムクロックを設定	89
6.48. ハードウェアクロックを設定	89
6.49. ユーザースイッチ: イベントの確認	90
6.50 i MX 7Dual の測定温度を取得する	91
651 AD コンバータへの入力電圧の計算式	92
0.51.ADコンバーク、の八刀電圧の計算式	02
0.52. AD コンパーノーへの八刀电圧で収付する	32
0.33. 电版电圧の計算式	92
0.54. Vintrigger コマントのヘルノ	93
6.55. vintrigger コインド例	93
6.56. デジタル出力状態を変更する	103
6.57. デジタル入力状態を取得する	104
6.58. AD コンバータへの入力電圧の計算式	104
6.59. AD コンバーターへの入力電圧を取得する	105
9.1. U-Boot コマンドのヘルプを表示	128
9.2. eMMC のパーティション 1 に保存された Linux カーネルイメージから起動する	129
93 eMMC のパーティション2に保存されたルートファイルシステムを指定する	129
94 全ての環境変数をデフォルト値に戻す	130
0.5 利田可能なメモリ 量を 384M にする	131
101 出荷()能のルートファイルシフテムアーカイブを構筑する千順	121
10.1. 田间状態のルードアナールアステムテーガーアを構成の子根	125
10.2. 訣りたハッケーシ右を拍足した場口に起さるエノーメッピーシ	130
12.1. TUDY C SINALIA のイノストール	142
12.2. テスト用サーハー (Server.rb)	143
12.3. IP アドレスの催認 (Ip コマンド)	143
12.4. IP アドレスの確認 (ifconfig コマンド)	143
12.5. curl によるテストデータの送信	144
12.6. ATDE6 におけるテストデータの受信表示	144
12.7. 温度送信クライアント(client.rb)	144
12.8. Armadillo-loT G3 への SSH サーバーのインストール	144
12.9. ATDE6 から Armadillo-loT G3 への client.rb の転送	145
12.10. クライアントの実行方法	145
1211 ATDF6 における温度データの受信表示	145
12.11.1.1.1.2.0 につい シニン シン	1/5
12.12. アールチェーンのエンストール	1/5
IZ.I3. 元用ハッフーンの1 ノストールの[ウ] (IIUSSI の場合)	143
3. . 百	141
1 3.2. う121う の作成	147

13.3. SMS 番号の確認	147
13.4. SMS の送信	148
13.5. SMS の一覧の表示	148
136 SMS の内容を表示	148
137 SMS の削除	149
13.8 SIM のフトレージに SMS を移動	1/0
13.0. $SIM のストレーンに SIMS を移動$	140
13.9. 30 モンユールの内蔵ストレーンに SIVIS を移動	149
14.1. power 011 コマノトによる电源 UFF	150
14.2. SMS による I.MX 7 Dual の電源制御 設定 ノアイルの備又	151
14.3. SMS による I.MX / Dual の電源制御 設定ノアイルの作成例	151
4.4. pds6j-write-conf の実行方法	152
14.5. pds6j-read-conf の実行方法	152
14.6. pds6j-rm-conf の実行方法	153
14.7. SMS 本文	153
14.8. SMS 本文	154
14.9. SMS 本文	154
14.10. SMS 本文	154
14.11. アラーム割り込みの設定	155
151 自動マウントされた SD カードのアンマウント	156
152 SD ブート時の saveenv メッセージ	162
16.1 雪酒同敗の構成	165
10.1. 电际凹町の伸成	100
17.1. Armaulii0-i01 インダーフェースレイアクト(A 面)	100
I7.2. 1 ンダーノエースレ1 アリト(B 囲)	107
7.3. AC アダプダの極性マーク	1//
18.1. ベースホードの基板形状および固定穴寸法	183
18.2. ベースホードのコネクタ中心寸法	184
18.3. ベースボードの部品高さ	185
19.1. RS232C アドオンモジュール ブロック図	187
19.2. RS232C アドオンモジュール インターフェースレイアウト	187
19.3. RS232C アドオンモジュール基板形状	192
19.4. 絶縁シリアルアドオンモジュール ブロック図	193
19.5. 絶縁シリアルアドオンモジュール インターフェースレイアウト	193
19.6. 絶縁シリアルアドオンモジュールの固定穴	194
197 RS422/RS485 全 ^一 重に設定時の接続	196
19.8 RS422/RS485 半 ⁻ 重に設定時の接続	197
100 紛緩シリアルアドオンモジュール其板形状	100
19.5. 紀縁ノフアルアドイノビノユール率仮形状	100
19.10.N32320 C (C 用 y る 物 ロ の 設 足 入 1 ソ ア (S W T)の 小窓	100
19.11. 外部候कとの按続例(R32326 C使用9 る場合)	199
19.12. KS4ZZ/KS485 () () の 400 () 0 () 0 () 0 () 0 () 0 () 0 () 0	199
19.13. 外部機器との接続例(RS422/RS485 半一里で使用する場合)	199
19.14. 外部機器との接続例(RS422/RS485 全二重で使用する場合)	200
19.15. 保護素子の接続例	200
19.16. 絶縁 RS485 アドオンモジュール ブロック図	201
19.17. 絶縁 RS485 アドオンモジュール インターフェースレイアウト	202
19.18. 絶縁 RS485 アドオンモジュールの固定穴	202
19.19. RS485 トランシーバ周辺回路	204
19.20. 絶縁 RS485 アドオンモジュール基板形状	206
19.21. 電線の先端加工	206
19.22. 棒端子のサイズ	207
1923 半 ⁻ 重で使用する場合の設定スイッチ(SW1)の状能	207
19.24 外部機器との接続例(坐一重で使田すス場合)	208
19.25 全 ⁻ 重で体田すス提合の設定スイッチ(SW1)の状態	200
10.26 A 虹機聖との控結例(今二重で休田する埋合)	200
13.20. アトロヤ成砧との按杭附(王―里(伏用9る场百)	208

19.27 RN4020 アドオンモジュール ブロック図	210
19.28 RN4020 アドオンモジュール インターフェースレイアウト	210
10.20 RN/020 アドオンモジュール其板形状	213
19.29. NN4020 アドインモンエール ブロック図	213
19.30. EIIOCeall アドイノモジュール ノロック図	214
19.31. EnOcean アトオンモシュール インダーフェースレイアワト	214
19.32. EnOcean アドオンモジュール基板形状	216
19.33. Wi-SUN アドオンモジュール ブロック図	217
19.34. Wi-SUN アドオンモジュール インターフェースレイアウト	217
19.35. Wi-SUN アドオンモジュール基板形状	219
19.36. 絶縁 IO アドオンモジュール ブロック図	220
1937 絶縁 IC アドオンモジュール インターフェースレイアウト	221
10.29 絶縁10 アドオンモジュールの国空穴	221
19.30. 祀稼 (0) ドイノビリユールの回た人	221
19.39. CONZ テンダル入力部	223
19.40. CON2 デジタル出力部	224
19.41. 絶縁 IO アドオンモジュール基板形状	225
19.42. 電線の先端加工	225
19.43. 棒端子のサイズ	226
19.44. デジタル入力接続例	226
1945 デジタル出力接続例	227
10.46 アナログ入力 10.46 アナログ入力 技術別	227
19.40. ノブロノ八刀接続例	221
19.47. 休護系丁の仮統例	228
19.48. RS232C アドオンモシュールを CON1 に接続	229
19.49. Wi-SUN アドオンモジュールを CON1 に接続	229
19.50. RS232C アドオンモジュールを CON2 に接続	230
19.51. Wi-SUN アドオンモジュールを CON2 に接続	230
20.1. USB シリアル変換アダプタの配線	232
20.2 外付けアンテナケーブルの引き抜き方法	233
20.2 アッテナ形住	221
20.3. ノフノノル(水	234
	230
20.5. 外付けアンテナケーノルの引き抜き方法	236
20.6. アンテナ形状	236
20.7. Wi-SUN アドオンモジュール(OP-AGA-WS00-00)のアンテナケーブル取り付け	236
20.8. EnOcean アドオンモジュール(OP-AGA-WS00-00)のアンテナケーブル取り付け	237
20.9. 外付けアンテナケーブルの引き抜き方法	237
2010 アンテナ形状	237
2011 アンテナケーブル形状	238
20.12 標準管体の組み立て	230
20.12. 保华国体の組の立て	239
	240
20.14. Armadillo-lo1 ケートワェイ 匡体 形状図	241
20.15. Armadillo-loT ゲートウェイ 筐体 ブランクパネル 形状図	241
21.1. アドオンモジュール推奨基板寸法(B面)	243
21.2. アドオンモジュール推奨基板寸法(B面、一方にアットマークテクノ製アドオンモジュールを	
搭載する場合)	244
213 アドオンモジュールの部品の搭載制限	245
21.4	2/6
21.4. 即回の近戦制政()に) シドマ ノノノノ 表) ドイノ (ノユ)ルで近戦 y $\Im $ () 015 フドナンエジー 川に中壮ナス位结コンクタのピン配置() 売)	240
21.5. アトイノモンユールに夫装9 る 接続コイクタのヒノ 能直(A 面)	240
21.0. WWAN センュールの推奨 基 板 寸 法(B 面)	241
21.7. WWAN モジュールの部品の搭載制限	248
21.8. 筐体の開口寸法	248
21.9. WWAN モジュールに実装する接続コネクタのピン配置(A面)	249
22.1. GPIO クラスディレクトリを作成する	254
22.2 GPIOの入出力方向を設定する(INPLIT に設定)	255
22.3 CPICの入出力方向を設定する(CLITPLITに設定)	255
22.3. 5 10 の八山刀刀凹で設たする(001 гот に設た)	200

22.4.	GPIO の入力レベルを取得する	 256
22.5.	GPIO の出力レベルを設定する	 256

表目次

1.1. 使用しているフォント	
1.2. 表示プロンプトと実行環境の関係	
1.3. コマンド入力例での省略表記	
2.1. 3G モジュール:PDS6-J 適合証明情報	
2.2. WLAN+BT コンボモジュール: AEH-AR9462 適合証明情報	
2.3. RN4020 アドオンモジュール: RN4020 適合証明情報	
2.4. EnOcean アドオンモジュール: BP35A3 又は CS35A3 適合証明情報	
2.5. Wi-SUN アドオンモジュール: BP35A1 適合証明情報	
2.6. AEH-AR9462 各国電波法規制への対応情報	
2.7. RN4020 各国電波法規制への対応情報	
3.1. Armadillo-IoT ゲートウェイ G3 ラインアップ	
3.2. アドオンモジュールラインアップ	
3.3. Armadillo-loT ゲートウェイ G3 開発セットのセット内容	
3.4. 仕様	
3.5. 各部名称と機能	
3.6. Armadillo-loT で利用可能なソフトウェア	
3.7. QSPI フラッシュメモリ メモリマップ	
3.8. eMMC メモリマップ - インストールディスク v20160928 以降を利用した ^は	易合 35
3.9. eMMC メモリマップ - インストールディスク v20160705 以前を利用した	易合 35
4.1. ユーザー名とパスワード	
4.2. 動作確認に使用する取り外し可能デバイス	
4.3. シリアル通信設定	
4.4. インターフェース内容	
4.5. 入力モードに移行するコマンド	
4.6. カーソルの移動コマンド	
4.7. 文字の削除コマンド	
4.8. 保存・終了コマンド	
5.1. シリアルコンソールログイン時のユーザ名とパスワード	
6.1. ネットワークとネットワークデバイス	
6.2. 固定 IP アドレス設定例	
6.3. APN 情報設定例	
6.4. ネットワークのアドレス情報	
6.5. デバイスの状態を disconnected にする方法	
6.6. ストレージデバイス	
6.7. LED クラスディレクトリと LED の対応	
6.8. trigger の種類	
6.9. 時刻フォーマットのフィールド	
6.10. インプットデバイスファイルとイベントコード	
6.11. 入力電圧の算出に必要なファイル	
6.12. アドオンインターフェースと TTY デバイスファイル	
6.13. アドオンインターフェースと TTY デバイスファイル	
6.14. RS485 設定と初期値	
6.15. Linux カーネル起動オプションからの RS485 設定	
6.16. アドオンインターフェースと TTY デバイスファイル	
6.17. アドオンインターフェースと TTY デバイスファイル	
6.18. アドオンインターフェースと TTY デバイスファイル	
6.19. アドオンインターフェースと TTY デバイスファイル	
6.20. RS485 設定と初期値	102
6.21. Linux カーネル起動オプションからの RS485 設定	
6.22. アドオンインターフェースと GPIO クラスディレクトリ	

6.23. 入力電圧の算出に必要なファイル	104
7.1. Linux カーネル主要設定	106
7.2. Linux カーネルのデフォルト起動オプション	106
7.3. キーコード	119
7.4. I2C デバイス	120
7.5. 対応する CPU 周波数と電源電圧	123
7.6. Governor の種類	123
7.7. 対応するパワーマネジメント状態	124
7.8. 起床要因として利用可能なデバイス	125
9.1. ブートローダー起動モード	128
9.2. 保守モード 有用なコマンド一覧	128
9.3. mmcdev の設定値と起動デバイス	129
9.4. ブートローダーの種類と mmcdev. mmcpart のデフォルト値	129
95 ブートローダーの種類と mmcroot のデフォルト値	130
96 linux カーネルの記動オプションの一例	130
111 インストールディスク作成に使用するファイル	137
112 イメージファイルと書き込み先の対応	140
15.1 ブートディスクの作成に使田するファイル	156
15.2 ブートディスクの構成例	157
15.2. ノートファイルシフテムの構筑に体田オスファイル	160
15.4 ブートディフクの作成に使用するファイル	161
15.5. ブートローダーがしinux カークルた桧山可能な冬州	161
15.5. ノートローターか LINUX ガーネルを使山り形な米什	162
10.1. 祀刈取入足俗	103
10.2. 推突動作米件	103
10.3. 人工ノインターフェース電源の電気的仕様	104
10.4. 八山ノ1 ノターノエースの电気的仕様(UVDD = VCC_3.3V, VCC_3.3V_IC)	104
10.5. WWAN 拡張1 ンダーフェース 9 ビン(LEDI_CIRL)の電気的仕様	104
/. . Armadillo-lo インダーノェース一覧(A 囬)	100
17.2. Armadillo-lo1 インターフェース一覧(B 面)	167
17.3. CONT 信号配列	168
17.4. CON2 信亏能列	170
17.5. CON4 信号配列	172
7.6. CON4 カード検出とライトプロテクト検出	172
17.7. CON6 信号配列 (10BASE-T/100BASE-TX)	173
17.8. CON6 信号配列 (1000BASE-T)	173
17.9. LAN コネクタ LED	173
17.10. CON7 信号配列	174
17.11. CON9 信号配列	174
17.12. CON10 信号配列	175
17.13. CON11 信号配列	175
17.14. CON13 信号配列	176
17.15. RTC バージョンと周囲温度 25℃のときの平均月差(参考値)	176
17.16. CON14 信号配列	177
17.17. CON15 信号配列	178
17.18. CON16 信号配列	178
17.19. CON20 信号配列	179
17.20. CON22 信号配列	180
17.21. RTC バージョンと周囲温度 25℃のときの平均月差(参考値)	180
17.22. JP1 信号配列	181
17.23. ジャンパの機能	181
17.24. ユーザースイッチの接続	181
17.25. リセットスイッチの接続	181
17.26. WWAN LED の接続	182

17.27. ユーザー LED の接続	182
19.1. Armadillo-loT ゲートウェイ アドオンモジュール	186
19.2. RS232C アドオンモジュールの仕様	186
19.3. 搭載コネクタ、スイッチ型番一覧	187
19.4. CON1 信号配列	188
19.5. CON2 信号配列	189
19.6. CON3 信号配列	190
19.7. CON4 信号配列	190
198 絶縁シリアルアドオンモジュールの仕様	192
199 搭載コネクタ、スイッチ型番一覧	193
1910 CON1 信号配列	194
1911 CON2 信号配列(RS232C に設定時)	196
1912 CON2 信号配列(RS422/RS485 全 ⁻ 重に設定時)	196
1913 CON2 信号配列(RS422/RS485 坐二重に設定時)	107
1914 SW/1 機能	107
10.15. 坐 ⁻ 重と全 ⁻ 重の切萃	100
10.16 紛婦 PS/185 アドオンモジュールの仕样	201
19.10. 紀樹 N3405 プ ドイン ビンユールの L版	201
19.17. 沿戦コイノノ、スイノノ 全宙 見 10.19 CONI	202
19.10. CONT 信与即列	202
19.19. CON2 店方癿勿(十—里に設定时)	204
19.20. CONZ 店方癿?J(主—里に設定时)	204
9.2 . 3W ()()には 10.00 - 20 - 20 - 20 - 20 - 20 - 20 - 20	200
19.22.	200
19.23. 干一里で使用9 る場合の設定入1 ッナ(SWI)	207
19.24. <u> 室一里</u> () () () () () () () () () () () () ()	208
19.25. KIN4020 アトインモンュールの仕様	209
19.20. 拾載コイクタ、ス1ッナ型番一覧	210
19.27. CONT 信亏能列	211
19.28. CUN2 信号配列	212
19.29. EnOcean アドオンモジュールの仕様	213
19.30. 搭載コネクタ、スイッナ型番一覧	214
19.31. CONT 信号配列	214
19.32. WI-SUN アドオンモジュールの仕様	216
19.33. 搭載コネクタ、スイッチ型番一覧	217
19.34. CON1 信号配列	217
19.35. 絶縁 IO アドオンモジュールの仕様	220
19.36. 搭載コネクタ、スイッチ型番一覧	221
19.37. CON1 信号配列	221
19.38. CON2 信号配列	224
19.39. CON3 信号配列	224
19.40. 端子台に接続可能な電線	225
20.1. Armadillo-loT 関連のオプション品	231
22.1. アドオンインターフェースの GPIO ディレクトリ	253

1. はじめに

このたびは Armadillo-loT ゲートウェイ G3 をご利用いただき、ありがとうございます。

Armadillo-loT ゲートウェイ G3(以下、Armadillo-loT)は、各種センサとネットワークとの接続を中継 する loT 向けゲートウェイの開発プラットフォームです。ハードウェアやソフトウェアをカスタマイズ して、オリジナルのゲートウェイを素早く、簡単に開発することができます。

Armadillo-loT は、センサ接続用インターフェースとして、RS232C/422/485、接点入出力など一般 的なセンサ接続に広く使われるインターフェースの他、EnOcean や Wi-SUN など新しい省電力無線通 信規格にも対応しています。これらの機能は専用の「アドオンモジュール」を付け替えることで、用途 に応じて柔軟に構成できます。アドオンモジュールのインターフェース仕様は公開されているので、必 要に応じてオリジナルのアドオンモジュールを開発することもできます。また、WAN(Wide Area Network)用インターフェースとして、LAN、無線 LAN(IEEE 802.11a/b/g/n)の他、モバイル通信(3G) も利用可能です。

Armadillo-loT は標準 OS として Linux がプリインストールされているため、オープンソースソフト ウェアを含む多くのソフトウェア資産を活用し、自由にオリジナルのアプリケーションを開発すること ができます。開発言語としては、C/C++言語だけでなく、Java や Ruby などをサポートしています。さ らに MQTT クライアントなど、クラウドサービスと親和性の高いソフトウェアスタックが用意され、ソ フトウェア面でも開発の自由度と開発しやすさの両立を図っています。



以降、本書では他の Armadillo ブランド製品にも共通する記述については、製品名を Armadillo と表記します。

1.1. 本書で扱うこと扱わないこと

1.1.1. 扱うこと

本書では、Armadillo-loT の使い方、製品仕様(ソフトウェアおよびハードウェア)、オリジナルの製品 を開発するために必要となる情報、その他注意事項について記載しています。Linux あるいは組み込み機 器に不慣れな方でも読み進められるよう、コマンドの実行例なども記載しています。

また、Armadillo-loT の機能をサポートする専用アプリケーションについても、その使い方を中心に説 明しています。 Armadillo-loT は一つの機器だけで完結するものではなく、接続するセンサや、クラウドシステムなど との連携が不可欠です。そのため、参照すべきドキュメントも多岐に渡ります。本書では、アットマー クテクノが運営する Armadillo サイトやユーザーズサイトを始め、開発に有用な情報を得る方法につい ても、随時説明しています。

1.1.2. 扱わないこと

本書では、一般的な Linux のプログラミング、デバッグ方法やツールの扱い方、各種モジュールの詳 細仕様など、一般的な情報や、他に詳しい情報があるものは扱いません。また、(Armadillo-loT を使用 した)最終製品あるいはサービスに、固有な情報や知識も含まれていません。

1.2. 本書で必要となる知識と想定する読者

本書は、読者として Armadillo-loT を使ってオリジナルのゲートウェイ機器を開発するエンジニアを 想定して書かれています。また、「Armadillo-loT を使うと、どのようなことが実現可能なのか 」を知り たいと考えている設計者・企画者も対象としています。Armadillo-loT は組込みプラットフォームとして 実績のある Armadillo をベースとしているため、標準で有効になっている機能以外にも様々な機能を実 現することができます。

ソフトウェアエンジニア

端末からのコマンドの実行方法など、基本的な Linux の扱い方を知っているエンジニアを対象読 者として想定しています。プログラミング言語として C/C++を扱えることは必ずしも必要ではあ りませんが、基礎的な知識がある方が理解しやすい部分もあります。

ハードウェアエンジニア

電子工学の基礎知識を有したエンジニアを対象読者として想定しています。回路図や部品表を読 み、理解できる必要があります。

1.3. ユーザー限定コンテンツ

アットマークテクノ ユーザーズサイトで購入製品登録を行うと、製品をご購入いただいたユーザーに 限定して公開している限定コンテンツにアクセスできるようになります。主な限定コンテンツには、下 記のものがあります。

- ・リカバリ用ユーザーランドイメージ(工場出荷時と同等のもの)
- ・アドオンモジュール回路図
- ・各種信頼性試験データ・納入仕様書等製造関連情報

限定コンテンツを取得するには、「23. ユーザー登録」を参照してください。

1.4. 本書および関連ファイルのバージョンについて

本書を含めた関連マニュアル、ソースファイルやイメージファイルなどの関連ファイルは最新版を使 用することをおすすめいたします。本書を読み始める前に、Armadillo サイトで最新版の情報をご確認く ださい。

Armadillo サイト - Armadillo-loT ゲートウェイ G3 ドキュメント・ダウンロード

http://armadillo.atmark-techno.com/armadillo-iot-g3/downloads

1.5. 本書の構成

本書には、Armadillo-loT をベースに、オリジナルの製品を開発するために必要となる情報を記載して います。また、取扱いに注意が必要な事柄についても説明しています。

◆ はじめにお読みください。

「1. はじめに」、「2. 注意事項」

◆ Armadillo-loT ゲートウェイの仕様を紹介します。

「3. 製品概要」

◆ 工場出荷状態のソフトウェアの使い方や、動作を確認する方法を紹介します。

「4. Armadillo の電源を入れる前に」、「5. 起動と終了」、「6. 動作確認方法」、

◆ 工場出荷状態のソフトウェア仕様について紹介します。

「7. Linux カーネル仕様」、「9. ブートローダー仕様」、「8. Debian ユーザーランド仕様」

◆ システム開発に必要な情報を紹介します。

「10. ビルド手順」、「11. イメージファイルの書き換え方法」、「12. 開発の基本的な流れ」

◆ アドオンモジュールの開発や、ハードウェアをカスタマイズする場合に必要な情報を紹介します。

「16. 電気的仕様」、「15. SD ブートの活用」、「17. インターフェース仕様」、「18. 形状図」、「19. アドオンモジュール」、「20. オプション品」、「21. 設計情報」

◆ ソフトウェアのカスタマイズ方法を紹介します。

^r22. Howto_J

◆ ご購入ユーザーに限定して公開している情報の紹介やユーザー登録について紹介します。

「23. ユーザー登録」

1.6. 表記について

1.6.1. フォント

本書では以下のような意味でフォントを使いわけています。

表 1.1 使用しているフォント

フォント例	ォント例 説明	
本文中のフォント	本文	
[PC ~]\$ ls	プロンプトとユーザ入力文字列	
text	編集する文字列や出力される文字列。またはコメント	

1.6.2. コマンド入力例

本書に記載されているコマンドの入力例は、表示されているプロンプトによって、それぞれに対応した実行環境を想定して書かれています。「/」の部分はカレントディレクトリによって異なります。各ユーザのホームディレクトリは「[~]」で表わします。

プロンプト	コマンドの実行環境
[PC /]#	作業用 PC 上の root ユーザで実行
[PC /]\$	作業用 PC 上の一般ユーザで実行
[ATDE/~]#	ATDE 上の root ユーザで実行
[ATDE/~]\$	ATDE 上の一般ユーザで実行
[armadillo /]#	Armadillo 上の root ユーザで実行
[armadillo /]\$	Armadillo 上の一般ユーザで実行
=>	Armadillo 上の保守モードで実行

表 1.2 表示プロンプトと実行環境の関係

コマンド中で、変更の可能性のあるものや、環境により異なるものに関しては以下のように表記しま す。適時読み替えて入力してください。

表 1.3 コマンド入力例での省略表記

表記	
[version]	ファイルのバージョン番号

1.6.3. アイコン

本書では以下のようにアイコンを使用しています。



1.7. 謝辞

Armadillo で使用しているソフトウェアの多くは Free Software / Open Source Software で構成されています。Free Software / Open Source Software は世界中の多くの開発者の成果によってなりたっています。この場を借りて感謝の意を表します。

2. 注意事項

2.1. 安全に関する注意事項

本製品を安全にご使用いただくために、特に以下の点にご注意ください。



内無線局および特定小電力無線局の近くで使用しないでください。製品が発生する電波によりこれらの機器の誤作動を招く恐れがあります。

2.2. 取扱い上の注意事項

本製品に恒久的なダメージをあたえないよう、取扱い時には以下のような点にご注意ください。

- 破損しやすい箇所 基板間コネクタは破損しやすい部品になっています。無理に力を加え て破損することのないよう十分注意してください。
- 本製品の改造 本製品に改造^[1]を行った場合は保証対象外となりますので十分ご注意 ください。また、改造やコネクタ等の増設^[2]を行う場合は、作業前に 必ず動作確認を行ってください。
- 電源投入時のコネクタ着脱 本製品や周辺回路に電源が入っている状態で、活線挿抜対応インター フェース(LAN、SD/SDIO、USB)以外へのコネクタやカードの着脱は、 絶対に行わないでください。
- 静電気 本製品には CMOS デバイスを使用しており、静電気により破壊される おそれがあります。本製品を開封するときは、低湿度状態にならない よう注意し、静電防止用マットの使用、導電靴や人体アースなどによ る作業者の帯電防止対策、備品の放電対策、静電気対策を施された環 境下で行ってください。また、本製品を保管する際は、静電気を帯び やすいビニール袋やプラスチック容器などは避け、導電袋や導電性の 容器・ラックなどに収納してください。
- ラッチアップ 電源および入出力からの過大なノイズやサージ、電源電圧の急激な変 動等により、使用している CMOS デバイスがラッチアップを起こす可 能性があります。いったんラッチアップ状態となると、電源を切断し ないかぎりこの状態が維持されるため、デバイスの破損につながるこ とがあります。ノイズの影響を受けやすい入出力ラインには、保護回 路を入れることや、ノイズ源となる装置と共通の電源を使用しない等 の対策をとることをお勧めします。
- 衝撃 落下や衝撃などの強い振動を与えないでください。

使用場所の制限 テレビ・ラジオに近接する場所で使用すると、受信障害を招く恐れが あります。

電波に関する注意事項 2.4GHz 帯の電波を使用する機能(無線 LAN 等)は、自動ドアなどの自 (2.4GHz 帯無線) 動制御電子機器に影響が出る場合、すぐに使用を中止してください。



この無線機(AEH-AR9462)は 2.4GHz 帯を使用します。全帯域を使用 し、かつ移動体識別装置の帯域が回避可能です。変調方式として DS-SS および OFDM 方式を採用し、想定される与干渉距離は 40m 以下 です。

[1]コネクタ非搭載箇所へのコネクタ等の増設は除く。

^[2]コネクタを増設する際にはマスキングを行い、周囲の部品に半田くず、半田ボール等付着しないよう十分にご注意ください。



この無線機(AEH-AR9462)は 2.4GHz 帯を使用します。全帯域を使用 し、かつ移動体識別装置の帯域が回避不可です。変調方式として FH-SS 方式を採用し、想定される与干渉距離は 80m 以下です

電波に関する注意事項(5GHz この無線機(AEH-AR9462)は 5GHz 帯を使用します。 帯無線)

W52、W53の屋外での利用は電波法により禁じられています。

W53、W56 での AP モードは、2016 年 6 月現在工事設計認証を受け ていないため使用しないでください。



5GHz(W52,W53): Indoor Use Only

電波に関する注意事項(3G) この無線機(PDS6-J)は 3G 通信を行います。

3G 通信機能は、心臓ペースメーカーや除細動器等の植込み型医療機器の近く(15cm 程度以内)で使用しないでください。

ケースモデルの使用温度 使用温度範囲を超えて本製品を使用した場合は、ケースの変形や、故 障の原因となります。必ず使用温度範囲内で使用してください。

> ケースモデルの使用温度は、ケースからの放熱を考慮した温度となっ ております。ケース上部の放熱用スリットおよび、ケース下部にある 開口部4箇所は塞がないでください。また、付近に物を置かないでく ださい。



2.3. ソフトウェア使用に関しての注意事項

本製品に含まれるソフト 本製品の標準出荷状態でプリインストールされている Linux 対応ソフトウェ ウェアについて アは、個別に明示されている(書面、電子データでの通知、口頭での通知 を含む)場合を除き、オープンソースとしてソースコードが提供されてい ます。再配布等の権利については、各ソースコードに記載のライセンス形 態にしたがって、お客様の責任において行使してください。また、本製品 に含まれるソフトウェア(付属のドキュメント等も含む)は、現状有姿 (AS IS)にて提供します。お客様ご自身の責任において、使用用途・目的 の適合について事前に十分な検討と試験を実施した上でお使いください。 アットマークテクノは、当該ソフトウェアが特定の目的に適合すること、 ソフトウェアの信頼性および正確性、ソフトウェアを含む本製品の使用に よる結果について、お客様に対し何らの保証も行いません。

パートナー等の協力により Armadillo ブランド製品向けに提供されている ミドルウェア、その他各種ソフトウェアソリューションは、ソフトウェア 毎にライセンスが規定されています。再頒布権等については、各ソフトウェ アに付属する readme ファイル等をご参照ください。その他のバンドルソ フトウェアについては、各提供元にお問い合わせください。



本製品の標準出荷状態でプリインストールされている以下のソフトウェア は、オープンソースソフトウェアではありません。

・ボード情報取得ツール(get_board_info)

2.4. 書込み禁止領域について



i.MX 7Dual 内蔵エレクトリカルヒューズ(e-Fuse)のデータは、本製品に 含まれるソフトウェアで使用しています。正常に動作しなくなる可能性が あるため、書込みを行わないでください。また、意図的に書込みを行った 場合は保証対象外となります。

2.5. 電波障害について



この装置は、クラスB情報技術装置です。この装置は、家庭環境で使用す ることを目的としていますが、この装置がラジオやテレビジョン受信機に 近接して使用されると、受信障害を引き起こすことがあります。取扱説明 書に従って正しい取り扱いをして下さい。VCCI-B



この装置を、VCCI の技術基準に適合させるためには、DC ジャック (CON14)から AC アダプタで電源供給する必要があります。



アドオンモジュールは、モジュール単体で VCCI の適合確認試験を実施していません。Armadillo-IoT と接続することで、VCCI の技術基準に適合

することを確認しています。アドオンモジュールは、Armadillo-loT のア ドオンインターフェースに接続し使用してください。

2.6. 保証について

本製品の本体基板は、製品に添付もしくは弊社 Web サイトに記載している「製品保証規定」に従い、 ご購入から1年間の交換保証を行っています。添付品およびソフトウェアは保証対象外となりますので ご注意ください。

製品保証規定 http://www.atmark-techno.com/support/warranty-policy

2.7. 輸出について

- ・当社製品は、原則として日本国内での使用を想定して開発・製造されています。
- 海外の法令および規則への適合については当社はなんらの保証を行うものではありません。
- ・当社製品を輸出するときは、輸出者の責任において、日本国および関係する諸外国の輸出関連法令に従い、必要な手続を行っていただきますようお願いいたします。
- 日本国およびその他関係諸国による制裁または通商停止を受けている国家、組織、法人または個人に対し、当社製品を輸出、販売等することはできません。
- ・当社製品および関連技術は、大量破壊兵器の開発等の軍事目的、その他国内外の法令により製造・ 使用・販売・調達が禁止されている機器には使用することができません。

2.8. 商標について

- Armadilloは株式会社アットマークテクノの登録商標です。その他の記載の商品名および会社名は、
 各社・各団体の商標または登録商標です。™、®マークは省略しています。
- ・SD、SDHC、SDXC、microSD、microSDHC、microSDXC、SDIO ロゴは SD-3C, LLC の商標 です。

2.9. 無線モジュールの安全規制について

本製品に搭載されている 3G モジュール PDS6-J、WLAN+BT コンボモジュール AEH-AR9462 は電 気通信事業法に基づく設計認証を受けています。

また、本製品に搭載されている 3G モジュール PDS6-J、WLAN+BT コンボモジュール AEH-AR9462、ラインアップしている無線アドオンモジュールは、電波法に基づく工事設計認証を受けてい ます。

これらの無線モジュールを国内で使用するときに無線局の免許は必要ありません。



以下の事項を行うと法律により罰せられることがあります。

・無線モジュールやアンテナを分解/改造すること。

・無線モジュールや筐体、基板等に直接印刷されている証明マーク・証明番号、または貼られている証明ラベルをはがす、消す、上からラベルを貼るなどし、見えない状態にすること。

認証番号は次の通りです。

表 2.1 3G モジュール:PDS6-J 適合証明情報

項目	内容
型式又は名称	PDS6-J
電波法に基づく工事設計認証における認証番号	003-150152
電気通信事業法に基づく設計認証における認証番号	AD150110003



図 2.1 3G モジュール:PDS6-J 認証マーク

表 2.2 WLAN+BT コンボモジュール: AEH-AR9462 適合証明情報

項目	内容
型式又は名称	AR5B22
電波法に基づく工事設計認証における認証番号	003WWA111393
電波法に基づく工事設計認証における認証番号	003WWA111394
電波法に基づく工事設計認証における認証番号	003GZA111395
電波法に基づく工事設計認証における認証番号	003XWA111396
電波法に基づく工事設計認証における認証番号	003YWA111397
電気通信事業法に基づく設計認証における認証番号	D111398003



図 2.2 WLAN+BT コンボモジュール: AEH-AR9462 認証マーク

表 2.3 RN4020 アドオンモジュール: RN4020 適合証明情報

項目	内容
型式又は名称	RN4020
電波法に基づく工事設計認証における認証番号	201-140392





図 2.3 RN4020 アドオンモジュール: RN4020 認証マーク

表 2.4 EnOcean アドオンモジュール: BP35A3 又は CS35A3 適合証明情報

項目	内容
型式又は名称	BP35A3 又は CS35A3
電波法に基づく工事設計認証における認証番号	003-140290



図 2.4 EnOcean アドオンモジュール: BP35A3 又は CS35A3 認証マーク



表 2.5 Wi-SUN アドオンモジュール: BP35A1 適合証明情報

項目	内容
型式又は名称	BP35A1
電波法に基づく工事設計認証における認証番号	003-140032





図 2.6 Wi-SUN アドオンモジュール: BP35A1 認証マーク

AEH-AR9462、RN4020の各国電波法規制への対応情報は以下の通りです。



表 2.6 AEH-AR9462 各国電波法規制への対応情報

項目 内容	
FCC ID	2AE3B-AEH-AR9462
IC	20662-AEHAR9462

表 2.7 RN4020 各国電波法規制への対応情報

項目	内容
FCC ID	T9JRN4020
IC	6514A-RN4020

3. 製品概要

3.1. 製品の特長

3.1.1. Armadillo とは

「Armadillo (アルマジロ)」は、ARM コアプロセッサ搭載・Linux 対応の組み込みプラットフォームの ブランドです。Armadillo ブランド製品には以下の特長があります。

◆ ARM プロセッサ搭載・省電力設計

ARM コアプロセッサを搭載しています。1~数ワット程度で動作する省電力設計で、発熱が少な くファンを必要としません。

◆ 小型・手のひらサイズ

CPU ボードは名刺サイズ程度の手のひらサイズが主流です。名刺1/3程度の小さな CPU モジュールや無線 LAN モジュール等、超小型のモジュールもラインアップしています。

◆ 標準 OS として Linux をプリインストール

標準 OS に Linux を採用しており、豊富なソフトウェア資産と実績のある安定性を提供します。 ソースコードをオープンソースとして公開しています。

◆ 開発環境

Armadilloの開発環境として、「Atmark Techno Development Environment (ATDE)」を無償 で提供しています。ATDE は、VMware など仮想マシン向けのデータイメージです。このイメー ジには、Linux デスクトップ環境をベースに GNU クロス開発ツールやその他の必要なツールが事 前にインストールされています。ATDE を使うことで、開発用 PC の用意やツールのインストー ルなどといった開発環境を整える手間を軽減することができます。

3.1.2. Armadillo-loT ゲートウェイとは

Armadillo-loT ゲートウェイは、組み込みプラットフォームとして実績のある Armadillo をベースに した、loT/M2M 向けのゲートウェイを簡単に、素早く開発するためのプラットフォームです。高い自由 度と、開発のしやすさ、組み込み機器としての堅牢性をバランスよく兼ね備えており、オリジナルの商 用 loT ゲートウェイを市場のニーズに合わせてタイムリーに開発したい方に好適です。

アドオンモジュールで機能拡張

拡張用のインターフェースを2個搭載しており、任意のアドオンモジュールを接続可能です。 RS232C/RS422/RS485やデジタル入出力、アナログ入力等の有線接続用のアドオンモジュー ルや、EnOcean、Wi-SUN 等の省電力無線通信規格に対応したアドオンモジュールが標準ライン アップされています。

また、アドオンモジュール用のインターフェース規格は公開されているため、オリジナルのモジュールを開発できます。アドオンモジュールのみを開発するだけで様々な要求に対応することができるため、CPU ボードから全て開発する場合に比べて、開発期間とコストを低減できます。

モバイル通信(3G)対応

モバイル通信用に、3G 対応モジュールを搭載可能です。Armadillo-loT 専用回線プランも各社から提供されており、3G 対応機能をすぐに導入できます。

Linux をベースとしたソフトウェアスタック

標準 OS として Linux をプリインストールしているため、オープンソースソフトウェアを中心とした、各種ソフトウェア資産を活用できます。また、Ruby や Oracle Java にも対応しているため、C/C++言語以外でのソフトウェア開発が可能です。

クラウド対応

MQTT クライアントなど、クラウドシステムと相性の良いソフトウェアスタックをプリインストール。また、各社のクラウドサービス対応エージェントが、Armadillo-loT 向けにポーティング済みなので、クラウドと連携したシステムが開発しやすくなっています。

3.2. 製品ラインアップ

Armadillo-loT ゲートウェイ G3 の製品ラインアップは次の通りです。

表 3.1 Armadillo-loT ゲートウェイ G3 ラインアップ

名称	型番
Armadillo-loT ゲートウェイ G3 開発セット (3G 搭載モデル)	AGX3020-D00Z
Armadillo-loT ゲートウェイ G3 量産用(3G 搭載、3G アンテナセット付属、WLAN コンボ搭載、WLAN 基板アンテナ付属) ^[a]	AGX3020-C03Z
Armadillo-loT ゲートウェイ G3 量産用 (3G 非搭載、WLAN コンボ非搭載) ^[a]	AGX3000-C00Z

^[a]発売予定

アドオンモジュールのラインアップは次の通りです。

表 3.2 アドオンモジュールラインアップ

名称	型番
Armadillo-loT RS232C アドオンモジュール RS00	OP-AGA-RS00-00
Armadillo-loT 絶縁 RS232C/422/485 アドオンモジュール RS01	OP-AGA-RS01-00
Armadillo-loT 絶縁 RS485 アドオンモジュール RS02	OP-AGA-RS02-00
Armadillo-loT RN4020 アドオンモジュール BT00	OP-AGA-BT00-00
Armadillo-loT EnOcean アドオンモジュール EN00 ^[a]	OP-AGA-EN00-00
Armadillo-IoT Wi-SUN アドオンモジュール WS00	OP-AGA-WS00-00
Armadillo-loT 絶縁デジタル入出力/アナログ入力アドオンモジュール DA00	OP-AGA-DA00-00

^[a]発売予定

3.2.1. Armadillo-loT ゲートウェイ G3 開発セット

Armadillo-loT ゲートウェイ G3 開発セット(型番: AGX3020-D00Z)は、Armadillo-loT を使った開発 がすぐに開始できるように、開発に必要なものを一式含んだセットです。内蔵の RS232C アドオンモ ジュール RS00 以外のアドオンモジュールは別売です。

表 3.3 Armadillo-loT ゲートウェイ G3 開発セットのセット内容

Armadillo-loT ゲートウェイ G3(3G モジュール搭載、WLAN+BT コンボモジュール内蔵、ケース入り)
RS232C アドオンモジュール RS00(Armadillo-loT ゲートウェイ G3 に内蔵)
3G モジュール用アンテナ
WLAN + BT コンボモジュール用基板アンテナ

開発用 USB シリアル変換アダプタ	
USB2.0 ケーブル(A-miniB タイプ	
AC アダプタ(12V)	
開発用 DVD-ROM	

3.2.2. Armadillo-loT ゲートウェイ G3 量産用

Armadillo-loT を使った製品の量産用モデルとして、Armadillo-loT ゲートウェイ G3 量産用(3G 搭載、3G アンテナセット付属、WLAN コンボ搭載、WLAN 基板アンテナ付属)(型番: AGX3020-C03Z)、Armadillo-loT ゲートウェイ G3 量産用(3G 非搭載)(型番: AGX3000-C00Z)をラインアップしています。

アドオンモジュールや無線 LAN モジュール、その他付属品など、量産時に必要なものを同時に発注することができます。 また、ケース無しでの発注も可能です。詳細はお問い合わせください。

3.3. 仕様

Armadillo-loT ゲートウェイ G3 の主な仕様は次のとおりです。

型番	AGX3020-D00Z	AGX3020-C03Z	AGX3000-C00Z
	NXP Semiconductors i.MX 7Dual		
	ARM Cortex-A7 x 2		
	- 命令/データキャッシュ 32KByte/32	KByte	
	- L2 キャッシュ 512KByte		
プロセッサ	- 内部 SRAM 256KByte		
	- メディアプロセッシングエンジン(NE	ON)搭載	
	- Thumb code(16bit 命令セット)サポ	- ト	
	ARM Cortex-M4		
	- 命令/データキャッシュ 16KByte/16	KByte	
	CPU コアクロック(ARM Cortex-A7):	996MHz	
システムクロック	CPU コアクロック(ARM Cortex-M4):	240MHz	
	DDR クロック: 533MHz		
	源発振クロック: 32.768kHz, 24MHz		
RAM	DDR3L: 512MByte		
/ バス幅 32bit			
QSPI NOR 型フラッシュメモリ: 8MByte			
	eMMC: 約 3.8GB(約 3.6GiB) ^[a]		
I AN(Ethernet)	RJ-45 x 1		
1000BASE-T/100BASE-TX/10BASE-T, AUTO-MDIX 対応		Γ	
毎線IAN	WLAN+BT コンボモジュール: AEH-AF	R9462 搭載	
	IEEE 802.11a/b/g/n		
モバイル通信	3G モジュール Gemalto PDS6-J 搭載 [[]	c][d]	 WWAN 拡張用コネクタ x 1
	microSIM スロット x 1		
シリアル(UART)	3.3V CMOS x 1		
SD/MMC	SD スロット x l		
USB	USB 2.0 Host x 1 (High Speed)		
カレンダー時計	リアルタイムクロック		
ガレング 吋司	外部バックアップ用電源入力コネクタ搭載 ^[e]		
アドオンモジュール ^[f]	RS232C アドオンモジュール搭載 ^[g] 非搭載		
スイッチ	ユーザースイッチ x 3、リセットスイッチ x 1		
LED	ユーザー LED x 4、3G LED x 1		
電源電圧	DC 8V~26.4V		
消費電力(参考値) ^[h]	約 3.4W (待機時), 約 5.8W (LAN, WLAN, 3G 通信時 ^[1]) 約 2.2W (待機時), 約 2.4W (LAN 通信時)		

表 3.4 仕様

型番	AGX3020-D00Z	AGX3020-C03Z	AGX3000-C00Z
使用温度範囲 ^{[j][k]}	-10~60°C ^[I] [m]		
外形サイズ	155.8 x 125.8 x 47.0mm(フランジ部を含む)		

^[a]SLC での数値です。出荷時 SLC に設定しています。

^[b]WLAN+BT コンボモジュール: AEH-AR9462(セミオーダーで選択可能)の接続が可能です。

^[c]外付けアンテナを接続する必要があります。AGX3020-D00Z、AGX3020-C03Z には外付けアンテナとアンテナケーブルが同 梱されています。AGX3000-C00Z は別売です。

^[d]3G モバイル通信 microSIM カードは別売です。

^[e]電池は付属していません。

^[f]アドオンモジュールは2個搭載可能です。

^[g]その他のアドオンモジュールは別売です。

^[h]LAN、USB、シリアルコネクタにケーブル、デバイスを接続した状態での消費電力です。外部接続機器の消費分は含みません。 ^[1]通信時の電波環境により消費電力は変化します。

^[1]高温時 3G モジュールの通信を停止するなど消費電力をセーブした場合の温度となります。

^[k]結露無きこと。

^[1]基板単体での動作温度範囲は-20~70°Cとなります。

^[m]AGX3020-D00Z, AGX3020-C03Z の製品リビジョン『D』以前、AGX3000-C00Z の製品リビジョン『C』以前の使用温度 範囲は-10~50℃となります。

3.4. Armadillo-loT ゲートウェイの外観



図 3.1 Armadillo-loT ゲートウェイの外観

表 3.5 各部名称と機能

番号	名称	説明
1	LAN コネクタ	LAN ケーブルを接続します。

番号	名称	説明
2	USB コネクタ	USB メモリ等を接続します。
3	電源コネクター	付属の AC アダプタを接続します。
4	電源コネクタ2	付属の AC アダプタ以外の電源ケーブルを接続します。
5	SDスロット	SD カード等を接続します。
6	デバッグシリアルコネクタ	付属の USB シリアル変換アダプタを接続します。
7	microSIM スロット	microSIM カードを接続します。
8	ユーザー LED1	
9	ユーザー LED2	コーザー で白巾に撚丝を訊字できて緑色」 ED です
10	ユーザー LED3	ユーリーで日田に俄形を設定できる林巴LEDです。
11	ユーザー LED4	
12	WWAN LED	3G モジュールの通信状態を表す緑色 LED です。
13	ユーザースイッチー	
14	ユーザースイッチ2	ユーザーで自由に機能を設定できるタクトスイッチです。
15	ユーザースイッチ3	
16	リセットスイッチ	リセット用のタクトスイッチです。
17	シリアルコネクタ	シリアルクロスケーブルを接続します。
18	アンテナコネクタ	付属のアンテナを接続します。

3.5. ブロック図

Armadillo-loT ゲートウェイのブロック図は次のとおりです。



図 3.2 Armadillo-loT ゲートウェイ ブロック図^[1]

3.6. ソフトウェア構成

Armadillo-loT で動作するソフトウェアの構成について説明します。

Armadillo-loT で利用可能なソフトウェアを「表 3.6. Armadillo-loT で利用可能なソフトウェア」に示します。

ソフトウェア	説明
U-Boot	ブートローダーです。工場出荷状態ではブートローダーイメージは QSPI フラッシュメモリに配置されています が、SD カードに配置することもできます。
Linux カーネ ル	ulmage 形式の Linux カーネルイメージが利用可能です。工場出荷状態では Linux カーネルイメージは eMMC に配置されていますが、ブートローダーの機能により SD カードに配置することもできます。
Debian GNU/Linux	Debian Project によって作成された Linux ディストリビューションです。パッケージ管理システムを備えてい るため、Debian Project が提供する豊富なソフトウェアパッケージを簡単に追加することができます。工場出 荷状態では Debian GNU/Linux のルートファイルシステムは eMMC に配置されていますが、Linux カーネルが サポートしている SD カードなどのストレージデバイスに配置することもできます。

表 3.6 Armadillo-loT	で利用可能なソフトウェア
---------------------	--------------

Armadillo-loT の QSPI フラッシュメモリのメモリマップを「表 3.7. QSPI フラッシュメモリ メモリ マップ」に示します。

^[1]点線のブロックは、製品モデルで部品の搭載/非搭載が異なります。3G モジュール搭載モデルは、3G モジュール、CON11、 CON17 が搭載、CON10 が非搭載です。3G モジュール非搭載モデルは、CON10 が搭載、3G モジュール、CON11、CON17 が 非搭載です。

物理アドレス	サイズ	説明
0x00000000		
	1 MByte	U-Boot ブートローダーイメージ
0x000FFFFF		
0x00100000		
	256 KBytes	ライセンス情報
0x0013FFFF		
0x00140000		
	約 6.7 MBytes	予約領域
0x007FFFFF		

表 3.7 QSPI フラッシュメモリ メモリマップ

Armadillo-loT の eMMC のメモリマップを次に示します。

表 3.8 eMMC メモリマップ - インストールディスク v20160928 以降を利用した場合

パーティション	サイズ	説明
1	32 MBytes	Linux カーネルイメージ/Device Tree Blob
2	約 3.4 GBytes	Debian GNU/Linux
3	128 MBytes	リカバリイメージ

表 3.9 eMMC メモリマップ - インストールディスク v20160705 以前を利用した場合

パーティション	サイズ	説明
1	32 MBytes	Linux カーネルイメージ/Device Tree Blob
2	約 3.5 GBytes	Debian GNU/Linux
3	32 MBytes	リカバリイメージ

4. Armadillo の電源を入れる前に

4.1. 準備するもの

Armadillo を使用する前に、次のものを必要に応じて準備してください。

- 作業用 PC
 Linux または Windows が動作し、ネットワークインターフェースと 1

 つ以上の USB ポートを持つ PC です。「4.2. 開発/動作確認環境の構築」

 を参照して、作業用 PC 上に開発/動作確認環境を構築してください。
- ネットワーク環境 Armadillo と作業用 PC をネットワーク通信ができるようにしてください。
- SD カード SD スロットの動作を確認する場合などに利用します。
- USB メモリ USB の動作を確認する場合などに利用します。
- microSIM(UIM カード)と 3G の動作を確認する場合に利用します。通信事業者との契約が必要で APN 情報 す。SMS の動作を確認する場合は、SMS が利用可能な microSIM(UIM カード)が必要です。
- tar.xz 形式のファイルを展 開発/動作確認環境を構築するために利用します。Linux では、tar^[1]で 開するソフトウェア 展開できます。Windows では、7-Zip や Lhaz などが対応しています。 7-Zip は、開発用 DVD に収録されています。

4.2. 開発/動作確認環境の構築

アットマークテクノ製品のソフトウェア開発や動作確認を簡単に行うために、VMware 仮想マシンの データイメージを提供しています。この VMware 仮想マシンのデータイメージを ATDE(Atmark Techno Development Environment)と呼びます。ATDE の起動には仮想化ソフトウェアである VMware を使 用します。ATDE のデータは、tar.xz 圧縮されています。環境に合わせたツールで展開してください。



ATDE は、バージョンにより対応するアットマークテクノ製品が異なります。本製品に対応している ATDE は、ATDE6 の v20160321 以降です。

^[1]tar.xz 形式のファイルを展開するには Jxf オプションを指定します。

^[2]バージョン 3.x までは PUEL(VirtulBox Personal Use and Evaluation License)が適用されている場合があります。
ATDE6 は Debian GNU/Linux 8(コードネーム jessie)をベースに、Armadillo-loT ゲートウェイのソフトウェア開発を行うために必要なクロス開発ツールや、Armadillo-loT ゲートウェイの動作確認を行うために必要なツールが事前にインストールされています。

4.2.1. ATDE6 セットアップ

4.2.1.1. VMware のインストール

ATDE6 を使用するためには、作業用 PC に VMware がインストールされている必要があります。 VMware 社 Web ページ(http://www.vmware.com/)を参照し、利用目的に合う VMware 製品をインス トールしてください。また、ATDE6 は tar.xz 圧縮されていますので、環境に合せたツールで展開して ください。



VMware は、非商用利用限定で無償のものから、商用利用可能な有償のものまで複数の製品があります。製品ごとに異なるライセンス、エンドユーザー使用許諾契約書(EULA)が存在するため、十分に確認した上で利用目的に合う製品をご利用ください。



VMware や ATDE6 が動作しないことを未然に防ぐため、使用する VMware のドキュメントから以下の項目についてご確認ください。

- ・ホストシステムのハードウェア要件
- ・ホストシステムのソフトウェア要件
- ・ゲスト OS のプロセッサ要件

VMware のドキュメントは、VMware 社 Web ページ (http://www.vmware.com/)から取得することができます。

4.2.1.2. ATDE6 アーカイブの取得

ATDE6 のアーカイブは Armadillo サイト (http://armadillo.atmark-techno.com)または、開発セット付属の DVD から取得可能です。





作業用 PC の動作環境(ハードウェア、VMware、ATDE6 の対応アーキテ クチャなど)により、ATDE6 が正常に動作しない可能性があります。 VMware 社 Web ページ(http://www.vmware.com/)から、使用している VMware のドキュメントなどを参照して動作環境を確認してください。

4.2.1.3. ATDE6 アーカイブの展開

ATDE6 のアーカイブを展開します。ATDE6 のアーカイブは、tar.xz 形式の圧縮ファイルです。

Windows での展開方法を「手順 4.1. Windows で ATDE6 のアーカイブ展開する」に、Linux での展 開方法を「手順 4.2. Linux で tar.xz 形式のファイルを展開する」に示します。

手順 4.1 Windows で ATDE6 のアーカイブ展開する

1. 7-Zip のインストール

7-Zip をインストールします。7-Zip は、圧縮解凍ソフト 7-Zip(http:// sevenzip.sourceforge.jp)または、開発セット付属のDVD から取得可能です。

2. 7-Zip の起動

7-Zip を起動します。

■ 7-Zipファイルマネージャ					-	×
ファイル(E) 編集(E) 表示	示(⊻) お気に入り(<u>A</u>)	ツール(D) ヘルプ(E)			
🕂 🖿 🤝 📫	\Rightarrow 🗙 i					
追加 展開 テスト コピー オ	修動 削除 情報					
۵ ⊾						~
名前						
コンピュータ						
ドキュメント						
1個のオフジェクトを選択	0	0				

3. xz 圧縮ファイルの選択

xz 圧縮ファイルを展開して、tar 形式のファイルを出力します。tar.xz 形式のファイルを選択して、「展開」をクリックします。

Ez C:¥						- 0	×
ファイル(E) 編集(E)	表示(⊻) お気に	こ入り(A) ツール(D)	ヘルプ(<u>H</u>)				
ola 🚽 🚽 🚽	> → ×	i					
追加 展開 テスト コピ	- 移動 削除	情報					
彦 🔚 C:¥							~
名前	サイズ	更新日時	作成日時	アクセス日時	属性	圧縮後サイズ	ጋአንዮ ላ
Program File		2016-02-24 14:19	2015-10-30 15:28	2016-02-24 14:19	RD	0	
ProgramData		2016-02-03 10:06	2015-10-30 16:24	2016-02-03 10:06	HD	0	
Python27		2015-10-22 08:58	2015-10-22 08:58	2015-10-22 08:58	DA	0	
Recovery		2015-11-19 09:53	2015-07-17 00:47	2015-11-19 09:42	HSDn	0	
System Volu		2016-03-22 09:33	2015-10-11 03:11	2016-03-22 09:33	HSD	0	
Users		2015-11-19 09:56	2015-10-30 15:28	2015-11-19 09:56	RD	0	
Windows		2016-02-11 07:00	2015-10-30 15:28	2016-02-11 07:00	D	0	
atde6-i386-2	1 249 209 156	2016-03-26 11:15	2016-03-26 11:14	2016-03-26 11:14	Α	1 249 209 156	
bootmgr	395 268	2015-07-10 20:00	2015-07-10 22:20	2015-07-17 01:32	RHSA	395 268	
BOOTNXT	1	2015-10-30 16:18	2015-07-10 22:20	2015-10-31 03:22	HSA	1	
BOOTSECT.B	8 192	2015-07-17 01:32	2015-07-17 01:32	2015-07-17 01:32	RHSA	8 192	
🗟 hiberfil.sys	3 401 252 864	2016-03-09 12:07	2015-11-19 09:58	2015-11-19 09:58	HSAn	3 401 252 864	
pagefile.sys	3 432 341 504	2016-03-22 22:50	2015-10-10 10:30	2016-01-11 12:51	HSA	3 432 341 504	
🗟 swapfile.sys	268 435 456	2016-03-09 12:08	2015-10-10 10:30	2015-10-10 10:30	HSA	268 435 456	
windows-ve	35	2015-12-15 13:34	2015-12-15 13:30	2015-12-15 13:30	A	35	~
<							>
1個のオブジェクトを選択	1 249 209	156 1 249 209	156 2016-03-	26 11:15			

4. xz 圧縮ファイルの展開先の指定

「展開先」を指定して、「OK」をクリックします。

☑ 展開	×
展開先(X):	
D:¥atde5-i386-20160321.tar¥	~ —
パス名出力方法	パスワード
絶対パス ~	
上書き方法	パスワードを表示する(S)
上書きするときは確認する 🗸 🗸	
ОК	キャンセル ヘルプ

5. xz 圧縮ファイルの展開

展開が始まります。

☑ 8% 展開中 C:¥a	atde6-i386-20160321.tar.xz		-		×
経過時間: 残り時間: ファイル数: 圧縮率:	00:00:09 00:01:40 0 26 %	サイズ: 速度: 処理済み: 圧縮済みサイズ:		11 10 3	91 MB MB/s 71 MB 97 MB
stde5-i385-201 603	21 tər				
	バックグラウンド®)	→時停止(円)	د	Fヤンセル(©)	

6. tar アーカイブファイルの選択

xz 圧縮ファイルの展開が終了すると、tar 形式のファイルが出力されます。

tar アーカイブファイルを出力したのと同様の手順で、tar アーカイブファイルから ATDE6 のデータイメージを出力します。tar 形式のファイルを選択して「展開」をクリックし、「展 開先」を指定して、「OK」をクリックします。

R CV-64-6 :206 20160221 4V							\sim
C:#atde0-1560-20100321.tar#						- 0	^
ファイル(E) 編集(E) 表示(V) お	気に入り(<u>A</u>) ツール(]	D ヘルフ(田)					
🕂 💻 🤝 📫 🏓	t 1						
追加 展開 テスト コピー 移動 削り	除情報						
C:¥atde6-i386-20160321.	tar¥						~
名前	サイズ	更新日時	作成日時	アクセス日時	属性	圧縮後サイン	x _>
atde6-i386-20160321.tar	4 457 656 320	2016-03-26 11:15	2016-03-26 13:48	2016-03-26 13:48	А	4 457 656 32	0
<							>
0個のオブジェクトを選択							

7. 展開の完了確認

tar アーカイブファイルの展開が終了すると、ATDE6 アーカイブの展開は完了です。「展開 先」に指定したフォルダに ATDE6 のデータイメージが出力されています。

C:¥atde6-i386-20160321	.tar¥atde6-i386-20160321	¥atde6-i386-201603	21¥		_		×
ファイル(E) 編集(E) 表示()	0 お気に入り(A) ツール(D ヘルプ(出)					
	X 1						
10 = - マ マ	新 削除 信報						
	10 13 104 11 4 1 14						
C:¥atde6-i386-201	60321.tar¥atde6-i386-2016	50321¥atde6-i386-20	0160321¥				~
名前	サイズ	更新日時	作成日時	アクセス日時	属性	圧縮後サイズ	<۵
atde6-i386-s001.vmdk	1 573 191 680	2016-03-21 21:39	2016-03-26 13:53	2016-03-26 13:53	A	1 573 191 680	Č., 1
atde6-i386-s002.vmdk	148 766 720	2016-03-21 21:39	2016-03-26 13:53	2016-03-26 13:53	A	148 766 720	
📲 atde6-i386-s003.vmdk	140 705 792	2016-03-21 21:39	2016-03-26 13:53	2016-03-26 13:53	Α	140 705 792	
stde6-i386-s004.vmdk	283 115 520	2016-03-21 21:39	2016-03-26 13:54	2016-03-26 13:54	Α	283 115 520	
😼 atde6-i386-s005.vmdk	1 399 521 280	2016-03-21 21:40	2016-03-26 13:54	2016-03-26 13:54	Α	1 399 521 280	
stde6-i386-s006.vmdk	764 084 224	2016-03-21 21:40	2016-03-26 13:54	2016-03-26 13:54	Α	764 084 224	
📲 atde6-i386-s007.vmdk	1 048 576	2016-03-21 21:40	2016-03-26 13:53	2016-03-26 13:53	Α	1 048 576	
😼 atde6-i386-s008.vmdk	147 128 320	2016-03-21 21:40	2016-03-26 13:55	2016-03-26 13:55	Α	147 128 320	
📲 atde6-i386-s009.vmdk	65 536	2016-03-21 21:40	2016-03-26 13:55	2016-03-26 13:55	Α	65 536	
atde6-i386.nvram	8 684	2016-03-21 21:22	2016-03-26 13:54	2016-03-26 13:54	Α	8 684	
🍕 atde6-i386.vmdk	847	2016-03-21 20:33	2016-03-26 13:53	2016-03-26 13:53	Α	847	
atde6-i386.vmsd	0	2016-03-02 08:43	2016-03-26 13:54	2016-03-26 13:54	Α	0	
atde6-i386.vmx	2 544	2016-03-21 21:22	2016-03-26 13:53	2016-03-26 13:53	Α	2 544	
atde6-i386.vmxf	265	2016-03-02 09:19	2016-03-26 13:54	2016-03-26 13:54	Α	265	
<							>
0個のオブジェクトを選択							

手順 4.2 Linux で tar.xz 形式のファイルを展開する

1. tar.xz 圧縮ファイルの展開

tar の Jxf オプション使用して tar.xz 圧縮ファイルを展開します。

[PC ~]\$ tar Jxf atde6-i386-[version].tar.xz

2. 展開の完了確認

tar.xz 圧縮ファイルの展開が終了すると、ATDE6 アーカイブの展開は完了です。atde6i386-*[version]*ディレクトリに ATDE6 のデータイメージが出力されています。

```
[PC ^]$ ls atde6-i386-[version]/
atde6-i386.nvram atde6-i386-s005.vmdk
atde6-i386-s001.vmdk atde6-i386-s006.vmdk
atde6-i386-s002.vmdk atde6-i386-s007.vmdk
atde6-i386-s003.vmdk atde6-i386-s008.vmdk
atde6-i386-s009.vmdk
```

4.2.1.4. ATDE6 の起動

ATDE6 のアーカイブを展開したディレクトリに存在する仮想マシン構成(.vmx)ファイルを VMware 上で開くと、ATDE6 を起動することができます。ATDE6 にログイン可能なユーザーを、「表 4.1. ユー ザー名とパスワード」に示します^[3]。

表 4.1 ユーザー名とパスワード

ユーザー名	パスワード	権限
atmark	atmark	一般ユーザー
root	root	特権ユーザー



ATDE に割り当てるメモリおよびプロセッサ数を増やすことで、ATDE を より快適に使用することができます。仮想マシンのハードウェア設定の変 更方法については、VMware社 Webページ(http://

^[3]特権ユーザーで GUI ログインを行うことはできません。

www.vmware.com/)から、使用している VMware のドキュメントなどを 参照してください。

4.2.2. 取り外し可能デバイスの使用

VMware は、ゲスト OS (ATDE)による取り外し可能デバイス(USB デバイスや DVD など)の使用をサ ポートしています。デバイスによっては、ホスト OS (VMware を起動している OS)とゲスト OS で同時 に使用することができません。そのようなデバイスをゲスト OS で使用するためには、ゲスト OS にデバ イスを接続する操作が必要になります。



取り外し可能デバイスの使用方法については、VMware 社 Web ページ (http://www.vmware.com/)から、使用している VMware のドキュメン トなどを参照してください。

Armadillo-loT の動作確認を行うためには、「表 4.2. 動作確認に使用する取り外し可能デバイス」に示 すデバイスをゲスト OS に接続する必要があります。

表 4.2 動作確認に使用する取り外し可能デバイス

デバイス	デバイス名
USB シリアル変換アダプタ	Future Devices FT232R USB UART
作業用 PC の物理シリアルポート	シリアルポート

4.2.3. コマンドライン端末(GNOME 端末)の起動

ATDE6 で、CUI (Character-based User Interface)環境を提供するコマンドライン端末を起動しま す。ATDE6 で実行する各種コマンドはコマンドライン端末に入力し、実行します。コマンドライン端末 にはいくつかの種類がありますが、ここでは GNOME デスクトップ環境に標準インストールされている GNOME 端末を起動します。

GNOME 端末を起動するには、「図 4.1. GNOME 端末の起動」のようにデスクトップ左上のメニューから「端末」を選択してください。



図 4.1 GNOME 端末の起動

「図 4.2. GNOME 端末のウィンドウ」のようにウィンドウが開きます。

				atmark@at	de6: ~	-	•	×
ファイル(F)	編集(E)	表示(V)	検索(S)	端末(T)	ヘルプ(H)			
atmark@atde	6:~\$							

図 4.2 GNOME 端末のウィンドウ

4.2.4. シリアル通信ソフトウェア(minicom)の使用

シリアル通信ソフトウェア(minicom)のシリアル通信設定を、「表 4.3. シリアル通信設定」のように設 定します。また、minicom を起動する端末の横幅を 80 文字以上にしてください。横幅が 80 文字より 小さい場合、コマンド入力中に表示が乱れることがあります。

表 4.3 シリアル通信設定

項目	設定
転送レート	115,200bps
データ長	8bit
ストップビット	1 bit
パリティ	なし
フロー制御	なし

minicom の設定を開始するには、「図 4.3. minicom 設定方法」のようにしてください。設定完了後、 デフォルト設定(dfl)に保存して終了します。

[PC ~]\$ LANG=C minicom --setup

図 4.3 minicom 設定方法

minicom を起動させるには、「図 4.4. minicom 起動方法」のようにしてください。

[PC ~]\$ LANG=C minicom --wrap --device /dev/ttyUSB0

図 4.4 minicom 起動方法



デバイスファイル名は、環境によって/dev/ttyS0 や/dev/ttyUSB1 など、 本書の実行例とは異なる場合があります。

minicom を終了させるには、まず Ctrl+a に続いて q キーを入力します。その後、以下のように表示 されたら「Yes」にカーソルを合わせて Enter キーを入力すると minicom が終了します。

++
Leave without reset?
Yes No
++

図 4.5 minicom 終了確認



Ctrl+a に続いて z キーを入力すると、minicom のコマンドヘルプが表示 されます。

4.3. インターフェースレイアウト



図 4.6 インターフェースレイアウト図

部品番号	インターフェース名	形状	備考
CON1	アドオンインターフェース1	基板間コネクタ 60 ピン(0.5mm ピッチ)	挿抜寿命: 40回 ^[a]
CON2	アドオンインターフェース2	基板間コネクタ 60 ピン(0.5mm ピッチ)	挿抜寿命: 40回 ^[a]
CON4	SD インターフェース	SDスロット	
CON6	LAN インターフェース	RJ-45 コネクタ	
CON7	USB ホストインターフェース	Type A コネクタ	
CON9	デバッグシリアルインターフェース	ピンヘッダ 7 ピン(1.25mm ピッチ)	挿抜寿命: 40 回 ^[a]
CON10	WWAN 拡張インターフェース	基板間コネクタ 30 ピン(0.5mm ピッチ)	挿抜寿命: 50 回 ^[a]
CON11	microSIM インターフェース	microSIM スロット	
CON13	RTC バックアップインターフェース 1	電池ボックス	対応電池: CR1220 等
CON14	電源入力インターフェース 1	DC ジャック	対応プラグ: 内径 2.1mm 外径 5.5mm
CON15	電源入力インターフェース 2	ピンヘッダ 2 ピン(2mm ピッチ)	
CON16	電源出力インターフェース	ピンヘッダ 2 ピン(2mm ピッチ)	
CON17	3G アンテナインターフェース	小型同軸コネクタ	挿抜寿命: 30 回 ^[a]
CON20	WLAN インターフェース	PCI Express Mini Card コネクタ	
CON22	RTC バックアップインターフェース 2	ピンヘッダ 2 ピン(1.25mm ピッチ)	挿抜寿命: 20 回 ^[a]
JP1	起動デバイス設定ジャンパ	ピンヘッダ 2 ピン(2.54mm ピッチ)	
SW1	ユーザースイッチ 1	タクトスイッチ	
SW2	ユーザースイッチ2	タクトスイッチ	
SW3	ユーザースイッチ3	タクトスイッチ	
SW4	リセットスイッチ	タクトスイッチ	
LED1	WWAN LED	LED(緑色、面実装)	
LED2	ユーザー LED2	LED(緑色、面実装)	
LED3	ユーザー LED1	LED(緑色、面実装)	
LED4	ユーザー LED3	LED(緑色、面実装)	
LED5	ユーザー LED4	LED(緑色、面実装)	

表 4.4 インターフェース内容

^[a]挿抜寿命は製品出荷時における目安であり、実際の挿抜可能な回数を保証するものではありません。

4.4. 接続方法

Armadillo-loT ゲートウェイと周辺装置の接続例を次に示します。



- Armadillo-loT ゲートウェイ
- **2** AC アダプタ(12V)^[4]
- ④ 作業用 PC
- USB シリアル変換アダプタ^[4]
- **5** USB2.0 ケーブル(A-miniB タイプ)^[4]
- 6 LAN HUB
- LAN ケーブル
- 8 USBメモリ
- **9** SD カード
- 🛈 microSIM カード

図 4.7 Armadillo-loT ゲートウェイの接続例



AC アダプタを使用する際に、AC アダプタの DC プラグを Armadillo-loT に接続してから AC プラグをコンセントに挿してください。



電源の再投入について、AC アダプタ標準品(OP-AC12V2-00)、AC アダ プタ温度拡張品(OP-AC12V3-00)^[4]をお使いの場合は、3 秒以上間隔をあ けてから電源を再投入してください。

4.5. スライドスイッチの設定について

USB シリアル変換アダプタのスライドスイッチを操作することで、ブートローダーの起動モードを変 更することができます。



- ブートローダーは保守モード^[5]になります。
- 2 ブートローダーはオートブートモード^[6]になります。

図 4.8 スライドスイッチの設定

4.6. vi エディタの使用方法

vi エディタは、Armadillo に標準でインストールされているテキストエディタです。本書では、 Armadillo の設定ファイルの編集などに vi エディタを使用します。

vi エディタは、ATDE にインストールされてる gedit や emacs などのテキストエディタとは異なり、 モードを持っていることが大きな特徴です。vi のモードには、コマンドモードと入力モードがあります。 コマンドモードの時に入力した文字はすべてコマンドとして扱われます。入力モードでは文字の入力が できます。

本章で示すコマンド例は ATDE で実行するよう記載していますが、Armadillo でも同じように実行することができます。

4.6.1. vi の起動

vi を起動するには、以下のコマンドを入力します。

[PC ~]# vi *[file]*

図 4.9 vi の起動

fileにファイル名のパスを指定すると、ファイルの編集(fileが存在しない場合は新規作成)を行います。viはコマンドモードの状態で起動します。

4.6.2. 文字の入力

文字を入力するにはコマンドモードから入力モードへ移行する必要があります。コマンドモードから 入力モードに移行するには、「表 4.5. 入力モードに移行するコマンド」に示すコマンドを入力します。 入力モードへ移行後は、キーを入力すればそのまま文字が入力されます。

表 4.5 入力モードに移行するコマンド

コマンド	動作
i	カーソルのある場所から文字入力を開始
а	カーソルの後ろから文字入力を開始

入力モードからコマンドモードに戻りたい場合は、ESC キーを入力することで戻ることができます。 現在のモードが分からなくなった場合は、ESC キーを入力し、一旦コマンドモードへ戻ることにより混 乱を防げます。



「i」、「a」それぞれのコマンドを入力した場合の文字入力の開始位置を「図 4.10. 入力モードに移行するコマンドの説明」に示します。



図 4.10 入力モードに移行するコマンドの説明



4.6.3. カーソルの移動

方向キーでカーソルの移動ができますが、コマンドモードで「表 4.6. カーソルの移動コマンド」に示 すコマンドを入力することでもカーソルを移動することができます。

表 4.6 カーソルの移動コマンド

コマンド	動作
h	左に1文字移動
j	下に1文字移動
k	上に1文字移動
	右に1文字移動

4.6.4. 文字の削除

文字を削除する場合は、コマンドモードで「表 4.7. 文字の削除コマンド」に示すコマンドを入力します。

表 4.7 文字の削除コマンド

コマンド	動作
х	カーソル上の文字を削除
dd	現在行を削除

「x」コマンド、「dd」コマンドを入力した場合に削除される文字を「図 4.11. 文字を削除するコマンドの説明」に示します。



図 4.11 文字を削除するコマンドの説明

4.6.5. 保存と終了

ファイルの保存、終了を行うコマンドを「表 4.8.保存・終了コマンド」に示します。

表 4.8 保存・終了コマンド

コマンド	動作	
:q!	変更を保存せずに終了	
:w [file]	ファイル名を fileに指定して保存	
:wq	ファイルを上書き保存して終了	

保存と終了を行うコマンドは「:」(コロン)からはじまるコマンドを使用します。":"キーを入力すると画 面下部にカーソルが移り入力したコマンドが表示されます。コマンドを入力した後 Enter キーを押すこ とで、コマンドが実行されます。

5. 起動と終了

5.1. 起動

Armadillo-loT G3 に電源を接続するとき USB シリアル変換アダプタのスライドスイッチによって起動モードが変わります。 詳しくは「4.5. スライドスイッチの設定について」を参照してください。 本節では、保守モードに設定しているときの例を示します。 オートブートモードを選択した場合は、途中でコマンドを入力することなく起動が完了します。

```
U-Boot 2014.04-at2 (Jun 12 2016 - 17:46:27)
       Freescale i.MX7D rev1.1 at 792 MHz
CPU:
CPU:
      Temperature: can't get valid data!
Reset cause: POR
I2C:
      ready
DRAM: 512 MiB
MMC: FSL_SDHC: 0, FSL_SDHC: 1
SF: Detected N25Q64 with page size 256 Bytes, erase size 4 KiB, total 8 MiB
In:
      serial
Out:
      serial
Err: serial
Found PFUZE300! deviceid 0x30, revid 0x11
Board Type: Armadillo-IoT G3(0a00000)
Revison: 0002
S/N: 2000
DRAM: 00001d05
XTAL: 00
Net: FEC0
=>
```

図 5.1 電源投入直後のログ

Linux システムを起動するには、次のように "boot"コマンドを実行してください。コマンドを実行す るとブートローダーが Linux システムを起動させます。シリアル通信ソフトウェアには Linux の起動ロ グが表示されます。

```
=> boot
mmc1(part 0) is current device
mmc1(part 0) is current device
reading boot.scr
** Unable to read file boot.scr **
reading uImage
9301216 bytes read in 1560 ms (5.7 MiB/s)
Booting from mmc ...
reading armadillo_iotg_g3.dtb
52708 bytes read in 26 ms (1.9 MiB/s)
## Booting kernel from Legacy Image at 80800000 ...
Image Name: Linux-3.14.38-at2
```

Ś

Ś

ARM Linux Kernel Image (uncompressed) Image Type: 9301152 Bytes = 8.9 MiB Data Size: Load Address: 80008000 Entry Point: 80008000 Verifying Checksum ... OK ## Flattened Device Tree blob at 83000000 Booting using the fdt blob at 0x8300000 Loading Kernel Image ... OK Using Device Tree in place at 83000000, end 8300fde3 Starting kernel ... Booting Linux on physical CPU 0x0 Linux version 3.14.38-at2 (ohsawa@pc-sienta) (gcc version 4.6.3 (Debian 4.6.3-14atmark1)) #383 SMP PREEMPT Sun Jun 12 14:33:00 JST 2016 CPU: ARMv7 Processor [410fc075] revision 5 (ARMv7), cr=10c53c7d CPU: PIPT / VIPT nonaliasing data cache, VIPT aliasing instruction cache Machine model: Atmark-Techno Armadillo-IoT Gateway G3 Board cma: CMA: reserved 320 MiB at 8c000000 Memory policy: Data cache writealloc PERCPU: Embedded 8 pages/cpu @8bb35000 s8256 r8192 d16320 u32768 Built 1 zonelists in Zone order, mobility grouping on. Total pages: 130048 Kernel command line: console=ttymxc4,115200 root=/dev/mmcblk2p2 rootwait rw PID hash table entries: 2048 (order: 1, 8192 bytes) Dentry cache hash table entries: 65536 (order: 6, 262144 bytes) Inode-cache hash table entries: 32768 (order: 5, 131072 bytes) Memory: 172316K/524288K available (8487K kernel code, 504K rwdata, 6948K rodata, 2540K init, 440K bss, 351972K reserved, 0K highmem) Virtual kernel memory layout: vector : 0xffff0000 - 0xffff1000 (4 kB) fixmap : 0xfff00000 - 0xfffe0000 (896 kB) vmalloc : 0xa0800000 - 0xff000000 (1512 MB) Lowmem : 0x8000000 - 0xa000000 (512 MB) (2 MB) pkmap : 0x7fe00000 - 0x80000000 modules : 0x7f000000 - 0x7fe00000 (14 MB) .text : 0x80008000 - 0x80f1af20 (15436 kB) .init : 0x80f1b000 - 0x81196040 (2541 kB) .data : 0x81198000 - 0x81216360 (505 kB) .bss : 0x8121636c - 0x81284724 (441 kB) SLUB: HWalign=64, Order=0-3, MinObjects=0, CPUs=2, Nodes=1 Preemptible hierarchical RCU implementation. RCU restricting CPUs from NR CPUS=4 to nr cpu ids=2. RCU: Adjusting geometry for rcu_fanout_leaf=16, nr_cpu_ids=2 NR IRQS:16 nr irqs:16 16 Switching to timer-based delay loop sched clock: 32 bits at 3000kHz, resolution 333ns, wraps every 1431655765682ns Architected cp15 timer(s) running at 8.00MHz (phys). sched clock: 56 bits at 8MHz, resolution 125ns, wraps every 2147483648000ns Ignoring duplicate/late registration of read current timer delay Console: colour dummy device 80x30 Calibrating delay loop (skipped), value calculated using timer frequency. 6.00 BogoMIPS (lpj=30000) pid max: default: 32768 minimum: 301 Mount-cache hash table entries: 1024 (order: 0, 4096 bytes) Mountpoint-cache hash table entries: 1024 (order: 0, 4096 bytes) CPU: Testing write buffer coherency: ok /cpus/cpu@0 missing clock-frequency property /cpus/cpu@1 missing clock-frequency property CPU0: thread -1, cpu 0, socket 0, mpidr 8000000

Setting up static identity map for 0x8080e648 - 0x8080e6a0 CPU1: Booted secondary processor CPU1: thread -1, cpu 1, socket 0, mpidr 80000001 Brought up 2 CPUs SMP: Total of 2 processors activated (12.00 BogoMIPS). CPU: All CPU(s) started in SVC mode. devtmpfs: initialized VFP support v0.3: implementor 41 architecture 2 part 30 variant 7 rev 5 pinctrl core: initialized pinctrl subsystem regulator-dummy: no parameters NET: Registered protocol family 16 DMA: preallocated 256 KiB pool for atomic coherent allocations cpuidle: using governor ladder cpuidle: using governor menu Use WDOG1 as reset source GPIO Line 13 (MCU INTB) hogged as input GPIO line 43 (SVEN) hogged as output/high GPIO line 85 (3G VUSB IN) hogged as output/high GPIO line 113 (3G IGT 3.3) hogged as output/high syscon 30340000.iomuxc-gpr: regmap [mem 0x30340000-0x3034ffff] registered syscon 30350000.ocotp-ctrl: regmap [mem 0x30350000-0x3035ffff] registered syscon 30360000.anatop: regmap [mem 0x30360000-0x3036ffff] registered vdd1p0d: 800 <--> 1200 mV at 1000 mV vdd1p2: 1100 <--> 1300 mV syscon 30390000.src: regmap [mem 0x30390000-0x3039ffff] registered DDR type is DDR3! prom parse: Bad cell count for /regulators0/regulator@0 hw-breakpoint: found 5 (+1 reserved) breakpoint and 4 watchpoint registers. hw-breakpoint: maximum watchpoint size is 8 bytes. imx7d-pinctrl 302c0000.iomuxc-lpsr: initialized IMX pinctrl driver imx7d-pinctrl 30330000.iomuxc: Invalid fsl,pins property in node /soc/aips-bus@30000000/ iomuxc@30330000/imx7d-sdb/uart1grp imx7d-pinctrl 30330000.iomuxc: Invalid fsl,pins property in node /soc/aips-bus@30000000/ iomuxc@30330000/imx7d-sdb/uart2grp imx7d-pinctrl 30330000.iomuxc: Invalid fsl,pins property in node /soc/aips-bus@30000000/ iomuxc@30330000/imx7d-sdb/ecspi1grp imx7d-pinctrl 30330000.iomuxc: Invalid fsl,pins property in node /soc/aips-bus@30000000/ iomuxc@30330000/imx7d-sdb/ecspi2grp imx7d-pinctrl 30330000.iomuxc: initialized IMX pinctrl driver MU is ready for cross core communication! bio: create slab <bio-0> at 0 mxs-dma 33000000.dma-apbh: initialized USB OTG1 VBUS: 5000 mV VDD SD1: 3300 mV vgaarb: loaded i2c-core: driver [max17135] using legacy suspend method i2c-core: driver [max17135] using legacy resume method SCSI subsystem initialized usbcore: registered new interface driver usbfs usbcore: registered new interface driver hub usbcore: registered new device driver usb 30800000.aips-bus:usbphy_nop1 supply vcc not found, using dummy regulator 30800000.aips-bus:usbphy_nop2 supply vcc not found, using dummy regulator i2c i2c-0: IMX I2C adapter registered gpio bmic 3-0014: version: 1.0 bmic regulator 3-0016: version: 1.0 BMIC VREF: 1710 <--> 3600 mV at 2980 mV i2c i2c-3: IMX I2C adapter registered

ئ ئ ئ Linux video capture interface: v2.00 pps core: LinuxPPS API ver. 1 registered pps_core: Software ver. 5.3.6 - Copyright 2005-2007 Rodolfo Giometti <giometti@linux.it> PTP clock support registered MIPI CSI2 driver module loaded Advanced Linux Sound Architecture Driver Initialized. Bluetooth: Core ver 2.18 NET: Registered protocol family 31 Bluetooth: HCI device and connection manager initialized Bluetooth: HCI socket layer initialized Bluetooth: L2CAP socket layer initialized Bluetooth: SCO socket layer initialized cfg80211: Calling CRDA to update world regulatory domain armadillo iotg addon addon: No add-on expansion board detected at CON1. armadillo iotg addon addon: No add-on expansion board detected at CON2. Switched to clocksource arch sys counter NET: Registered protocol family 2 TCP established hash table entries: 4096 (order: 2, 16384 bytes) TCP bind hash table entries: 4096 (order: 3, 32768 bytes) TCP: Hash tables configured (established 4096 bind 4096) TCP: reno registered UDP hash table entries: 256 (order: 1, 8192 bytes) UDP-Lite hash table entries: 256 (order: 1, 8192 bytes) NET: Registered protocol family 1 RPC: Registered named UNIX socket transport module. RPC: Registered udp transport module. RPC: Registered tcp transport module. RPC: Registered tcp NFSv4.1 backchannel transport module. imx rpmsg driver is registered. Bus freq driver module loaded futex hash table entries: 512 (order: 3, 32768 bytes) VFS: Disk quotas dquot 6.5.2 Dquot-cache hash table entries: 1024 (order 0, 4096 bytes) squashfs: version 4.0 (2009/01/31) Phillip Lougher NFS: Registering the id_resolver key type Key type id resolver registered Key type id legacy registered jffs2: version 2.2. (NAND) c 2001-2006 Red Hat, Inc. fuse init (API version 7.22) msgmni has been set to 976 io scheduler noop registered io scheduler deadline registered io scheduler cfq registered (default) imx-sdma 30bd0000.sdma: no event needs to be remapped imx-sdma 30bd0000.sdma: loaded firmware 4.1 imx-sdma 30bd0000.sdma: initialized pfuze100-regulator 3-0009: Full layer: 1, Metal layer: 1 pfuze100-regulator 3-0009: FAB: 0, FIN: 0 pfuze100-regulator 3-0009: pfuze3000 found. SW1A: 700 <--> 1475 mV at 1100 mV SW1B: 700 <--> 1475 mV at 1000 mV SW2: 1500 <--> 1850 mV at 1800 mV SW3: 900 <--> 1650 mV at 1350 mV SWBST: 5000 <--> 5150 mV at 5000 mV VSNVS: 1000 <--> 3000 mV at 3000 mV VREFDDR: 750 mV VLD01: 1800 <--> 3300 mV at 1800 mV VLD02: 800 <--> 1550 mV at 1500 mV

VCCSD: 2850 <--> 3300 mV at 3300 mV V33: 2850 <--> 3300 mV at 3300 mV VLD03: 1800 <--> 3300 mV at 3300 mV VLD04: 1800 <--> 3300 mV at 3300 mV 30a70000.serial: ttymxc4 at MMIO 0x30a70000 (irq = 62, base_baud = 1500000) is a IMX console [ttymxc4] enabled serial: Freescale lpuart driver imx sema4 driver is registered. [drm] Initialized drm 1.1.0 20060810 [drm] Initialized vivante 1.0.0 20120216 on minor 0 brd: module loaded loop: module loaded fsl-quadspi 30bb0000.qspi: Unsupported cmd 0x65 fsl-quadspi 30bb0000.gspi: Unsupported cmd 0x61 fsl-quadspi 30bb0000.qspi: Unsupported cmd 0x65 fsl-quadspi 30bb0000.qspi: n25q064 (8192 Kbytes) 3 ofpart partitions found on MTD device 30bb0000.gspi Creating 3 MTD partitions on "30bb0000.gspi": 0x0000000000-0x000000100000 : "bootLoader" 0x000000100000-0x000000140000 : "license" 0x000000140000-0x000000800000 : "reserved" fsl-quadspi 30bb0000.qspi: QuadSPI SPI NOR flash driver CAN device driver interface 30bf0000.ethernet supply phy not found, using dummy regulator pps pps0: new PPS source ptp0 libphy: fec enet mii bus: probed fec 30bf0000.ethernet eth0: registered PHC device 0 PPP generic driver version 2.4.2 usbcore: registered new interface driver cdc_ether usbcore: registered new interface driver cdc_eem usbcore: registered new interface driver sierra net usbcore: registered new interface driver qmi wwan ehci hcd: USB 2.0 'Enhanced' Host Controller (EHCI) Driver ehci-pci: EHCI PCI platform driver ehci-mxc: Freescale On-Chip EHCI Host driver usbcore: registered new interface driver cdc acm cdc acm: USB Abstract Control Model driver for USB modems and ISDN adapters usbcore: registered new interface driver cdc_wdm usbcore: registered new interface driver usb-storage usbcore: registered new interface driver usbserial usbcore: registered new interface driver usbserial generic usbserial: USB Serial support registered for generic usbcore: registered new interface driver ftdi sio usbserial: USB Serial support registered for FTDI USB Serial Device usbcore: registered new interface driver option usbserial: USB Serial support registered for GSM modem (1-port) usbcore: registered new interface driver sierra usbserial: USB Serial support registered for Sierra USB modem usbcore: registered new interface driver usb serial simple usbserial: USB Serial support registered for zio usbserial: USB Serial support registered for funsoft usbserial: USB Serial support registered for flashloader usbserial: USB Serial support registered for vivopay usbserial: USB Serial support registered for moto_modem usbserial: USB Serial support registered for hp4x usbserial: USB Serial support registered for suunto usbserial: USB Serial support registered for siemens_mpi usb3503 3-0008: switched to HUB mode

usb3503 3-0008: usb3503 probe: probed in hub mode 30b10200.usbmisc supply vbus-wakeup not found, using dummy regulator 30b20200.usbmisc supply vbus-wakeup not found, using dummy regulator 30b30200.usbmisc supply vbus-wakeup not found, using dummy regulator ci_hdrc ci_hdrc.0: EHCI Host Controller ci_hdrc ci_hdrc.0: new USB bus registered, assigned bus number 1 ci_hdrc ci_hdrc.0: USB 2.0 started, EHCI 1.00 hub 1-0:1.0: USB hub found hub 1-0:1.0: 1 port detected 30b30000.usb supply vbus not found, using dummy regulator ci hdrc ci hdrc.1: EHCI Host Controller ci hdrc ci hdrc.1: new USB bus registered, assigned bus number 2 ci hdrc ci hdrc.1: USB 2.0 started, EHCI 1.00 hub 2-0:1.0: USB hub found hub 2-0:1.0: 1 port detected mousedev: PS/2 mouse device common for all mice input: 30370000.snvs-pwrkey as /devices/soc/30000000.aips-bus/30370000.snvs-pwrkey/input/input0 snvs pwrkey 30370000.snvs-pwrkey: i.MX snvs powerkey probed i2c-core: driver [isl29023] using legacy suspend method i2c-core: driver [isl29023] using legacy resume method bmic rtc 3-0011: version: 1.0 bmic_rtc 3-0011: rtc core: registered bmic_rtc as rtc0 snvs_rtc 30370034.snvs-rtc-lp: rtc core: registered 30370034.snvs-rtc-l as rtc1 i2c /dev entries driver IR NEC protocol handler initialized IR RC5(x) protocol handler initialized IR RC6 protocol handler initialized IR JVC protocol handler initialized IR Sony protocol handler initialized IR RC5 (streamzap) protocol handler initialized IR SANYO protocol handler initialized IR MCE Keyboard/mouse protocol handler initialized usbcore: registered new interface driver uvcvideo USB Video Class driver (1.1.1) i2c-core: driver [mag3110] using legacy suspend method i2c-core: driver [mag3110] using legacy resume method bmic thermal 3-0013: version: 1.0 imx2-wdt 30280000.wdog: timeout 10 sec (nowayout=0) Bluetooth: HCI UART driver ver 2.2 Bluetooth: HCI H4 protocol initialized Bluetooth: HCI BCSP protocol initialized Bluetooth: HCIATH3K protocol initialized usbcore: registered new interface driver bcm203x usbcore: registered new interface driver btusb usbcore: registered new interface driver ath3k sdhci: Secure Digital Host Controller Interface driver sdhci: Copyright(c) Pierre Ossman sdhci-pltfm: SDHCI platform and OF driver helper mmc0: no vqmmc regulator found mmc0: SDHCI controller on 30b40000.usdhc [30b40000.usdhc] using ADMA sdhci-esdhc-imx 30b60000.usdhc: could not get ultra high speed state, work on normal mode mmc2: no vqmmc regulator found mmc2: no vmmc regulator found mmc2: SDHCI controller on 30b60000.usdhc [30b60000.usdhc] using ADMA usb 2-1: new high-speed USB device number 2 using ci hdrc caam 30900000.caam: Instantiated RNG4 SH0 mmc2: BKOPS EN bit is not set caam 30900000.caam: Instantiated RNG4 SH1

caam 30900000.caam: device ID = 0x0a160300 (Era 8) caam 30900000.caam: job rings = 3, qi = 0 mmc2: new high speed DDR MMC card at address 0001 mmcblk2: mmc2:0001 Q1J55L 3.56 GiB mmcblk2boot0: mmc2:0001 Q1J55L partition 1 2.00 MiB mmcblk2boot1: mmc2:0001 Q1J55L partition 2 2.00 MiB mmcblk2rpmb: mmc2:0001 Q1J55L partition 3 4.00 MiB mmcblk2: p1 p2 p3 mmcblk2boot1: unknown partition table mmcblk2boot0: unknown partition table hub 2-1:1.0: USB hub found hub 2-1:1.0: 3 ports detected caam algorithms registered in /proc/crypto caam jr 30901000.jr0: registering rng-caam snvs-secvio 30370000.caam-snvs: violation handlers armed - non-secure state usbcore: registered new interface driver usbhid usbhid: USB HID core driver usbcore: registered new interface driver r8712u bmic adc 3-0012: version: 1.0 coresight-tmc 30086000.etr: TMC initialized coresight-tmc 30084000.etf: TMC initialized coresight-tpiu 30087000.tpiu: TPIU initialized coresight-funnel 30083000.funnel: FUNNEL initialized coresight-funnel 30041000.funnel: FUNNEL initialized coresight-replicator replicator: REPLICATOR initialized coresight-etm3x 3007c000.etm: ETM initialized coresight-etm3x 3007d000.etm: ETM initialized usbcore: registered new interface driver snd-usb-audio NET: Registered protocol family 26 nf_conntrack version 0.5.0 (7812 buckets, 31248 max) ipip: IPv4 over IPv4 tunneling driver gre: GRE over IPv4 demultiplexor driver ip gre: GRE over IPv4 tunneling driver ip_tables: (C) 2000-2006 Netfilter Core Team TCP: cubic registered Initializing XFRM netlink socket NET: Registered protocol family 10 mip6: Mobile IPv6 ip6_tables: (C) 2000-2006 Netfilter Core Team sit: IPv6 over IPv4 tunneling driver ip6 gre: GRE over IPv6 tunneling driver NET: Registered protocol family 17 NET: Registered protocol family 15 can: controller area network core (rev 20120528 abi 9) NET: Registered protocol family 29 can: raw protocol (rev 20120528) can: broadcast manager protocol (rev 20120528 t) can: netlink gateway (rev 20130117) max hops=1 Bluetooth: RFCOMM TTY layer initialized Bluetooth: RFCOMM socket layer initialized Bluetooth: RFCOMM ver 1.11 Bluetooth: BNEP (Ethernet Emulation) ver 1.3 Bluetooth: BNEP filters: protocol multicast Bluetooth: BNEP socket layer initialized Bluetooth: HIDP (Human Interface Emulation) ver 1.2 Bluetooth: HIDP socket layer initialized 8021q: 802.1Q VLAN Support v1.8 Key type dns resolver registered

cpu cpu0: dev pm opp get opp count: device OPP not found (-19) imx6q-pcie 33800000.pcie: PCI host bridge to bus 0000:00 pci bus 0000:00: root bus resource [io 0x1000-0x10000] pci bus 0000:00: root bus resource [mem 0x4000000-0x4feffff]] pci_bus 0000:00: root bus resource [bus 00-ff] PCI: bus0: Fast back to back transfers disabled PCI: bus1: Fast back to back transfers disabled pci 0000:00:00.0: BAR 0: assigned [mem 0x4000000-0x400ffff]] pci 0000:00:00.0: BAR 14: assigned [mem 0x40100000-0x401fffff] pci 0000:00:00.0: BAR 15: assigned [mem 0x40200000-0x402fffff pref] pci 0000:00:00.0: BAR 6: assigned [mem 0x40300000-0x4030ffff pref] pci 0000:01:00.0: BAR 0: assigned [mem 0x40100000-0x4017ffff 64bit] pci 0000:01:00.0: BAR 6: assigned [mem 0x40200000-0x4020ffff pref] pci 0000:00:00.0: PCI bridge to [bus 01] pci 0000:00:00.0: bridge window [mem 0x40100000-0x401ffff] bridge window [mem 0x40200000-0x402fffff pref] pci 0000:00:00.0: pcieport 0000:00:00.0: Signaling PME through PCIe PME interrupt pci 0000:01:00.0: Signaling PME through PCIe PME interrupt PCI: enabling device 0000:01:00.0 (0140 -> 0142) ieee80211 phy0: Atheros AR9462 Rev:2 mem=0xa0b00000, irg=157 VDD SD1: disabling regulator-dummy: disabling imx mcc test is registered. input: gpio-keys as /devices/gpio-keys/input/input1 bmic_rtc 3-0011: setting system clock to 1970-01-01 00:00:18 UTC (18) ALSA device list: No soundcards found. usb 2-1.3: new full-speed USB device number 3 using ci_hdrc Warning: unable to open an initial console. Freeing unused kernel memory: 2540K (80f1b000 - 81196000) systemd-udevd[160]: starting version 215 random: systemd-udevd urandom read with 27 bits of entropy available usb 2-1.3: string descriptor 0 read error: -22 usb 2-1.3: USB disconnect, device number 3 EXT4-fs (mmcblk2p2): mounted filesystem with ordered data mode. Opts: (null) systemd[1]: systemd 215 running in system mode. (+PAM +AUDIT +SELINUX +IMA +SYSVINIT +LIBCRYPTSETUP لح +GCRYPT +ACL +XZ -SECCOMP -APPARMOR) usb 2-1.3: new full-speed USB device number 4 using ci hdrc systemd[1]: Detected architecture 'arm'. Welcome to Debian GNU/Linux 8 (jessie)! systemd[1]: Set hostname to <armadillo-iotg>. systemd[1]: /etc/mtab is not a symlink or not pointing to /proc/self/mounts. This is not supported لح anymore. Please make sure to replace this file by a symlink to avoid incorrect or misleading Ś mount(8) output. usb 2-1.3: string descriptor 0 read error: -22 systemd[1]: Cannot add dependency job for unit display-manager.service, ignoring: Unit display-Ś manager.service failed to load: No such file or directory. systemd[1]: Expecting device dev-ttymxc4.device... Expecting device dev-ttymxc4.device... systemd[1]: Starting Forward Password Requests to Wall Directory Watch. systemd[1]: Started Forward Password Requests to Wall Directory Watch. systemd[1]: Starting Remote File Systems (Pre). [OK] Reached target Remote File Systems (Pre). systemd[1]: Reached target Remote File Systems (Pre). systemd[1]: Starting Encrypted Volumes. [OK] Reached target Encrypted Volumes.

systemd[1]: Reached target Encrypted Volumes. systemd[1]: Starting Dispatch Password Requests to Console Directory Watch. systemd[1]: Started Dispatch Password Requests to Console Directory Watch. systemd[1]: Starting Paths. [OK] Reached target Paths. systemd[1]: Reached target Paths. usb 2-1.2: new high-speed USB device number 5 using ci_hdrc systemd[1]: Starting Arbitrary Executable File Formats File System Automount Point. [OK] Set up automount Arbitrary Executable File Formats F...utomount Point. systemd[1]: Set up automount Arbitrary Executable File Formats File System Automount Point. systemd[1]: Starting Swap. [OK] Reached target Swap. systemd[1]: Reached target Swap. systemd[1]: Starting Root Slice. [OK] Created slice Root Slice. systemd[1]: Created slice Root Slice. systemd[1]: Starting User and Session Slice. [OK] Created slice User and Session Slice. systemd[1]: Created slice User and Session Slice. systemd[1]: Starting /dev/initctl Compatibility Named Pipe. [OK] Listening on /dev/initctl Compatibility Named Pipe. systemd[1]: Listening on /dev/initctl Compatibility Named Pipe. systemd[1]: Starting Delayed Shutdown Socket. [OK] Listening on Delayed Shutdown Socket. systemd[1]: Listening on Delayed Shutdown Socket. systemd[1]: Starting Journal Socket (/dev/log). [OK] Listening on Journal Socket (/dev/log). systemd[1]: Listening on Journal Socket (/dev/log). systemd[1]: Starting udev Control Socket. [OK] Listening on udecdc_acm 2-1.2:1.0: ttyACMO: USB ACM device v Control Socket. cdc acm 2-1.2:1.2: ttyACM1: USB ACM device systemd[1]: Listening on udev Control Socket. systemd[1]: Starting udev Kernel Socket. [OK] Listening on udecdc acm 2-1.2:1.4: ttyACM2: USB ACM device v Kernel Socket. cdc acm 2-1.2:1.6: ttyACM3: USB ACM device systemd[1]: Listening on udev Kernel Socket. systemd[1]: Starting Journal Socket. [OK] Listening on Journal Socket. cdc acm 2-1.2:1.11: ttyACM4: USB ACM device cdc acm 2-1.2:1.13: ttyACM5: USB ACM device systemd[1]: Listening on Journal Socket. systemd[1]: Starting System Slice. [OK] Created slice System Slice. systemd[1]: Created slice System Slice. systemd[1]: Starting system-getty.slice. [OK] Created slice system-getty.slice. systemd[1]: Created slice system-getty.slice. systemd[1]: Starting system-serial\x2dgetty.slice. [OK] Created slice system-serial\x2dgetty.slice. systemd[1]: Created slice system-serial\x2dgetty.slice. systemd[1]: Starting Increase datagram queue length... Starting Increase datagram queue length... systemd[1]: Starting Load Kernel Modules... Starting Load Kernel Modules... systemd[1]: Started Create list of required static device nodes for the current kernel. systemd[1]: Mounting Debug File System...

Mounting Debug File System... systemd[1]: Starting udev Coldplug all Devices... Starting udev Coldplug all Devices... systemd[1]: Starting Create Static Device Nodes in /dev... Starting Create Static Device Nodes in /dev... systemd[1]: Mounted Huge Pages File System. systemd[1]: Mounted POSIX Message Queue File System. systemd[1]: Started Set Up Additional Binary Formats. systemd[1]: Starting Slices. [OK] Reached target Slices. systemd[1]: Reached target Slices. systemd[1]: Starting Remount Root and Kernel File Systems... Starting Remount Root and Kernel File Systems... systemd[1]: Expecting device dev-mtdblock1.device... Expecting device dev-mtdblock1.device... [OK] Mounted Debug File System. systemd[1]: Mounted Debug File System. [OK] Started Increase datagram queue length. systemd[1]: Started Increase datagram queue length. [OK] Started Load Kernel Modules. systemd[1]: Started Load Kernel Modules. [OK] Started Create Static Device Nodes in /dev. systemd[1]: Started Create Static Device Nodes in /dev. [OK] Started Remount Root and Kernel File Systems. systemd[1]: Started Remount Root and Kernel File Systems. [OK] Started udev Coldplug all Devices. systemd[1]: Started udev Coldplug all Devices. systemd[1]: Starting Various fixups to make systemd work better on Debian... Starting Various fixups to make systemd work better on Debian... systemd[1]: Starting Load/Save Random Seed... Starting Load/Save Random Seed... systemd[1]: Starting udev Kernel Device Manager... Starting udev Kernel Device Manager... systemd[1]: Starting Local File Systems (Pre). [OK] Reached target Local File Systems (Pre). systemd-udevd[248]: starting version 215 systemd[1]: Reached target Local File Systems (Pre). systemd[1]: Starting Local File Systems. [OK] Reached target Local File Systems. systemd[1]: Reached target Local File Systems. systemd[1]: Starting Create Volatile Files and Directories... Starting Create Volatile Files and Directories... systemd[1]: Starting Remote File Systems. [OK] Reached target Remote File Systems. systemd[1]: Reached target Remote File Systems. systemd[1]: Mounting FUSE Control File System... Mounting FUSE Control File System... systemd[1]: Mounting Configuration File System... Mounting Configuration File System... systemd[1]: Starting Apply Kernel Variables... Starting Apply Kernel Variables... systemd[1]: Starting Syslog Socket. [OK] Listening on Syslog Socket. systemd[1]: Listening on Syslog Socket. systemd[1]: Starting Journal Service... Starting Journal Service... [OK] Started Journal Service. systemd[1]: Started Journal Service.

Starting Trigger Flushing of Journal to Persistent Storage... Γ 0K] Mounted Configuration File System. Γ 0K] Mounted FUSE Control File System. [OK] Started udev Kernel Device Manager. OK] Started Various fixups to make systemd work better on Debian. Ε [OK] Started Load/Save Random Seed. [OK] Started Create Volatile Files and Directories. [OK] Started Apply Kernel Variables. random: nonblocking pool is initialized [OK] Found device /dev/ttymxc4. [OK] Found device /dev/mtdblock1. systemd-journald[270]: Received request to flush runtime journal from PID 1 [OK] Started Trigger Flushing of Journal to Persistent Storage. [OK] Created slice system-systemd\x2drfkill.slice. Starting Load/Save RF Kill Switch Status of rfkill0... Starting Load/Save RF Kill Switch Status of rfkill1... Starting Trigger Flushing of Journal to Persistent Storage... Mounting /opt/license... [OK] Reached target Sound Card. Starting Update UTMP about System Boot/Shutdown... Starting LSB: Raise network interfaces.... Starting Copy rules generated while the root was ro... OK] Mounted /opt/license. Г] Started Load/Save RF Kill Switch Status of rfkill0. Г 0K Г 0K] Started Load/Save RF Kill Switch Status of rfkill1. 0K] Started Copy rules generated while the root was ro. Ε systemd-journald[270]: Received request to flush runtime journal from PID 1 OK] Started Trigger Flushing of Journal to Persistent Storage. Γ 0K] Started Update UTMP about System Boot/Shutdown. Г 0K] Started LSB: Raise network interfaces.. Г 0K] Reached target Network. Γ] Reached target Network is Online. Г 0K 0K] Reached target System Initialization. Γ] Listening on Avahi mDNS/DNS-SD Stack Activation Socket. Γ 0K Г 0K 1 Listening on D-Bus System Message Bus Socket. 0K] Reached target Sockets. Г 0K] Reached target Timers. Г] Reached target Basic System. 0K Г Starting Bluetooth service... Starting Modem Manager... Starting Regular background program processing daemon... [OK] Started Regular background program processing daemon. Starting Restore /etc/resolv.conf if the system cras...s shut down.... Starting Lighttpd Daemon... Starting Network Manager... Starting /etc/rc.local Compatibility... Starting Login Service... Starting LSB: exim Mail Transport Agent... Starting Avahi mDNS/DNS-SD Stack... Starting D-Bus System Message Bus... [OK] Started D-Bus System Message Bus. [OK] Started Avahi mDNS/DNS-SD Stack. [OK] Started Bluetooth service. [OK] Reached target Bluetooth. Starting System Logging Service... Starting Permit User Sessions... Г OK] Started Restore /etc/resolv.conf if the system crash...was shut down.. OK] Started Permit User Sessions. Г

Ą

[OK] Started System Logging Service. [OK] Started Login Service. Starting Hostname Service
Starting Authenticate and Authorize Users to Run Privileged Tasks
[OK] Started /etc/rc.local Compatibility.
[OK] Started Hostname Service.
Starting change status LED
Starting Getty on tty1
L OK J Started Getty on ttyl.
Starting Serial Getty on ttymxc4
L UK J Started Serial Getty on ttymxc4.
[OK] Reached Larget Login Prompts. [OK] Started Lighttod Daemon
[OK] Started change status [ED
[OK] Started Authenticate and Authorize Users to Run Privileged Tasks.
[OK] Started Modem Manager.
[OK] Started Network Manager.
fec 30bf0000.ethernet eth0: Freescale FEC PHY driver [Vitesse VSC8501]
(mii_bus:phy_addr=30bf0000.etherne:00, irq=-1)
IPv6: ADDRCONF(NETDEV_UP): eth0: link is not ready
IPv6: ADDRCONF(NETDEV_UP): wlan0: link is not ready
Starting WPA supplicant
L OK J Started WPA supplicant.
L UK J Started LSB: exim Mail Transport Agent.
L OK] Reached target Multi-User System.
L UN J Neacheu larget Graphical Internace. Starting Undate UTMP shout System Runlevel Changes
[OK] Started Undate UTMP about System Runlevel Changes
Debian GNU/Linux 8 armadillo-iotg ttymxc4
armadillo-iotg login:

図 5.2 起動ログ



Armadillo-loT の起動状態をユーザー LED から確認することができます。 このため、Armadillo-loT に USB シリアル変換アダプタを接続せずに電 源を投入した場合でも、Linux の起動を確認することができます。

起動状態	ユーザー LED1	ユーザー LED2	ユーザー LED3	ユーザー LED4
ブートローダーが保守 モード	点灯	消灯	消灯	消灯
Linux の起動中	点灯	点灯	消灯	消灯
Linux が起動完了	点灯	消灯	消灯	消灯

ユーザー LED の位置については、「図 6.41. ユーザー LED の位置」を参照してください。

5.2. ログイン

起動が完了するとログインプロンプトが表示されます。「表 5.1. シリアルコンソールログイン時のユー ザ名とパスワード」に示すユーザでログインすることができます。 表 5.1 シリアルコンソールログイン時のユーザ名とパスワード

ユーザ名	パスワード	権限
root	root	root ユーザ
atmark	atmark	一般ユーザ

初めて機器を接続したときは、必ず以下の手順に従って、初期パスワードを変更してください。

1. root でログイン

初期パスワードを変更します。

```
[armadillo ~]# passwd
Enter new UNIX password: # 新しいパスワードを入力
Retype new UNIX password: # 再入力
```

2. atmark でログイン

初期パスワードを変更します。

```
[armadillo <sup>~</sup>]$ passwd
Enter new UNIX password: # 新しいパスワードを入力
Retype new UNIX password: # 再入力
[armadillo <sup>~</sup>]$
```



Armadillo-loT G3 はネットワークに接続されることを前提としている機器ですので、初期パスワードのままご利用になるとセキュリティリスクが 非常に高まります。セキュリティ強度の高いパスワードに変更され、その 後も適切にパスワードを運用されることを強くお勧めします。

5.3. debian のユーザを管理する

1. ユーザを作成

例として guest というユーザを作成します。

```
[armadillo ~]# adduser guest
Adding user `[user_name] ...
Adding new group `guest' (1001) ...
Adding new user `guest' (1001) with group `guest' ...
Creating home directory `/home/guest' ...
Copying files from `/etc/skel' ...
Enter new UNIX password: # パスワードを入力
Retype new UNIX password: # 再入力
passwd: password updated successfully
Changing the user information for guest
Enter the new value, or press ENTER for the default
Full Name []: # Enter を入力
Room Number []: # Enter を入力
Work Phone []: # Enter を入力
```

Home Phone []: # Enter を入力 Other []: # Enter を入力 Is the information correct? [Y/n] # Enter を入力

2. パスワードの変更

例として guest ユーザのパスワードを変更します。

[armadillo [~]]# **passwd guest** Enter new UNIX password: # 新しいパスワードを入力 Retype new UNIX password: # 再入力

3. sudo を許可する

例として guest ユーザに sudo を許可します。vi の使い方については、「4.6. vi エディタの 使用方法」を参照にしてください。

```
[armadillo ~]# visudo
...
# User privilege specification
root ALL=(ALL:ALL) ALL
guest ALL=(ALL:ALL) ALL # この行を追加します
...
```

4. ユーザを削除

例として guest ユーザを削除します。

[armadillo ~]# userdel guest



5.4. 終了方法

安全に終了させる場合は、次のようにコマンドを実行し、「System halted.」と表示されたのを確認してから電源を切断します。

[armadillo ~]# halt
Starting Synchronise Hardware Clock to System Clock..[OK] Stopped target Bluetooth.
[OK] Stopped target Sound Card.
Stopping User Manager for UID 0...
Stopping WPA supplicant...

Stopping Authenticate and Authorize Users to Run Privileged Tasks... Stopping Bluetooth service... [OK] Stopped target Graphical Interface. [OK] Stopped target Multi-User System. Stopping Modem Manager... Stopping Regular background program processing daemon... Stopping Network Manager... Stopping Lighttpd Daemon... IPv6: ADDRCONF(NETDEV UP): wlan0: link is not ready [OK] Stopped target Login Prompts. Stopping Getty on tty1... Stopping Serial Getty on ttymxc4... Stopping LSB: exim Mail Transport Agent... Stopping Avahi mDNS/DNS-SD Stack... Stopping D-Bus System Message Bus... Stopping System Logging Service... OK] Stopped Bluetooth service. Г] Stopped Modem Manager. Γ 0K Г OK] Stopped Regular background program processing daemon. Г 0K] Stopped Network Manager. Г 0K] Stopped Avahi mDNS/DNS-SD Stack. Г 0K] Stopped D-Bus System Message Bus. Г] Stopped System Logging Service. 0K Г] Stopped Lighttpd Daemon. 0K Ε] Stopped Authenticate and Authorize Users to Run Privileged Tasks. 0K] Stopped Getty on tty1. Γ 0K] Stopped Serial Getty on ttymxc4. Γ 0K Ε 0K] Stopped WPA supplicant. Ε 0K] Stopped User Manager for UID 0. Ε 0K] Unmounted /opt/license. Γ 0K] Stopped LSB: exim Mail Transport Agent. Ε] Stopped target Network is Online. 0K Stopping Login Service... Г] Removed slice user-0.slice. 0K Г 0K] Removed slice system-serial\x2dgetty.slice. OK] Removed slice system-getty.slice. Γ Stopping /etc/rc.local Compatibility... Г OK] Stopped /etc/rc.local Compatibility. Stopping Permit User Sessions... 0K] Stopped target Network. Г 0K] Stopped Login Service. Γ Γ OK] Stopped Permit User Sessions. Ε OK] Stopped target Remote File Systems. Ε 0K] Stopped target Remote File Systems (Pre). Ε 0K] Stopped target Basic System. Γ 0K] Stopped target Slices. Γ 0K] Stopped target Paths. 0K] Stopped target Timers. Ε Ε 0K] Stopped target Sockets.] Closed Avahi mDNS/DNS-SD Stack Activation Socket. Γ 0K Γ 0K] Closed Syslog Socket. Γ OK] Closed D-Bus System Message Bus Socket. Ε OK] Stopped target System Initialization. Stopping Load/Save RF Kill Switch Status of rfkill1... Stopping Load/Save RF Kill Switch Status of rfkill0... Stopping Update UTMP about System Boot/Shutdown... Ε OK] Stopped target Encrypted Volumes. Stopping Apply Kernel Variables...

Ε	0K	Stopped Apply Kernel Variables.	
		Stopping Load Kernel Modules	
Ε	0K	Stopped Load Kernel Modules.	
		Stopping LSB: Raise network interfaces	
Ε	0K	Stopped target Swap.	
Ε	0K	Removed slice User and Session Slice.	
Ε	0K	Stopped Load/Save RF Kill Switch Status of rfkill1.	
Ε	0K	Stopped Load/Save RF Kill Switch Status of rfkill0.	
Ε	0K	Stopped Update UTMP about System Boot/Shutdown.	
Ε	0K	Stopped LSB: Raise network interfaces	
		Stopping Load/Save Random Seed	
		Stopping Create Volatile Files and Directories	
Ε	0K	Stopped Create Volatile Files and Directories.	
Ε	0K	Stopped target Local File Systems.	
		Unmounting /run/user/0	
Ε	0K	Removed slice system-systemd\x2drfkill.slice.	
Ε	0K	Started Synchronise Hardware Clock to System Clock.	
Ε	0K	Stopped Load/Save Random Seed.	
Ε	0K	Unmounted /run/user/0.	
Ε	0K	Reached target Unmount All Filesystems.	
Ε	0K	Stopped target Local File Systems (Pre).	
		Stopping Create Static Device Nodes in /dev	
Ε	0K	Stopped Create Static Device Nodes in /dev.	
		Stopping Remount Root and Kernel File Systems	
Ε	0K	Stopped Remount Root and Kernel File Systems.	
Ε	0K	Reached target Shutdown.	
S	stem	shutdown[1]: Sending SIGTERM to remaining processes	
S	stem	journald[267]: Received SIGTERM from PID 1 (systemd-shutdow).	
S	stem	shutdown[1]: Sending SIGKILL to remaining processes	
S	stem	shutdown[1]: Unmounting file systems.	
S	stem	shutdown[1]: Unmounting /sys/fs/fuse/connections.	
S	stem	shutdown[1]: Unmounting /sys/kernel/config.	
S	stem	shutdown[1]: Unmounting /sys/kernel/debug.	
EX	T4-f	(mmcblk2p2): re-mounted. Opts: (null)	
EX	T4-f	(mmcblk2p2): re-mounted. Opts: (null)	
EX	T4-f	(mmcblk2p2): re-mounted. Opts: (null)	
S١	stem	shutdown[1]: All filesystems unmounted.	
S١	stem	shutdown[1]: Deactivating swaps.	
S١	stem	shutdown[1]: All swaps deactivated.	
S١	stem	shutdown[1]: Detaching loop devices.	
sy	stem	shutdown[1]: All loop devices detached.	
s١	stem	shutdown[1]: Detaching DM devices.	
S)	stem	shutdown[1]: All DM devices detached.	
S)	stem	shutdown[1]: Halting system.	
in	1x2-w	30280000.wdog: Device shutdown: Expect reboot!	
re	boot	System halted	

図 5.3 終了方法



ストレージにデータを書き込んでいる途中に電源を切断した場合、ファイ ルシステム、及び、データが破損する恐れがあります。ストレージをアン マウントしてから電源を切断するようにご注意ください。

6. 動作確認方法

6.1. 動作確認を行う前に

工場出荷状態でフラッシュメモリに書き込まれているイメージファイルは、最新版ではない可能性が あります。最新版のイメージファイルは、Armadillo サイトからダウンロード可能です。最新版のイメー ジファイルに書き換えてからのご使用を推奨します。

イメージファイルの書き換えについては、「11.イメージファイルの書き換え方法」を参照してください。

6.2. ネットワーク

ここでは、ネットワークの設定方法やネットワークを利用するアプリケーションについて説明します。

6.2.1. 接続可能なネットワーク

Armadillo-loT は、複数の種類のネットワークに接続することができます。接続可能なネットワークと Linux から使用するネットワークデバイスの対応を次に示します。

表 6.1 ネットワークとネットワークデバイス

ネットワーク	ネットワークデバイス	備考
有線 LAN	eth0	
無線 LAN	wlan0	AEH-AR9462 搭載
3G	ttyACM3	Gemalto 製 PDS6-J 搭載

6.2.2. ネットワークの設定方法

Armadillo-loT ゲートウェイ G3 では、通常の Linux システムと同様、ネットワークインターフェー スの設定は NetworkManager を使用します。NetworkManager はデフォルトで eth0(LAN のネット ワークインターフェース)が自動で up し、DHCP でネットワーク設定を取得するようになっています。

NetworkManager はすべてのネットワーク設定をコネクションとして管理します。コネクションには「どのようにネットワークへ接続するか」、「どのようにネットワークを作成するか」を記述し、/etc/ NetworkManager/system-connections/に保存します。 また、1つのデバイスに対して複数のコネクションを保存することは可能ですが、1つのデバイスに対して有効化にできるコネクションは1つだけです。

NetworkManager は、従来の/etc/network/interfaces を使った設定方法もサポートしていますが、 本書では nmcli を用いた方法を中心に紹介します。

6.2.2.1. nmcli について

nmcli は NetworkManager を操作するためのコマンドラインツールです。

「図 6.1. nmcli のコマンド書式」 に nmcli の書式を示します。このことから、nmcli は「オブジェクト(OBJECT)というものが存在し、それぞれのオブジェクトに対してコマンド(COMMAND)を実行する。」 という書式でコマンドを入力することがわかります。また、オブジェクトそれぞれに help が用意されていることもここから読み取れます。 nmcli [OPTIONS] OBJECT { COMMAND | help }

図 6.1 nmcli のコマンド書式

各オブジェクトについての詳しい情報は man nmcli を参照してください。



Armadillo-loT には nmcli の他ユーザーフレンドリーな nmtui もインス トールされていますが本書では取り扱いません。

6.2.3. nmcli の基本的な使い方

ここでは nmcli の、基本的な使い方を説明します。

6.2.3.1. コネクションの一覧

登録されているコネクションの一覧を確認するには、次のようにコマンドを実行します。^[1]

[armadillo ~] # nmcl	i connection		
NAME	UUID	TYPE	DEVICE
Wired connection 1	64e2e184-ede4-4cc6-ab70-0713d7cb0f0b	802-3-ethernet	eth0

図 6.2 コネクションの一覧

6.2.3.2. コネクションの有効化・無効化

コネクションを有効化するには、次のようにコマンドを実行します。

[armadillo ~]# nmcli connection up [ID]

図 6.3 コネクションの有効化

コネクションを無効化するには、次のようにコマンドを実行します。

[armadillo ~]# nmcli connection down [ID]

図 6.4 コネクションの無効化

6.2.3.3. コネクションの作成

コネクションを作成するには、次のようにコマンドを実行します。

^[1] nmcli connection show *[ID]*によって、より詳細な情報を表示することもできます。

[armadillo ~]# nmcli connection add con-name [ID] \ type [type] ifname [interface name]

図 6.5 コネクションの作成

[ID] にはコネクションの名前(任意)、[type] には ethernet, wifi といった接続タイプ、[interface name] にはインターフェース名(デバイス)を入力します。具体的なコネクションの作成方法はそれぞれの デバイスの章で説明します。



/etc/NetworkManager/system-connections/に[ID]の名前でコネクション ファイルが作成されます。これを vi などで編集しコネクションを修正する ことも可能です。

6.2.3.4. コネクションの削除

コネクションを削除するには、次のようにコマンドを実行します。

[armadillo ~]# nmcli connection delete [ID]

図 6.6 コネクションの削除



/etc/NetworkManager/system-connections/のコネクションファイルも同時に削除されます。

6.2.3.5. コネクションを修正する

具体的なコネクションの修正方法を紹介します。



無線 LAN、3G の設定情報を nmcli connection modify コマンドで編集す ると、パスフレーズ情報がリセットされます。 編集する際は、都度パスフ レーズも同時に設定してください。

無線 LAN のパスフレーズ設定方法は、「6.2.5. 無線 LAN」を参照してください。

3G のパスフレーズ設定方法は、「6.2.6.4.3. 3G のコネクション設定を編 集する場合の注意事項」を参照してください。



ネットワーク接続に関する不明な点については、ネットワークの管理者へ 相談してください。

6.2.3.5.1. 固定 IP アドレスに設定する

「表 6.2. 固定 IP アドレス設定例」の内容に設定する例を、「図 6.7. 固定 IP アドレス設定」に示します。

表 6.2 固定 IP アドレス設定例

項目	設定
IPアドレス	192.0.2.10
マスク長	24
デフォルトゲートウェイ	192.0.2.1

[armadillo ~]# nmcli connection modify *[ID]* \ ipv4.method manual ipv4.addresses "192.0.2.10/24 192.0.2.1"

図 6.7 固定 IP アドレス設定

6.2.3.5.2. DHCP に設定する

DHCP に設定する例を、「図 6.8. DHCP 設定」に示します。

[armadillo ~]# nmcli connection modify *[ID]* \ ipv4.method auto -ipv4.addresses "192.0.2.10/24 192.0.2.1"

図 6.8 DHCP 設定



-ipv4. addresses のように、プロパティ名の先頭に '-' を付けることで設定したプロパティを削除することができます。反対に '+' を付けることで プロパティを追加することができます。

6.2.3.5.3. DNS サーバーを指定する

DNS サーバーを指定する例を、「図 6.9. DNS サーバーの指定」に示します。

[armadillo ~]# nmcli connection modify [ID] ipv4.dns 192.0.2.10

図 6.9 DNS サーバーの指定

6.2.3.6. コネクションの修正を反映する

有効化されているコネクションをコネクションを修正した場合、かならず修正したコネクションを再 度有効化してください。

[armadillo ~]# nmcli connection down [ID] [armadillo ~]# nmcli connection up [ID]

図 6.10 コネクションの修正の反映

6.2.3.7. デバイスの一覧

デバイスの一覧(デバイス名、タイプ、状態、有効なコネクション)を確認するには、次のようにコマンドを実行します。^[2]

[armadillo ~]# nmcli device				
DEVICE	TYPE	STATE	CONNECTION	
eth0	ethernet	connected	Wired connection 1	
ttyACM3	gsm	disconnected		
wlan0	wifi	disconnected		
gre0	gre	unmanaged		
gretap0	gretap	unmanaged		
ip6gre0	ip6gre	unmanaged		
ip6tnl0	ip6tnl	unmanaged		
tunl0	ipip	unmanaged		
lo	loopback	unmanaged		
sit0	sit	unmanaged		
ip6_vti0	vti6	unmanaged		

図 6.11 デバイスの一覧

6.2.3.8. デバイスの接続

デバイスを接続するには、次のようにコマンドを実行します。

[armadillo ~]# nmcli device connect [ifname]

図 6.12 デバイスの接続



デバイスを接続するには、接続しようとしているデバイスの有効なコネク ションが必要です。"Error: neither a valid connection nor device given" というメッセージが表示された場合には、nmcli connection など で有効なコネクションがあるかを確認してください。

6.2.3.9. デバイスの切断

デバイスを切断するには、次のようにコマンドを実行します。

[armadillo ~]# nmcli device disconnect [ifname]

図 6.13 デバイスの切断

6.2.4. 有線 LAN

ここでは有線 LAN の使用方法について説明します。

また、nmcli device showから、より詳細な情報を表示することができます。

6.2.4.1. 有線 LAN インターフェース(eth0)のコネクションの作成

有線 LAN インターフェース用のコネクションを作成するには、次のようにコマンドを実行します。

[armadillo ~]# **nmcli connection add type ethernet ifname eth0** Connection 'ethernet-eth0' (ac491d33-9647-4096-8b91-5c7abcf5850d) successfully added.

図 6.14 有線 LAN インターフェース(eth0)のコネクションを作成

6.2.4.2. 有線 LAN のネットワーク設定を変更する

ネットワークの設定方法は「6.2.3.5. コネクションを修正する」を参照してください。コネクションを 修正を行った後にはかならず「6.2.3.6. コネクションの修正を反映する」を参考に、修正の反映を行って ください。

6.2.4.3. 有線 LAN の接続を確認する

有線 LAN で正常に通信が可能か確認します。設定を変更した場合、かならず変更したインターフェースを再度有効化してください。

同じネットワーク内にある通信機器と PING 通信を行います。以下の例では、通信機器が「192.0.2.20」 という IP アドレスを持っていると想定しています。

[armadillo ~]# **ping 192.0.2.20**

図 6.15 有線 LAN の PING 確認



有線 LAN 以外のコネクションが有効化されている場合、ネットワーク通 信に有線 LAN が使用されない場合があります。確実に有線 LAN の接続確 認をする場合は、事前に有線 LAN 以外のコネクションを無効化してくだ さい。

6.2.5. 無線 LAN

ここでは、Armadillo-loT に搭載されている無線 LAN モジュールの使用方法について説明します。

例として、WPA2-PSK(AES)のアクセスポイントに接続します。WPA2-PSK(AES)以外のアクセスポ イントへの接続方法などについては、man nm-settings を参考にしてください。また、以降の説明では、 アクセスポイントの ESSID を[essid]、パスフレーズを[passphrase]と表記します。

6.2.5.1. 無線 LAN アクセスポイントに接続する

無線 LAN アクセスポイントに接続するためには、次のようにコマンドを実行します。

[armadillo ~]# nmcli device wifi connect [essid] password [passphrase]

図 6.16 無線 LAN アクセスポイントに接続する

6.2.5.2. 無線 LAN(wlan0)のコネクションの作成

「6.2.5.1. 無線 LAN アクセスポイントに接続する」方法は簡単ですが、この方法は DHCP にしか対応 していません。そのため、無線 LAN を固定 IP にする場合や、細かなネットワーク設定を行うためには コネクションから作成する必要があります。

無線 LAN(wlanO)のコネクションの作成するためには、次のようにコマンドを実行します。

```
[armadillo ~]# nmcli connection add type wifi ifname wlan0 ssid [essid] ①
Connection 'wifi-wlan0' (d3cbb49d-b843-4dbf-94d5-7e7275449e8a) successfully added.
[armadillo ~]# nmcli connection modify wifi-wlan0 \ ②
802-11-wireless-security.key-mgmt wpa-psk \ ③
802-11-wireless-security.psk [passphrase]
```

図 6.17 無線 LAN(wlan0)のコネクションの作成

- type を wifi に設定し、無線 LAN のコネクションを作成します。
- 2 暗号化キー管理方式を wpa-psk に設定します。
- 3 パスフレーズを設定します。



接続先のアクセスポイントによっては、以下のようなメッセージが出力さ れ、アクセスポイントに接続できないことがあります。

```
wlan0: authenticate with 00:3a:9d:42:cc:92
wlan0: send auth to 00:3a:9d:42:cc:92 (try 1/3)
wlan0: authenticated
wlan0: associate with 00:3a:9d:42:cc:92 (try 1/3)
wlan0: RX AssocResp from 00:3a:9d:42:cc:92 (capab=0x431 status=0 aid=1)
wlan0: associated
cfg80211: Calling CRDA to update world regulatory domain
cfg80211: World regulatory domain updated:
cfg80211: DFS Master region: unset
cfg80211:
            (start_freq - end_freq @ bandwidth), (max_antenna_gain,
max eirp)
cfg80211:
            (2402000 KHz - 2472000 KHz @ 40000 KHz), (N/A, 2000 mBm)
cfg80211:
            (2457000 KHz - 2482000 KHz @ 40000 KHz), (N/A, 2000 mBm)
            (2474000 KHz - 2494000 KHz @ 20000 KHz), (N/A, 2000 mBm)
cfg80211:
            (5170000 KHz - 5250000 KHz @ 80000 KHz), (N/A, 2000 mBm)
cfg80211:
            (5250000 KHz - 5330000 KHz @ 80000 KHz), (N/A, 2000 mBm)
cfg80211:
            (5490000 KHz - 5730000 KHz @ 160000 KHz), (N/A, 2000 mBm)
cfg80211:
cfg80211:
            (5735000 KHz - 5835000 KHz @ 80000 KHz), (N/A, 2000 mBm)
            (57240000 KHz - 63720000 KHz @ 2160000 KHz), (N/A, 0 mBm)
cfg80211:
cfg80211: Calling CRDA for country: JP
cfg80211: Regulatory domain changed to country: JP
cfg80211: DFS Master region: JP
            (start_freq - end_freq @ bandwidth), (max_antenna_gain,
cfg80211:
max eirp)
            (2402000 KHz - 2482000 KHz @ 40000 KHz), (N/A, 2000 mBm)
cfg80211:
            (2474000 KHz - 2494000 KHz @ 20000 KHz), (N/A, 2000 mBm)
cfg80211:
cfg80211:
            (4910000 KHz - 4990000 KHz @ 40000 KHz), (N/A, 2300 mBm)
cfg80211:
            (5030000 KHz - 5090000 KHz @ 40000 KHz), (N/A, 2300 mBm)
```

لح

Ŀ

71

cfg80211: (5170000 KHz - 5250000 KHz @ 80000 KHz), (N/A, 2000 mBm) cfg80211: (5250000 KHz - 5330000 KHz @ 80000 KHz), (N/A, 2000 mBm) cfg80211: (5490000 KHz - 5710000 KHz @ 160000 KHz), (N/A, 2300 mBm)

6.2.5.3. 無線 LAN のネットワーク設定を変更する

ネットワークの設定方法は「6.2.3.5. コネクションを修正する」を参照してください。コネクションの 修正を行う際は「図 6.17. 無線 LAN(wlan0)のコネクションの作成」を参考にパスフレーズも合わせて 設定してください。 また、コネクションを修正を行った後にはかならず「6.2.3.6. コネクションの修正 を反映する」を参考に、修正の反映を行ってください。

6.2.5.4. 無線 LAN の接続を確認する

無線 LAN で正常に通信が可能か確認します。

同じネットワーク内にある通信機器と PING 通信を行います。以下の例では、通信機器が「192.0.2.20」 という IP アドレスを持っていると想定しています。

[armadillo ~]# ping 192.0.2.20

図 6.18 無線 LAN の PING 確認



無線 LAN 以外のコネクションが有効化されている場合、ネットワーク通 信に無線 LAN が使用されない場合があります。確実に無線 LAN の接続確 認をする場合は、事前に無線 LAN 以外のコネクションを無効化してくだ さい。

6.2.6. 3G

ここでは、Armadillo-loT に搭載されている 3G モジュール「Gemalto 製 3G 通信モジュール PDS6-J」の使用方法について説明します。



3G モジュール「Gemalto 製 3G 通信モジュール PDS6-J」はドコモ相互 接続性試験を完了しています。

6.2.6.1. 3G データ通信設定を行う前に

3G データ通信を利用するには、通信事業者との契約が必要です。契約時に通信事業者から貸与された microSIM(UIM カード)と APN 情報を準備します。



Armadillo-loT の 電 源 が 切 断 さ れ て い る こ と を 確 認 し て か ら microSIM(UIM カード)を取り付けてください。


本製品は、microSIM スロットを搭載しています。

SIM 変換アダプタを利用した nanoSIM、標準サイズの SIM カードを microSIM サイズにカットしたもの、サイズの異なるものを使用すると、 microSIM スロットが故障する原因となります。 これらを使用し本製品が 故障した場合は、保証期間内であっても保証適用外となります。

microSIM(UIM カード)の切り欠きを挿入方向と反対側に向け、刻印面を上にして挿入してください。



図 6.20 microSIM の取り付け

APN の設定を行うには、次に示す情報が必要です。

- · APN
- ・ユーザー名
- ・パスワード
- ・認証方式(PAP または CHAP)
- ・PDP Type(IP のみをサポート)

6.2.6.2. 3G のコネクションを作成する

「表 6.3. APN 情報設定例」の内容に設定する例を、「図 6.21. 3G のコネクションの作成」に示します。

表 6.3 APN 情報設定例

項目	設定
APN	[apn]
ユーザー名	[user]
パスワード	[password]

[armadillo ~]# nmcli connection add type gsm \ ifname ttyACM3 apn [apn] user [user] password [password] Connection 'gsm-ttyACM3' (a9e51a2d-bbee-443f-80ba-07b65c3097e8) successfully added.

図 6.21 3G のコネクションの作成

コネクションの作成後は、起動時に自動的にデータ接続を行うようになります。

6.2.6.3. 3G のデータ接続を行う

3Gのコネクションの作成直後や設定変更後に再起動をせずにデータ接続を行うには、「図 6.22.3Gのデータ接続」に示すコマンドを実行します。

[armadillo ~]# **nmcli connection up gsm-ttyACM3** Connection successfully activated (D-Bus active path: /org/freedesktop/NetworkManager/ ActiveConnection/5)

Ŷ

図 6.22 3G のデータ接続

6.2.6.4. 3Gの接続を確認する

3Gで正常に通信が可能か確認します。

アットマークテクノの Web サーバーと PING 通信を行います。VPN 接続を利用するなどインターネットに接続できない場合は、ネットワーク内の通信機器に読み替えてください。

[armadillo ~]# ping www.atmark-techno.com

図 6.23 3G の PING 確認



3G 以外のコネクションが有効化されている場合、ネットワーク通信に 3G が使用されない場合があります。確実に 3G の接続確認をする場合は、事 前に 3G のコネクションを無効化してください。



「図 6.21. 3G のコネクションの作成」でコネクションを作成しても、コネ クションを有効化できない状態になることがあります。 正しい APN 情報 を設定していてもコネクションを有効化できない場合は、以下のようにし て PDS6-J のリセットを行った後、コネクションを有効化できることがあ ります。

手順 6.1 PDS6-J のリセット方法 1. NetworkManager と ModemManager を終了します。 [armadillo ~]# service NetworkManager stop [armadillo ~]# service ModemManager stop 2. PDS6-Jをリセットするため、/dev/ttyACMO に接続し、AT コマンドを実行します。 [armadillo ~]# cu -l /dev/ttyACM0 -s 115200 Connected. AT^SMS0 ^SMSO: MS OFF 0K ^SHUTDOWN usb 2-1.2: USB disconnect, device number 5 cu: Got hangup signal Disconnected. [armadillo ~]# usb 2-1.2: new high-speed USB device number 6 using ci hd rc cdc acm 2-1.2:1.0: ttyACM0: USB ACM device cdc_acm 2-1.2:1.2: ttyACM1: USB ACM device cdc_acm 2-1.2:1.4: ttyACM2: USB ACM device cdc_acm 2-1.2:1.6: ttyACM3: USB ACM device cdc_acm 2-1.2:1.11: ttyACM4: USB ACM device cdc acm 2-1.2:1.13: ttyACM5: USB ACM device AT コマンドを実行します。 **A** 3. NetworkManager と ModemManager を起動します。 [armadillo ~]**# service ModemManager start** [armadillo ~]**# service NetworkManager start**

6.2.6.4.1. 3G のデータ接続を終了する

nmcli コマンドでデータ通信の終了を行う前に、3G 再接続サービスを停止します。3G 再接続サービスを停止せずにデータ通信の終了を実行した場合、同機能によって再度データ接続が開始されます。

3G 再接続サービスを停止したのち、データ通信を終了します。

[armadillo ~]# systemctl stop connection-recover.service [armadillo ~]# nmcli connection down gsm-ttyACM3

図 6.24 データ通信の終了

6.2.6.4.2. 3G のデータ接続を再開する

データ通信を開始します。

[armadillo ~]# nmcli connection up gsm-ttyACM3 [armadillo ~]# systemctl start connection-recover.service

図 6.25 データ通信の開始

6.2.6.4.3. 3G のコネクション設定を編集する場合の注意事項

3Gの設定情報をnmcli connection modify コマンドで編集する場合、パスワード情報がリセットされます。次に示すコマンドを実行し、都度パスワードを再設定してください。

[armadillo ~]# nmcli connection modify gsm-ttyACM3 gsm.password [password]

図 6.26 nmcli connection modify コマンドで 3G のパスフレーズを設定する

6.2.6.5. 3G 再接続サービス

3G 再接続サービスは 3G のデータ接続の状態を定期的に監視し、切断を検出した場合に再接続を行う サービスです。atmark-x1-base v1.5.0-1 以降(ルートファイルシステム: debian-jessiearmhf_aiotg3l_20170419.tar.gz 以降)で対応しています。

6.2.6.5.1. サービスの仕様

microSIM が接続されており、NetworkManager の有効な 3G のコネクション設定がされいるとき、 120 秒に一度、コネクションの状態を監視します。

コネクションが無効になっている場合、切断状態と判定しコネクションを有効にします。コネクションが有効になっている場合、特定の宛先に PING を実行します。PING がエラーになったとき切断状態と 判定し、コネクションの無効化・有効化を行うことで再接続を実施します。

コネクションの無効化・有効化による再接続が2回以上失敗した場合、3Gモジュールの動作異常と判断し、3Gモジュールの電源をOFF・ONして再接続を実施します。

6.2.6.5.2. 工場出荷状態の設定

工場出荷状態で有効化されており、システム起動時にサービスが自動的に開始されます。PING を実行 する宛先は、デフォルトで"8.8.8.8"です。ご利用の環境に合わせて設定ファイル(/etc/connectionrecover/gsm-ttyACM3_connection-recover.conf)を適宜変更してください。

6.2.6.5.3. 停止・開始

3G 再接続サービスを停止するには、次に示すコマンドを実行してください。

[armadillo ~]# systemctl stop connection-recover.service

図 6.27 3G 再接続サービスの停止

3G 再接続スクリプトを開始するには、次に示すコマンドを実行してください。

[armadillo ~]# systemctl start connection-recover.service

図 6.28 3G 再接続サービスの開始

6.2.6.6. ModemManager について

ここでは ModemMamager と、mmcli について説明します。

Armadillo-loT にはネットワークを管理する NetworkManager とは別に、モデムを管理する ModemManager がインストールされています。 ModemManager はモバイルブロードバンドデバイ ス(3G モジュールなど)の操作および、接続状況の管理などを行います。

ModemManager のコマンドラインツールである mmcli を使用することで、3G 通信の電波強度や SIM カードの情報(電話番号や IMEI など)を取得することが可能です。mmcli の詳しい使いかたについては man mmcli を参照してください。

6.2.6.6.1. 認識されているモデムの一覧を取得する

認識されているモデムの一覧を取得するには、次のようにコマンドを実行します。

[armadillo ~]# **mmcli -L**

Found 1 modems:

/org/freedesktop/ModemManager1/Modem/0 [Cinterion] PDS6-J

図 6.29 認識されているモデムの一覧の取得

6.2.6.6.2. モデムの情報を取得する

モデムの状態を取得するには、次のようにコマンドを実行します。

Ś

図 6.30 モデムの情報を取得する



6.2.6.6.3. microSIM の情報を取得する

microSIM の情報を取得するには、次のようにコマンドを実行します。

```
[armadillo ~]# mmcli -m 0
(省略)
------
SIM | path: '/org/freedesktop/ModemManager1/SIM/[number] # [number]を次のコマンドで指定
(省略)
[armadillo ~]# mmcli -i [number]
SIM '/org/freedesktop/ModemManager1/SIM/0'
------
Properties | imsi : 'XXXXXXXXXXXXXX
| id : 'XXXXXXXXXXXXXXXX
| operator id : 'XXXXXXXXXXXXXXXX
| operator name : 'XXXXXXXXXXXXXX
```

図 6.31 microSIM の情報を取得する

6.2.6.6.4. 回線情報を取得する

回線情報を取得するには、次のようにコマンドを実行します。

Ś

```
[armadillo ~]# mmcli -m 0
(省略)
-----
Bearers | paths: '/org/freedesktop/ModemManager1/Bearer/[number] # [number]を次のコマン
ドで指定
[armadillo ~]# mmcli -b [number]
Bearer '/org/freedesktop/ModemManager1/Bearer/0'
       _____
 Status
                  connected: 'yes'
                   suspended: 'no'
                   interface: 'ttyACM3'
IP timeout: '20'
                  _____
                            apn: 'XXXXXXXXXXXXX
                   Properties
                       roaming: 'allowed'
                   IP type: 'none'
                           user: 'XXXX'
                        password: 'XXXX'
                         number: '*99#'
                    | Rm protocol: 'unknown'
 IPv4 configuration | method: 'ppp'
                     address: 'unknown'
                      prefix: '0'
                      gateway: 'unknown'
                   DNS: none
                   IPv6 configuration | method: 'unknown'
```

図 6.32 回線情報を取得する

6.2.7. NetworkManager による設定例

ここでは、「図 6.33. ネットワーク構成図」を例にとって Network Manager を使った設定例を紹介します。



図 6.33 ネットワーク構成図

表	6.4	ネッ	トワ	ワーク	のア	ドレ	レス情報
---	-----	----	----	-----	----	----	------

ノード名	ネットワークデバイス	IP アドレス	ネットワークアドレス
Armadillo	eth0	192.168.0.2	192.168.0.0/24
	wlan0	172.16.xxx.xxx ^[a]	172.16.0.0/16 ^[a]
	ttyACM3 ^[b]	xxx.xxx.xxx.xxx ^[a]	xxx.xxx.xxx.xxx ^[a]
Router	eth0	192.168.0.1	192.168.0.0/24
	eth1	192.168.10.1	192.168.10.0/24
Server	eth0	192.168.10.2	192.168.10.0/24
Access Point	eth0	172,16.0.1	172.16.0.0/16

^[a]DHCP による自動取得 ^[b]3G モジュールのネットワークデバイス

6.2.7.1. ネットワーク設定手順

「図 6.33. ネットワーク構成図」に示すネットワークを構築する際のネットワーク設定手順は以下のようになります。なお、作成したコネクションは/etc/NetworkManager/system-connections/に保存され、 Armadilloの再起動後も有効化されます。

手順 6.2 ネットワーク設定手順

1. eth0, ttyACM3, wlan0 の状態が disconnected になっていることを確認します。

[armadill	o ~] # nmcl	i device	
DEVICE	TYPE	STATE	CONNECTION
eth0	ethernet	disconnected	
ttyACM3	gsm	disconnected	
wlan0	wifi	disconnected	
gre0	gre	unmanaged	
gretap0	gretap	unmanaged	
ip6gre0	ip6gre	unmanaged	
ip6tnl0	ip6tnl	unmanaged	
tunl0	ipip	unmanaged	
lo	loopback	unmanaged	
sit0	sit	unmanaged	
ip6_vti0	vti6	unmanaged	

disconnected 以外の状態になっていた場合、「表 6.5. デバイスの状態を disconnected に する方法」に従い、各デバイスの状態を disconnected にしてください。

デバイスの状態	対処方法
unmanaged	/etc/network/interfaces にデバイスの設定が記 述されていないか確認してください。記述されて いた場合は、その記述を削除してください。
unavailable	LAN ケーブルが抜けていないか確認してくださ い。抜けていた場合、LAN ケーブルを接続してく ださい。
connecting	デバイスを使用したコネクションを有効化する処 理が実行されています。「図 6.4. コネクションの 無効化」を参照してコネクションを無効化してく ださい。
connected	デバイスを使用してコネクションが有効化されて います。「図 6.4. コネクションの無効化」を参照 してコネクションを無効化してください。

表 6.5 デバイスの状態を disconnected にする方法

2. 無線 LAN(wlan0)の設定を行います。

```
[armadillo ~]# nmcli connection add type wifi ifname wlan0 ssid [essid] 
[armadillo ~]# nmcli connection modify wifi-wlan0 ipv4.never-default yes 
[armadillo ~]# nmcli connection modify wifi-wlan0 \
802-11-wireless-security.key-mgmt wpa-psk \
802-11-wireless-security.psk [passphrase] 
[armadillo ~]# nmcli connection down wifi-wlan0 
[armadillo ~]# nmcli connection up wifi-wlan0 
[armadillo ~]# nmcli connection up wifi-wlan0
```



5 無線 LAN(wlan0)のコネクションを有効化します。

3. 有線 LAN インターフェース(eth0)の設定を行います。

```
[armadillo ~]# nmcli connection add type ethernet ifname eth0 
[armadillo ~]# nmcli connection modify ethernet-eth0 ipv4.method manual \
ipv4.addresses "192.168.0.2/24" 
[armadillo ~]# nmcli connection modify ethernet-eth0 \
ipv4.routes "192.168.10.0/24 192.168.0.1" 
[armadillo ~]# nmcli connection modify ethernet-eth0 ipv4.never-default yes 
[armadillo ~]# nmcli connection down ethernet-eth0 5
[armadillo ~]# nmcli connection up ethernet-eth0 6
```

- 有線 LAN インターフェース(ethO)のコネクションを作成します。
- 2 有線 LAN インターフェース(eth0)のコネクションに固定 IP アドレスを設定します。
- ❸ 有線 LAN インターフェース(ethO)のコネクションに経路情報を追加します。
- ④ 有線 LAN インターフェース(eth0)のコネクションのデフォルトゲートウェイを無効化します。
- ⑤ 修正を反映させるため、一旦、有線 LAN インターフェース(eth0)のコネクションを無効化します。
- 6 有線 LAN インターフェース(ethO)のコネクションを有効化します。
- 4. 3G(ttyACM3)の設定を行います。

[armadillo ~]# nmcli connection add type gsm ifname ttyACM3 apn [apn] user [user] password [password]

0

3G(ttyACM3)のコネクションを作成します。

5. eth0, ttyACM3, ppp0, wlan0 の状態が connected になっていることを確認します。

[armadill	o ~] # nmcl	i device	
DEVICE	TYPE	STATE	CONNECTION
eth0	ethernet	connected	ethernet-eth0
ttyACM3	gsm	connected	gsm-ttyACM3
ррр0	unknown	connected	ppp0
wlan0	wifi	connected	wifi-wlan0
gre0	gre	unmanaged	
gretap0	gretap	unmanaged	
ip6gre0	ip6gre	unmanaged	
ip6tnl0	ip6tnl	unmanaged	
tunl0	ipip	unmanaged	
lo	loopback	unmanaged	
sit0	sit	unmanaged	
ip6_vti0	vti6	unmanaged	

Ŀ

6. ルーティングテーブルを確認します。

[armadillo ~]# Kernel IP routi	route ng table						
Destination	Gateway	Genmask	Flags	Metric	Ref	Use	Iface
default	xxx. xxx. xxx. xxx	0.0.0.0	UG	1024	0	0	ррр0
link-local	*	255.255.0.0	U	1000	0	0	wlan0
172.16.0.0	*	255.255.0.0	U	0	0	0	wlan0
192.168.0.0	*	255.255.255.0	U	0	0	0	eth0
192.168.10.0	192.168.0.1	255.255.255.0	UG	1	0	0	eth0

6.2.8. ファイアーウォール

Armadillo では、簡易ファイアーウォールが動作しています。設定されている内容を参照するには、「図 6.34. iptables」のようにコマンドを実行してください。

[armadillo ~]# iptables --list

図 6.34 iptables

6.2.9. ネットワークアプリケーション

工場出荷イメージで利用することができるネットワークアプリケーションについて説明します。



ATDE と Armadillo のネットワーク設定がデフォルト状態であることを想 定して記述しています。ネットワーク設定を変更している場合は適宜読み 換えてください。

6.2.9.1. HTTP サーバー

Armadillo では、HTTP サーバーが動作しています。ATDE などの PC の Web ブラウザから Armadillo の URL (http://[Armadillo の IP アドレス]/ にアクセスすると、lighttpd のトップページ(index.html)が 表示されます。

							_	-
192.0.2.10			~ C	4 検索	2	7 🖽	•	_
		Placehol	der page					
	The owner of thi	s web site has not put up a	any web pages yet. Plea	se come back later.				
You should re	place this page	with your own w	reb pages as	soon as possi	ble.			
Unless you changed its c	onfiguration, your new server	is configured as follows:						
 Configuration files The DocumentRoot, w CGI scripts are loc "lighty-enable-m Log files are place /lighttpd. The default directo /index.html if it e You can enable user 	: can be found in /etc/light! hich is the directory under ked for in /usr/lib/cgi-bin, od cgi ¹ . d in /var/log/lighttpd, and u rry index is index.html, mean xists (assuming that /var/ww directories by using command	od. Please read /etc/light! which all your HTML files si which is where Debian pack will be rotated weekly. The ing that requests for a dir is your DocumentRoot). d "lighty-enable-mod use	pd/conf-available/READ hould exist, is set to ages will place their s frequency of rotation ectory /foo/bar/ will g erdir"	<pre>IE file. /var/www. ccripts. You can enable can be easily changed b ive the contents of the</pre>	cgi module by u vy editing /etc/ e file /var/www/	sing c logrot foo/ba	command ate.d	
About this pa	ge							
This is a placeholder pa	ge installed by the Debian re	lease of the <mark>Lighttpd ser</mark>	rver package.					
This computer has instal about it.	led the Debian GNU/Linux oper	ating system, but it has no	othing to do with the D	ebian Project. Please d	o not contact t	he Deb	ian Proj	ject
If you find a bug in thi this package, can be fou	s Lighttpd package, or in Lig nd in the <mark>Debian Bug Track</mark>	httpd itself, please file a <mark>ing System.</mark>	a bug report on it. Ins	tructions on doing this	, and the list	of kno	wn bugs	of

図 6.35 Armadillo トップページ

6.3. ストレージ

Armadillo-loT でストレージとして使用可能なデバイスを次に示します。

表 6.6 ストレージデバイス

デバイス種類	ディスクデバイス	先頭パーティション	インターフェース
SD/SDHC/SDXC カード	/dev/mmcblk* ^[a]	/dev/mmcblk*p1	SD インターフェース(CON4)
USB フラッシュメモリ	/dev/sd* ^[b]	/dev/sd*1	USB ホストインターフェース(CON7)

^[a]microSD/microSDHC/microSDXC カードを接続した場合は、認識された順に mmcblk0 mmcblk1 となります。 ^[b]USB ハブを利用して複数の USB メモリを接続した場合は、認識された順に sda sdb sdc ... となります。

6.3.1. ストレージの使用方法

ここでは、SDHC カードを接続した場合を例にストレージの使用方法を説明します。以降の説明では、 共通の操作が可能な場合に、SD/SDHC/SDXC カードを SD カードと表記します。



SDXC/microSDXC カードを使用する場合は、事前に「6.3.2. ストレージ のパーティション変更とフォーマット」を参照してフォーマットを行う必 要があります。これは、Linux カーネルが exFAT ファイルシステムを扱 うことができないためです。通常、購入したばかりの SDXC/microSDXC カードは exFAT ファイルシステムでフォーマットされています。

Linux では、アクセス可能なファイルやディレクトリは、一つの木構造にまとめられています。あるストレージデバイスのファイルシステムを、この木構造に追加することを、マウントするといいます。マウントを行うコマンドは、mount です。

mount コマンドの典型的なフォーマットは、次の通りです。

mount [-t fstype] device dir

図 6.36 mount コマンド書式

-t オプションに続く fstype には、ファイルシステムタイプを指定します^[3]。FAT32 ファイルシステムの場合は vfat^[4]、EXT4 ファイルシステムの場合は ext4 を指定します。

device には、ストレージデバイスのデバイスファイル名を指定します。SD カードのパーティション 1 の場合は/dev/mmcblk0p1、パーティション 2 の場合は/dev/mmcblk0p2 となります。

dir には、ストレージデバイスのファイルシステムをマウントするディレクトリを指定します。

SD スロットに SDHC カードを挿入した状態で「図 6.37. ストレージのマウント」に示すコマンドを 実行すると、/mnt ディレクトリに SDHC カードのファイルシステムをマウントします。SD カード内の ファイルは、/mnt ディレクトリ以下に見えるようになります。

[armadillo ~]# mount -t vfat /dev/mmcblk0p1 /mnt

図 6.37 ストレージのマウント

ストレージを安全に取り外すには、アンマウントする必要があります。アンマウントを行うコマンド は、umountです。オプションとして、アンマウントしたいデバイスがマウントされているディレクト リを指定します。

[armadillo ~]# umount /mnt

図 6.38 ストレージのアンマウント

6.3.2. ストレージのパーティション変更とフォーマット

通常、購入したばかりの SDHC カードや USB メモリは、一つのパーティションを持ち、FAT32 ファ イルシステムでフォーマットされています。

パーティション構成を変更したい場合、fdisk コマンドを使用します。fdisk コマンドの使用例として、 一つのパーティションで構成されている SD カードのパーティションを、2 つに分割する例を「図 6.39. fdisk コマンドによるパーティション変更」に示します。一度、既存のパーティションを削除してから、 新たにプライマリパーティションを二つ作成しています。先頭のパーティションには 100MByte、二つ めのパーティションに残りの容量を割り当てています。先頭のパーティションは/dev/mmcblkOp1、二 つめは/dev/mmcblkOp2 となります。fdisk コマンドの詳細な使い方は、man ページ等を参照してくだ さい。

[armadillo ~]# fdisk /dev/mmcblk0

The number of cylinders for this disk is set to 62528.

^[3]ファイルシステムタイプの指定は省略可能です。省略した場合、mount コマンドはファイルシステムタイプを推測します。この 推測は必ずしも適切なものとは限りませんので、事前にファイルシステムタイプが分かっている場合は明示的に指定してください。 ^[4]通常、購入したばかりの SDHC カードは FAT32 ファイルシステムでフォーマットされています。

```
There is nothing wrong with that, but this is larger than 1024,
and could in certain setups cause problems with:
1) software that runs at boot time (e.g., old versions of LILO)
2) booting and partitioning software from other OSs
   (e.g., DOS FDISK, OS/2 FDISK)
Command (m for help): d
Selected partition 1
Command (m for help): n
Command action
  e extended
  p primary partition (1-4)
D
Partition number (1-4): 1
First cylinder (1-62528, default 1):
Using default value 1
Last cylinder or +size or +sizeM or +sizeK (1-62528, default 62528): +100M
Command (m for help): n
Command action
     extended
  е
      primary partition (1-4)
  р
р
Partition number (1-4): 2
First cylinder (3054-62528, default 3054):
Using default value 3054
Last cylinder or +size or +sizeM or +sizeK (3054-62528, default 62528):
Using default value 62528
Command (m for help): w
The partition table has been altered!
Calling ioctl() to re-read partition table.
mmcblk0: p1 p2
mmcblk0: p1 p2
Syncing disks.
```

図 6.39 fdisk コマンドによるパーティション変更

FAT32 ファイルシステムでストレージデバイスをフォーマットするには、mkfs.vfat コマンドを使用 します。また、EXT3 では mkfs.ext3 コマンドを、EXT4 では mkfs.ext4 コマンドを使用します。SD カードのパーティション 1 を EXT4 ファイルシステムでフォーマットするコマンド例を、次に示します。

[armadillo ~]# mkfs.ext4 /dev/mmcblk0p1

図 6.40 EXT4 ファイルシステムの構築

6.4. LED

Armadillo-loT の LED は、GPIO が接続されているためソフトウェアで制御することができます。

利用しているデバイスドライバは LED クラスとして実装されているため、LED クラスディレクトリ以下のファイルによって LED の制御を行うことができます。LED クラスディレクトリと各 LED の対応を次に示します。

LED クラスディレクトリ	インターフェース	デフォルトトリガ
/sys/class/leds/led1/	ユーザー LED1	default-on
/sys/class/leds/led2/	ユーザー LED2	default-on
/sys/class/leds/led3/	ユーザー LED3	none
/sys/class/leds/led4/	ユーザー LED4	none

表 6.7 LED クラスディレクトリと LED の対応

Armadillo-loT の外観から見たユーザー LED の位置を次に示します。



図 6.41 ユーザー LED の位置

以降の説明では、任意の LED を示す LED クラスディレクトリを"/sys/class/leds/[LED]"のように表記します。

6.4.1. LED を点灯/消灯する

LED クラスディレクトリ以下の brightness ファイルへ値を書き込むことによって、LED の点灯/消灯 を行うことができます。brightness に書き込む有効な値は 0~255 です。

brightness に 0 以外の値を書き込むと LED が点灯します。

[armadillo ~]# echo 1 > /sys/class/leds/[LED]/brightness

図 6.42 LED を点灯させる



Armadillo-loT の LED には輝度制御の機能が無いため、0 (消灯)、1~255 (点灯)の 2 つの状態のみ指定することができます。

brightness に 0 を書き込むと LED が消灯します。

[armadillo ~]# echo 0 > /sys/class/leds/[LED]/brightness

図 6.43 LED を消灯させる

brightness を読み出すと LED の状態が取得できます。

[armadillo ~]# cat /sys/class/leds/[LED]/brightness

図 6.44 LED の状態を表示する

6.4.2. トリガを使用する

LED クラスディレクトリ以下の trigger ファイルへ値を書き込むことによって LED の点灯/消灯にト リガを設定することができます。trigger に書き込む有効な値を次に示します。

表 6.8 trigger の種類

設定	説明
none	トリガを設定しません。
mmc0	SD インターフェース(CON4)のアクセスランプにします。
mmc2	eMMC のアクセスランプにします。
timer	任意のタイミングで点灯/消灯を行います。この設定にすることにより、LED クラスディレクトリ以下に delay_on, delay_off ファイルが出現し、それぞれ点灯時間, 消灯時間をミリ秒単位で指定します。
heartbeat	心拍のように点灯/消灯を行います。
default-on	主に Linux カーネルから使用します。LED が点灯します。

以下のコマンドを実行すると、LED が2秒点灯、1秒消灯を繰り返します。

[armadillo ~]# echo timer > /sys/class/leds/[LED]/trigger [armadillo ~]# echo 2000 > /sys/class/leds/[LED]/delay_on [armadillo ~]# echo 1000 > /sys/class/leds/[LED]/delay_off

図 6.45 LED のトリガに timer を指定する

trigger を読み出すと LED のトリガが取得できます。"[]"が付いているものが現在のトリガです。

[armadillo ~]# **cat** /**sys/class/leds/[LED]/trigger** [none] rc-feedback nand-disk mmc0 mmc2 timer oneshot heartbeat backlight gpio de fault-on rfkill0 phy0rx phy0tx phy0assoc phy0radio phy0tpt rfkill1

図 6.46 LED のトリガを表示する

6.5. RTC

Armadillo-loT は、Board Management IC の RTC 機能を利用しています。

電源が切断されても時刻を保持させたい場合は、RTC バックアップインターフェース(CON13)に外付 けバッテリー(対応バッテリー例: CR1220)を接続することができます。

6.5.1. RTC に時刻を設定する

Linux の時刻には、Linux カーネルが管理するシステムクロックと、RTC が管理するハードウェアクロックの2種類があります。RTC に時刻を設定するためには、まずシステムクロックを設定します。その後に、ハードウェアクロックをシステムクロックと一致させる手順となります。

システムクロックは、date コマンドを用いて設定します。date コマンドの引数には、設定する時刻を [MMDDhhmmCCYY.ss]というフォーマットで指定します。時刻フォーマットの各フィールドの意味を 次に示します。

表 6.9 時刻フォーマットのフィールド

フィールド	意味
MM	月
DD	日(月内通算)
hh	時
mm	分
CC	年の最初の2桁(省略可)
ΥY	年の最後の2桁(省略可)
SS	秒(省略可)

2015年6月2日12時34分56秒に設定する例を次に示します。

[armadillo ⁻]# date ① Sat Jan 1 09:00:00 JST 2000 [armadillo ⁻]# date 060212342015.56 ② Tue Jun 2 12:34:56 JST 2015 [armadillo ⁻]# date ③ Tue Jun 2 12:34:57 JST 2015

① 現在のシステムクロックを表示します。

2 システムクロックを設定します。

3 システムクロックが正しく設定されていることを確認します。

図 6.47 システムクロックを設定



Armadillo-loT が接続しているネットワーク内にタイムサーバーがある場合は、NTP(Network Time Protocol)クライアントを利用してシステムクロックを設定することができます。

[armadillo ~]# ntpdate [NTP SERVER]
2 Jun 12:34:56 ntpdate[742]: adjust time server x.x.x.x offset 0.004883
sec
[armadillo ~]# date
Tue Jun 2 12:34:57 JST 2015

システムクロックを設定後、ハードウェアクロックを hwclock コマンドを用いて設定します。

[armadillo ~]# hwclock ① Sat Jan 1 00:00:00 2000 0.000000 seconds [armadillo ~]# hwclock --utc --systohc ② [armadillo ~]# hwclock --utc ③ Tue Jun 2 12:35:08 2015 -0.897934 seconds

- 1 現在のハードウェアクロックを表示します。
- 2 ハードウェアクロックを協定世界時(UTC)で設定します。
- **3** ハードウェアクロックが UTC で正しく設定されていることを確認します。

図 6.48 ハードウェアクロックを設定

6.6. ユーザースイッチ

Armadillo-loT のユーザースイッチのデバイスドライバは、インプットデバイスとして実装されていま す。インプットデバイスのデバイスファイルからボタンプッシュ/リリースイベントを取得することがで きます。

ユーザースイッチのインプットデバイスファイルと、各スイッチに対応したイベントコードを次に示 します。

ユーザースイッチ	インプットデバイスファイル	イベントコード
SW1		2 (KEY_1)
SW2	/dev/input/event1	3 (KEY_2)
SW3		4 (KEY_3)

表 6.10 インプットデバイスファイルとイベントコード



インプットデバイスは検出された順番にインデックスが割り振られます。 USB デバイスなどを接続してインプットデバイスを追加している場合は、 デバイスファイルのインデックスが異なる可能性があります。

6.6.1. イベントを確認する

ユーザースイッチのボタンプッシュ/リリースイベントを確認するために、ここでは evtest コマンド を利用します。evtest を停止するには、Ctrl+c を入力してください。

```
[armadillo ~]# evtest /dev/input/event1
Input driver version is 1.0.1
Input device ID: bus 0x19 vendor 0x1 product 0x1 version 0x100
Input device name: "gpio-keys"
Supported events:
 Event type 0 (EV SYN)
 Event type 1 (EV KEY)
   Event code 2 (KEY_1)
   Event code 3 (KEY 2)
   Event code 4 (KEY_3)
Properties:
Testing ... (interrupt to exit)
Event: time 1458887649.091957, type 1 (EV KEY), code 3 (KEY 2), value 1 🛈
Event: time 1458887649.091957, ----- EV SYN ------
Event: time 1458887650.311954, type 1 (EV_KEY), code 3 (KEY_2), value 0 2
Event: time 1458887650.311954, ----- EV SYN -----
                :
[armadillo ~]#
```

2 SW2 のボタンリリースイベントを検出したときの表示。

```
図 6.49 ユーザースイッチ: イベントの確認
```

6.7. 温度センサ

Armadillo-loT の温度センサーは、i.MX 7Dual の TEMPMON(Temperature Monitor)を利用しています。

6.7.1. 温度を取得する

/sys/class/thermal/thermal_zone1/temp ファイルの値を読み出すことによって、i.MX 7Dual の測定 温度を取得することができます。

[armadillo ~]# cat /sys/class/thermal/thermal_zone1/temp 50000 **1**

① 温度はミリ℃の単位で表示されます。この例では 50.000℃ を示しています。

図 6.50 i.MX 7Dual の測定温度を取得する

6.8. AD コンバーター

Armadillo-loT G3 は、BMIC(Board Management IC)の AD コンバーター機能により、電源電圧および RTC バックアップインターフェース(CON13)に接続された外付けバッテリーの電圧を取得することができます。

6.8.1. 電圧を取得する

電源電圧は、分圧されて AD コンバーターへ入力されています。電源電圧を取得するためには、まず AD コンバーターへの入力電圧を取得する必要があります。 外部バッテリーの電圧は分圧されていない ため、AD コンバーターの入力電圧がそのまま外部バッテリーの電圧となります。

AD コンバーターは IIO(Industrial I/O) デバイスとして実装しています。 /sys/bus/iio/devices/ iio:device0/ディレクトリ以下のファイルから入力電圧を算出することができます。

IIO デバイスは、デバイスを認識した順番で iio:deviceN (N は'0'からの連番)となります。IIO デバイスは、IIO デバイス名から特定することができます。BMIC の AD コンバーターの IIO デバイス名は "3-0012"です。

[armadillo ~]# **cat /sys/bus/iio/devices/iio:device0/name** 3-0012

AD コンバータへの入力電圧は、AD 変換値と最小入力電圧変動から算出する事ができます。

[AD コンバータへの入力電圧 (mV)] = [in_voltage_raw] × [in_voltage_scale]

図 6.51 AD コンバータへの入力電圧の計算式

/sys/bus/iio/devices/iio:device0/ディレクトリ以下にある、入力電圧の算出に必要なファイルを次 に示します。

表 6.11 入力電圧の算出に必要なファイル

ファイル	説明
in_voltage0_raw	シングルエンド入力 CHO(電源電圧)の AD 変換値
in_voltage1_raw	シングルエンド入力 CH1 (外部バッテリー電圧)の AD 変換値
in_voltage_scale	シングルエンド入力の最小入力電圧変動

例として、電源電圧の取得方法について記載します。

[armadillo ~]# cat /sys/bus/iio/devices/iio:device0/in_voltage0_raw
1766
[armadillo ~]# cat /sys/bus/iio/devices/iio:device0/in_voltage_scale
0.714111328

図 6.52 AD コンバーターへの入力電圧を取得する

「図 6.52. AD コンバーターへの入力電圧を取得する」の例では、AD コンバーターの入力電圧は、約 1.261V (1766 × 0.714111328 [mV])である事がわかります。

AD コンバーターへの入力電圧から、電源電圧を求める計算式を次に示します。

[電源電圧 (mV)] = [AD コンバーターへの入力電圧] × (200 + 24) ÷ 24

図 6.53 電源電圧の計算式

「図 6.52. AD コンバーターへの入力電圧を取得する」を例にとると、AD コンバーターの入力電圧 1.261V から、電源電圧は約 11.770V であることを求めることができます。

awk コマンドを利用して、次のように電源電圧を表示することができます。

[armadillo ~]# adin_raw=`cat /sys/bus/iio/devices/iio:device0/ in_voltage0_raw` [armadillo ~]# adin_scale=`cat /sys/bus/iio/devices/iio:device0/ in_voltage_scale` [armadillo ~]# echo \$adin_raw \$adin_scale | awk '{printf ("%d\n",\$1* \$2*(200+24)/24)}' 11770

^لک لک

لے

92

6.8.2. 電源電圧を監視する

vintrigger コマンドを利用して、電源電圧が指定した電圧になった場合に任意のコマンドを実行させることができます。



vintrigger コマンドのヘルプは次の通りです。

```
[armadillo ~]# vintrigger
Usage: vintrigger -o|-u VOLTAGE [-i INTERVAL] [COMMAND ARGS]
Options:
  -o, --over=VOLTAGE
      Execute the program COMMAND when the detected voltage is equal
      to or over the VOLTAGE[mV].
  -u, --under=VOLTAGE
      Execute the program COMMAND when the detected voltage is equal
      to or under the VOLTAGE[mV].
VOLTAGE: Range: 0 - 28980
  -i, --interval=INTERVAL
      Compare with Vin to the VOLTAGE at INTERVAL second intervals.
INTERVAL: Range: 0 - 4294967295 (Default: 60)
  -h, --help
     Print usage(this message) and exit.
  -v, --version
      Print version information and exit.
```

図 6.54 vintrigger コマンドのヘルプ

30 秒間隔で電源電圧を監視し、11000mV(11V)以下になった場合に、LED2 を点灯させる例を次に 示します。

[armadillo ~]# vintrigger -u 11000 -i 30 echo 1 > /sys/class/leds/led2/brightness

図 6.55 vintrigger コマンド例

```
vintrigger コマンドのログは/var/log/messages ファイルに出力されます。

[armadillo <sup>-</sup>]# cat /var/log/messages

:

Jul 1 09:38:52 armadillo-iotg vintrigger[812]: waiting for an under

range alert (11000 mV).①

Jul 1 09:38:52 armadillo-iotg vintrigger[812]: exceeded the limit.

executing command. ②
```

Ą

1 指定した電圧(11000mV)以下になることを待機します。
 2 指定した電圧に達したのでコマンドを実行します。

6.9. Armadillo-loT RS232C アドオンモジュール RS00

Armadillo-loT RS232C アドオンモジュール RS00(以降、RS232C アドオンモジュールと記載しま す)は RS232C レベルのシリアルポートが 1 ポート搭載されています。RS232C アドオンモジュールの シリアルポートのデバイスドライバは、TTY デバイスとして実装されているため TTY デバイスファイル から制御を行うことができます。RS232C アドオンモジュールの詳細は「19.1. Armadillo-loT RS232C アドオンモジュール RS00」を参照して下さい。

RS232C アドオンモジュールを接続するアドオンインターフェースと、TTY デバイスファイルの対応 を次に示します。

表 6.12 アドオンインターフェースと TTY デバイスファイル

アドオンインターフェース	TTY デバイスファイル
CON1	/dev/ttymxc0
CON2	/dev/ttymxc1



工場出荷状態の開発セットは、CON1 に RS232C アドオンモジュールが 接続されています。



RS232C アドオンモジュールが接続されているアドオンインターフェー スは、Linux カーネルの起動ログで確認することができます。CON1 に接 続されている場合は次のように出力されます。

Atmark Techno RS232C board detected at CON1(Rev 2, SerialNumber=xxxx).



Linux カーネル 3.14.38-at2 以前(カーネルイメージ ulmage-x1-v2.00 以前)をご利用の場合、ソフトウェアの制約により、利用可能な最大ボー レートは 1500000 [Baud] となります。

6.10. Armadillo-loT 絶縁 RS232C/422/485 アドオンモジュー ル RS01

Armadillo-loT 絶縁 RS232C/422/485 アドオンモジュール RS01(以降、絶縁シリアルアドオンモジュールと記載します)は、電気的に絶縁された RS232C/RS422/RS485 のシリアルポートが 1 ポート登載されています。絶縁シリアルアドオンモジュールのシリアルポートのデバイスドライバは、TTY デバイスとして実装されているため TTY デバイスファイルから制御を行うことができます。絶縁シリア ルアドオンモジュールの詳細は「19.2. Armadillo-loT 絶縁 RS232C/422/485 アドオンモジュール RS01」を参照して下さい。

絶縁シリアルアドオンモジュールを接続するアドオンインターフェースと、TTY デバイスファイルの 対応を次に示します。

表 6.13 アドオンインターフェースと TTY デバイスファイル

アドオンインターフェース	TTY デバイスファイル
CON1	/dev/ttymxc0
CON2	/dev/ttymxc1



絶縁シリアルアドオンモジュールが接続されているアドオンインターフェー スは、Linux カーネルの起動ログで確認することができます。CON1 に接 続されている場合は次のように出力されます。

Atmark Techno RS485/RS422/RS232C board detected at CON1(Rev 2, SerialNumber=xxxx).

Ŷ



Linux カーネル 3.14.38-at2 以前(カーネルイメージ ulmage-x1-v2.00 以前)をご利用の場合、ソフトウェアの制約により、利用可能な最大ボー レートは 1500000 [Baud] となります。

6.10.1. RS422/RS485 の通信設定を変更する

Armadillo-loT に電源を投入する前に 絶縁シリアルアドオンモジュール:SW1.1 を OFF に設定すると、 TTY デバイスの RS485 設定が自動的に有効化されます。



Armadillo-loT の電源投入後に 絶縁シリアルアドオンモジュール:SW1.1 の設定を変更しないでください。故障の原因となる可能性があります。

変更が可能な RS485 設定と、自動的に有効化された場合の初期値を「表 6.14. RS485 設定と初期 値」に示します。flags は各ビットごとの論理和を示します。

設定		説明	初期値
	ENABLED(bit0)	0: RS485 無効	1
		1: RS485 有効	
	RTS_ON_SEND(bit1)	0: データ送信時の RTS(Driver Enable)が Low	1
floor		1: データ送信時の RTS(Driver Enable)が High	
nays	RTS_AFTER_SEND(bit2)	0: データ非送信時の RTS(Driver Enable)が Low	0
		1: データ非送信時の RTS(Driver Enable)が High	
	RX_DURING_TX(bit4)	0: 半二重通信	0
		1: 全二重通信	
d	elay_rts_before_send	送信前遅延時間(ミリ秒)	0
0	delay_rts_after_send	送信後遅延時間(ミリ秒)	0

表 6.14 RS485 設定と初期値



flags の RTS_ON_SEND と RTS_AFTER_SEND は初期値を変更しない でください。変更した場合はデータ送信を行うことができなくなります。



RS485 が有効化された TTY デバイスをコンソールとして利用することは できません。

RS485 設定は、アプリケーションプログラムまたは、Linux カーネル起動オプションで変更することができます。

アプリケーションプログラムの作成方法については、Linux カーネルのソースコードに含まれているド キュメント(Documentation/serial/serial-rs485.txt)を参照してください。

Linux カーネル起動オプションでは、次のオプション指定子で RS485 設定を行います。

表 6.15 LINUX カーネル起動オノションからの RS485 詞

オプション指定子	説明
imx.rs485_uart1=	CON1 に接続されている UART1(ttymxc0)の RS485 設定を指定します。
imx.rs485_uart2=	CON2 に接続されている UART2(ttymxc1)の RS485 設定を指定します。

RS485 設定のフォーマットは次の通りです。

<flags>, <delay_rts_before_send>, <delay_rts_after_send>

例として、CON2 に接続した絶縁シリアルアドオンモジュールの RS485 設定を全二重通信にする場合は、保守モードで起動してから次のようにコマンドを実行してください。

```
=> setenv optargs imx.rs485_uart2=0x13,0,0
=> saveenv
```

6.11. Armadillo-loT RN4020 アドオンモジュール BT00

Armadillo-loT RN4020 アドオンモジュール BT00(以降、RN4020 アドオンモジュールと記載しま す)は Microchip 製 RN4020 が搭載されています。RN4020 は、Bluetooth(R) version 4.1 に対応し ており、Bluetooth Low Energy 4.1 プロトコルスタックが内蔵されています。RN4020 アドオンモ ジュールの詳細は「19.4. Armadillo-loT RN4020 アドオンモジュール BT00」を参照して下さい。

RN4020 アドオンモジュールは、TTY デバイスファイルから ASCII コマンドを使用した制御を行うこ とができます。RN4020 アドオンモジュールを接続するアドオンインターフェースと、TTY デバイス ファイルの対応を次に示します。

表 6.16 アドオン	インター	フェースと	TTY デバイスファ	イル
-------------	------	-------	------------	----

アドオンインターフェース	TTY デバイスファイル
CON1	/dev/ttymxc0
CON2	/dev/ttymxc1



RN4020 アドオンモジュールが接続されているアドオンインターフェー スは、Linux カーネルの起動ログで確認することができます。CON1 に接 続されている場合は次のように出力されます。

Atmark Techno RN4020 board detected at CON1(Rev 2, SerialNumber=xxxx).

6.11.1. 設定情報を取得する

RN4020 アドオンモジュールを制御する例として、RN4020 の設定情報の取得を行います。

アドオンインターフェース(CON2)に接続した RN4020 アドオンモジュールに搭載されている RN4020 の設定情報を取得する手順を次に示します。

手順 6.3 設定情報の取得

1. cu コマンドを実行して/dev/ttymxc0 に接続します。ボーレートは 115200bps です。

[armadillo ~]\$ **cu -l /dev/ttymxc0 -s 115200** Connected.

 D (Dump configuration)コマンドを実行すると、RN4020の設定情報が表示されます。 まず、入力したコマンドを表示するために、Ctrl+aに続けてeを入力して下さい。Dコマンドを実行すると、以下のように設定情報が取得できます。

D BTA=001EC01CF9A4 Name=RNF9A4 Connected=no Bonded=no Server Service=80000000 Features=00000000 TxPower=4 3. cuを終了するには、"~."(チルダ「~」に続いてドット「.」)を入力します。

Disconnected. [armadillo ⁻]\$ Cu で設定情報を取得するには、atmark-x1-base v1.1.0 以降を使用する 必要があります。以下いずれかの方法で使用可能です。 ・次に示すコマンドを実行し、atmark-x1-base を最新版にする [armadillo ⁻]\$ apt-get update [armadillo ⁻]\$ apt-get update [armadillo ⁻]\$ apt-get upgrade ・ debian-jessie-armhf_aiotg3_20160705.tar.gz 以降のルートファ イルシステムを使用する ・ x1-debian-builder v1.1.0 以上を使用して作成したルートファイル システムを使用する

その他の ASCII コマンドや、RN4020 の詳細な情報については Microchip 製ドキュメントを参照してください。

RN4020

http://www.microchip.com/wwwproducts/en/RN4020

6.12. Armadillo-loT EnOcean アドオンモジュール ENOO

Armadillo-loT EnOcean アドオンモジュール ENOO(以降、EnOcean アドオンモジュールと記載しま す)は コアスタッフ製 BP35A3 又は CS35A3 が搭載されています。BP35A3/CS35A3 には EnOcean 無線トランシーバー TCM410J が搭載されています。EnOcean アドオンモジュールの詳細は「19.5. Armadillo-loT EnOcean アドオンモジュール ENOO」を参照して下さい。

EnOcean アドオンモジュールは、TTY デバイスファイルから EnOcean Serial Protocol 3(ESP3)で 通信することができます。EnOcean アドオンモジュールを接続するアドオンインターフェースと、TTY デバイスファイルの対応を次に示します。

表 6.17 アドオンインターフェースと TTY デバイスファイル

アドオンインターフェース	TTY デバイスファイル
CON1	/dev/ttymxc0
CON2	/dev/ttymxc1



EnOcean アドオンモジュールが接続されているアドオンインターフェー スは、Linux カーネルの起動ログで確認することができます。CON1 に接 続されている場合は次のように出力されます。 Atmark Techno EnOcean board detected at CON1(Rev 2, SerialNumber=xxxx).

6.12.1. EnOcean 無線データを受信する

EnOcean 無線データを受信する例として、ROHM 製スイッチモジュール PTM 210J を使用します

アドオンインターフェース(CON1)に接続した EnOcean アドオンモジュールで受信する手順を次に示します。

手順 6.4 EnOcean 無線データの受信

 stty コマンドを実行して TTY デバイスの通信設定を行います。ボーレートは 57600bps です。

[armadillo ~]\$ stty -F /dev/ttymxc0 57600 raw

2. hexdump コマンドを実行して受信データを 16 進数でダンプします。

[armadillo ~]\$ **hexdump -v /dev/ttymxc0** 0000000 0055 0207 0a0a 0020 e928 8447 0114 bd38 0000010 0055 0207 0a0a 0020 e928 0047 0181 ba39

3. hexdump を終了するには、"Ctrl+c"を入力します。

PTM 210J など、EnOcean 製品の情報については ROHM 社 Web ページを参照してください。

EnOcean 製品のご紹介|ローム 半導体 ROHM

http://www.rohm.co.jp/web/japan/enocean

EnOcean Serial Protocol の詳細については EnOcean GmbH 製ドキュメントを参照してください。

EnOcean Serial Protocol 3 (ESP3)

http://www.enocean.com/esp

6.13. Armadillo-loT Wi-SUN アドオンモジュール WS00

Armadillo-loT Wi-SUN アドオンモジュール WS00(以降、Wi-SUN アドオンモジュールと記載しま す)は ROHM 製 BP35A1 が搭載されています。Wi-SUN アドオンモジュールの詳細は「19.6. ArmadilloloT Wi-SUN アドオンモジュール WS00」を参照して下さい。

Wi-SUN アドオンモジュールは、TTY デバイスファイルから ASCII コマンドを使用した制御を行うこ とができます。Wi-SUN アドオンモジュールを接続するアドオンインターフェースと、TTY デバイスファ イルの対応を次に示します。

表 6.18	アドオン	ィンター	フェースと	E TTY :	デバイン	スファ	イル

アドオンインターフェース	TTY デバイスファイル	
CON1	/dev/ttymxc0	
CON2	/dev/ttymxc1	



Wi-SUN アドオンモジュールが接続されているアドオンインターフェース は、Linux カーネルの起動ログで確認することができます。CON1 に接続 されている場合は次のように出力されます。

Atmark Techno Wi-SUN board detected at CON1(Rev 2, SerialNumber=xxxx).

6.13.1. 設定情報を取得する

Wi-SUN アドオンモジュールを制御する例として、BP35A1の設定情報の取得を行います。

アドオンインターフェース(CON1)に接続した Wi-SUN アドオンモジュールに搭載されている BP35A1 の設定情報を取得する手順を次に示します。

手順6.5 設定情報の取得

1. cu コマンドを実行して/dev/ttymxc0 に接続します。ボーレートは 115200bps です。

[armadillo ~]\$ **cu -l /dev/ttymxc0 -s 115200** Connected.

2. SKINFO コマンドを実行すると、BP35A1 の設定情報が表示されます。

```
SKINFO
EINFO FE80:0000:0000:021D:1290:0004:0FBE 001D129000040FBE 21 FFFF FFFE 0K
```

3. cuを終了するには、"~."(チルダ「~」に続いてドット「.」)を入力します。

Disconnecte	ed.
[armadillo	~]\$



cu で設定情報を取得するには、atmark-x1-base v1.1.0 以降を使用する 必要があります。以下いずれかの方法で使用可能です。

・次に示すコマンドを実行し、atmark-x1-baseを最新版にする

[armadillo ~]\$ apt-get update [armadillo ~]\$ apt-get upgrade

- ・ debian-jessie-armhf_aiotg3_20160705.tar.gz 以降のルートファ イルシステムを使用する
- ・x1-debian-builder v1.1.0 以上を使用して作成したルートファイル システムを使用する

その他の ASCII コマンドや、BP35A1 の詳細な情報については ROHM 製ドキュメントを参照してください。

「ROHM Sub-GHz シリーズ」サポートページ ドキュメントダウンロード | 半導体のローム ROHM

http://micro.rohm.com/jp/download_support/wi-sun

6.14. Armadillo-loT 絶縁 RS485 アドオンモジュール RS02

Armadillo-loT 絶縁 RS485 アドオンモジュール RS02(以降、絶縁 RS485 アドオンモジュールと記載します)は、電気的に絶縁された RS422/RS485 のシリアルポートが 1 ポート登載されています。絶縁 RS485 アドオンモジュールのシリアルポートのデバイスドライバは、TTY デバイスとして実装されているため TTY デバイスファイルから制御を行うことができます。絶縁 RS485 アドオンモジュールの詳細は「19.3. Armadillo-loT 絶縁 RS485 アドオンモジュール RS02」を参照して下さい。

絶縁 RS485 アドオンモジュールを接続するアドオンインターフェースと、TTY デバイスファイルの 対応を次に示します。

表 6.19 アドオンインターフェースと TTY デバイスファイル

アドオンインターフェース	TTY デバイスファイル
CON1	/dev/ttymxc0
CON2	/dev/ttymxc1



絶縁 RS485 アドオンモジュールが接続されているアドオンインターフェー スは、Linux カーネルの起動ログで確認することができます。CON1 に接 続されている場合は次のように出力されます。

Atmark Techno RS485 board detected at CON1(Rev 1, SerialNumber=xxxx).



Linux カーネル 3.14.38-at2 以前(カーネルイメージ ulmage-x1-v2.00 以前)をご利用の場合、ソフトウェアの制約により、利用可能な最大ボー レートは 1500000 [Baud] となります。

6.14.1. RS422/RS485 の通信設定を変更する

TTY デバイスの RS485 設定は自動的に有効化されます。

表(6.20	RS485	設定と初期値	
----	------	-------	--------	--

	設定	説明	初期値
	ENABLED(bit0)	0: RS485 無効	1
		1: RS485 有効	
	RTS_ON_SEND(bit1)	0: データ送信時の RTS(Driver Enable)が Low	1
flage		1: データ送信時の RTS(Driver Enable)が High	
nays	RTS_AFTER_SEND(bit2)	0: データ非送信時の RTS(Driver Enable)が Low	0
		1: データ非送信時の RTS(Driver Enable)が High	
	RX_DURING_TX(bit4)	0: 半二重通信	0
		1: 全二重通信	
d	elay_rts_before_send	送信前遅延時間(ミリ秒)	0
(delay_rts_after_send	送信後遅延時間(ミリ秒)	0



flags の RTS_ON_SEND と RTS_AFTER_SEND は初期値を変更しない でください。変更した場合はデータ送信を行うことができなくなります。

RS485 が有効化された TTY デバイスをコンソールとして利用することは できません。

RS485 設定は、アプリケーションプログラムまたは、Linux カーネル起動オプションで変更することができます。

アプリケーションプログラムの作成方法については、Linux カーネルのソースコードに含まれているド キュメント(Documentation/serial/serial-rs485.txt)を参照してください。

Linux カーネル起動オプションでは、次のオプション指定子で RS485 設定を行います。

表 6.21	Linux カ-	-ネル起動オ	゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚゚	1ンからの	RS485 設定
--------	----------	--------	---	-------	----------

オプション指定子	説明
imx.rs485_uart1=	CON1 に接続されている UART1(ttymxc0)の RS485 設定を指定します。
imx.rs485_uart2=	CON2 に接続されている UART2(ttymxc1)の RS485 設定を指定します。

RS485 設定のフォーマットは次の通りです。

<flags>,<delay_rts_before_send>,<delay_rts_after_send>

例として、CON2 に接続した絶縁 RS485 アドオンモジュールの RS485 設定を全二重通信にする場合は、保守モードで起動してから次のようにコマンドを実行してください。

=> setenv optargs imx.rs485_uart2=0x13,0,0 => saveenv

6.15. Armadillo-loT 絶縁デジタル入出力/アナログ入力アドオン モジュール DA00

Armadillo-loT 絶縁デジタル入出力/アナログ入力アドオンモジュール DA00(以降、絶縁 IO アドオン モジュールと記載します)は、電気的に絶縁されたデジタル入力2ポート、デジタル出力2ポートと0~ 5V のアナログ入力 2 ポートを追加することができます。絶縁 IO アドオンモジュールの詳細は「19.7. Armadillo-loT 絶縁デジタル入出力/アナログ入力アドオンモジュール DA00」を参照して下さい。

絶縁 IO アドオンモジュールのデジタル入出力のデバイスドライバは GPIO、アナログ入力のデバイス ドライバは IIO(Industrial I/O) デバイスとして実装しています。

絶縁 IO アドオンモジュールを接続するアドオンインターフェースと、GPIO クラスディレクトリの対 応を「表 6.22. アドオンインターフェースと GPIO クラスディレクトリ」に示します。IIO デバイスは、 デバイスを認識した順番で iio:deviceN (N は'0'からの連番)となります。

アドオンインターフェース	ポート	GPIO クラスディレクトリ
	デジタル出力 1	/sys/class/gpio/gpio89
CONI	デジタル出力 2	/sys/class/gpio/gpio90
0011	デジタル入力 1	/sys/class/gpio/gpio141
	デジタル入力 2	/sys/class/gpio/gpio140
	デジタル出力 1	/sys/class/gpio/gpio106
CON3	デジタル出力 2	/sys/class/gpio/gpio107
CONZ	デジタル入力 1	/sys/class/gpio/gpio181
	デジタル入力 2	/sys/class/gpio/gpio180

表 6.22 アドオンインターフェースと GPIO クラスディレクトリ



絶縁 IO アドオンモジュールが接続されているアドオンインターフェース は、Linux カーネルの起動ログで確認することができます。CON2 に接続 されている場合は次のように出力されます。

Atmark Techno DI/D0/AD board detected at CON2(Rev 1, SerialNumber=xxxx).

6.15.1. デジタル出力状態を設定する

GPIO クラスディレクトリ以下の value ファイルに値を書き込むことによって、出力状態を設定するこ とができます。"0"は開放、"1"は短絡を表わします。

アドオンインターフェース(CON2)に接続した絶縁 IO アドオンモジュールのデジタル出力 1 を開放に 設定する例を次に示します。

[armadillo ~]# echo 0 > /sys/class/gpio/gpio106/value

図 6.56 デジタル出力状態を変更する

6.15.2. デジタル入力状態を取得する

GPIO クラスディレクトリ以下の value ファイルから値を読み出すことによって、入力状態を取得する ことができます。"0"は GND_ISO との短絡。"1"は開放または 3.15V 以上印加を表わします。

アドオンインターフェース(CON2)に接続した絶縁 IO アドオンモジュールのデジタル入力 1 の状態を 取得する例を次に示します。

[armadillo ~]# cat /sys/class/gpio/gpio181/value

図 6.57 デジタル入力状態を取得する

6.15.3. アナログ入力電圧を取得する

/sys/bus/iio/devices/iio:device1/ディレクトリ以下のファイルから入力電圧を算出することができます。

IIO デバイスは、デバイスを認識した順番で iio:deviceN (N は'0'からの連番)となります。IIO デバイスは、IIO デバイス名から特定することができます。絶縁 IO アドオンモジュールに搭載している AD コンバーターの IIO デバイス名は "mcp3202"です。

[armadillo ~]# cat /sys/bus/iio/devices/iio:device1/name
mcp3202

AD コンバータへの入力電圧は、AD 変換値と最小入力電圧変動から算出する事ができます。

[AD コンバータへの入力電圧(mV)] = [AD 変換値] × [最小入力電圧変動]

図 6.58 AD コンバータへの入力電圧の計算式

/sys/bus/iio/devices/iio:device1/ディレクトリ以下にある、入力電圧の算出に必要なファイルを次 に示します。

表 6.23 入力電圧の算出に必要なファイル

ファイル	説明
in_voltage0_raw	シングルエンド入力 CH0 の AD 変換値
in_voltage1_raw	シングルエンド入力 CH1 の AD 変換値
in_voltage_scale	シングルエンド入力の最小入力電圧変動
in_voltage0-voltage1_raw	疑似差動入力の AD 変換値
in_voltage-voltage_scale	疑似差動入力の最小入力電圧変動

シングルエンド入力 CHO への入力電圧を算出する例を次に示します。

[armadillo ~]# cat /sys/bus/iio/devices/iio:device1/in_voltage0_raw
2048
[armadillo ~]# cat /sys/bus/iio/devices/iio:device1/in_voltage_scale
1.220703125

図 6.59 AD コンバーターへの入力電圧を取得する

「図 6.59. AD コンバーターへの入力電圧を取得する」の例では、シングルエンド入力 CHO への入力 電圧は、2.5V (2048 × 1.220703125 [mV])である事がわかります。



رک رک

7. Linux カーネル仕様

本章では、工場出荷状態の Armadillo-loT の Linux カーネル仕様について説明します。

7.1. デフォルトコンフィギュレーション

工場出荷状態のフラッシュメモリに書き込まれている Linux カーネルイメージには、デフォルトコンフィギュレーションが適用されています。 Armadillo-loT ゲートウェイ用のデフォルトコンフィギュレーションが記載されているファイルは、Linux カーネルソースファイル(linux-3.14-x1-at[VERSION].tar.gz) に含まれる arch/arm/configs/x1_defconfig です。

x1_defconfig で有効になっている主要な設定を「表 7.1. Linux カーネル主要設定」に示します。

コンフィグ	説明
SMP	Symmetric Multi-Processing
SMP_ON_UP	Allow booting SMP kernel on uniprocessor systems
ARM_CPU_TOPOLOGY	Support cpu topology definition
HAVE_ARM_ARCH_TIMER	Architected timer support
VMSPLIT_2G	Memory split (2G/2G user/kernel split)
NO_HZ	Tickless System (Dynamic Ticks)
HIGH_RES_TIMERS	High Resolution Timer Support
PREEMPT	Preemptible Kernel
AEABI	Use the ARM EABI to compile the kernel
COMPACTION	Allow for memory compaction
BINFMT_ELF	Kernel support for ELF binaries

表 7.1 Linux カーネル主要設定

7.2. デフォルト起動オプション

工場出荷状態の Armadillo-loT の Linux カーネルの起動オプションについて説明します。デフォルト 状態では、次のように設定されています。

起動オプション	説明
console=ttymxc4,115200	起動ログなどが出力されるイニシャルコンソールに ttymxc4(CON9)を、ボーレートに 115200bps を指定します。
root=/dev/mmcblk2p2	ルートファイルシステムに eMMC を指定します。
rootwait	"root="で指定したデバイスが利用可能になるまでルートファイルシステムのマウントを遅らせます。
rw	ルートファイルシステムを読み書き可能としてマウントします。

表 7.2 Linux カーネルのデフォルト起動オプション

7.3. Linux ドライバー覧

Armadillo-loT で利用することができるデバイスドライバについて説明します。 各ドライバで利用しているソースコードの内主要なファイルのパスや、コンフィギュレーションに必要な情報、及びデバイスファイルなどについて記載します。

7.3.1. Armadillo-loT ゲートウェイ G3

Armadillo-loT ゲートウェイ G3 のハードウェアの構成情報やピンマルチプレクスの情報、i.MX 7Dual の初期化手順などが定義されています。

<u>関連するソースコード</u>

arch/arm/mach-imx/ arch/arm/mach-imx/armadillo_iotg_addon/ arch/arm/boot/dts/armadillo_iotg_g3.dts arch/arm/boot/dts/imx7d.dtsi arch/arm/boot/dts/armadillo_iotg_addon.dtsi

<u>カーネルコンフィギュレーション</u>

System Type ---> [*] Freescale i.MX family Freescale i.MX support ---> [*] i.MX7 Dual support [*] Add-On Module Auto Detect

<CONFIG_ARCH_MXC>

<CONFIG_SOC_IMX7D>
<AIOTG ADDON AUTO DETECT>

7.3.2. SPI フラッシュメモリ

Armadillo-loT では、フラッシュメモリを制御するソフトウェアとして MTD(Memory Technology Device) を利用しています。MTD のキャラクタデバイスまたはブロックデバイスを経由して、ユーザー ランドからアクセスすることができます。

<u>関連するソースコード</u>

drivers/mtd/mtdcore.c drivers/mtd/mtdsuper.c drivers/mtd/mtdconcat.c drivers/mtd/mtdpart.c drivers/mtd/mtdchar.c drivers/mtd/cmdlinepart.c drivers/mtd/ofpart.c drivers/mtd/ofpart.c drivers/mtd/mtdblock.c drivers/mtd/spi-nor/spi-nor.c drivers/mtd/spi-nor/fsl-quadspi.c

<u>デバイスファイル</u>

デバイスファイル	デバイスタイプ	対応するパーティション名	
/dev/mtd0	キャラクタ		
/dev/mtd0ro	+1,773	bootloader	
/dev/mtdblock0	ブロック		
/dev/mtd1	キャニクク		
/dev/mtd1ro	+7,559	license	
/dev/mtdblock1	ブロック		
/dev/mtd2	キャニクク		
/dev/mtd2ro	+7709	reserved	
/dev/mtdblock2	ブロック		

<u>カーネルコンフィギュレーション</u>

<*> Memory	Technology Device (MTD) support>	<config_mtd< th=""></config_mtd<>
<*>	Command line partition table parsing	<config_mtd_cmdline_parts< th=""></config_mtd_cmdline_parts<>
<*>	OpenFirmware partitioning information support	<config_mtd_of_parts< th=""></config_mtd_of_parts<>
<*>	Caching block device access to MTD devices	<config_mtd_block< td=""></config_mtd_block<>
<*>	SPI-NOR device support>	<config_mtd_spi_nor< td=""></config_mtd_spi_nor<>
<	*> Freescale Quad SPI controller	<config fsl="" quadspi<="" spi="" td=""></config>

7.3.3. UART

Г

Armadillo-loT のシリアルは、i.MX 7Dual の UART(Universal Asynchronous Receiver/ Transmitter)を利用しています。

Armadillo-loT の標準状態では、UART5(CON9)をコンソールとして利用しています。

<u>フォーマット</u>

データビット長: 7 or 8 ビット ストップビット長: 1 or 2 ビット パリティ: 偶数 or 奇数 or なし フロー制御: CTS/RTS or XON/XOFF or なし 最大ボーレート: 1.5Mbps

<u>関連するソースコード</u>

drivers/tty/n_tty.c drivers/tty/tty_buffer.c drivers/tty/tty_io.c drivers/tty/tty_ioctl.c drivers/tty/tty_ldisc.c drivers/tty/tty_ldsem.c drivers/tty/tty_mutex.c drivers/tty/tty_port.c drivers/tty/serial/serial_core.c drivers/tty/serial/imx.c

<u>デバイスファイル</u>

シリアルインターフェース	デバイスファイル
UART1	/dev/ttymxc0
UART2	/dev/ttymxc1
UART5	/dev/ttymxc4
<u>カーネルコンフィギュレーション</u>

```
Device Drivers --->

Character devices --->

[*] Enable TTY 

Serial drivers --->
```

7.3.4. Ethernet

Armadillo-loT の Ethernet(LAN)は、i.MX 7Dual の ENET(Ethernet MAC)を利用しています。

<u>機能</u>

```
通信速度: 1000Mbps(1000BASE-T), 100Mbps(100BASE-TX), 10Mbps(10BASE-T)
通信モード: Full-Duplex(全二重), Half-Duplex(半二重)<sup>[1]</sup>
Auto Negotiation サポート
キャリア検知サポート
リンク検出サポート
```

<u>関連するソースコード</u>

drivers/net/Space.c drivers/net/loopback.c drivers/net/mii.c drivers/net/ethernet/freescale/fec_main.c drivers/net/ethernet/freescale/fec_ptp.c drivers/net/phy/mdio_bus.c drivers/net/phy/phy.c drivers/net/phy/phy_device.c drivers/net/phy/vitesse.c

<u>ネットワークデバイス</u>

eth0

<u>カーネルコンフィギュレーション</u>

Device Drivers ---> [*] Network device support ---> <NETDEVICES> [*] Ethernet driver support ---> <ETHERNET> [*] Freescale devices <NET VENDOR FREESCALE> FEC ethernet controller (of ColdFire and some i.MX CPUs) <FEC> <*> -*- PHY Device support and infrastructure ---> <PHYLIB> Drivers for the Vitesse PHYs <VITESSE PHY> <*>

[^{1]}1000BASE-T は半二重通信非サポート

7.3.5. 3G

Armadillo-loT には、Gemalto 製 PDS6-J が搭載されています。PDS6-J は、「7.3.10. USB ハブ」 に示す USB3503 に接続されています。

<u>機能</u>

リンク検出サポート

<u>デバイスファイル</u>

/dev/ttyACM0^[2] /dev/ttyACM1^[2] /dev/ttyACM2^[2] /dev/ttyACM3^[2] /dev/ttyACM4^[2] /dev/ttyACM5^[2]

<u>関連するソースコード</u>

drivers/net/usb/usbnet.c drivers/usb/class/cdc-acm.c

<u>カーネルコンフィギュレーション</u>

Device Drivers ---> [*] Network device support ---> USB Network Adapters ---> <

7.3.6. WLAN

Armadillo-loT には、Qualcomm Atheros 製 AR9462 が搭載されています。AR9462 の WLAN 機能は、「7.3.11. PCI Express」に示す PCI Express に接続されています。

<u>機能</u>

IEEE 802.11 a/b/g/n 準拠 最大通信速度: 300Mbps(論理値) 動作モード: インフラストラクチャモード(STA/AP), アドホックモード チャンネル(2.4GHz): 1-14 チャンネル(5GHz): 36-48, 52-64, 100-140

<u>ネットワークデバイス</u>

wlan0

^[2]USB シリアルなどを接続している場合は、番号が異なる可能性があります。

<u>関連するソースコード</u>

drivers/net/wireless/ath/ath9k/

Device Drivers>	
[*] Network device support>	<netdevices></netdevices>
[*] Wireless LAN>	<wlan></wlan>
<*> Atheros Wireless Cards>	<ath_cards></ath_cards>
Atheros 802.11n wireless cards support	<ath9></ath9>
[*] Atheros ath9k PCI/PCIe bus support	<ath9k_pci></ath9k_pci>
[*] Atheros ath9k rfkill support	<ath9k_rfkill></ath9k_rfkill>

7.3.7. BT

Armadillo-loT には、Qualcomm Atheros 製 AR9462 が搭載されています。AR9462 の BT 機能 は、「7.3.10. USB ハブ」に示す USB3503 に接続されています。

AR9462 は、Bluetooth(R) version 4.0 に対応しており、BLE(Bluetooth Low Energy)、HS(High Speed)および EDR(Enhanced Data Rate)が利用できます。

<u> デバイス</u>

hci0

<u>関連するソースコード</u>

drivers/bluetooth/ath3k.c drivers/bluetooth/btusb.c

<u>カーネルコンフィギュレーション</u>

[*] Networking support>	<net></net>
<pre><*> Bluetooth subsystem support></pre>	<bt></bt>
<pre><*> RFCOMM protocol support</pre>	<bt rfcomm=""></bt>
[*] RFCOMM TTY support	<bt rfcomm="" tty=""></bt>
<pre><*> BNEP protocol support</pre>	
[*] Multicast filter support	<pre><bt bnep="" filter="" mc=""></bt></pre>
[*] Protocol filter support	<pre><bt bnep="" filter="" proto=""></bt></pre>
<pre><*> HIDP protocol support</pre>	<pre> <bt hidp=""></bt></pre>
Bluetooth device drivers>	_
<*> HCI USB driver	<bt h4="" hciuart=""></bt>
[*] Atheros AR300x serial support	<bt hciuart="" ll=""></bt>
Device Drivers>	
[*] Network device support>	<netdevices></netdevices>
[*] Wireless LAN>	<wlan></wlan>
<*> Atheros Wireless Cards>	<ath_cards></ath_cards>
[*] Atheros bluetooth coexistence support	<ath9k_btcoex_support></ath9k_btcoex_support>



AR9462 のファームウェアは、ATDE にインストールされている firmware-atheros パッケージに含まれています。ファームウェアは Linux カーネルイメージに組み込まれます。

firmware-atherosの著作権およびライセンス情報については、ATDE上で/usr/share/doc/firmware-atheros/copyrightを参照してください。

7.3.8. SD ホスト

Armadillo-loT の SD ホストは、i.MX 7Dual の uSDHC(Ultra Secured Digital Host Controller)を 利用しています。

Armadillo-loT では、SD インターフェース(CON4)が uSDHC1 を利用しています。

<u>機能</u>

カードタイプ: SD/SDHC/SDXC/SDIO バス幅: 1bit or 4bit スピードモード: Default Speed(24MHz), High Speed(48MHz), UHS-I(196.36MHz) カードディテクトサポート ライトプロテクトサポート

<u>デバイスファイル</u>

メモリカードの場合は、カードを認識した順番で/dev/mmcblkN (N は'0'または'1')となります。 I/O カードの場合は、ファンクションに応じたデバイスファイルとなります。

<u>関連するソースコード</u>

drivers/mmc/card/block.c drivers/mmc/card/queue.c drivers/mmc/core/ drivers/mmc/host/sdhci-esdhc-imx.c drivers/mmc/host/sdhci-pltfm.c drivers/mmc/host/sdhci.c

<u>カーネルコンフィギュレーション</u>

Device Driver	rs>	
<*> MMC/S	SD/SDIO card support>	<mmc></mmc>
[*]	Additional delay after SDIO reset	<mmc after="" delay="" reset="" sdio=""></mmc>
	*** MMC/SD/SDIO Card Drivers ***	
<*>	MMC block device driver	<mmc_block></mmc_block>
(8)	Number of minors per block device	<mmc block="" minors=""></mmc>
[*]	Use bounce buffer for simple hosts	<mmc_block_bounce></mmc_block_bounce>
	*** MMC/SD/SDIO Host Controller Drivers ***	
<*>	Secure Digital Host Controller Interface suppo	rt <mmc sdhci=""></mmc>
<*>	SDHCI platform and OF driver helper	<mmc pltfm="" sdhci=""></mmc>
<*>	SDHCI support for the Freescale eSDHC/uSDHC	i.MX controller
		<mmc_sdhci_of_esdhc></mmc_sdhci_of_esdhc>



SDIO カードを利用する場合は、 arch/arm/boot/dts/ armadillo_iotg_g3.dtsの"usdhc1"ノードに"use-sdio"プロパティを追加 してください。

```
&usdhc1 {
    pinctrl-names = "default", "state_100mhz", "state_200mhz";
    pinctrl-0 = <&pinctrl_usdhc1>;
    pinctrl-1 = <&pinctrl_usdhc1_100mhz>;
    pinctrl-2 = <&pinctrl_usdhc1_200mhz>;
    cd-gpios = <&gpio5 0 0>;
    wp-gpios = <&gpio5 1 0>;
    tuning-step = <2>;
    vmmc-supply = <&reg_sd1_vmmc>;
    enable-sdio-wakeup;
    keep-power-in-suspend;
    use-sdio;
    status = "okay";
    };
    "use-sdio"プロパティを追加しない場合、Advanced DMA エラーカ
```

"use-sdio"プロパティを追加しない場合、Advanced DMA エラーが発生 する場合があります。

7.3.9. USB ホスト

Armadillo-loT の USB ホストは、i.MX 7Dual の USB-PHY(Universal Serial Bus 2.0 Integrated PHY) および USB(Universal Serial Bus Controller) を利用しています。

Armadillo-loT では、USB ホストインターフェース(CON7)が OTG1 を利用しています。HSIC HOST には「7.3.10. USB ハブ」に示す USB3503 が接続されています。

<u>機能</u>

Universal Serial Bus Specification Revision 2.0 準拠 Enhanced Host Controller Interface (EHCI)準拠 転送レート: USB2.0 High-Speed (480Mbps), Full-Speed (12Mbps), Low-Speed (1.5Mbps)

<u>デバイスファイル</u>

メモリデバイスの場合は、デバイスを認識した順番で/dev/sdN (N は'a'からの連番)となります。 I/O デバイスの場合は、ファンクションに応じたデバイスファイルとなります。

<u>関連するソースコード</u>

drivers/usb/chipidea/ci_hdrc_imx.c drivers/usb/chipidea/ci_hdrc_msm.c drivers/usb/chipidea/ci_hdrc_zevio.c drivers/usb/chipidea/core.c drivers/usb/chipidea/host.c drivers/usb/chipidea/otg.c drivers/usb/chipidea/usbmisc_imx.c drivers/usb/host/ehci-hcd.c drivers/usb/host/ehci-hub.c drivers/usb/phy/phy-generic.c <u>カーネルコンフィギュレーション</u>

[*] USB	support>	
<*>	Support for Host-side USB	<use></use>
	*** USB Host Controller Drivers ***	
<*>	EHCI HCD (USB 2.0) support	<usb_ehci_hcd></usb_ehci_hcd>
<*>	ChipIdea Highspeed Dual Role Controller	<usb_chipidea></usb_chipidea>
[*]	ChipIdea host controller	<usb_chipidea_host></usb_chipidea_host>
	USB Physical Layer drivers>	
	(*> NOP USB Transceiver Driver	<nop usb="" xceiv=""></nop>

7.3.10. USB ハブ

Armadillo-loT には、Microchip 製 USB3503 が搭載されています。USB3503 には、PDS6-J と AR9462 が接続されています。

<u>関連するソースコード</u>

drivers/usb/misc/usb3503.c

<u>カーネルコンフィギュレーション</u>

Device Drivers ---> [*] USB support ---> <*> USB3503 HSIC to USB20 Driver

<USB_SUPPORT> <USB_HSIC_USB3503>

7.3.11. PCI Express

Armadillo-loT の PCI Express、i.MX 7Dual の PCIe_PHY(PCI Express PHY) を利用しています。

Armadillo-loT では、AR9462 が接続されています。

<u>機能</u>

PCI Express Base Specification 2.1 準拠 PIPE Specification 2.0 準拠 リンク幅: x1 転送レート: 5.0GT/s 割り込み通知方式: INTx, MSI-X

<u>関連するソースコード</u>

drivers/pci/host/pci-imx6.c drivers/pci/access.c drivers/pci/bus.c drivers/pci/probe.c drivers/pci/probe.c drivers/pci/nost-bridge.c drivers/pci/remove.c drivers/pci/pci.c drivers/pci/pci-driver.c drivers/pci/search.c drivers/pci/pci-sysfs.c drivers/pci/rom.c drivers/pci/setup-res.c drivers/pci/irq.c drivers/pci/vpd.c drivers/pci/setup-bus.c drivers/pci/vc.c drivers/pci/iov.c

<u>カーネルコンフィギュレーション</u>

Bus support --->
[*] PCI support
[] Message Signaled Interrupts (MSI and MSI-X)
[*] PCI IOV support
[*] PCI PRI support
[*] PCI PRI support
[*] PCI PASID support
[*] PCI host controller drivers --->
[*] Freescale i.MX6 PCIe controller
(PCI_IMX6>



PCI_MSIを有効化すると、AR9462が利用できなくなります。

7.3.12. リアルタイムクロック

Armadillo-loT のリアルタイムクロックは、Board Management IC の RTC 機能を利用しています。 Board Management IC の RTC 機能は、I2C4 (I2C ノード: 3-0011) に接続されています。

<u>機能</u>

アラーム割り込みサポート

<u>デバイスファイル</u>

/dev/rtc /dev/rtc0

<u>関連するソースコード</u>

drivers/rtc/class.c drivers/rtc/hctosys.c drivers/rtc/interface.c drivers/rtc/rtc-dev.c drivers/rtc/rtc-lib.c drivers/rtc/rtc-proc.c drivers/rtc/rtc-proc.c drivers/rtc/rtc-sysfs.c drivers/rtc/systohc.c drivers/rtc/rtc-bmic.c <u>カーネルコンフィギュレーション</u>

Device Drivers>	
<*> Real Time Clock>	
[*] Set system time from RTC on startup and resur	me <rtc_hctosys></rtc_hctosys>
[*] Set the RTC time based on NTP synchronization	n <rtc_systohc></rtc_systohc>
(rtc0) RTC used to set the system time	<rtc_hctosys_device></rtc_hctosys_device>
*** RTC interfaces ***	
[*] /sys/class/rtc/rtcN (sysfs)	<rtc_intf_sysfs></rtc_intf_sysfs>
[*] /proc/driver/rtc (procfs for rtcN)	<rtc_intf_proc></rtc_intf_proc>
[*] /dev/rtcN (character devices)	<rtc_intf_dev></rtc_intf_dev>
[*] RTC UIE emulation on dev interface	<pre><rtc_intf_dev_uie_emul></rtc_intf_dev_uie_emul></pre>
*** I2C RTC drivers ***	
<*> Atmark Techno BMIC RTC	<rtc_drv_bmic></rtc_drv_bmic>

アラーム割り込みは、sysfs RTC クラスディレクトリ以下のファイルから利用できます。

wakealarm ファイルに UNIX エポックからの経過秒数、または先頭に+を付けて現在時刻からの経過秒 数を書き込むと、アラーム割り込み発生時刻を指定できます。アラーム割り込み発生時刻を変更するに は wakealarm ファイルに"+0"を書き込み、アラーム割り込みのキャンセル後に再設定する必要がありま す。アラーム割り込みの利用例を次に示します。

```
[armadillo ~]# cat /proc/interrupts | grep bmic_rtc_irq 1
173: 0 0 gpio-mxc 13 bmic_rtc_irq
[armadillo ~]# echo +10 > /sys/class/rtc/rtc0/wakealarm 2
[armadillo ~]# cat /sys/class/rtc/rtc0/wakealarm 3
1458781144
[armadillo ~]# cat /sys/class/rtc/rtc0/since_epoch 4
1458781145
[armadillo ~]# cat /proc/interrupts | grep bmic_rtc_irq 5
173: 1 0 gpio-mxc 13 bmic_rtc_irq
```

- アラーム割り込みの発生回数を確認します。この例では0回です。
- アラーム割り込みの発生時刻を10秒後に設定します。
- ③ アラーム割り込みの発生時刻(UNIX エポックからの経過秒数)を確認します。この例では 1458781144秒です。
- ④ 現在時刻(UNIX エポックからの経過秒数)を確認します。アラーム割り込みの発生時刻を超えるまで待ちます。
- ⑤ 再度アラーム割り込みの発生回数を確認します。1増えているのでアラーム割り込みが発生したことを確認できます。



デバイスファイル(/dev/rtc0)経由でもアラーム割り込みを利用することが できます。サンプルプログラムなどのより詳細な情報については、Linux カーネルのソースコードに含まれているドキュメント(Documentation/ rtc.txt)を参照してください。



date コマンドを利用して、UNIX エポックからの経過秒数を日時に変換することができます。

[armadillo ~]# date --date=@`cat /sys/class/rtc/rtc0/since_epoch` Thu Mar 24 10:02:56 JST 2016

7.3.13. 温度センサ

Armadillo-loT の温度センサーは、i.MX 7Dual の TEMPMON(Temperature Monitor)を利用しています。

起動直後の設定では、i.MX 7Dual の測定温度が 105℃以上になった場合、Linux カーネルが/sbin/ poweroff コマンドを実行し、システムを停止します。

<u>sysfs ディレクトリ</u>

/sys/class/thermal/thermal_zone1/

<u>関連するソースコード</u>

drivers/thermal/imx_thermal.c drivers/thermal/thermal_core.c drivers/thermal/cpu_cooling.c drivers/thermal/device_cooling.c drivers/thermal/of-thermal.c drivers/thermal/step_wise.c drivers/thermal/thermal_hwmon.c

<u>カーネルコンフィギュレーション</u>

Device Drivers>	
<*> Generic Thermal sysfs driver>	<thermal></thermal>
[*] Expose thermal sensors as hwmon device	<thermal_hwmon></thermal_hwmon>
[*] APIs to parse thermal data out of device tree	<thermal_of></thermal_of>
-*- Step_wise thermal governor	<thermal_gov_step_wise></thermal_gov_step_wise>
[*] generic cpu cooling support	<cpu_thermal></cpu_thermal>
<pre><*> Temperature sensor driver for Freescale i.MX SoCs</pre>	<imx_thermal></imx_thermal>

7.3.14. AD コンバーター

Armadillo-loT に搭載された Board Management IC の AD コンバーター機能および Armadillo-loT 絶縁デジタル入出力/アナログ入力アドオン モジュール DA00(以降、絶縁 IO アドオンモジュールと記載 します)を利用することができます。

Board Management IC の AD コンバーター機能は、I2C4(I2C ノード: 3-0012)に接続されていま す。Armadillo-loT の電源電圧および Board Management IC の外部バッテリーの電圧を測定すること ができます。

機能(Board Management IC)

分解能: 12bit

測定範囲: 0V ~ 3.3V(Board Management IC の電源電圧)

<u>機能(MCP3202)</u>

分解能: 12bit 測定範囲: OV ~ 5.0V(MCP3202 の電源電圧)

<u>sysfs ディレクトリ</u>

デバイスを認識した順番で /sys/bus/iio/devices/iio:deviceN (N は'0'からの連番)となります。

<u>デバイスファイル</u>

デバイスを認識した順番で /dev/iio:deviceN (Nは'0'からの連番)となります。

<u>関連するソースコード</u>

drivers/iio/industrialio-core.c drivers/iio/industrialio-buffer.c drivers/iio/industrialio-event.c drivers/iio/industrialio-trigger.c drivers/iio/industrialio-triggered-buffer.c drivers/iio/inkern.c drivers/iio/kfifo_buf.c drivers/iio/trigger/iio-trig-sysfs.c drivers/iio/adc/bmic_adc.c drivers/iio/adc/mcp320x.c

<u>カーネルコンフィギュレーション</u>

Device Drivers ---> <*> Industrial I/0 support ---> <110> [*] Enable buffer support within IIO <IIO BUFFER> Industrial I/O buffering based on kfifo <IIO KFIFO BUF> -*--*-Enable triggered sampling support <IIO TRIGGER> Maximum number of consumers per trigger <IIO CONSUMERS PER TRIGGER> (2) Analog to digital converters ---><BMIC ADC> <*> Atmark Techno BMIC ADC <*> Microchip Technology MCP3x01/02/04/08 <MCP320X>

7.3.15. LED

Armadillo-loT に搭載されているソフトウェア制御可能な LED には、GPIO が接続されています。Linux では、GPIO 接続用 LED ドライバ(leds-gpio)で制御することができます。

sysfs LED クラスディレクトリ

/sys/class/leds/led1 /sys/class/leds/led2 /sys/class/leds/led3 /sys/class/leds/led4

<u>関連するソースコード</u>

drivers/leds/led-class.c drivers/leds/led-core.c drivers/leds/led-triggers.c drivers/leds/leds-gpio-register.c drivers/leds/leds-gpio.c drivers/leds/trigger/ledtrig-timer.c drivers/leds/trigger/ledtrig-oneshot.c drivers/leds/trigger/ledtrig-heartbeat.c drivers/leds/trigger/ledtrig-backlight.c drivers/leds/trigger/ledtrig-backlight.c drivers/leds/trigger/ledtrig-gpio.c

<u>カーネルコンフィギュレーション</u>

Device Drivers	>	
[*] LED Suppo	rt>	<new_leds></new_leds>
<*> LED	Class Support	<leds_class></leds_class>
***	LED drivers ***	
<*> LED	Support for GPIO connected LEDs	<leds_gpi0></leds_gpi0>
***	LED Triggers ***	
[*] LED	Trigger support>	<leds_triggers></leds_triggers>
<*>	LED Timer Trigger	<leds_trigger_timer></leds_trigger_timer>
<*>	LED One-shot Trigger	<leds_trigger_oneshot></leds_trigger_oneshot>
<*>	LED Heartbeat Trigger	<leds_trigger_heartbeat></leds_trigger_heartbeat>
<*>	LED backlight Trigger	<leds_trigger_backlight></leds_trigger_backlight>
<*>	LED GPIO Trigger	<leds_trigger_gpio></leds_trigger_gpio>
<*>	LED Default ON Trigger	<leds_trigger_default_on></leds_trigger_default_on>

7.3.16. ユーザースイッチ

Armadillo-loT に搭載されているユーザースイッチには、GPIO が接続されています。GPIO が接続さ れユーザー空間でイベント (Press/Release)を検出することができます。Linux では、GPIO 接続用キー ボードドライバ (gpio-keys)で制御することができます。

ユーザースイッチには、次に示すキーコードが割り当てられています。

ユーザースイッチ	キーコード	イベントコード
SW1	KEY_1	2
SW2	KEY_2	3
SW3	KEY_3	4

表 7.3 キーコード

<u> デバイスファイル</u>

/dev/input/event1^[3]

<u>関連するソースコード</u>

drivers/input/evdev.c drivers/input/ff-core.c drivers/input/input-compat.c drivers/input/input-mt.c drivers/input/input-polldev.c drivers/input/input.c drivers/input/keyboard/gpio_keys.c

<u>カーネルコンフィギュレーション</u>

Device Drivers>	
Input device support>	
-*- Generic input layer (needed for keyboard, mouse,)	<input/>
-*- Polled input device skeleton *** Userland interfaces ***	<input_polldev></input_polldev>
<pre><*> Event interface *** Input Device Drivers ***</pre>	<input_evdev></input_evdev>
[*] Keyboards> <*> GPIO Buttons	<input_keyboard> <keyboard_gpio></keyboard_gpio></input_keyboard>

7.3.17. I2C

Armadillo-loT の I2C インターフェースは、i.MX 7Dual の I2C(I2C Controller) を利用します。また、GPIO を利用した I2C バスドライバ(i2c-gpio)を利用することで、I2C バスを追加することができます。

Armadillo-loT で利用している I2C バスと、接続される I2C デバイスを次に示します。

120 187	I2C デバイス	
120772	アドレス	デバイス名
0/1201)	0x50	M24C01-W EEPROM ^[a]
0(1201)	0x51	M24C01-W EEPROM ^[b]
	0x08	USB3503 USB ハブ
3(I2C4)	0x09	PF3000 パワーマネジメント IC
	0x10~0x17	Board Management IC

表 7.4 I2C デバイス

^[a]アドオンインターフェース(CON1)にアドオンモジュールを接続した場合。 ^[b]アドオンインターフェース(CON2)にアドオンモジュールを接続した場合。

Armadillo-loT の標準状態では、CONFIG_I2C_CHARDEV が有効となっているためユーザードライバ で I2C デバイスを制御することができます。ユーザードライバを利用する場合は、Linux カーネルで I2C デバイスに対応するデバイスドライバを無効にする必要があります。

^[3]USB デバイスなどを接続してインプットデバイスを追加している場合は、番号が異なる可能性があります

<u>機能</u>

最大転送レート: 400kbps

<u>デバイスファイル</u>

/dev/i2c-0 (I2C1) /dev/i2c-3 (I2C4)

<u>関連するソースコード</u>

drivers/i2c/i2c-boardinfo.c drivers/i2c/i2c-core.c drivers/i2c/i2c-dev.c drivers/i2c/algos/i2c-algo-bit.c drivers/i2c/busses/i2c-gpio.c drivers/i2c/busses/i2c-imx.c

<u>カーネルコンフィギュレーション</u>

Device Drivers ---> Device Drivers --->

 Classing text
 Classing tex

7.3.18. SPI

Armadillo-loT の SPI インターフェースは、i.MX 7Dual の ECSPI(Enhanced Configurable SPI)を 利用します。

標準状態では無効になっている CONFIG_SPI_SPIDEV を有効化すると、ユーザードライバで SPI デバイスを制御することができます。

<u>関連するソースコード</u>

drivers/spi/spi-bitbang.c drivers/spi/spi-imx.c drivers/spi/spi.c drivers/spi/spidev.c

<u>カーネルコンフィギュレーション</u>

Device Drive	rs>	
[*] SPI :	support>	<spi></spi>
	*** SPI Master Controller Drivers ***	
-*-	Utilities for Bitbanging SPI masters	<spi_bitbang></spi_bitbang>
<*>	Freescale i.MX SPI controllers *** SPI Protocol Masters ***	<spi_imx></spi_imx>
< >	User mode SPI device driver support	<spi_spidev></spi_spidev>

7.3.19. ウォッチドッグタイマー

Armadillo-loT のウォッチドッグタイマーは、i.MX 7Dual の WDOG(Watchdog Timer) を利用しています。

ウォッチドッグタイマーは、U-Boot によって有効化されます。標準状態でタイムアウト時間は 10 秒 に設定されます。Linux カーネルは、ウォッチドッグタイマードライバの初期化時にタイムアウト時間を 10 秒に再設定します。

何らかの要因でウォッチドッグタイマーのキックができなくなりタイムアウトすると、システムリセットが発生します。

<u>関連するソースコード</u>

drivers/watchdog/imx2_wdt.c

<u>カーネルコンフィギュレーション</u>

Device Drivers ---> [*] Watchdog Timer Support ---> <*> IMX2+ Watchdog

<WATCHDOG> <IMX2_WDT>



i.MX 7Dual の WDOG は、一度有効化すると無効化することができません。そのため、halt コマンドなどを実行して Linux カーネルを停止した場合は、ウォッチドッグタイマーのキックができなくなるためシステムリセットが発生します。

WDOG ドライバーの終了処理では、タイムアウト時間を WDOG の最大 値である 128 秒に設定します。

7.3.20. CPU 周波数スケーリング

Armadillo-loT の CPU 周波数スケーリング機能は、Linux の CPUFreq を利用しています。適切に CPU 周波数を調整することにより、CPU の消費電力を抑えることができます。

<u>sysfs ディレクトリ</u>

/sys/devices/system/cpu/cpu0/cpufreq/
/sys/devices/system/cpu/cpu1/cpufreq/

<u>関連するソースコード</u>

drivers/cpufreq/cpufreq.c drivers/cpufreq/cpufreq_conservative.c drivers/cpufreq/cpufreq_governor.c drivers/cpufreq/cpufreq_interactive.c drivers/cpufreq/cpufreq_ondemand.c drivers/cpufreq/cpufreq_performance.c drivers/cpufreq/cpufreq_stats.c drivers/cpufreq/cpufreq_userspace.c drivers/cpufreq/freq_table.c drivers/cpufreq/imx7-cpufreq.c

<u>カーネルコンフィギュレーション</u>

CPU Power Management>	
CPU Frequency scaling>	
[*] CPU Frequency scaling	<cpu_freq></cpu_freq>
<pre><*> CPU frequency translation statistics</pre>	<cpu freq="" stat=""></cpu>
Default CPUFreq governor (interactive)>	
(X) interactive <cpu< td=""><td>_FREQ_DEFAULT_GOV_INTERACTIVE></td></cpu<>	_FREQ_DEFAULT_GOV_INTERACTIVE>
<pre><*> 'performance' governor</pre>	<cpu_freq_gov_performance></cpu_freq_gov_performance>
<*> 'powersave' governor	<cpu_freq_gov_powersave></cpu_freq_gov_powersave>
<*> 'userspace' governor for userspace freq	uency scaling
	<cpu_freq_gov_userspace></cpu_freq_gov_userspace>
<pre><*> 'ondemand' cpufreq policy governor</pre>	<cpu_freq_gov_ondemand></cpu_freq_gov_ondemand>
-*- 'interactive' cpufreq policy governor	<cpu_freq_gov_interactive></cpu_freq_gov_interactive>
<pre><*> 'conservative' cpufreq governor</pre>	<cpu_freq_gov_conservative></cpu_freq_gov_conservative>
ARM CPU frequency scaling drivers>	
<*> Freescale i.MX7 cpufreq support	<arm_imx7d_cpufreq></arm_imx7d_cpufreq>

Armadillo-loT が対応する CPU 周波数と、CPU(ARM Cortex-A7)の電源電圧の対応を次に示します。

表 7.5 対応する CPU 周波数と電源電圧

CPU 周波数	電源電圧
996MHz	1.075V
792MHz	0.975V

CPU 周波数を決定する機構を、"Governor"と呼びます。工場出荷状態の Armadillo-loT の Linux カーネルで利用可能な Governor を次に示します。

表 7.6 Governor の種類

Governor	説明
performance	負荷に関わらず、常に最大クロックで動作する。
powersave	負荷に関わらず、常に最小クロックで動作する。
userspace	SYSFS ファイルからユーザーがクロックを指定する。
ondemand	負荷がかかるとクロックを上げ、負荷が下がるとクロックも下げる。負荷がかかるとクロックが急激に上がる。
conservative	負荷がかかるとクロックを上げ、負荷が下がるとクロックも下げる。ondemand よりも、負荷に対するクロッ クの変化が段階的に行われる。
interactive	負荷がかかるとクロックを上げ、負荷が下がるとクロックも下げる。ondemand よりも、負荷に対するクロッ クの変化が速やかに行われる。

Governor の変更は sysfs ディレクトリ以下の scaling_governor から行うことができます。CPUO の Governor 変更例を次に示します。

[armadillo ~]# cat /sys/devices/system/cpu/cpu0/cpufreq/scaling_available_governors ①
conservative ondemand userspace powersave interactive performance
[armadillo ~]# echo performance > /sys/devices/system/cpu/cpu0/cpufreq/scaling_governor ③
[armadillo ~]# cat /sys/devices/system/cpu/cpu0/cpufreq/scaling_governor ③
performance

利用可能な Governor を表示します。

0

2 Governor を performance に設定します。

3 Governor を確認します。performance に設定されていることが確認できます。

7.3.21. パワーマネジメント

Armadillo-loT のパワーマネジメント機能は、Linux の SPM(System Power Management)および DPM(Device Power Management)を利用しています。パワーマネジメント状態を省電力モードに遷移 させることにより、Armadillo-loT の消費電力を抑えることができます。



パワーマネジメント機能を利用する場合は、Linux カーネル linux-3.14x1-at7 以降(カーネルイメージ ulmage-x1-v7.00 以降)をご利用ください。

パワーマネジメント状態を省電力モードに遷移させると、アプリケーションの実行は一時停止し、Linux カーネルはサスペンド状態となります。起床要因が発生すると、Linux カーネルのリジューム処理が行わ れた後、アプリケーションの実行を再開します。

<u>sysfs ファイル</u>

/sys/power/state

<u>関連するソースコード</u>

kernel/power/

<u>カーネルコンフィギュレーション</u>

Power management options ---> [*] Suspend to RAM and standby [*] Run-time PM core functionality

<SUSPEND> <PM_RUNTIME>

Armadillo-loT が対応するパワーマネジメント状態と、/sys/power/state に書き込む文字列の対応を 次に示します。

表 7.7 対応するパワーマネジメント状態

パワーマネジメント状態	文字列	説明
Power-On Suspend	standby	Suspend-to-RAM よりも短時間で復帰することができる。
Suspend-to-RAM	mem	Power-On Suspend よりも消費電力を抑えることができる。



i.MX7Dual のリビジョン 1.1 は、Suspend-to-RAM 状態に遷移させることができません。i.MX7Dual のリビジョンは、起動ログに次のように表示されます。

CPU: Freescale i.MX7D rev1.1 996 MHz (running at 792 MHz)

起床要因として利用可能なデバイスは次の通りです。

デバイス	起床要因の有効化	起床要因
UART1(CON1)	[armadillo ~]# echo enabled > /sys/bus/platform/ drivers/imx-uart/30860000.serial/tty/ttymxc0/power/ wakeup	データ受信 。 ジ ・ ジ
UART2(CON2)	[armadillo ~]# echo enabled > /sys/bus/platform/ drivers/imx-uart/30890000.serial/tty/ttymxc1/power/ wakeup	データ受信 。 ジ ・
UART5(CON9)	[armadillo ~]# echo enabled > /sys/bus/platform/ drivers/imx-uart/30a70000.serial/tty/ttymxc4/power/ wakeup	データ受信 ぐり ぐり
Ethernet(CON6)	[armadillo ~] # apt-get install ethtool [armadillo ~] # ethtool -s eth0 wol g	Wake-on-LAN のマ ジックパケットを受 信
USB ホスト(CON7)	<pre>[armadillo ~]# echo enabled > /sys/bus/platform/ devices/30b10000.usb/power/wakeup [armadillo ~]# echo enabled > /sys/bus/platform/ drivers/ci_hdrc/ci_hdrc.0/power/wakeup [armadillo ~]# echo enabled > /sys/bus/platform/ drivers/ci_hdrc/ci_hdrc.0/usb1/power/wakeup</pre>	USB デバイスの挿抜 ぐ ^り ぐ ^り

表 7.8 起床要因として利用可能なデバイス



8. Debian ユーザーランド仕様

本章では、工場出荷状態の Armadillo-loT G3 の Deabin ユーザーランドの基本的な仕様について説明します。

8.1. Debian ユーザーランド

Armadillo-loT G3 の標準ルートファイルシステムは、32-bit hard-float ARMv7 (「armhf」)アーキ テクチャ用の Debian GNU/Linux 8 (コードネーム 「jessie」)です。出荷状態、または標準イメージを 展開した直後のユーザーランド内には、Armadillo の動作に必要な最小限のパッケージや設定が含まれて います。

Armadillo-loT G3 にインストールされた Debian GNU/Linux 8 は、eMMC または SD カード上で 動作します。Linux カーネルが動作している状態で Armadillo の電源を切断する場合は、必ず 「halt」 コマンドによる終了を行い、RAM 上にキャッシュされている eMMC または SD カード への書き込み処 理を完了するようにしてください。再起動を行う場合も同様に、reboot コマンドによる再起動を行って ください。

8.2. パッケージ管理

パッケージ管理システム APT(Advanced Packaging Tool)を使用して、パッケージを管理する方法 について記載します。工場出荷状態の Debian には動作に必要な最低限のパッケージしかインストールさ れていませんが、APT を使用することで、簡単にパッケージを追加することができます。

工場出荷状態では、APT はインターネット上の Debian サイト(HTTP サーバー)から利用可能なパッ ケージのインデックスを取得します^[1]。そのため、APT を使用するためにはネットワークを有効化し、 インターネットに接続できる状態にしておく必要があります。

ネットワークを有効化する方法については、「6.2. ネットワーク」を参照してください。



システムクロックが大幅にずれた状態で、APT を利用すると警告メッセー ジが出力される場合があります。事前に「6.5. RTC」を参照してシステム クロックを合わせてください。

apt-get update	
パッケージイン	·デックスファイルを最新の状態にアップデートします。
引数	無し
使用例	[armadillo ~]# apt-get update

^[1]/etc/apt/sources.list で設定しています。記述ルールなどについては、sources.list のマニュアルページを参照してください。

apt-get upgrade	
現在インストー	ルされている全てのパッケージを最新バージョンにアップグレードします。
引数	無し
使用例	[armadillo ~]# apt-get upgrade

apt-get install [パッケージ名]			
引数に指定したパッケージをインストールします。すでにインストール済みの場合はアップ グレードします。			
引数 パッケージ名(複数指定可能)			
使用例 [armadillo ⁻]# apt-get install gcc			

apt-get remove [パッケージ名]				
引数に指定した もしません。	cパッケージをアンインストールします。インストールされていない場合は何			
引数	パッケージ名(複数指定可能)			
使用例	[armadillo ~]# apt-get remove apache2			

apt-cache search [キーワード]				
引数に指定し	引数に指定したキーワードをパッケージ名または説明文に含むパッケージを検索します。			
引数	引数 キーワード(正規表現が使用可能)			
使用例	[armadillo ~] # apt-cache search "Bourne Again SHell" bash-doc - Documentation and examples for the The GNU Bourne Again SHell bash-static - The GNU Bourne Again SHell (static version) bash - The GNU Bourne Again SHell			

9. ブートローダー仕様

本章では、ブートローダーの起動モードや利用することができる機能について説明します。

9.1. ブートローダー起動モード

ブートローダーが起動すると、USB シリアル変換アダプタのスライドスイッチの状態により、2 つの モードのどちらかに遷移します。USB シリアル変換アダプタのスライドスイッチの詳細については、「4.5. スライドスイッチの設定について」を参照してください。

表 9.1 ブートローダー起動モード

起動モードの種別	スライドスイッチ	説明
保守モード	外側	各種設定が可能な U-Boot コマンドプロンプトが起動します。
オートブートモード	内側	電源投入後、自動的に Linux カーネルを起動させます。

USB シリアル変換アダプタが未接続の場合オートブートモードとなり、Linux カーネルが起動します。

9.2. ブートローダーの機能

U-Bootの保守モードでは、Linuxカーネルの起動オプションの設定などを行うことできます。

保守モードで利用できる有用なコマンドは、「表 9.2. 保守モード 有用なコマンド一覧」に示します。

表 9.2 保守モード 有用なコマンド一覧

コマンド	説明
boot	OS を起動する場合に使用します
bdinfo	ハードウェアの情報を表示します
md	簡易的にメモリアクセスする場合に使用します
mm	
nm	
mw	
ср	
cmp	
printenv	
setenv	環境変数の設定をする場合に使用します、環境変数にて OS の起動設定等をおこなうことができます
saveenv	
crc32	メモリ空間のチェックサムを表示する場合に使用します
version	ブートローダーのバージョンを表示します

各コマンドのヘルプを表示するには「図 9.1. U-Boot コマンドのヘルプを表示」のようにします。

=>	help	[コマン	ド]
----	------	------	----

図 9.1 U-Boot コマンドのヘルプを表示

9.2.1. Linux カーネルイメージと device tree blob の指定方法

ブートローダーが OS を起動させる場合、eMMC または、SD カード内に保存されている Linux カー ネルイメージと device tree blob を使用することができます。 ファイルを保存しているデバイスを指定するには、環境変数 "mmcdev" を、パーティション番号を指 定するには 環境変数 "mmcpart" を使用します。

Linux カーネルイメージはファイル名 "ulmage" で保存されたものを使用します。device tree blob はファイル名 "armadillo_iotg_g3.dtb" で保存されたものを使用します。

"mmcdev" で設定可能な値と、起動デバイスの関係を 「表 9.3. mmcdev の設定値と起動デバイス」に示します。

表 9.3 mmcdev の設定値と起動デバイス

設定値	起動デバイス	
0	SD カード(CON4 に接続)	
1	eMMC	

eMMC のパーティション 1 を指定する場合、「図 9.2. eMMC のパーティション 1 に保存された Linux カーネルイメージから起動する」のようにします。

=> setenv mmcdev 1

=> setenv mmcpart 1

図 9.2 eMMC のパーティション1 に保存された Linux カーネルイメージから起動する

QSPI 用のブートローダーと、SD 用のブートローダーにて、"mmcdev"と"mmcpart"のデフォルト値 が異なります。 ブートローダーの種類と、デフォルト値の関係を「表 9.4. ブートローダーの種類と mmcdev, mmcpart のデフォルト値」に示します。

表 9.4 ブートローダーの種類と mmcdev, mmcpart のデフォルト値

ブートローダーの種類	ブートローダーファイル名	mmcdev デフォルト値	mmcpart デフォルト値
QSPI 用	u-boot-x1-at*.bin	1 (eMMC)	1
SD 用	u-boot-x1-sd-at*.bin	0(SD)	1

9.2.2. ルートファイルシステムの指定方法

ルートファイルシステムが構築されているデバイスは、環境変数 "mmcroot" で指定することができます。

eMMC のパーティション 2 を指定する場合、「図 9.3. eMMC のパーティション 2 に保存されたルートファイルシステムを指定する」のようにします。

=> setenv mmcroot /dev/mmcblk2p2

図 9.3 eMMC のパーティション2に保存されたルートファイルシステムを指定する

QSPI 用のブートローダーと、SD 用のブートローダーにて、"mmcroot"のデフォルト値が異なります。 ブートローダーの種類と、デフォルト値の関係を「表 9.5. ブートローダーの種類と mmcroot のデフォ ルト値」に示します。

ブートローダーの種類	ブートローダーファイル名	mmcroot デフォルト値
QSPI 用	u-boot-x1-v*.*.bin	/dev/mmcblk2p2(eMMC パーティション 2)
SD用	u-boot-x1-sd-v*.*.*.bin	/dev/mmcblk0p2(SD パーティション 2)

表 9.5 ブートローダーの種類と mmcroot のデフォルト値

9.2.3. 環境変数の保存

環境変数は"saveenv"コマンドにて保存することができます。保存を行わずに、Armadillo-loT の電源 を切ると setenv で設定した環境変数は消えてしまいます。

QSPI 用のブートローダーを使用した場合、環境変数は QSPI 内に保存されます。SD 用のブートローダーを使用した場合、環境変数は SD 内に保存されます。

全ての環境変数をデフォルト値に戻すには、「図 9.4. 全ての環境変数をデフォルト値に戻す」のよう にします。

=> env default -a

=> saveenv

図 9.4 全ての環境変数をデフォルト値に戻す

9.2.4. Linux カーネル起動オプション

9.2.4.1. 代表的な Linux カーネル起動オプション

Linux カーネルには様々な起動オプションがあります。詳しくは、Linux の解説書や、Linux カーネル のソースコードに含まれているドキュメント (Documentation/kernel-parameters.txt)を参照してくだ さい。

ここでは Armadillo-loT で使用することができる、代表的な起動オプションを「表 9.6. Linux カーネルの起動オプションの一例」に紹介します。

オプション 指定子	説明
	起動ログなどが出力されるイニシャルコンソールを指定します。 次の例では、コンソールに ttymxc1 を、ボーレートに 115200 を指定しています。
console=	console=ttymxc1,115200

表 9.6 Linux カーネルの起動オプションの一例

オプション 指定子	
root-	ルートファイルシステムが構築されているデバイスを指定します。 デバイスには Linux カーネルが認識した場合のデバイスを指定します。 initrd をルートファイルシステムとする場合には、以下の例のように設定します。 root=/dev/ram0
1001-	ー SD カードにルートファイルシステムを配置する場合には、SD カードのデバイスファイルを指定します。次の例 では、デバイスに microSD カードの第2パーティションを指定しています。
	root=/dev/mmcblk0p2
rootwait	"root="で指定したデバイスが利用可能になるまでルートファイルシステムのマウントを遅らせます。
mem	Linux カーネルが利用可能なメモリの量を指定します。RAM の一部を専用メモリとして利用したい場合などに設 定します。

9.2.4.2. Linux カーネル起動オプションの設定方法

Linux カーネル起動オプションは環境変数 "mmcargs" で指定することができます。

"mmcargs" のデフォルト値は次に示す値に設定されています。

setenv mmcargs setenv bootargs console=\${console},\${baudrate} root=\${mmcroot} \${optargs}

デフォルトでは、コンソールには環境変数 "console"が、コンソールのボーレートには環境変数 "baudrate"が、ルートファイルシステムには、環境変数 "mmcroot"が設定されています。

Linux カーネル起動オプションの追加をしたい場合、環境変数 "optargs"を使用すると便利です。

次に、例として、Linux カーネルが利用可能なメモリの量を 384M に設定する方法を「図 9.5. 利用可能なメモリ量を 384M にする」に示します。

=> setenv optargs mem=384M
=> saveenv
=> printenv optargs
mem=384M

図 9.5 利用可能なメモリ量を 384M にする

10. ビルド手順

本章では、工場出荷イメージと同じイメージを作成する手順について説明します。

使用するソースコードは、開発セット付属の DVD に収録されています。最新版のソースコードは、 Armadillo サイトからダウンロードすることができます。新機能の追加や不具合の修正などが行われて いるため、DVD に収録されているものよりも新しいバージョンがリリースされているかを確認して、最 新バージョンのソースコードを利用することを推奨します。

Armadillo サイト - Armadillo-loT ゲートウェイドキュメント・ダウンロード

http://armadillo.atmark-techno.com/armadillo-iot-g3/downloads



開発作業では、基本ライブラリ・アプリケーションやシステム設定ファイ ルの作成・配置を行います。各ファイルは作業ディレクトリ配下で作成・ 配置作業を行いますが、作業ミスにより誤って作業用 PC 自体の OS を破 壊しないために、すべての作業は root ユーザーではなく**一般ユーザー**で 行ってください。

10.1. ブートローダーをビルドする

ここでは、ブートローダーである「U-Boot」のソースコードからイメージファイルを作成する手順を 説明します。

手順10.1 ブートローダーをビルド

1. ソースコードの準備

U-Boot のソースコードアーカイブを準備し展開します。

[PC ~]\$ ls
uboot_2014.04-at1.0.0.tar.gz
[PC ~]\$ tar xf uboot_2014.04-at[version].tar.gz
[PC ~]\$ ls
uboot_2014.04-at[version] uboot_2014.04-at[version].tar.gz

2. デフォルトコンフィギュレーションの適用

U-Boot ディレクトリに入り、Armadillo-IoT ゲートウェイ G3 用のデフォルトコンフィ ギュレーションを適用します。ここでは例としてフラッシュメモリ起動用イメージを作成しま す。デフォルトコンフィグには x1_config を指定します。SD 起動用イメージを作成する場合 は、x1_sd_config を指定してください。

[PC ~]\$ cd uboot_2014.04-at[version]
[PC ~/uboot_2014.04-at[version]]\$ make ARCH=arm x1_config

3. ビルド

ビルドには make コマンドを利用します。

[PC ~/uboot_2014.04-at[version]]\$ make CROSS_COMPILE=arm-linux-gnueabihf-

4. イメージファイルの生成確認

ビルドが終了すると、U-Boot ディレクトリにイメージファイルが作成されています。

[PC ~/uboot_2014.04-at[version]]\$ ls u-boot-x1.bin
u-boot-x1.bin

10.2. Linux カーネルをビルドする

ここでは、Linux カーネルのソースコードと initramfs アーカイブから、イメージファイルを作成する 手順を説明します。

<u>ビルドに必要なファイル</u>

linux-3.14-x1-at[version].tar.gz initramfs_x1-[version].cpio.gz

手順 10.2 Linux カーネルをビルド

1. アーカイブの展開

Linux カーネルのソースコードアーカイブを展開します。

```
[PC ~]$ ls
initramfs_x1-[version].cpio.gz linux-3.14-x1-at[version].tar.gz
[PC ~]$ tar xf linux-3.14-x1-at[version].tar.gz
[PC ~]$ ls
initramfs_x1-[version].cpio.gz linux-3.14-x1-at[version] linux-3.14-x1-
at[version].tar.gz
```

Ś

2. initramfs アーカイブへのシンボリックリンク作成

Linux カーネルディレクトリに移動して、initramfs アーカイブへのシンボリックリンク作成します。

```
[PC ~]$ cd linux-3.14-x1-at[version]
[PC ~/linux-3.14-x1-at[version]]$ ln -s ../initramfs_x1-[version].cpio.gz
initramfs_x1.cpio.gz
```

Ŷ

3. コンフィギュレーション

コンフィギュレーションをします。

[PC ~/linux-3.14-x1-at[version]]\$ make ARCH=arm x1_defconfig

4. ビルド

ビルドするには、次のようにコマンドを実行します。

```
[PC ~/linux-3.14-x1-at[version]]$ make ARCH=arm CROSS_COMPILE=arm-linux-gnueabihf-
[PC ~/linux-3.14-x1-at[version]]$ make ARCH=arm CROSS_COMPILE=arm-linux-gnueabihf-
LOADADDR=0x80008000 uImage
```

5. イメージファイルの生成確認

ビルドが終了すると、arch/arm/boot/ディレクトリと、arch/arm/boot/dts/以下にイ メージファイル(Linux カーネルと DTB)が作成されています。

```
[PC ~/linux-3.14-x1-at[version]]$ ls arch/arm/boot/uImage
uImage
[PC ~/linux-3.14-x1-at[version]]$ ls arch/arm/boot/dts/armadillo_iotg_g3.dtb
armadillo_iotg_g3.dtb
```

10.3. Debian GNU/Linux ルートファイルシステムをビルドする

ここでは、x1-debian-builder を使って、Debian GNU/Linux ルートファイルシステムを構築する方 法を示します。

x1-debuan-builder は ATDE6 等の PC で動作している Linux 上で Armadillo-loTG3 用の armhf アーキテクチャに対応した Debian GNU/Linux ルートファイルシステムを構築することができるツール です。

Armadillo-loT G3 を一度起動した後のルートファイルシステム上には、使い方によっては ssh の秘密 鍵や、動作ログ、シェルのコマンド履歴、ハードウェアの UUID に紐付く設定ファイル等が生成されて います。そのまま、他の Armadillo-loT G3 にルートファイルシステムをコピーした場合は、鍵の流出 や UUID の不一致による動作の相違が起きる可能性があります。そのため、量産等に使用するルートファ イルシステムは新規に x1-debuan-builder を使って構築することをお勧めします。

10.3.1. 出荷状態のルートファイルシステムアーカイブを構築する

出荷状態のルートファイルシステムアーカイブを構築する手順を次に示します。パッケージをインター ネット上から取得するため回線速度に依存しますが、40 分程度かかります。

[ATDE ~]\$ sudo apt-get update && sudo apt-get install qemu-user-static [ATDE ~]\$ tar xf x1-debian-builder-[VERSION].tar.gz [ATDE ~]\$ cd x1-debian-builder-[VERSION] [ATDE ~]\$ sudo ./build.sh

図 10.1 出荷状態のルートファイルシステムアーカイブを構築する手順

Ŀ

10.3.2. カスタマイズされたルートファイルシステムアーカイブを構築する

x1-debian-builder-*[VERSION]*/aiotg3_resources内のファイルを変更し、build.shを実行することで、ルートファイルシステムをカスタマイズすることができます。

10.3.2.1. ファイル/ディレクトリを追加する

aiotg3_resources/以下に配置したファイルやディレクトリは resources ディレクトリを除いて、 そのまま、ルートファイルシステムの直下にコピーされます。ファイルの UID と GID は共に root にな ります。

10.3.2.2. パッケージを変更する

aiotg3_resources/resources/packages を変更することで、ルートファイルシステムにインストー ルするパッケージをカスタマイズすることができます。

パッケージ名は1行に1つ書くことができます。パッケージ名は Armadillo-loT G3 上で "apt-get install" の引数に与えることのできる正しい名前で記載してください。

誤ったパッケージ名を指定した場合は、ビルドログに以下のようなエラーメッセージが表示されて当 該のパッケージが含まれないアーカイブが生成されます。

E: Unable to locate package XXXXX

図 10.2 誤ったパッケージ名を指定した場合に起きるエラーメッセージ



パッケージに依存する他のパッケージは明記しなくても、apt によって自動的にインストールされます。また、apt や dpkg 等の Debian GNU/ Linux の根幹となるパッケージも自動的にインストールされます。



packages には lua と ruby のインタプリタや、Web サーバー(lighttpd) が含まれていますが、これらが不要な場合は、それぞれの行を削除してく ださい。



openssh-server のような「パッケージのインストールの際に、自動的に 秘密鍵を生成する」パッケージは、基本的に packages には追加せず、 Armadillo を起動した後に "apt-get install" を使って個別にインストール してください。

openssh-server を packages に追加した場合、構築したルートファイル システムアーカイブを書き込んだ全ての Armadillo に、単一の公開鍵を 使ってログインすることができてしまいます。もし、意図的に、複数の Armadillo で同一の秘密鍵を利用したい場合、脆弱性となり得ることを理解して適切な対策をとった上で利用してください。

11. イメージファイルの書き換え方法

本章では、Armadillo-loT G3 の内蔵ストレージ(eMMC 及び QSPI フラッシュメモリ)に書き込まれているイメージファイルを書き換える手順について説明します。

本章で使用するブートローダーイメージファイルなどは、評価セット付属の DVD に収録されていま す。最新版のファイルは、"Armadillo サイト"でダウンロードすることができます。新機能の追加や不具 合の修正などが行われているため、DVD に収録されているものよりも新しいバージョンがリリースされ ているかを確認して、最新バージョンを利用することを推奨します。

Armadillo サイト - Armadillo-IoT G3 ドキュメント・ダウンロード

http://armadillo.atmark-techno.com/armadillo-iot-g3/downloads

11.1. インストールディスクを使用する

インストールディスクを使用すると、内蔵ストレージ上のすべてのイメージをまとめて書き換えることができます。 Armadillo がソフトウェアの問題により起動しなくなった場合の復旧方法としてもご使用頂けます。



内蔵ストレージに保存されている、すべてのイメージファイルが上書きさ れるため、既に保存されているデータやアプリケーションなどは削除され ます。

特定のイメージのみ書き換えたい場合には 「11.2. 特定のイメージファイ ルだけを書き換える」 を参照してください。

インストールディスクは ATDE で作成します。インストールディスクの作成に使用するファイルを次 に示します。

表 11.1 インストールディスク作成に使用するファイル

ファイル	ファイル名
インストールディスクイメージ	install_disk_sd <i>_[version]</i> .img

11.1.1. インストールディスクの作成

- 1. 512 MB 以上の SD カードを用意してください。
- 2. ATDE に SD カードを接続します。詳しくは「4.2.2. 取り外し可能デバイスの使用」を参照してください。
- 3. SD カードがマウントされている場合、アンマウントします。

[PC [~]]\$ **mount** (省略)

رک ک

/dev/sdb1 on /media/atmark/B18A-3218 type vfat (rw, nosuid, nodev, relatime, uid=1000, gid=1000, fmask=0022, dmask=0077, codepage=437, iocharse t=utf8, shortname=mixed, showexec, utf8, flush, errors=remount-ro, uhelper=udisks2) [PC ~]\$ sudo umount /dev/sdb1

4. SD カードにインストールディスクイメージを書き込みます。

```
[PC ~]$ sudo dd if=install_disk_sd_[version].img of=/dev/sdb bs=4M
94+1 レコード入力
94+1 レコード出力
397410304 バイト (397 MB) コピーされました、 45.8441 秒、 8.7 MB/秒
[PC ~]$ sync
```

11.1.2. インストールの実行

- Armadilloの電源が切断されていることを確認します。接続されていた場合は、電源を切断 してください。また、「17.10. CON13 RTC バックアップインターフェース 1」 にバッテリー が接続されている場合は、必ず取り外して下さい。
- USB シリアル変換アダプタのスライドスイッチを確認します。スライドスイッチが「図 4.8. スライドスイッチの設定」の1 側に設定されている事を確認してください。
- 3. インストールディスクを使用して SD ブートを行います。SD スロット(CON4)にインストー ルディスクを接続し、JP1 をショートに設定してください。
- ユーザースイッチ1を押しながら Armadillo に電源を投入すると SD カードからブートロー ダーが起動し、次に示すログが表示されます。 ログが表示されたら、ユーザースイッチ1を 離してください。 ユーザースイッチ1の位置については「3.4. Armadillo-loT ゲートウェイ の外観」を参照してください。

```
U-Boot 2014.04-at2 (Jun 12 2016 - 17:47:04)
       Freescale i.MX7D rev1.1 at 792 MHz
CPU
CPU:
       Temperature: can't get valid data!
Reset cause: POR
I2C:
       readv
DRAM: 512 MiB
       FSL SDHC: 0, FSL SDHC: 1
MMC:
In:
       serial
Out:
       serial
Err:
       serial
Found PFUZE300! deviceid 0x30, revid 0x11
Board Type: Armadillo-IoT G3(0a00000)
Revison: 0002
S/N: 2000
DRAM: 00001d05
XTAL: 00
      FEC0
Net:
Normal Boot
=>
```

5. 次のように"boot"コマンドを実行するとインストールが始まり、自動的に eMMC と QSPI が書き換えられます。

```
=> boot
mmc0 is current device
mmc0 is current device
reading boot.scr
** Unable to read file boot.scr **
reading uImage
9301216 bytes read in 501 ms (17.7 MiB/s)
Booting from mmc ...
reading armadillo_iotg_g3.dtb
52708 bytes read in 20 ms (2.5 MiB/s)
## Booting kernel from Legacy Image at 80800000 ...
  Image Name: Linux-3.14.38-at2
  Image Type: ARM Linux Kernel Image (uncompressed)
                9301152 Bytes = 8.9 MiB
  Data Size:
  Load Address: 80008000
  Entry Point: 80008000
  Verifying Checksum ... OK
## Flattened Device Tree blob at 83000000
  Booting using the fdt blob at 0x83000000
  Loading Kernel Image ... OK
  Using Device Tree in place at 83000000, end 8300fde3
Starting kernel ...
: (省略)
*+*+* Recovery Start!! *+*+*
```



6. 以下のようにメッセージが表示され、自動的に halt するとインストール完了です。

```
*+*+* Recovery Completed!! *+*+*
System is going down for system reboot now.
Starting local stop scripts.
Syncing all filesystems: done
Unmounting all filesystems: done
The system is going down NOW!
Sent SIGTERM to all processes
Sent SIGKILL to all processes
Requesting system halt
reboot: System halted
```

インストール完了後は JP1 をオープンに設定してください。

11.2. 特定のイメージファイルだけを書き換える

Armadillo-loT G3 が起動した状態であれば、特定のイメージファイルだけを書き換えることができます。

イメージファイルと書き込み先の対応を次に示します。

表 11.2 イメージファイルと書き込み先の対応

名称	ファイル名	ストレージ	デバイスファイル
ブートローダーイメージ	u-boot-x1 <i>-[version]</i> .bin	QSPI フラッシュ メモリ	/dev/mtdblock0
Linux カーネルイメージ	ulmage-x1-[version]		/dev/mmcblk2p1
Device Tree Blob	armadillo_iotg_g3- <i>[version]</i> .dtb	AMMC	/dev/mmcblk2p1
Debian GNU/Linux ルート ファイルシステム	debian-jessie- armhf_aiotg3_ <i>[version]</i> tar.gz		/dev/mmcblk2p2

11.2.1. ブートローダーイメージの書き換え

ブートローダーイメージの書き換え方法を次に示します。MTD のブロックデバイスに直接イメージ ファイルを書き込むことで行います。

```
[armadillo ~]# dd if=u-boot-x1-[version].bin of=/dev/mtdblock0 ①
282+1 records in
282+1 records out
288816 bytes (289 kB) copied, 5.4582 s, 52.9 kB/s
[armadillo ~]$ sync
```

MTD のブロックデバイスの先頭からブートローダーイメージを書き込みます。

11.2.2. Linux カーネルイメージの書き換え

Linux カーネルイメージの書き換え方法を次に示します。

```
[armadillo ~]# mount -t vfat /dev/mmcblk2p1 /mnt ①
[armadillo ~]# cp uImage-x1-[version] /mnt/uImage ②
[armadillo ~]# umount /mnt ③
```

● eMMC の第 1 パーティションを/mnt/ディレクトリにマウントします。

Linux カーネルイメージを/mnt/ディレクトリにコピーします。

③ /mnt/ディレクトリにマウントした eMMC の第 1 パーティションをアンマウントします。

11.2.3. DTB の書き換え

DTB の書き換え方法を次に示します。

```
[armadillo ~]# mount -t vfat /dev/mmcblk2p1 /mnt ①
[armadillo ~]# cp armadillo_iotg_g3-[version].dtb /mnt/armadillo_iotg_g3.dtb ②
[armadillo ~]# umount /mnt ③
```

eMMC の第1パーティションを/mnt/ディレクトリにマウントします。

- 2 DTB を/mnt/ディレクトリにコピーします。
- 3 /mnt/ディレクトリにマウントした eMMC の第1 パーティションをアンマウントします。

11.2.4. ルートファイルシステムの書き換え

eMMC 上のルートファイルシステムを書き換える手順を次に示します。

手順 11.1 eMMC 上のルートファイルシステムを書き換える

- eMMC 上のルートファイルシステムを書き換えるには、SD ブートを行う必要があります。 ブートディスクの作成方法や SD ブートの実行方法ついては「15. SD ブートの活用」を参照 してください。
- 2. Debian GNU/Linux ルートファイルシステムアーカイブを準備しておきます。

```
[armadillo ~]# ls
debian-jessie-armhf_aiotg-g3_[version].tar.gz
```

3. ルートファイルシステムを eMMC の第 2 パーティションに再構築します。

```
[armadillo ~]# mkfs.ext4 /dev/mmcblk2p2 ①
mke2fs 1.42.12 (29-Aug-2014)
/dev/mmcblk2p2 contains a ext4 file system
-last mounted on /root on Thu Jan 1 09:00:07 1970
Proceed anyway? (y,n) y ②
...[省略]...
[armadillo ~]# mount -t ext4 /dev/mmcblk2p2 /mnt ③
[armadillo ~]# tar zxf debian-jessie-armhf_aiotg-g3l_[version].tar.gz -C /mnt ④
```

```
    eMMC の第 2 パーティションのファイルシステムを再構築します。
    y に続き ENTER を入力します。
    eMMC の第 2 パーティションを/mnt/ディレクトリにマウントします。
    ルートファイルシステムアーカイブを/mnt/ディレクトリに展開します。
    /mnt/ディレクトリにマウントした eMMC の第 2 パーティションをアンマウントします。
```

12. 開発の基本的な流れ

この章では Armadillo-loT G3 を使ったアプリケーションソフトウェアの 開発方法について説明します。

Armadillo-loT G3 を使ったアプリケーションソフトウェア開発には、Ruby 等の軽量スクリプト言語 を使うことができます。

新たにパケット通信、各種アドオンボードを利用したセンサーからのデータ読み出し を実装したアプ リケーションプログラムを実装するときは、Ruby 等の軽量スクリプト言語を 使った開発をお勧めしま す。

Armadillo-loT G3 の出荷用のユーザーランドには、最初から Ruby インタプリタ がインストールされているので、PC と同じように開発を進めることができます。

もちろん、Ruby に限らず、Debian の提供する豊富なパッケージ群から Python や Go、 Haskel といったスクリプト言語を自由にインストールして使うことも可能です。

12.1. 軽量スクリプト言語によるセンサーデータの送信例(Ruby)

ここでは、サンプルとして Armadillo-loT G3 に搭載された温度センサーの値を 定期的に HTTP POST でパラメータ名 "temp" に格納した値として送信する例を示します。

温度センサーからの値の取得は sysfs から可能です。

ここで作成するアプリケーションは Armadillo-loT G3 で動作するクライアントと ATDE で動作する テスト用のサーバーの2つです。 ATDE で動作させるためのテスト用のサーバーは、典型的な HTTP プ ロトコルで アクセスできる Web API を持ったサービスを模擬しています。テスト用サーバーは 単に入 力された POST リクエストの内容を変数に格納してコンソールに出力し、 クライアントには"Thanks!"と いう文字列を返します。

12.1.1. テスト用サーバーの実装

最初に ATDE6 にテスト用サーバーの動作に必要なパッケージをインストールします。

[PC ~]\$ sudo apt-get install ruby
[PC ~]\$ sudo gem install sinatra

図 12.1 ruby と sinatra のインストール

次にエディタで次のコードを入力して、server.rb として保存してください。

```
require 'sinatra'
```

```
post '/' do
   puts "Temperature is #{params[:temp]}"
    "Thanks!\n"
end
```

図 12.2 テスト用サーバー (server.rb)

12.1.2. テスト用サーバーの動作確認

Armadillo-loT G3 でクライアントアプリケーションを動かす前に、テスト用サーバーの動作確認を行います。 動作確認は Armadillo-loT G3 から cURL コマンドを使って、クライアントアプリケーション と同等の リクエストを送ってみます。

まず、ATDE6 の IP アドレス を確認しておきます。下記の例では、ip または ifconfig コマンドで確認すると ATDE6 の IP アドレス が 172.16.2.117 であることがわかります。

[PC ~]\$ ip addr show eth0 2: eth0: <BROADCAST,MULTICAST,UP,LOWER_UP> mtu 1500 qdisc pfifo_fast state UNKNOWN group default qlen 1000 link/ether 00:0c:29:30:b0:e0 brd ff:ff:ff:ff:ff inet 172.16.2.117/16 brd 172.16.255.255 scope global dynamic eth0 valid_lft 65913sec preferred_lft 65913sec inet6 fe80::20c:29ff:fe30:b0e0/64 scope link valid_lft forever preferred_lft forever

図 12.3 IP アドレスの確認 (ip コマンド)

[PC ~]\$ sudo ifconfig
eth0 Link encap:イーサネット ハードウェアアドレス 00:0c:29:30:b0:e0
inet アドレス:172.16.2.117 ブロードキャスト:172.16.255.255 マスク:255.255.0.0
inet6アドレス: fe80::20c:29ff:fe30:b0e0/64 範囲:リンク
UP BROADCAST RUNNING MULTICAST MTU:1500 メトリック:1
RX パケット:132712 エラー:59329 損失:0 オーバラン:0 フレーム:0
TX パケット:13632 エラー:0 損失:0 オーバラン:0 キャリア:0
衝突(Collisions):0 TX キュー長:1000
RX バイト:124163876(118.4 MiB) TX バイト:970956(948.1 KiB)
割り込み:19 ベースアドレス:0x2024

図 12.4 IP アドレスの確認 (ifconfig コマンド)

次の例のように server.rb を実行すると、全ての IP アドレスからのリクエストを 8081 番ポートで Web サーバーとして待ち受けます。

[PC ~]\$ ruby server.rb -p 8081 -o 0.0.0.0 [2016-03-28 16:02:15] INF0 WEBrick 1.3.1 [2016-03-28 16:02:15] INF0 ruby 2.1.5 (2014-11-13) [i386-linux-gnu] == Sinatra (v1.4.7) has taken the stage on 4567 for development with backup from WEBrick [2016-03-28 16:02:15] INF0 WEBrick::HTTPServer#start: pid=10849 port=8081 Ą

ここで、Armadillo-loT G3 から cURL を使ってテストデータを送ってみましょう。正しく通信でき た場合は、"Thanks!" の文字列が表示されます。もし、"Connection refused" 等が表示された場合は、 一旦 ATDE6 の IP アドレスに ping を送信してネットワークの設定に問題が無いか確認してください。

```
[Armadillo ~]$ curl -d "temp=30" 172.16.2.117:8081
Thanks!
```

図 12.5 curl によるテストデータの送信

正しく受信できた場合は、ATDE6 で起動しているテスト用サーバーが起動しているコンソールに下記 の文字列が出力されます。

Temperature is 30

図 12.6 ATDE6 におけるテストデータの受信表示

12.2. クライアントの実装

Armadillo-loT G3 で動作するクライアントを実装します。下記のコードをエディタで入力して、 client.rb として保存してください。ファイルは、ATDE6 上で作成しても Armadillo-loT G3 上で、vi 等を使って作成しても構いません。ATDE6 で作成した場合は次の手順で、Armadillo-loT G3 へ転送し ます。

```
require 'net/http'
uri = URI.parse(ARGV[0])
thermal_sys = "/sys/class/thermal/thermal_zone0/temp"
File.open(thermal_sys, "r") do |f|
   @temp=(f.read.to_f/1000).round(2)
end
response = Net::HTTP.post_form(uri, {"temp" => @temp})
puts response.body
```

図 12.7 温度送信クライアント(client.rb)

12.3. Armadillo-loT G3 へのファイルの転送

ATDE6 上で作成したソースコードを Armadillo-loT G3 に配置する方法の一例として、 ここでは、 SSH を使った転送方法を説明します。

[armadillo ~]# apt-get install openssh-server

図 12.8 Armadillo-loT G3 への SSH サーバーのインストール
[ATDE ~]\$ scp client.rb atmark@[armadilloのIPアドレス]:~/

図 12.9 ATDE6 から Armadillo-loT G3 への client.rb の転送

12.4. クライアントの実行

作成した温度送信クライアントを実行します。第一引数にはテスト用サーバーが動いている ATDE6 の IP アドレスとポートを HTTP スキーマの URI で記述してください。

[armadillo ~]# **ruby client.rb http://172.16.2.117:8081** Thanks!

図 12.10 クライアントの実行方法

正しくクライアントとの通信ができた場合、ATDE6 で動作しているサーバーのコンソールには小数点 以下 2 ケタの温度が表示されます。

Temperature is 33.02

図 12.11 ATDE6 における温度データの受信表示

12.5. C 言語による開発環境

C/C++等の資産がある場合は、Armadillo 上で gcc/g++を使ってアプリケーションを コンパイルす る事もできます。

12.5.1. 開発環境の準備

アプリケーションをコンパイルするために、Armadillo に gcc 等を含むツールチェーンを インストー ルします。 Armadillo のコンソールで次のコマンドを実行してください。

[armadillo ~]# apt-get install build-essential

図 12.12 ツールチェーンのインストール

これで、gcc, make, gdb 等が使えるようになりました。 次に、アプリケーションのビルドに必要な ライブラリとヘッダーファイルを インストールします。例えば libssl であれば次のコマンドでインストー ルする ことができます。

[armadillo ~]# apt-get install libssl-dev

図 12.13 開発用パッケージのインストールの例 (libssl の場合)

例に示すように、コンパイルに必要なヘッダーファイルを含むパッケージは、 普通 -dev という名前 が付いています。



必要なヘッダファイルの名前や、共有ライブラリのファイル名がわかって いる 場合は、Debian プロジェクトサイトの「パッケージの内容を検索」 からファイルの 含まれるパッケージの名前を探す事ができます。

Debian – パッケージ パッケージの内容を検索 https://www.debian.org/ distrib/packages#search_contents

また、パッケージの部分的な名前が分っている場合は「8.2. パッケージ管 理」で紹介した、 apt-cache search コマンドを使って必要なパッケージ を探す事もできます。

13. SMS を利用する

Armadillo-loT G3 は、3G モジュール を使用した SMS の送受信を行うことができます。

SMS の送信、受信した SMS の確認および削除などの操作は ModemManager の mmcli コマンドで行うことができます。

また、受信した SMS に応じて、i.MX 7Dual の電源制御を行うことができます。SMS を利用した、 i.MX 7Dual の電源制御の詳細については、「14.2. SMS による制御」を参照してください。

ModemManager を使用した SMS の送受信と、SMS を利用した i.MX 7Dual の電源制御機能は同時 に使用することができません。

本章では mmcli コマンドでの SMS の使用方法について説明します。

13.1. 初期設定

ModemManager で SMS を使用するには、SMS を利用した i.MX 7Dual の電源制御機能を停止する 必要があります。初期出荷状態では停止状態になっています。機能を有効にしている場合は、「14.2.1.4. 削除」を参照し設定ファイルの削除を行い機能を停止してください。その後、Armadillo-loT G3 の電源 を切ります。

SMS が利用可能な SIM を挿入して Armadillo-loT G3 の電源を入れると、ModemManager が必要 な初期設定を行い、SMS が利用可能になります。

SMS の受信は自動的に行われます。

以下のようにコマンドを実行し、言語設定を行います。

[armadillo ~]# export LANG="ja_JP.UTF-8"

図 13.1 言語設定

13.2. SMS を送信する

SMS を作成するには、次のようにコマンドを実行します。

[armadillo ~]# mmcli -m 0 --messaging-create-sms="number=[送信先電話番号], text='[SMS 本文]"

図 13.2 SMS の作成

SMS の作成に成功すると、以下のように SMS 番号が表示されます。SMS 番号は送信時に使用します。

Successfully created new SMS: /org/freedesktop/ModemManager1/SMS/[SMS 番号]

図 13.3 SMS 番号の確認

以下のようにコマンドを実行し、SMS 送信を行います。[SMS 番号]には、SMS の作成時に表示され た番号を指定します。

[armadillo ~]# mmcli -s [SMS 番号] --send

図 13.4 SMS の送信

13.3. SMS を受信する

SMS を送信可能な端末から Armadillo-IoT G3 に SMS を送信すると、Armadillo-IoT G3 は自動的に SMS を受信することができます。

また、PDS6-J の内蔵ストレージに 4 件 SMS を保存した状態で Armadillo-loT G3 に SMS を送信した場合は、Armadillo-loT G3 は受信を行いません

受信を行うには、PDS6-Jの内蔵ストレージに保存している SMS を削除するか、他のストレージに移動する必要があります。

13.4. SMS リストを表示する

次のようにコマンドを実行することで、SMS リストを表示できます。末尾が"(sent)"となっているものが送信した SMS で"(received)"となっているものが受信した SMS です。

図 13.5 SMS の一覧の表示

13.5. SMS の内容を表示する

SMS の内容を表示するには、次のようにコマンドを実行します。

[armadillo ~]# **mmcli -s** *[SMS* **番号]**

Content	number:	'XXXXXXXXXXX
	text:	'hello world'
Properties 	PDU type: state: storage: smsc: timestamp:	 'deliver' 'received' 'me' '+XXXXXXXXXXXXXXX 'XXXXXXXXXXXXXXXX

図 13.6 SMS の内容を表示

受信した SMS は自動的に 3G モジュールの内蔵ストレージに保存されます。Armadillo-loT G3 に標準搭載されている、PDS6-J では、最大 4 件まで SMS を保存することが可能です。

SMS の内容を表示した際の「storage: 'me'」は、3G モジュールの内蔵ストレージに SMS が保存されていることを意味しています。

「storage: 'sm'」と表示された場合、SIM のストレージに SMS が保存されています。SIM のストレージに保存できる SMS の件数は SIM によって異なります。

ストレージに保存されている SMS は、Armadillo-IoT G3 の電源を切断してもデータが保持されます。

13.6. SMS を削除する

SMS を削除するには、次のようにコマンドを実行します。

[armadillo ~]# **mmcli -m 0 --messaging-delete-sms** [SMS 番号]

図 13.7 SMS の削除

13.7. SMS を他のストレージに移動する

SIM のストレージに SMS を移動するには、次のようにコマンドを実行します。

[armadillo ~]# **mmcli -s** *[SMS* **番号] --store-in-storage="sm"**

図 13.8 SIM のストレージに SMS を移動

3G モジュールの内蔵ストレージに SMS を移動するには、次のようにコマンドを実行します。

[armadillo ~]# mmcli -s [SMS 番号] --store-in-storage="me"

図 13.9 3G モジュールの内蔵ストレージに SMS を移動

14. i.MX 7Dual の電源制御

本章では、パワーマネジメント IC による i.MX 7Dual の電力供給を制御する方法について説明します。

i.MX 7Dual の電源は、パワーマネジメント IC によって制御されています。パワーマネジメント IC の 電圧出力を停止・開始することで、i.MX 7Dual の電源を ON または OFF にすることができます。

14.1. i.MX 7Dual 自身による制御

poweroff コマンドを利用して、i.MX 7Dual 自身で電源を OFF にすることができます。

電源を OFF にするには、次のようにコマンドを実行します。

[armadillo ~]# poweroff

図 14.1 poweroff コマンドによる電源 OFF



i.MX 7Dual 自身による制御を行うには、ボード情報の GPIO バージョン 2.0 以降、Linux カーネル linux-3.14-x1-at7 以降(カーネルイメージ ulmage-x1-v7.00 以降)である必要があります。

GPIO バージョンは次に示すコマンドで確認することができます。

[armadillo ~]# dmesg | grep gpio_bmic [0.146609] gpio_bmic 3-0014: version: 2.0

GPIO バージョンが 2.0 より小さいの場合でも、インストールディスク v20161026_iotg3 以降(install_disk_sd_20161026_iotg3.img 以降)を 適用すると、GPIO バージョン 2.0 以降に更新することができます。 イン ストールディスクの使用方法については「11.1. インストールディスクを 使用する」をご参照ください。

14.2. SMS による制御

Armadillo-loT G3 では、特定の電話番号を持つ端末から特定の文字列を含む SMS を受信した時に i.MX 7Dual の電源を ON または OFF にすることができます。

電話番号および ON/OFF を表す文字列は、設定ファイルを作成し、3G モジュール PDS6-J に内蔵されているフラッシュメモリに書き込むことで指定します。

ここでは、設定ファイルの構文や設定ファイルの変更方法、SMS による i.MX 7Dual の電源制御の具体的な手順を説明します。



本機能を利用する場合、microSIM(UIM カード)に保存されている SMS は全て削除されます。



この機能と「13. SMS を利用する」の機能は、同時に利用することができません。

どちらの機能を利用するかは、PDS6-Jに内蔵されているフラッシュメモ リ上に設定ファイルが存在しているかどうかで判断しています。設定ファ イルを書き込むことで、次回の起動から本機能が利用可能になります。

14.2.1. 設定ファイル

14.2.1.1. 構文

設定ファイルの構文を次に示します。

power on=[POWER ON] power off=[POWER OFF] 2 phone list=[PHONE NUMBER], [PHONE NUMBER]

● [POWER_ON]に指定した文字列を含む SMS を受信した時、i.MX 7Dual の電源を ON にします。

2 [POWER_OFF]に指定した文字列を含む SMS を受信した時、i.MX 7Dual の電源を OFF にします。

3 [PHONE_NUMBER]に指定した電話番号を持つ端末からの SMS を受け付けます。「,」区切りで複数の 電話番号を指定することができます。

図 14.2 SMS による i.MX 7Dual の電源制御 設定ファイルの構文

設定ファイルの作成例を次に示します。

```
[armadillo ~]# echo "power_on=on" > pwr.conf
[armadillo ~]# echo "power_off=off" >> pwr.conf
[armadillo ~]# echo "phone_list=08011112222,09033334444" >> pwr.conf
[armadillo ~]# cat pwr.conf
power_on=on
power_off=off
phone_list=08011112222,09033334444
```

図 14.3 SMS による i.MX 7Dual の電源制御 設定ファイルの作成例

14.2.1.2. 書き込み

設定ファイルの書き込みには、pds6j-write-confコマンドを使用します。

pds6j-write-conf コマンドは、引数に与えられた設定ファイルの構文を解析し、構文が正しい場合のみ、PDS6-J に内蔵されているフラッシュメモリに設定ファイルを書き込みます。この時、古い設定ファイルは上書きされます。



コマンドの実行中は、電源を切断しないでください。PDS6-J に内蔵され ているフラッシュメモリが破損し、モジュールが正しく動作しなくなる可 能性があります。



pds6j-write-conf コマンドは、 PDS6-J にアクセスしている間、 ModemManager および NetworkManager を一旦停止します。

pds6j-write-conf の実行方法を次に示します。

[armadillo ~]# pds6j-write-conf [設定ファイルへのパス]

図 14.4 pds6j-write-conf の実行方法

14.2.1.3. 読み出し

設定ファイルの読み出しには、pds6j-read-conf コマンドを使用します。

pds6j-read-conf コマンドは、PDS6-J に内蔵されているフラッシュメモリから設定ファイルを読み出して、引数に与えられたファイルに書き込みます。設定ファイルが見つからなかった場合、ファイルには何も書き込まずに終了します。



pds6j-read-conf コマンドは、 PDS6-J にアクセスしている間、 ModemManager および NetworkManager を一旦停止します。

pds6j-read-conf の実行方法を次に示します。

[armadillo ~]# pds6j-read-conf [読み出したファイルを配置するパス]

図 14.5 pds6j-read-conf の実行方法

14.2.1.4. 削除

設定ファイルの削除には、pds6j-rm-conf コマンドを使用します。

pds6j-rm-conf コマンドは、PDS6-J に内蔵されているフラッシュメモリ上の設定ファイルを削除します。設定ファイルが見つからなかった場合、メッセージを出力して終了します。



コマンドの実行中は、電源を切断しないでください。PDS6-J に内蔵され ているフラッシュメモリが破損し、PDS6-J が正しく動作しなくなる可能 性があります。



pds6j-rm-conf コマンドは、 PDS6-J にアクセスしている間、 ModemManager および NetworkManager を一旦停止します。

pds6j-rm-conf の実行方法を次に示します。

[armadillo ~]# pds6j-rm-conf

図 14.6 pds6j-rm-conf の実行方法

14.2.1.5. i.MX 7Dual の電源制御を行うための準備

SMS による i.MX 7Dual の電源制御を行うには、設定ファイルを書き込んだ状態で 3G モジュール PDS6-J を再起動する必要があります。

そのため、「14.2.1.2. 書き込み」の手順で設定ファイルを書き込んだ後、「5.4. 終了方法」の手順で電 源を切断してください。その後、電源を接続してください。



14.2.1.6. i.MX 7Dual の電源を OFF にする

「図 14.3. SMS による i.MX 7Dual の電源制御 設定ファイルの作成例」で作成した設定ファイルを例 に説明します。

i.MX 7Dual の電源を OFF にするには、08011112222 または 09033334444 の電話番号を持つ端 末から Armadillo 接続した microSIM(UIM カード)の電話番号宛に次の SMS を送信します。

off

図 14.7 SMS 本文

PDS6-J が SMS を受信すると、i.MX 7Dual の電源を OFF にした後、受信した SMS の送信元の電話 番号宛に次の SMS を返信します。 Power Off Command accepted.

図 14.8 SMS 本文



PDS6-J の起動後、PDS6-J 内部で動作している Java アプリケーション が SMS を処理できるようになるまで 3 分程度かかることがあります。そ のため、SMS の送信は、PDS6-J の起動後 1~3 分程度待つことをおすす めします。

14.2.1.7. i.MX 7Dual の電源を ON にする

「図 14.3. SMS による i.MX 7Dual の電源制御 設定ファイルの作成例」で作成した設定ファイルを例 に説明します。

i.MX 7Dual の電源を ON にするには、08011112222 または 09033334444 の電話番号を持つ端 末から Armadillo 接続した microSIM(UIM カード)の電話番号宛に次の SMS を送信します。

on

図 14.9 SMS 本文

PDS6-J が SMS を受信すると、i.MX 7Dual の電源を ON にした後、受信した SMS の送信元の電話 番号宛に次の SMS を返信します。

Power On Command accepted.

図 14.10 SMS 本文



PDS6-J の起動後、PDS6-J 内部で動作している Java アプリケーション が SMS を処理できるようになるまで 3 分程度かかることがあります。そ のため、SMS の送信は、PDS6-J の起動後 1~3 分程度待つことをおすす めします。

14.3. アドオンインターフェースによる制御

アドオンインターフェース(CON1、CON2)の 55 ピン PMIC_ONOFF 信号によって、i.MX 7Dual の 電源を ON または OFF にすることができます。

PMIC_ONOFF 信号を、2 秒以上 GND にショートすると、i.MX 7Dual の電源を OFF にすることがで きます。 PMIC_ONOFF 信号を、2 秒未満 GND にショートすると、i.MX 7Dual の電源を ON にするこ とができます。 アドオンインターフェース(CON1、CON2)の仕様については、「17.2. CON1 アドオンインターフェース 1」「17.3. CON2 アドオンインターフェース 2」を参照してください。

14.4. RTC による制御

RTC のアラーム割り込みによって、i.MX 7Dual の電源を ON にすることができます。

アラーム割り込みは、sysfs RTC クラスディレクトリ以下の wakealarm ファイルから利用できます。

wakealarm ファイルに UNIX エポックからの経過秒数、または先頭に+を付けて現在時刻からの経過 秒数を書き込むと、アラーム割り込み発生時刻を指定できます。

3600 秒後、アラーム割り込みを発生させるには、次のようにコマンドを実行します。

[armadillo ~]# echo +3600 > /sys/class/rtc/rtc0/wakealarm

図 14.11 アラーム割り込みの設定

コマンド実行後、「14.3. アドオンインターフェースによる制御」 や 「14.2. SMS による制御」を参照し、i.MX 7Dual の電源を OFF にします。

3600 秒後、アラーム割り込みによって i.MX 7Dual の電源が ON になります。

14.5. ユーザースイッチ 1 (SW1)の操作による制御

ユーザースイッチ 1 (SW1)の操作によって、i.MX 7Dual の電源を ON にすることができます。

「14.3. アドオンインターフェースによる制御」 や 「14.2. SMS による制御」 を参照し、i.MX 7Dual の電源を OFF にします。その後、ユーザースイッチ 1 (SW1)を押すことで、i.MX 7Dual の電源が ON になります。

ユーザースイッチ 1 (SW1)の位置については、「3.4. Armadillo-loT ゲートウェイの外観」を参照して ください。

رلەر

Ŀ

15. SD ブートの活用

本章では、SD カードから直接起動(以降「SD ブート」と表記します)する手順を示します。SD ブート を活用すると、SD カードを取り替えることでシステムイメージを変更することができます。本章に示す 手順を実行するためには、容量が 2GByte 以上の SD カードを必要とします。以下では、例として Debian GNU/Linux 8(コードネーム jessie)を SD ブートする手順を示しますが、他の OS を SD ブート することも可能です。



SD カードに対する作業は、ATDE で行います。そのため、ATDE に SD カードを接続する必要があり ます。詳しくは「4.2.2. 取り外し可能デバイスの使用」を参照してください。

ATDE に SD カードを接続すると、自動的に/media/ディレクトリにマウントされます。本章に記載されている手順を実行するためには、次のように SD カードをアンマウントしておく必要があります。

[PC ~]\$ mount
(省略)
/dev/sdb1 on /media/52E6-5897 type ext2
(rw, nosuid, nodev, relatime, uid=1000, gid=1000, fmask=0022, dmask=0077, codepage=cp437, iocharset=utf8, sh
ortname=mixed, showexec, utf8, flush, errors=remount-ro, uhelper=udisks)
[PC ~]\$ sudo umount /dev/sdb1

図 15.1 自動マウントされた SD カードのアンマウント

本章で使用するブートローダーイメージファイルなどは、評価セット付属の DVD に収録されていま す。最新版のファイルは、"Armadillo サイト"でダウンロードすることができます。新機能の追加や不具 合の修正などが行われているため、DVD に収録されているものよりも新しいバージョンがリリースされ ているかを確認して、最新バージョンを利用することを推奨します。

Armadillo サイト - Armadillo-IoT G3 ドキュメント・ダウンロード

http://armadillo.atmark-techno.com/armadillo-iot-g3/downloads

15.1. ブートディスクの作成

ATDE でブートディスクを作成します。ブートディスクの作成に使用するファイルを次に示します。

表 15.1 ブートディスクの作成に使用するファイル

ファイル	ファイル名
SD ブート用ブートローダーイメージ	u-boot-x1-sd- <i>[version]</i> .bin

「表 15.2. ブートディスクの構成例」に示すブートディスクを作成する手順を、「手順 15.1. ブートディ スクの作成例」に示します。

表 15.2 ブートディスクの構成例

パーティ ション番号	パーティションサイズ	ファイルシステ ム	説明
1	128MByte	FAT32	SD ブート用のブートローダーイメージを配置します。
2	残り全て	ext4	ルートファイルシステムを構築するために ext4 ファイルシス テムを構築しておきます。

手順 15.1 ブートディスクの作成例

1. SD ブート用のブートローダーイメージファイルを取得します。

[PC ~]\$ **ls** u-boot-x1-sd-*[version]*.bin



2. SD カードに 2 つのプライマリパーティションを作成します。

[PC ~]\$ sudo fdisk /dev/sdb 1
Welcome to fdisk (util-linux 2.25.2). Changes will remain in memory only, until you decide to write them. Be careful before using the write command.
Command (m for help): o 2 Created a new DOS disklabel with disk identifier 0x2b685734.
Command (m for help): n Partition type p primary (0 primary, 0 extended, 4 free) e extended (container for logical partitions) Select (default p):
Using default response p. Partition number (1-4, default 1): 5 First sector (2048-7761919, default 2048): 6 Last sector, +sectors or +size{K,M,G,T,P} (2048-7761919, default 7761919): +128M 7
Created a new partition 1 of type 'Linux' and of size 128 MiB.
Command (m for help): n 🖲 Partition type

```
primary (1 primary, 0 extended, 3 free)
   р
       extended (container for logical partitions)
   е
                     9
Select (default p):
Using default response p.
                                    Ð
Partition number (2-4, default 2):
First sector (264192-7761919, default 264192):
                                                Ð
Last sector, +sectors or +size{K,M,G,T,P} (264192-7761919, default 7761919):
                                                                              Ð
Created a new partition 2 of type 'Linux' and of size 3.6 GiB.
Command (m for help): t
Partition number (1,2, default 2): 1 🖤
Hex code (type L to list all codes): b 🚯
If you have created or modified any DOS 6.x partitions, please see the fdisk
documentation for additional information.
Changed type of partition 'Linux' to 'W95 FAT32'.
Command (m for help): w 🛈
The partition table has been altered.
Calling ioctl() to re-read partition table.
Syncing disks.
[PC ~]$
```

- SD カードのパーティションテーブル操作を開始します。USB メモリなどを接続している場合は、SD カードのデバイスファイルが sdc や sdd など本実行例と異なる場合があります。
- 2 新しく空の DOS パーティションテーブルを作成します。
- 3 新しくパーティションを追加します。
- ④ パーティション種別にはデフォルト値(p: プライマリ)を指定するので、そのまま改行 を入力してください。
- ③ パーティション番号にはデフォルト値(1)を指定するので、そのまま改行を入力してください。
- 6 開始セクタにはデフォルト値(使用可能なセクタの先頭)を使用するので、そのまま改行 を入力してください。
- ⑦ 最終シリンダは、128MByte 分を指定します。
- 8 新しくパーティションを追加します。
- 9 パーティション種別にはデフォルト値(p: プライマリ)を指定するので、そのまま改行 を入力してください。
- パーティション番号にはデフォルト値(2)を指定するので、そのまま改行を入力してく ださい。
- 開始セクタにはデフォルト値(第1パーティションの最終セクタの次のセクタ)を使用するので、そのまま改行を入力してください。
- 最終セクタにはデフォルト値(末尾セクタ)を使用するので、そのまま改行を入力してく
 ださい。

Ś

- Image: パーティションのシステムタイプを変更します。
- 第1パーティションを指定します。
- ID パーティションのシステムタイプに 0xb(Win95 FAT32)を指定します。
- **16** 変更を SD カードに書き込みます。
- パーティションリストを表示し、2つのパーティションが作成されていることを確認してく ださい。

```
[PC ~]$ sudo fdisk -l /dev/sdb
Disk /dev/sdb: 3.7 GiB, 3974103040 bytes, 7761920 sectors
Units: sectors of 1 * 512 = 512 bytes
Sector size (logical/physical): 512 bytes / 512 bytes
I/O size (minimum/optimal): 512 bytes / 512 bytes
Disklabel type: dos
Disk identifier: 0x2b685734
Device Boot Start End Sectors Size Id Type
/dev/sdb1 2048 264191 262144 128M b W95 FAT32
/dev/sdb2 264192 7761919 7497728 3.6G 83 Linux
```

4. それぞれのパーティションにファイルシステムを構築します。

第1パーティションに FAT32 ファイルシステムを構築します。

2 第2パーティションに ext4 ファイルシステムを構築します。

5. SD ブート用のブートローダーイメージファイルを SD カードに書き込みます。

```
[PC ~]$ ls
u-boot-x1-sd-[version].bin
[PC ~]$ sudo dd if=u-boot-x1-sd-[version].bin of=/dev/sdb bs=1k seek=1
[PC ~]$ sync
```

15.2. ルートファイルシステムの構築

「15.1. ブートディスクの作成」で作成したブートディスクにルートファイルシステムを構築します。

Debian GNU/Linux のルートファイルシステムを構築することができます。ルートファイルシステムの構築に使用するファイルを次に示します。

表 15.3 ルートファイルシステムの構築に使用するファイル

Linux ディストリビュー ション	ファイル名	ファイルの説明			
Debian GNU/Linux	debian-jessie-armhf_aiotg- g3 <i>_[version]</i> .tar.gz	ARM(armhf)アーキテクチャ用 Debian GNU/Linux 8(コード ネーム jessie)のルートファイルシステムアーカイブ			

15.2.1. Debian GNU/Linux のルートファイルシステムを構築する

Debian GNU/Linux ルートファイルシステムアーカイブから、ルートファイルシステムを構築する手順を次に示します。

手順 15.2 Debian GNU/Linux ルートファイルシステムアーカイブからルートファイルシステムを構築する

1. Debian GNU/Linux ルートファイルシステムアーカイブを準備しておきます。

[PC ~]\$ **ls** debian-jessie-armhf_aiotg-g3_*[version]*.tar.gz

2. ルートファイルシステムをブートディスクの第2パーティションに構築します。

```
[PC ~]$ mkdir sd ①
[PC ~]$ sudo mount -t ext4 /dev/sdb2 sd ②
[PC ~]$ sudo tar zxf debian-jessie-armhf_aiotg-g3_[version].tar.gz -C sd ③
[PC ~]$ sudo umount sd ④
[PC ~]$ rmdir sd ⑤
```

- SD カードをマウントするための sd/ディレクトリを作成します。
- ② 第2パーティションを sd/ディレクトリにマウントします。
- 3 ルートファイルシステムアーカイブを sd/ディレクトリに展開します。
- sd/ディレクトリにマウントしたブートディスクの第2パーティションをアンマウントします。
- 5 sd/ディレクトリを削除します。



アンマウントが完了する前に SD カードを作業用 PC から取り 外すと、SD カードのデータが破損する場合があります。

15.3. Linux カーネルイメージと DTB の配置

「15.1. ブートディスクの作成」で作成したブートディスクに Linux カーネルイメージおよび DTB(Device Tree Blob)を配置します。使用するファイルを次に示します。以降、DTB(Device Tree Blob)を DTB と表記します。

表 15.4 ブートディスクの作成に使用するファイル

ファイル	ファイル名		
Linux カーネルイメージ	ulmage-x1-[version]		
DTB	armadillo_iotg_g3- <i>[version]</i> .dtb		

SD カードに Linux カーネルイメージおよび DTB を配置する際は、次の条件を満たすようにしてくだ さい。この条件から外れた場合、ブートローダーが Linux カーネルイメージまたは DTB を検出すること ができなくなる場合があります。

表 15.5 ブー	トローダーがLinux	カーネルを検出可能な条件
		77 1776 天田 马配 6 不日

項目	条件		
ファイルシステム	FAT32		
圧縮形式	非圧縮		
Linux カーネルイメージファイル名	uImage		
DTB ファイル名	armadillo_iotg_g3.dtb		

Linux カーネルイメージおよび DTB をブートディスクに配置する手順を次に示します。

手順 15.3 Linux カーネルイメージおよび DTB の配置

1. Linux カーネルイメージおよび DTB を準備しておきます。

[PC ~]\$ ls
uImage-x1-[version] armadillo_iotg_g3-[version].dtb

2. Linux カーネルイメージをブートディスクの第1パーティションに配置します。

[PC ~]\$ mkdir sd ①		
[PC ~]\$ sudo mount -t vfat /dev/sdb1 sd 🛛 2		
[PC ~]\$ sudo cp uImage-x1- <i>[version]</i> sd/uImage 3		
[PC ~]\$ sudo cp armadillo_iotg_g3- <i>[version]</i> .dtb sd/armadillo_iotg_g3.dtb	4	
[PC ~]\$ sudo umount sd 🗿		
[PC ~]\$ rmdir sd 🚯		

SD カードをマウントするための sd/ディレクトリを作成します。

② 第1パーティションを sd/ディレクトリにマウントします。

- ❸ Linux カーネルイメージを sd/ディレクトリにコピーします。
- DTB を sd/ディレクトリにコピーします。
- sd/ディレクトリにマウントしたブートディスクの第1パーティションをアンマウントします。
- 6 sd/ディレクトリを削除します。



アンマウントが完了する前に SD カードを作業用 PC から取り 外すと、SD カードのデータが破損する場合があります。

15.4. SD ブートの実行

「15.1. ブートディスクの作成」で作成したブートディスクから起動する方法を説明します。

Armadillo に電源を投入する前に次の準備を行います。

- 1. SD スロット(CON4)にブートディスクを接続します。
- 2. JP1 をショートに設定します。

準備が完了後、電源を投入すると SD ブートさせることができます。SD ブートに成功した場合は、 saveenv を実行すると「図 15.2. SD ブート時の saveenv メッセージ」のようにメッセージが表示され ます。環境変数の保存先が"MMC"になっていることを確認してください。

=> saveenv
Saving Environment to MMC...
Writing to MMC(0)... done
=>

図 15.2 SD ブート時の saveenv メッセージ



SD カードのライトプロテクションスイッチは無効にしてください。SD カードに書き込みが出来ない場合、SD ブートを正常に行うことができません。

16. 電気的仕様

16.1. 絶対最大定格

項目	記号	Min.	Max.	単位	備考
電源電圧	VIN	-0.3	26.4	V	
入出力電圧	VI,VO	-0.3	OVDD+0.3	V	OVDD=VCC_3.3V_IO,VCC_3.3V
					@CON1,CON2,CON9,CON10
		-0.3	3.63	V	USB_HS_DP,USB_HS_DM
					@CON1,CON2,CON10
動作温度範囲 ^{[a][b]}	Topr	-10	50	°C	ただし結露なきこと

^[a]基板単体の場合 -20°C~70°C

^[b]高温時 3G モジュールの通信を停止するなど消費電力をセーブした場合の温度となります。



絶対最大定格は、あらゆる使用条件や試験状況において、瞬時でも超えて はならない値です。上記の値に対して余裕をもってご使用ください。

16.2. 推奨動作条件

表 16.2 推奨動作条件

項目	記号	Min.	Тур.	Max.	単位	備考
電源電圧	VIN	8	12	26.4	V	
使用周囲温度 ^[a]	Та	-10	25	50	C°	ただし結露なきこと

^[a]高温時 3G モジュールの通信を停止するなど消費電力をセーブした場合の温度となります。



電源の再投入について、AC アダプタ標準品(OP-AC12V2-00)、AC アダプタ温度拡張品(OP-AC12V3-00)^[1]をお使いの場合は、3 秒以上間隔をあけてから電源を再投入してください。

上記 AC アダプタ以外の電源ユニットを使用し電源投入を行う場合には、 単調増加で立ち上げてください。また、電源再投入時には、一度電源を OFF(5V 以下, 10 ミリ秒以上)にしてから再投入してください。

^[1]Armadillo-loT ゲートウェイ開発セット付属品

16.3. 入出力インターフェースの電気的仕様

表 16.3 入出力インターフェース電源の電気的仕様

項目	記号	Min.	Тур.	Max.	単位	備考
電源電圧	VCC_5V CON1_USB_VBUS CON2_USB_VBUS	4.75	5	5.25	V	
	VCC_3.3V VCC_3.3V_IO	3.135	3.3	3.465	V	

表 16.4 入出力インターフェースの電気的仕様(OVDD = VCC_3.3V, VCC_3.3V_IO)^[a]

項目	記号	Min.	Max.	単位	備考
ハイレベル出力電圧	VOH	0.8×OVDD	OVDD	V	IOH = -1.8mA, -3.6mA, -7.2mA, -10.8mA
ローレベル出力電圧	VOL	0	0.2×OVDD	V	IOL = 1.8mA, 3.6mA, 7.2mA, 10.8mA
ハイレベル入力電圧	VIH	0.7×OVDD	OVDD+0.3	V	
ローレベル入力電圧	VIL	-0.3	0.3×OVDD	V	
入力リーク電流 (no Pull-up/Pull-down)	IIN	-5	5	μA	
Pull-up 抵抗 (5K_PU)	-	4.8	5.3	kΩ	
Pull-up 抵抗 (47K_PU)	-	45.8	49.8	kΩ	
Pull-up 抵抗 (100K_PU)	-	101	105	kΩ	
Pull-down 抵抗 (100K_PD)	-	101	108	kΩ	

^[a]WWAN 拡張インターフェースの 9 ピン(LED1_CTRL)を除く

表 16.5 WWAN 拡張インターフェース 9 ピン(LED1_CTRL)の電気的仕様

項目	記号	Min.	Max.	単位	備考
ハイレベル入力電圧	VIH	1.4	5.25	V	
ローレベル入力電圧	VIL	-0.3	0.3	V	

16.4. 電源回路の構成

Armadillo-loT の電源回路の構成は次のとおりです。電源入力インターフェース 1 (CON14)または電 源入力インターフェース 2 (CON15)からの入力電圧を電源 IC で各電圧に変換し、内部回路および各イン ターフェースに供給しています。 各インターフェースやスイッチングレギュレータ (DC-DC)の最大出力 電流値を超えないように、外部機器の接続、供給電源の設計を行ってください。



図 16.1 電源回路の構成

17. インターフェース仕様

Armadillo-loT のインターフェース仕様について説明します。

17.1. インターフェースレイアウト



図 17.1 Armadillo-loT インターフェースレイアウト(A面)

表 17.1 Armadillo-loT インターフェース一覧(A 面)

部品番号	インターフェース名	型番	メーカー
CON1	アドオンインターフェース 1	DF17(4.0)-60DS-0.5V(57)	HIROSE ELECTRIC
CON2	アドオンインターフェース2	DF17(4.0)-60DS-0.5V(57)	HIROSE ELECTRIC
CON6	LAN インターフェース	9771-8813-S3L6T1	SUN JUN ELECTRONICS
CON7	USB ホストインターフェース	UBA-4R-D14T-4D(LF)(SN)	J.S.T. Mfg.
CON10 ^[a]	WWAN 拡張インターフェース	DF12(3.0)-30DP-0.5V(86)	HIROSE ELECTRIC
CON11 ^[a]	microSIM インターフェース	CIM-J78	MITSUMI
CON13	RTC バックアップインターフェース 1	SMTU1220-LF	Renata SA
CON14	電源入力インターフェース 1	PJ-102AH	CUI
CON15	電源入力インターフェース 2	S02B-PASK-2(LF)(SN)	J.S.T. Mfg.
CON16	電源出力インターフェース	B02B-PASK(LF)(SN)	J.S.T. Mfg.
CON17 ^[a]	3G アンテナインターフェース	U.FL-R-SMT-1	HIROSE ELECTRIC
CON20	WLAN インターフェース	MM60-52B1-E1-R650	Japan Aviation Electronics Industry
CON22	RTC バックアップインターフェース 2	DF13C-2P-1.25V(21)	HIROSE ELECTRIC
SW1	ユーザースイッチー	SKHHLRA010	ALPS ELECTRIC
SW2	ユーザースイッチ2	SKHHLRA010	ALPS ELECTRIC
SW3	ユーザースイッチ3	SKHHLRA010	ALPS ELECTRIC
SW4	リセットスイッチ	SKHHLUA010	ALPS ELECTRIC

部品番号	インターフェース名	型番	メーカー
JP1	起動デバイス設定ジャンパ	A2-2PA-2.54DSA(71)	HIROSE ELECTRIC
TH3			
TH5			
TH8	マドオンエジュ ―――田フタッド	KRB-2008	Hirosugi-Keiki
TH10	アドインモジュール用スタッド		
TH12			
TH14			
TH20 ^[a]	M/M/ANI エジュール田フクッド	TH 16 20 M2	Maa Fight
TH26 ^[a]		111-1.0-3.0-1012	Mac-Light
SP1	毎娘 ANI エジュール田フタッド		Japan Aviation Electronics
SP2		11461000	Industry

^[a]部品が非搭載のモデルがあります。



「表 17.1. Armadillo-loT インターフェース一覧(A 面)」に記載した部品型 番は、必ずしも搭載されていることを保証しているわけではありません。 お手元の製品の搭載部品は、アットマークテクノ ユーザーズサイトからダ ウンロード可能な、納入仕様書および変更履歴表にてご確認ください。



図 17.2 インターフェースレイアウト(B面)

表 17.2 Armadillo-loT インターフェース一覧(B 面)

部品番号	インターフェース名	型番	メーカー
CON4	SDインターフェース	DM1B-DSF-PEJ(82)	HIROSE ELECTRIC
CON9	デバッグシリアルインターフェース	DF13A-7P-1.25H(51)	HIROSE ELECTRIC
LED1	WWAN LED	SML-A12P8T	ROHM
LED2	ユーザー LED2	SML-A12P8T	ROHM
LED3	ユーザー LED1	SML-A12P8T	ROHM
LED4	ユーザー LED3	SML-A12P8T	ROHM

部品番号	インターフェース名	型番	メーカー
LED5	ユーザー LED4	SML-A12P8T	ROHM



「表 17.2. Armadillo-loT インターフェース一覧(B 面)」に記載した部品型 番は、必ずしも搭載されていることを保証しているわけではありません。 お手元の製品の搭載部品は、アットマークテクノ ユーザーズサイトからダ ウンロード可能な、納入仕様書および変更履歴表にてご確認ください。

17.2. CON1 アドオンインターフェース 1

CON1 は機能拡張用のインターフェースです。 複数の機能(マルチプレクス)をもった i.MX 7Dual の 信号線が接続されており、USB、UART、SPI、I2C、SD、CAN、PWM、GPIO 等の機能を拡張するこ とができます。

搭載コネクタ DF17(4.0)-60DS-0.5V(57)/HIROSE ELECTRIC

対向コネクタ例 DF17(4.0)-60DP-0.5V(57)/HIROSE ELECTRIC

許容電流 0.3A(端子1本あたり)

表 17.3 CON1 信号配列

ピン番 号	ピン名	I/O	説明
1	GND	Power	電源(GND)
2	GND	Power	電源(GND)
3	GPIO3_IO0	In/Out	拡張入出力、i.MX 7Dual の LCD_CLK ピンに接続 CON2 の 41 ピンと共通
4	GPIO3_IO1	In/Out	拡張入出力、i.MX 7Dual の LCD_ENABLE ピンに接続 CON2 の 40 ピンと共通
5	GPI03_I02	In/Out	拡張入出力、i.MX 7Dual の LCD_HSYNC ピンに接続 CON2 の 39 ピンと共通
6	GPIO3_IO3	In/Out	拡張入出力、i.MX 7Dual の LCD_VSYNC ピンに接続 CON2 の 38 ピンと共通
7	GPIO4_IO2	In/Out	拡張入出力、i.MX 7Dual の UART2_RXD ピンに接続 CON2 の 32 ピンと共通
8	GPIO4_IO3	In/Out	拡張入出力、i.MX 7Dual の UART2_TXD ピンに接続 CON2 の 34 ピンと共通
9	GPI04_I04	In/Out	拡張入出力、i.MX 7Dual の UART3_RXD ピンに接続 CON2 の 36 ピンと共通
10	GPIO4_IO5	In/Out	拡張入出力、i.MX 7Dual の UART3_TXD ピンに接続 CON2 の 37 ピンと共通
11	GPI04_I06	In/Out	拡張入出力、i.MX 7Dual の UART3_RTS ピンに接続 CON2 の 35 ピンと共通
12	GPI04_I07	In/Out	拡張入出力、i.MX 7Dual の UART3_CTS ピンに接続 CON2 の 50 ピンと共通
13	GPIO4_IO10	In/Out	拡張入出力、i.MX 7Dual の l2C2_SCL ピンに接続 CON2 の 24 ピンと共通
14	GPIO4_IO11	In/Out	拡張入出力、i.MX 7Dual の l2C2_SDA ピンに接続 CON2 の 25 ピンと共通
15	GPI05_I011	In/Out	拡張入出力、i.MX 7Dual の SD2_RESET_B ピンに接続 CON2 の 33 ピンと共通

ピン番 号	ピン名	I/O	説明
16	GPIO6_IO19	In/Out	拡張入出力、i.MX 7Dual の SAI2_TXFS ピンに接続 CON2 の 46 ピンと共通
17	GPI06_I020	In/Out	拡張入出力、i.MX 7Dual の SAI2_TXC ピンに接続 CON2 の 47 ピンと共通
18	GPI06_I022	In/Out	拡張入出力、i.MX 7Dual の SAI2_TXD ピンに接続 CON2 の 49 ピンと共通
19	GPIO6_IO21	In/Out	拡張入出力、i.MX 7Dual の SAI2_RXD ピンに接続 CON2 の 48 ピンと共通
20	GPIO4_IO8	In/Out	拡張入出力、i.MX 7Dual の l2C1_SCL ピンに接続 CON2 の 20 ピンと共通
21	GPI04_109	In/Out	拡張入出力、i.MX 7Dual の l2C1_SDA ピンに接続 CON2 の 21 ピンと共通
22	GPI04_I012	In/Out	拡張入出力、i.MX 7Dual の l2C3_SCL ピンに接続 CON2 の 42 ピンと共通
23	GPIO4_IO13	In/Out	拡張入出力、i.MX 7Dual の l2C3_SDA ピンに接続 CON2 の 43 ピンと共通
24	GPIO3_IO25	In/Out	拡張入出力、i.MX 7Dual の LCD_DATA20 ピンに接続
25	GPI03_I026	In/Out	拡張入出力、i.MX 7Dual の LCD_DATA21 ピンに接続
26	GND	Power	
27	GND	Power	電源(GND)
28		Power	電源(VCC 3 3V IO)
29		Power	電源(//00_33//)
20		Power	電源(1/00_5)()
21			电标(VCC_JV)
20		Uut la (Quit	
32	GPI07_I012	In/Out	
33		In/Out	払張入出力、I.MX / Dual の ENET I_RX_CLK に接続
34		In/Out	
35		In/Out	払張人出力、I.MX / Dual の ENET I_RD2 ビンに接続
36	GPIO7_IO8	In/Out	
37	GPIO7_IO3	In/Out	拡張入出力、i.MX 7Dualの ENET1_RD3 ピンに接続
38	GPIO7_IO0	In/Out	拡張入出力、i.MX 7Dual の ENET1_RD0 ピンに接続
39	GPIO7_IO1	In/Out	拡張入出力、i.MX 7Dual の ENET1_RD1 ピンに接続
40	GPIO4_IO1	In/Out	拡張入出力、i.MX 7Dual の UART1_TXD ピンに接続
41	GPIO4_IO0	In/Out	拡張入出力、i.MX 7Dual の UART1_RXD ピンに接続
42	GPIO7_IO4	In/Out	拡張入出力、i.MX 7Dual の ENET1_RX_CTL ピンに接続
43	GPIO7_IO5	In/Out	拡張入出力、i.MX 7Dual の ENET1_RXC ピンに接続
44	GPIO7_IO6	In/Out	拡張入出力、i.MX 7Dual の ENET1_TD0 ピンに接続
45	GPIO7_IO10	In/Out	拡張入出力、i.MX 7Dual の ENET1_TX_CTL ピンに接続
46	GPIO7_IO11	In/Out	拡張入出力、i.MX 7Dual の ENET1_TXC ピンに接続
47	GPIO5_IO12	In/Out	拡張入出力、i.MX 7Dual の SD2_CLK ピンに接続
48	GPIO5_IO13	In/Out	拡張入出力、i.MX 7Dual の SD2 CMD ピンに接続
49	GPI05 I014	In/Out	 拡張入出力、i.MX 7Dual の SD2 DATA0 ピンに接続
50	GPIO7 IO9	In/Out	拡張入出力、i.MX 7Dual の ENET1 TD3 ピンに接続
51	GPI05_I015	In/Out	拡張入出力, iMX 7Dual の SD2 DATA1 ピンに接続
52	GPI05_I016	In/Out	拡張入出力、iMX 7Dualの SD2 DATA2 ピンに接続
53	GPI05_I017		拡張入出力、iMX 7DualのSD2_DATA3ピンに接続
54	GND	Power	電道(GND)
55	PMIC_ONOFF	In	ペニット(CND) パワーマネジメント IC の ON/OFF 用信号、オープンドレイン(またはオープ ンコレクタ)信号を入力してください
56	CONT USB VBUS	Power	電源(CON1 USB VBUS)
57		Power	電源(CON1_USB_VBUS)
58	GND	Power	電源(GND)
50			でMI1 LISB のプラス側信号 iMY 7DualのLISB OTC? DD ピンに按結
60	CONT USB HS DM		CON1 USB のマイナス側信号、iMX 7DualのUSB OTG2 DN ピンに接続



「19. アドオンモジュール」で紹介しているアドオンモジュール等を接続 することが可能です。



CON1 と CON2 の両方に接続されている信号が多数あります。拡張基板の設計の際は、信号の衝突にご注意ください。

17.3. CON2 アドオンインターフェース 2

CON2 は機能拡張用のインターフェースです。 複数の機能(マルチプレクス)をもった i.MX 7Dual の 信号線が接続されており、USB、UART、SPI、I2C、GPIO の機能を拡張することができます。

- 搭載コネクタ DF17(4.0)-60DS-0.5V(57)/HIROSE ELECTRIC
- 対向コネクタ例 DF17(4.0)-60DP-0.5V(57)/HIROSE ELECTRIC

許容電流 0.3A(端子1本あたり)

表 17.4 CON2 信号配列

ピン番 号	ピン名	I/O	説明
1	GND	Power	電源(GND)
2	GND	Power	電源(GND)
3	NC	-	未接続
4	NC	-	未接続
5	NC	-	未接続
6	NC	-	未接続
7	NC	-	未接続
8	NC	-	未接続
9	NC	-	未接続
10	NC	-	未接続
11	NC	-	未接続
12	NC	-	未接続
13	NC	-	未接続
14	NC	-	未接続
15	NC	-	未接続
16	NC	-	未接続
17	NC	-	未接続
18	NC	-	未接続
19	NC	-	未接続
20	GPIO4_IO8	In/Out	拡張入出力、i.MX 7DualのI2C1_SCL ピンに接続
21	GPI04_I09	In/Out	払張入出力、I.MX / Dual の I20 I_SDA ビンに接続
22	NC		
22		-	
23	NC	-	禾 接続

ピン番 号	ピン名	I/O	説明
24	GPIO4_IO10	In/Out	拡張入出力、i.MX 7Dual の I2C2_SCL ピンに接続 CON1 の 13 ピンと共通
25	GPIO4_IO11	In/Out	拡張入出力、i.MX 7Dual の I2C2_SDA ピンに接続 CON1 の 14 ピンと共通
26	GND	Power	電源(GND)
27	GND	Power	電源(GND)
28	VCC_3.3V_IO	Power	電源(VCC_3.3V_IO)
29	VCC_3.3V	Power	電源(VCC_3.3V)
30	VCC_5V	Power	電源(VCC_5V)
31	DETECT_CON2	Out	1kΩ 抵抗で VCC_3.3V_IO に接続
32	GPIO4_IO2	In/Out	拡張入出力、i.MX 7Dual の UART2_RXD ピンに接続 CON1 の 7 ピンと共通
33	GPI05_I011	In/Out	拡張入出力、i.MX 7Dual の SD2_RESET_B ピンに接続 CON1 の 15 ピンと共通
34	GPIO4_IO2	In/Out	拡張入出力、i.MX 7Dual の UART2_TXD ピンに接続 CON1 の 8 ピンと共通
35	GPIO4_IO6	In/Out	拡張入出力、i.MX 7Dual の UART3_RTS ピンに接続 CON1 の 11 ピンと共通
36	GPIO4_IO4	In/Out	拡張入出力、i.MX 7Dual の UART3_RXD ピンに接続 CON1 の 9 ピンと共通
37	GPIO4_IO5	In/Out	拡張入出力、i.MX 7Dual の UART3_TXD ピンに接続 CON1 の 10 ピンと共通
38	GPIO3_IO3	In/Out	拡張入出力、i.MX 7Dual の LCD_VSYNC ピンに接続 CON1 の 6 ピンと共通
39	GPIO3_IO2	In/Out	拡張入出力、i.MX 7Dual の LCD_HSYNC ピンに接続 CON1 の 5 ピンと共通
40	GPIO3_IO1	In/Out	拡張入出力、i.MX 7Dual の LCD_ENABLE ピンに接続 CON1 の 4 ピンと共通
41	GPIO3_IO0	In/Out	拡張入出力、i.MX 7Dual の LCD_CLK ピンに接続 CON1 の 3 ピンと共通
42	GPI04_I012	In/Out	拡張入出力、i.MX 7Dual の I2C3_SCL ピンに接続 CON1 の 22 ピンと共通
43	GPIO4_IO13	In/Out	拡張入出力、i.MX 7Dual の I2C3_SDA ピンに接続 CON1 の 23 ピンと共通
44	NC	-	未接続
45	NC	-	未接続
46	GPI06_I019	In/Out	拡張入出力、i.MX 7Dual の SAI2_TXFS ピンに接続 CON1 の 16 ピンと共通
47	GPI06_I020	In/Out	拡張入出力、i.MX 7Dual の SAI2_TXC ピンに接続 CON1 の 17 ピンと共通
48	GPI06_I021	In/Out	拡張入出力、i.MX 7Dual の SAI2_RXD ピンに接続 CON1 の 19 ピンと共通
49	GPI06_I022	In/Out	拡張入出力、i.MX 7Dual の SAI2_TXD ピンに接続 CON1 の 18 ピンと共通
50	GPI04_107	In/Out	拡張入出力、i.MX 7Dual の UART3_CTS に接続 CON1 の 12 ピンと共通
51	NC	-	未接続
52	NC	-	未接続
53	NC	-	未接続
54	GND	Power	電源(GND)
55	PMIC_ONOFF	In	パワーマネジメント IC の ON/OFF 用信号、オープンドレイン(またはオープ ンコレクタ)信号を入力してください
56	CON2_USB_VBUS	Power	電源(CON2_USB_VBUS)
57	CON2_USB_VBUS	Power	電源(CON2_USB_VBUS)
58	GND	Power	電源(GND)

ピン番 号	ピン名	I/O	説明
59	CON2_USB_HS_DP	In/Out	CON2_USB のプラス側信号、USB HUB コントローラ(ポート 1)経由で i.MX 7Dual の USB HSIC コントローラに接続
60	CON2_USB_HS_DM	In/Out	CON2_USB のマイナス側信号、USB HUB コントローラ(ポート 1)経由で i.MX 7Dual の USB HSIC コントローラに接続



「19. アドオンモジュール」で紹介しているアドオンモジュール等を接続 することが可能です。



CON1 と CON2 の両方に接続されている信号が多数あります。拡張基板の設計の際は、信号の衝突にご注意ください。

17.4. CON4 SD インターフェース

CON4 は UHS-I(SDR104、最大クロック周波数: 196.36MHz)に対応した SD インターフェースです。 SD 信号線は i.MX 7Dual の SD/MMC コントローラ(uSDHC1)に接続されています。

SD カードに供給される電源(SD_VDD)は、i.MX 7Dual の SD1_RESET_B ピンで制御が可能です。 High レベル出力で電源が供給され、Low レベル出力で電源が切断されます。

搭載コネクタ DM1B-DSF-PEJ(82)/HIROSE ELECTRIC

表 17.5 CON4 信号配列

ピン番号	ピン名	I/O	説明
1	SD_DAT3	In/Out	SD データバス(bit3)、i.MX 7Dual の SD1_DATA3 ピンに接続
2	SD_CMD	In/Out	SD コマンド/レスポンス、i.MX 7Dual の SD1_CMD ピンに接続
3	GND	Power	電源(GND)
4	SD_VDD	Power	電源(SD_VDD)
5	CLK	Out	SD クロック、i.MX 7Dual の SD1_CLK ピンに接続
6	GND	Power	電源(GND)
7	SD_DAT0	In/Out	SD データバス(bit0)、i.MX 7Dual の SD1_DATA0 ピンに接続
8	SD_DAT1	In/Out	SD データバス(bit1)、i.MX 7Dual の SD1_DATA1 ピンに接続
9	SD_DAT2	In/Out	SD データバス(bit2)、i.MX 7Dual の SD1_DATA2 ピンに接続

表 17.6 CON4 カード検出とライトプロテクト検出

項目	説明
カー に	i.MX 7Dualの SD1_CD_B ピンに接続
	(Low: カード挿入、High: カード未挿入)
ニノレプロニクレ桧山	i.MX 7Dual の SD1_WP ピンに接続
	(Low: 書き込み可能、High: 書き込み不可能)



障害や破損を引き起こす場合がありますので、コネクタに過大な外力を加 えないようにしてください。

17.5. CON6 LAN インターフェース

CON6 は 10BASE-T/100BASE-TX/1000BASE-T に対応した LAN インターフェースです。カテゴ リ 5e 以上のイーサネットケーブルを接続することができます。 AUTO-MDIX 機能を搭載しており、ス トレートケーブルまたはクロスケーブルを自動認識して送受信端子を切り替えます。

信号線は Ethernet PHY(VSC8501XML-03/Microsemi)を経由して、i.MX 7Dual の Ethernet MAC(ENET2)に接続されています。

搭載コネクタ 9771-8813-S3L6T1/SUN JUN ELECTRONICS

ピン番号	ピン名	I/O	説明
1	TX+	In/Out	送信データ+
2	TX-	In/Out	送信データ-
3	RX+	In/Out	受信データ+
4	-	-	
5	-	-	
6	RX-	In/Out	受信データ-
7	-	-	
8	-	-	

表 17.7 CON6 信号配列 (10BASE-T/100BASE-TX)

表 17.8 CON6 信号配列 (1000BASE-T)

ピン番号	ピン名	I/O	説明
1	TRD0+	In/Out	送受信データ 0+
2	TRD0-	In/Out	送受信データ 0-
3	TRD1+	In/Out	送受信データ 1+
4	TRD2+	In/Out	送受信データ 2+
5	TRD2-	In/Out	送受信データ 2-
6	TRD1-	In/Out	送受信データ 1-
7	TRD3+	In/Out	送受信データ 3+
8	TRD3-	In/Out	送受信データ 3-

表 17.9 LAN コネクタ LED

名称	状態	説明
	消灯	リンクが確立されていない
LINK_ACTIVITY_LED	点灯(黄色)	リンクが確立されている
	点滅(黄色)	リンクが確立されており、データを送受信している
	消灯	10Mbps で接続されている
SPEED_LED	点灯(緑色)	100Mbps で接続されている
	点灯(橙色)	1000Mbps で接続されている

17.6. CON7 USB ホストインターフェース

CON7 は USB2.0 ホストインターフェースです。信号線は i.MX 7Dual の USB コントローラ(OTG1) に接続されています。

USB デバイスに供給される電源(CON7_USB_VBUS)は、i.MX 7Dual の I2C4_SDA(GPIO4_I015)ピンで制御が可能です。High レベル出力で電源が供給され、Low レベル出力で電源が切断されます。

<u>データ転送モード</u>

- High Speed(480Mbps)
- Full Speed(12Mbps)
- · Low Speed(1.5Mbps)

搭載コネクタ UBA-4R-D14T-4D/J.S.T. Mfg.

表 17.10 CON7 信号配列

ピン番号	ピン名	I/O	説明
1	CON7_USB_VBUS	Power	電源(CON7_USB_VBUS)
2	CON7_USB_HS_DM	In/Out	USB マイナス側信号、i.MX 7Dual の USB_OTG1_DN ピンに接続
3	CON7_USB_HS_DP	In/Out	USB プラス側信号、i.MX 7Dual の USB_OTG1_DP ピンに接続
4	GND	Power	電源(GND)

17.7. CON9 デバッグシリアルインターフェース

CON9 はデバッグ用のシリアルインターフェースです。i.MX 7Dual の UART コントローラ(UART5) に接続されています。

CON9 の 6 ピンは i.MX 7Dual の GPIO1_09 ピンに接続されており、Low レベル入力で保守モード、 High レベル入力で OS 自動起動モードで起動します。

搭載コネクタ [DF13A-7P-1.25H(51)/HIROSE ELECTRIC
----------	------------------------------------

対向コネクタ例 DF13-7S-1.25C/HIROSE ELECTRIC(ハウジング)

DF13-2630SCFA/HIROSE ELECTRIC(コンタクト)

信号レベル 3.3V CMOS

許容電流 1A(端子1本あたり)

表 17.11 CON9 信号配列

ピン番号	ピン名	I/O	説明
1	DEBUG_UART_RXD	In	受信データ、i.MX 7Dual の GPIO1_IO06 ピンに接続
2	GND	Power	電源(GND)
3	DEBUG_UART_TXD	Out	送信データ、i.MX 7Dual の GPIO1_IO07 ピンに接続
4	VCC_3.3V	Power	電源(VCC_3.3V)
5	DEBUG_UART_CTS	In	送信可能、i.MX 7Dual の GPIO1_IO05 ピンに接続
6		al	起動モード設定、i.MX 7Dual の GPIO1_IO09 ピンに接続
0	BOOTEOADER_EN_B	11.1	(Low: 保守モード、High: OS 自動起動モード)
7	DEBUG_UART_RTS	Out	送信要求、i.MX 7Dual の GPIO1_IOO4 ピンに接続

17.8. CON10 WWAN 拡張インターフェース

CON10 は WWAN 拡張用のインターフェースです。^[1]

^[1]3G モジュール(PDS6-J/Gemalto)と排他実装で構成されており、WWAN 拡張インターフェース(CON10)は、3G モジュール非 搭載モデルに搭載されています。

USB の信号線は USB HUB コントローラ(ポート 2)経由で i.MX 7Dual の USB HSIC コントローラ に、UART の信号線は i.MX 7Dual の UART コントローラ(UART7)に接続されています。

- 搭載コネクタ DF12(3.0)-30DP-0.5V(86)/HIROSE ELECTRIC
- 対向コネクタ例 DF12(3.0)-30DS-0.5V(86)/HIROSE ELECTRIC
- 許容電流 0.3A(端子1本あたり)

表 17.12 CON10 信号配列

ピン番号	ピン名	I/O	説明
1	GND	Power	電源(GND)
2	GND	Power	電源(GND)
3	GND	Power	電源(GND)
4	GND	Power	電源(GND)
5	GND	Power	電源(GND)
6	GND	Power	電源(GND)
7	GND	Power	電源(GND)
8	-	-	Reserved
9	LED1_CTRL ^[a]	ln	LED1 制御、LED1 に接続(Low: 消灯、High: 点灯)
10	GPIO4_IO19	In/Out	汎用入出力、i.MX 7Dual の ECSPI1_SS0 ピンに接続
11	GPIO4_IO16	In/Out	汎用入出力、i.MX 7Dual の ECSPI1_SCLK ピンに接続
12	WWAN_UART_RTS	Out	送信要求、i.MX 7Dual の ECSPI2_SS0 ピンに接続
13	WWAN_UART_CTS	ln	送信可能、i.MX 7Dual の ECSPI2_MISO ピンに接続
14	WWAN_UART_TXD	Out	送信データ、i.MX 7Dual の ECSPI2_MOSI ピンに接続
15	WWAN_UART_RXD	ln	受信データ、i.MX 7Dual の ECSPI2_SCLK ピンに接続
16	GND	Power	電源(GND)
17	WWAN_USB_HS_DM	In/Out	WWAN_USB のマイナス側信号、USB HUB コントローラ(ポート 2)経由 で i.MX 7Dual の USB HSIC コントローラに接続
18	WWAN_USB_HS_DP	In/Out	WWAN_USB のプラス側信号、USB HUB コントローラ(ポート 2)経由で i.MX 7Dual の USB HSIC コントローラに接続
19	GND	Power	電源(GND)
20	WWAN_PWR_ON	Out	WWAN モジュール電源制御、i.MX 7Dual の ECSPI1_MOSI ピンに接続
21	WWAN_RESET	Out	WWAN モジュールリセット、i.MX 7Dual の ECSPI1_MISO ピンに接続
22	-	-	Reserved
23	VCC_3.3V	Power	電源(VCC_3.3V)
24	VCC_5V	Power	電源(VCC_5V)
25	VCC_5V	Power	電源(VCC_5V)
26	VCC_5V	Power	電源(VCC_5V)
27	VCC_5V	Power	電源(VCC_5V)
28	VCC_5V	Power	電源(VCC_5V)
29	VCC_5V	Power	電源(VCC_5V)
30	VCC_5V	Power	電源(VCC_5V)

^[a]LED1_CTRL は+1.8V でも制御可能です。詳細は、「表 16.5. WWAN 拡張インターフェース 9 ピン(LED1_CTRL)の電気的仕 様」をご参照ください。

17.9. CON11 microSIM インターフェース

CON11 は、3G モジュール(PDS6-J/Gemalto)用の microSIM インターフェースです。

表 17.13 CON11 信号配列

ピン番号	ピン名	I/O	説明
1	GND	Power	電源(GND)
2	SIM_VCC	Power	SIM 電源、3G モジュールの CCVCC ピンに接続

ピン番号	ピン名	I/O	説明
3	SIM_RST	Out	SIM リセット、3G モジュールの CCRST ピンに接続
4	SIM_CLK	Out	SIM クロック、3G モジュールの CCCLK ピンに接続
5	SIM_VPP	-	未接続
6	SIM_I/O	In	SIM データ、3G モジュールの CCIO ピンに接続



CON11 は活線挿抜に対応しておりません。SIM カードの挿抜は、本製品の電源を切断してから行ってください。

17.10. CON13 RTC バックアップインターフェース1

CON13 はリアルタイムクロック機能のバックアップインターフェースです。 長時間電源が切断され ても時刻データを保持させたい場合にご使用ください。

搭載コネクタ SMTU1220-LF/Renata SA

対応バッテリー例 CR1220、BR1220 等

表 17.14 CON13 信号配列

ピン番号	ピン名	I/O	説明
1	RTC_BAT1	Power	リアルタイムクロックのバックアップ用電源入力
2	GND	Power	電源(GND)



リアルタイムクロックの平均月差はボード情報の RTC バージョンによっ て異なります。バージョンと周囲温度 25℃のときの平均月差(参考値)の関 係を次に示します。

表 17.15 RTC バージョンと周囲温度 25℃のときの平均月差(参考値)

RTC バージョン	周囲温度 25℃のときの平均月差
1.0	約 300 秒
1.1 以降	約 90 秒

RTC バージョンは次に示すコマンドで確認することができます。

[armadillo ~]# dmesg | grep bmic_rtc
[1.639111] bmic_rtc 3-0011: version: 1.1

RTC バージョンが 1.0 の場合でも、インストールディスク v20161026_iotg3以降(install_disk_sd_20161026_iotg3.img以降)を 適用すると、RTC バージョン 1.1 以降に更新することができます。 イン ストールディスクの使用方法については「11.1. インストールディスクを 使用する」をご参照ください。

17.11. CON14 電源入力インターフェース 1

CON14 は電源供給用のインターフェースです。「図 17.3. AC アダプタの極性マーク」と同じ極性マー クのある AC アダプタが使用できます。

搭載コネクタ PJ-102AH/CUI

表 17.16 CON14 信号配列

ピン番号	ピン名	I/O	説明
1	VIN	Power	電源入力(VIN)
2	GND	Power	電源(GND)
3	GND	Power	電源(GND)

$\bigcirc - \textcircled{\bullet} - \textcircled{\bullet}$

図 17.3 AC アダプタの極性マーク



CON14 を使用する場合、同時に CON15 から電源供給しないでください。故障の原因となる可能性があります。



AC アダプタを使用する際に、AC アダプタの DC プラグを Armadillo-loT に接続してから AC プラグをコンセントに挿してください。



電源の再投入について、AC アダプタ標準品(OP-AC12V2-00)、AC アダ プタ温度拡張品(OP-AC12V3-00)^[2]をお使いの場合は、3 秒以上間隔をあ けてから電源を再投入してください。

上記 AC アダプタ以外の電源ユニットを使用し電源投入を行う場合には、 単調増加で立ち上げてください。また、電源再投入時には、一度電源を OFF(5V 以下, 10 ミリ秒以上)にしてから再投入してください。

17.12. CON15 電源入力インターフェース 2

CON15 は電源供給用のインターフェースです。

- 搭載コネクタ S02B-PASK-2(LF)(SN)/J.S.T. Mfg.
- 対向コネクタ例 PAP-02V-S/J.S.T. Mfg.(ハウジング)

SPHD-001T-P0.5/J.S.T. Mfg.(コンタクト)

^[2]Armadillo-loT ゲートウェイ開発セット付属品

表 17.17 CON15 信号配列

ピン番号	ピン名	I/O	説明
1	VIN	Power	電源入力(VIN)
2	GND	Power	電源(GND)



CON15 を使用する場合、同時に CON14 から電源供給しないでください。故障の原因となる可能性があります。



本コネクタを使用し電源投入を行う場合には、単調増加で立ち上げてくだ さい。また、電源再投入時には、一度電源を OFF(5V 以下, 10 ミリ秒以 上)にしてから再投入してください。

17.13. CON16 電源出力インターフェース

CON16 は電源出力インターフェースです。

- 搭載コネクタ B02B-PASK(LF)(SN)/J.S.T. Mfg.
- 対向コネクタ例 PAP-02V-S/J.S.T. Mfg.(ハウジング)

SPHD-001T-P0.5/J.S.T. Mfg.(コンタクト)

表 17.18 CON16 信号配列

ピン番号	ピン名	I/O	説明
1	VOUT	Power	電源(VOUT)
2	GND	Power	電源(GND)

17.14. CON17 3G アンテナインターフェース

CON17は3Gモジュール(PDS6-J/Gemalto)アンテナ用のインターフェースです。

搭載コネクタ U.FL-R-SMT-1/HIROSE ELECTRIC



アンテナ端子にアンテナケーブルを接続する際、無理な力を加えると破損 の原因となりますので、 十分にご注意ください。

17.15. CON20 WLAN インターフェース

CON20 は無線 LAN モジュール(AEH-AR9462/VoxMicro)用インターフェースです。

PCI Express 信号線は i.MX 7Dual の PCI Express PHY(PCIe_PHY)に、USB 信号線は USB HUB コ ントローラ(ポート 3)経由で i.MX 7Dual の USB HSIC コントローラに接続されています。

搭載コネクタ MM60-52B1-E1-R650/Japan Aviation Electronics Industry

ピン番号	ピン名	I/O	説明
1	-	-	Reserved
2	WLAN_VDD	Power	電源(WLAN_VDD)
3	-	-	Reserved
4	GND	Power	電源(GND)
5	BT_DISABLE_L	Out	BT の有効/無効信号、i.MX 7Dual の SAI1_RXFS ピンに接続 (Low: BT 無効、High: BT 有効)
6	-	-	Reserved
7	CLKREQ_L	In	リファレンスクロックリクエスト、i.MX 7Dual の SAI1_RXC ピンに接続
8	NC	-	未接続
9	GND	Power	電源(GND)
10	NC	-	
11	REFCLK-	Out	差動リファレンスクロック(-)、i.MX 7Dual の PCIE_REFCLKOUT_N ピンに接続
12	NC	-	未接続
13	REFCLK+	Out	差動リファレンスクロック(+)、i.MX 7Dual の PCIE_REFCLKOUT_P ピン に接続
14	NC	-	未接続
15	GND	Power	電源(GND)
16	NC	-	未接続
17	NC	-	未接続
18	GND	Power	電源(GND)
19	NC	-	未接続
20	W_DISABLE_L	Out	無線 LAN の有効/無効信号、i.MX 7Dual の SAI1_TXC ピンに接続 (Low: 無線 LAN 無効、High: 無線 LAN 有効)
21	GND	Power	電源(GND)
		0t	基本リセット信号、i.MX 7Dual の SAI1_RXD ピンに接続
22	PERSI_L	Out	(Low: リセット状態、High: リセット解除)
23	PERn0	In	差動レシーバ(-)、i.MX 7Dual の PCIE_RX_N ピンに接続
24	WLAN_VDD	Power	電源(WLAN_VDD)
25	PERp0	ln	差動レシーバ(+)、i.MX 7Dual の PCIE_RX_P ピンに接続
26	GND	Power	電源(GND)
27	GND	Power	電源(GND)
28	-	-	Reserved
29	GND	Power	電源(GND)
30	-	-	Reserved
31	PETn0	Out	差動トランスミッタ(-)、i.MX 7Dual の PCIE_TX_N ピンに接続
32	-	-	Reserved
33	PETp0	Out	差動トランスミッタ(+)、i.MX 7Dual の PCIE_TX_P ピンに接続
34	GND	Power	電源(GND)
35	GND	Power	電源(GND)
36	WLAN_USB_HS_DM	In/Out	WLAN_USB のマイナス側信号、USB HUB コントローラ(ポート 3)経由で i.MX 7Dual の USB HSIC コントローラに接続
37	GND	Power	電源(GND)
38	WLAN_USB_HS_DP	In/Out	WLAN_USB のプラス側信号、USB HUB コントローラ(ポート 3)経由で i.MX 7Dual の USB HSIC コントローラに接続
39	WLAN_VDD	Power	電源(WLAN_VDD)
40	GND	Power	電源(GND)
41	WLAN_VDD	Power	電源(WLAN_VDD)

表 17.19 CON20 信号配列

ピン番号	ピン名	I/O	説明
42	NC	-	未接続
43	GND	Power	電源(GND)
44	-	-	Reserved
45	NC	-	未接続
46	-	-	Reserved
47	NC	-	未接続
48	-	-	Reserved
49	NC	-	未接続
50	GND	Power	電源(GND)
51	NC	-	未接続
52	WLAN_VDD	Power	電源(WLAN_VDD)

17.16. CON22 RTC バックアップインターフェース 2

CON22 はリアルタイムクロック機能の外部バックアップインターフェースです。 長時間電源が切断 されても時刻データを保持させたい場合にご使用ください。

- 搭載コネクタ DF13C-2P-1.25V(21)/HIROSE ELECTRIC
- 対向コネクタ例 DF13-2S-1.25C/HIROSE ELECTRIC(ハウジング)

DF13-2630SCF/HIROSE ELECTRIC(コンタクト)

許容電流 1A(端子 1 本あたり)

対応バッテリー例 CR2032 WK11/Hitachi Maxell^[3]等

表 17.20 CON22 信号配列

ピン番号	ピン名	I/O	説明
1	RTC_BAT2	Power	リアルタイムクロックの外部バックアップ用電源入力
2	GND	Power	電源(GND)



リアルタイムクロックの平均月差はボード情報の RTC バージョンによっ て異なります。バージョンと周囲温度 25℃のときの平均月差(参考値)の関 係を次に示します。

表 17.21 RTC バージョンと周囲温度 25°Cのときの平均月差(参考値)

RTC バージョン	周囲温度 25℃のときの平均月差
1.0	約 300 秒
1.1 以降	約 90 秒

RTC バージョンは次に示すコマンドで確認することができます。

[armadillo ~]# dmesg | grep bmic_rtc
[1.639111] bmic_rtc 3-0011: version: 1.1

RTC バージョンが 1.0 の場合でも、インストールディスク v20161026_iotg3 以降(install_disk_sd_20161026_iotg3.img 以降)を

^[3]詳しくは、各 Armadillo 販売代理店にお問い合わせください。
適用すると、RTC バージョン 1.1 以降に更新することができます。 イン ストールディスクの使用方法については「11.1. インストールディスクを 使用する」をご参照ください。

17.17. JP1 起動デバイス設定ジャンパ

JP1 は起動デバイスの設定ジャンパです。

搭載コネクタ A2-2PA-2.54DSA(71)/HIROSE ELECTRIC

表 17.22 JP1 信号配列

ピン番号	ピン名	I/O	説明
1	VCC_3.3V	Power	電源(VCC_3.3V)
2	SDBOOT_EN	In	起動デバイス設定、i.MX 7Dual の BOOT_MODE0 ピンに接続 (Low: SPI フラッシュメモリブート、High: SD ブート)

表 17.23 ジャンパの機能

部品番号	機能	動作
JP1	起動デバイス設定	オープン: SPI フラッシュメモリのブートローダーを起動します。 ショート: CON4 に挿入された SD カードのブートローダーを起動します。

17.18. SW1~SW3 ユーザースイッチ

SW1、SW2、SW3 はユーザー側で自由に使用できるタクトスイッチです。

表 17.24 ユーザースイッチの接続

部品番号	説明
SW1	i.MX 7Dual の GPIO1_IOO2 ピン、BMIC の PTB5/IRQ_12 ピンに接続(ON: Low、OFF: High)
SW2	i.MX 7Dual の LCD_DAT17 ピンに接続(ON: Low、OFF: High)
SW3	i.MX 7Dual の LCD_DAT18 ピンに接続(ON: Low、OFF: High)

17.19. SW4 リセットスイッチ

SW4 はリセット用のタクトスイッチです。

表 17.25 リセットスイッチの接続

部品番号	説明
SW4	
	(ON: リセット状態、OFF: リセット解除)



SW4 でリセットする場合、確実にリセットさせるため、1 秒以上長押し してください。

17.20. LED1 WWAN LED

LED1 は、3G モジュール(PDS6-J/Gemalto)の通信状態を示す面実装の緑色 LED です。^[4]

表 17.26 WWAN LED の接続

部品番号	説明
LED1	3G モジュールの STATUS ピン、または CON10 の 9 ピンに接続(Low: 消灯、High: 点灯)

17.21. LED2~LED5 ユーザー LED

LED2、LED3、LED4、LED5 はユーザー側で自由に使用できる面実装の緑色 LED です。

表 17.27 ユーザー LED の接続

部品番号	説明
LED2	i.MX 7Dual の LCD_DATA05 ピンに接続(Low: 消灯、High: 点灯)
LED3	i.MX 7Dual の LCD_DATA06 ピンに接続(Low: 消灯、High: 点灯)
LED4	i.MX 7Dual の LCD_DATA07 ピンに接続(Low: 消灯、High: 点灯)
LED5	i.MX 7Dual の LCD_DATA08 ピンに接続(Low: 消灯、High: 点灯)







[Unit : mm]

図 18.1 ベースボードの基板形状および固定穴寸法



[Unit : mm]

図 18.2 ベースボードのコネクタ中心寸法





[Unit : mm]

- 最大部品高さ 1.0mm (CON10、TH20、TH26 を除く)^[1]
- 最大部品高さ 2.0mm
- 3 部品非搭載 (CON1、CON2、TH8、TH10、TH14 を除く)
- 最大部品高さ 5.0mm (TH3、TH5 を除く)

図 18.3 ベースボードの部品高さ



DXF 形式の基板形状図を「アットマークテクノ ユーザーズサイト」から 「購入者向けの限定公開データ」としてダウンロード可能です。

19. アドオンモジュール

本章では、Armadillo-loT ゲートウェイのアドオンモジュールについて説明します。アドオンモジュー ルのラインアップは「表 19.1. Armadillo-loT ゲートウェイ アドオンモジュール」のとおりです。

表	19.1	Armadillo-loT	ゲー	トウ	「エイ	ア	ドオ	・ンモシ	ブユ-	ール
---	------	---------------	----	----	-----	---	----	------	-----	----

型番
OP-AGA-RS00-00
OP-AGA-RS01-00
OP-AGA-RS02-00
OP-AGA-BT00-00
OP-AGA-EN00-00
OP-AGA-WS00-00
OP-AGA-DA00-00

^[a]発売予定



アドオンモジュールの回路図/部品表、DXF 形式の基板形状図を「アット マークテクノ ユーザーズサイト」から「購入者向けの限定公開データ」と してダウンロード可能です。

19.1. Armadillo-loT RS232C アドオンモジュール RS00

19.1.1. 概要

Armadillo-loT RS232C アドオンモジュール RS00(以降、RS232C アドオンモジュールと記載しま す)は、RS232C レベルのシリアルを 1 ポート追加することができます。また、ベースボードのアドオン インターフェース(CON1、CON2)に実装されている 0.5mm ピッチのコネクタを 2.54 ピッチに変換す るテストインターフェースを備えています。

RS232C アドオンモジュールの仕様は次のとおりです。

表	19.2	RS232C	\mathcal{F}	ドオンモシ	<i>、</i> 」 ー レ	ルの仕様
---	------	---------------	---------------	-------	----------------------	------

	Texas Instruments 製 MAX3243E 搭載
シリアル(UART)	最大データ転送レート: 250kbps
	フロー制御ピンあり(CTS、RTS、DTR、DSR、DCD、RI)
電源電圧	DC 3.3V±5%
使用温度範囲	-20°C~70°C
基板サイズ	40 x 60mm(突起部を除く)

19.1.2. ブロック図

RS232C アドオンモジュールのブロック図は次のとおりです。



図 19.1 RS232C アドオンモジュール ブロック図

19.1.3. インターフェース仕様

RS232C アドオンモジュールのインターフェース仕様について説明します。 19.1.3.1. RS232C アドオンモジュール インターフェースレイアウト



図 19.2 RS232C アドオンモジュール インターフェースレイアウト

表 19.3 搭載コネクタ、スイッチ型番一覧^[a]

部品番号	インターフェース名	型番	メーカー
CON1	アドオンインターフェース	DF17(4.0)-60DP-0.5V(57)	HIROSE ELECTRIC
CON2	シリアル(UART)インターフェース	XM2C-0942-132L	OMRON
CON3	テストインターフェース		
CON4	テストインターフェース	A1-30PA-2.34D3A(71)	HIROSE ELECTRIC

^[a]色のついたセルの部品は実装していません。実装例を記載しています。



CON3、CON4 は開発用途でご使用ください。

19.1.3.2. CON1 アドオンインターフェース

CON1 はベースボードのアドオンインターフェース(CON1、CON2)との接続コネクタです。

・許容電流: 0.3A(端子1本あたり)

ピン番号	ピン名	I/O	説明
1	GND	Power	電源(GND)
2	GND	Power	電源(GND)
3	ADDIO3	In/Out	拡張入出力、CON3 の 3 ピンに接続
4	ADDIO4	In/Out	拡張入出力、CON3 の 4 ピンに接続
5	ADDIO5	In/Out	拡張入出力、CON3 の 5 ピンに接続
6	ADDIO6	In/Out	拡張入出力、CON3 の 6 ピンに接続
7	ADDIO7	In/Out	拡張入出力、CON3 の 7 ピンに接続
8	ADDIO8	In/Out	拡張入出力、CON3 の 8 ピンに接続
9	ADDIO9	In/Out	拡張入出力、CON3 の 9 ピンに接続
10	ADDIO10	In/Out	拡張入出力、CON3 の 10 ピンに接続
11	ADDIO11	In/Out	拡張入出力、CON3 の 11 ピンに接続
12	ADDIO12	In/Out	拡張入出力、CON3 の 12 ピンに接続
13	ADDIO13	In/Out	拡張入出力、CON3 の 13 ピンに接続
14	ADDIO14	In/Out	拡張入出力、CON3 の 14 ピンに接続
15	ADDIO15	In/Out	拡張入出力、CON3 の 15 ピンに接続
16	ADDIO16	In/Out	拡張入出力、CON3 の 16 ピンに接続
17	ADDIO17	In/Out	拡張入出力、CON3 の 17 ピンに接続
18	ADDIO18	In/Out	拡張入出力、CON3 の 18 ピンに接続
19	ADDIO19	In/Out	拡張入出力、CON3 の 19 ピンに接続
20	ADDIO20	In/Out	拡張入出力、CON3 の 20 ピン、EEPROM の SCL ピンに接続
21	ADDIO21	In/Out	拡張入出力、CON3 の 21 ピン、EEPROM の SDA ピンに接続
22	ADDIO22	In/Out	拡張入出力、CON3 の 22 ピンに接続
23	ADDIO23	In/Out	拡張入出力、CON3 の 23 ピンに接続
24	ADDIO24	In/Out	拡張入出力、CON3 の 24 ピンに接続
25	ADDIO25	In/Out	拡張入出力、CON3 の 25 ピンに接続
26	GND	Power	電源(GND)
27	GND	Power	電源(GND)
28	+3.3V_IO	Power	電源(+3.3V_IO)
29	+3.3V	Power	電源(+3.3V)
30	+5V	Power	電源(+5V)
31	DETECT	In	EEPROM のアドレスピン、CON4 の 31 ピンに接続
32	ADDIO32	In/Out	拡張入出力、CON4 の 32 ピンに接続
33	ADDIO33	In/Out	拡張入出力、CON4 の 33 ピンに接続
34	ADDIO34	In/Out	拡張入出力、CON4 の 34 ピンに接続
35	ADDIO35	In/Out	拡張入出力、CON4 の 35 ピンに接続
36	ADDIO36	In/Out	拡張入出力、CON4 の 36 ピンに接続
37	ADDIO37	In/Out	拡張入出力、CON4 の 37 ピンに接続
38	ADDIO38	In/Out	送信要求 CON4 の 38 ピン、レベル変換 IC を経由して CON2 の 7 ピンに接続

表 19.4 CON1 信号配列

ピン番号	ピン名	I/O	説明
20		lin (Out	送信可能
	ADDI039	in/Out	CON4 の 39 ピン、レベル変換 IC を経由して CON2 の 8 ピンに接続
40		In /Out	送信データ
+0		iii) Out	CON4 の 40 ピン、レベル変換 IC を経由して CON2 の 3 ピンに接続
41		In/Out	受信データ
		iii) out	CON4 の 41 ピン、レベル変換 IC を経由して CON2 の 2 ピンに接続
42	ADDIO42	In/Out	拡張入出力、CON4 の 42 ピンに接続
43	ADDIO43	In/Out	拡張入出力、CON4 の 43 ピンに接続
44	ADDIO44	In/Out	拡張入出力、CON4 の 44 ピンに接続
45	ADDIO45	In/Out	拡張入出力、CON4 の 45 ピンに接続
16		In (Out	被呼表示
40	ADDI040	in/Out	CON4 の 46 ピン、レベル変換 IC を経由して CON2 の 9 ピンに接続
47		In (Out	キャリア検出
47	ADDIO47	in/Out	CON4 の 47 ピン、レベル変換 IC を経由して CON2 の 1 ピンに接続
19		In (Out	データセットレディ
40		iii) Out	CON4 の 48 ピン、レベル変換 IC を経由して CON2 の 6 ピンに接続
19		In/Out	データ端末レディ
+5	ADDI043	iii) Out	CON4 の 49 ピン、レベル変換 IC を経由して CON2 の 4 ピンに接続
50	ADDIO50	In/Out	拡張入出力、CON4 の 50 ピンに接続
51	ADDIO51	In/Out	拡張入出力、CON4 の 51 ピンに接続
52	ADDIO52	In/Out	拡張入出力、CON4 の 52 ピンに接続
53	ADDIO53	In/Out	拡張入出力、CON4 の 53 ピンに接続
54	GND	Power	電源(GND)
55	PMIC_ONOFF	Out	パワーマネジメント IC の ON/OFF 用信号、CON4 の 55 ピンに接続
56	USB_VBUS	Power	USB 電源、CON4 の 56 ピンに接続
57	USB_VBUS	Power	USB 電源、CON4 の 57 ピンに接続
58	GND	Power	電源(GND)
59	EXT_USB_HS_DP	In/Out	USB プラス側信号、CON4 の 59 ピンに接続
60	EXT_USB_HS_DM	In/Out	USB マイナス側信号、CON4 の 60 ピンに接続



抵抗を取り外すことにより、RS232C レベル変換 IC、EEPROM への配線 を切り離すことが可能です。詳細につきましては、回路図をご参照ください。

19.1.3.3. CON2 シリアルインターフェース

CON2 は非同期(調歩同期)シリアルインターフェースです。

- ・信号入出力レベル: RS232C レベル
- ・最大データ転送レート: 250kbps
- ・フロー制御: CTS、RTS、DTR、DSR、DCD、RI

表 19.5 CON2 信号配列

ピン番号	信号名	I/O	機能
1	DCD	In	キャリア検出、レベル変換 IC を経由して CON1 の 47 ピンに接続
2	RXD	In	受信データ、レベル変換 IC を経由して CON1 の 41 ピンに接続
3	TXD	Out	送信データ、レベル変換 IC を経由して CON1 の 40 ピンに接続
4	DTR	Out	データ端末レディ、レベル変換 IC を経由して CON1 の 49 ピンに接続
5	GND	Power	電源(GND)
6	DSR	ln	データセットレディ、レベル変換 IC を経由して CON1 の 48 ピンに接続

ピン番号	信号名	I/O	機能
7	RTS	Out	送信要求、レベル変換 IC を経由して CON1 の 38 ピンに接続
8	CTS	In	送信可能、レベル変換 IC を経由して CON1 の 39 ピンに接続
9	RI	In	被呼表示、レベル変換 IC を経由して CON1 の 46 ピンに接続

19.1.3.4. CON3 テストインターフェース

CON3 はベースボードのアドオンインターフェースに接続されている信号線を確認するための、テスト用インターフェースです。アドオンインターフェースの信号線がスルーで接続されています。

ピン番号	ピン名	I/O	説明
1	GND	Power	電源(GND)
2	GND	Power	電源(GND)
3	ADDIO3	In/Out	CON1 の 3 ピンに接続
4	ADDIO4	In/Out	CON1 の 4 ピンに接続
5	ADDIO5	In/Out	CON1 の 5 ピンに接続
6	ADDIO6	In/Out	CON1 の 6 ピンに接続
7	ADDIO7	In/Out	CON1 の 7 ピンに接続
8	ADDIO8	In/Out	CON1 の 8 ピンに接続
9	ADDIO9	In/Out	CON1 の 9 ピンに接続
10	ADDIO10	In/Out	CON1 の 10 ピンに接続
11	ADDIO11	In/Out	CON1 の 11 ピンに接続
12	ADDIO12	In/Out	CON1 の 12 ピンに接続
13	ADDIO13	In/Out	CON1 の 13 ピンに接続
14	ADDIO14	In/Out	CON1 の 14 ピンに接続
15	ADDIO15	In/Out	CON1 の 15 ピンに接続
16	ADDIO16	In/Out	CON1 の 16 ピンに接続
17	ADDIO17	In/Out	CON1 の 17 ピンに接続
18	ADDIO18	In/Out	CON1 の 18 ピンに接続
19	ADDIO19	In/Out	CON1 の 19 ピンに接続
20	ADDIO20	In/Out	CON1 の 20 ピンに接続
21	ADDIO21	In/Out	CON1 の 21 ピンに接続
22	ADDIO22	In/Out	CON1 の 22 ピンに接続
23	ADDIO23	In/Out	CON1 の 23 ピンに接続
24	ADDIO24	In/Out	CON1 の 24 ピンに接続
25	ADDIO25	In/Out	CON1 の 25 ピンに接続
26	GND	Power	電源(GND)
27	GND	Power	電源(GND)
28	+3.3V_IO	Power	電源(+3.3V_IO)
29	+3.3V	Power	電源(+3.3V)
30	+5V	Power	電源(+5V)

表 19.6 CON3 信号配列

19.1.3.5. CON4 テストインターフェース

CON4 はベースボードのアドオンインターフェースに接続されている信号線を確認するための、テスト用インターフェースです。アドオンインターフェースの信号線がスルーで接続されています。

ピン番号	ピン名	I/O	説明
31	DETECT	In	CON1 の 31 ピンに接続
32	ADDIO32	In/Out	CON1 の 32 ピンに接続
33	ADDIO33	In/Out	CON1 の 33 ピンに接続
34	ADDIO34	In/Out	CON1 の 34 ピンに接続

表 19.7 CON4 信号配列

ピン番号	ピン名	I/O	説明
35	ADDIO35	In/Out	CON1 の 35 ピンに接続
36	ADDIO36	In/Out	CON1 の 36 ピンに接続
37	ADDIO37	In/Out	CON1 の 37 ピンに接続
38	ADDII038	In/Out	CON1 の 38 ピンに接続
39	ADDIO39	In/Out	CON1 の 39 ピンに接続
40	ADDIO40	In/Out	CON1 の 40 ピンに接続
41	ADDIO41	In/Out	CON1 の 41 ピンに接続
42	ADDIO42	In/Out	CON1 の 42 ピンに接続
43	ADDIO43	In/Out	CON1 の 43 ピンに接続
44	ADDIO44	In/Out	CON1 の 44 ピンに接続
45	ADDIO45	In/Out	CON1 の 45 ピンに接続
46	ADDIO46	In/Out	CON1 の 46 ピンに接続
47	ADDIO47	In/Out	CON1 の 47 ピンに接続
48	ADDIO48	In/Out	CON1 の 48 ピンに接続
49	ADDIO49	In/Out	CON1 の 49 ピンに接続
50	ADDIO50	In/Out	CON1 の 50 ピンに接続
51	ADDIO51	In/Out	CON1 の 51 ピンに接続
52	ADDIO50	In/Out	CON1 の 52 ピンに接続
53	ADDIO53	In/Out	CON1 の 53 ピンに接続
54	GND	Power	電源(GND)
55	PMIC_ONOFF	Out	CON1 の 55 ピンに接続
56	USB_VBUS	Power	CON1 の 56 ピンに接続
57	USB_VBUS	Power	CON1 の 57 ピンに接続
58	GND	Power	電源(GND)
59	EXT_USB_HS_DP	In/Out	CON1 の 59 ピンに接続
60	EXT_USB_HS_DM	In/Out	CON1 の 60 ピンに接続

19.1.4. 基板形状図



[Unit : mm]

図 19.3 RS232C アドオンモジュール基板形状

19.2. Armadillo-loT 絶縁 RS232C/422/485 アドオンモジュー ル RS01

19.2.1. 概要

Armadillo-loT 絶縁 RS232C/422/485 アドオンモジュール RS01(以降、絶縁シリアルアドオンモジュールと記載します)は、電気的に絶縁された RS232C/RS422/RS485 のシリアルインターフェースを1ポート追加することができます。

絶縁シリアルアドオンモジュールの仕様は次のとおりです。

	Exar 製 XR3160E 搭載
シリアル(UART)	RS232C/RS422/RS485 x 1
	最大データ転送レート: 1Mbps
スイッチ	RS232C/RS422/RS485 切替用ディップスイッチ
絶縁耐圧	2kV
電源電圧	DC 3.3V±5%
使用温度範囲	-20°C~70°C
基板サイズ	40 x 60mm(突起部を除く)

表 19.8 絶縁シリアルアドオンモジュールの仕様

19.2.2. ブロック図

絶縁シリアルアドオンモジュールのブロック図は次のとおりです。



図 19.4 絶縁シリアルアドオンモジュール ブロック図

19.2.3. インターフェース仕様

絶縁シリアルアドオンモジュールのインターフェース仕様について説明します。

19.2.3.1. インターフェースレイアウト



図 19.5 絶縁シリアルアドオンモジュール インターフェースレイアウト

表19.9 搭載コネクタ、スイッチ型番一覧

部品番号	インターフェース名	型番	メーカー
CON1	アドオンインターフェース	DF17(4.0)-60DP-0.5V(57)	HIROSE ELECTRIC
CON2	シリアル(UART)インターフェース	XM2C-0942-132L	OMRON
SW1	設定スイッチ	A6ER-3104	OMRON



絶縁シリアルアドオンモジュールの固定穴(TH6、TH7)の PAD 部分は GND に接続されています。固定穴(TH8、TH9)はキリ穴で GND に接続さ れていません。

D-Sub コネクタ(CON2)の金属フレームは GND_ISO に接続されています。



図 19.6 絶縁シリアルアドオンモジュールの固定穴

19.2.3.2. CON1 アドオンインターフェース

CON1 はベースボードのアドオンインターフェース(CON1、CON2)との接続コネクタです。

・許容電流: 0.3A(端子1本あたり)

表 19.10 CON1 信	号配列
----------------	-----

ピン番号	ピン名	I/O	説明
1	GND	Power	電源(GND)
2	GND	Power	電源(GND)
3	NC	-	未接続
4	NC	-	未接続
5	NC	-	未接続
6	NC	-	未接続
7	NC	-	未接続
8	NC	-	未接続
9	NC	-	未接続
10	NC	-	未接続
11	NC	-	未接続
12	NC	-	未接続
13	NC	-	未接続
14	NC	-	未接続
15	NC	-	未接続
16	NC	-	未接続
17	NC	-	未接続
18	NC	-	未接続
19	NC	-	未接続
20	EEPROM_SCL	In/Out	EEPROM の SCL ピンに接続
21	EEPROM_SDA	In/Out	EEPROM の SDA ピンに接続
22	NC	-	未接続

ピン番号	ピン名	I/O	説明
23	NC	-	未接続
24	NC	-	未接続
25	NC	-	未接続
26	GND	Power	電源(GND)
27	GND	Power	電源(GND)
28	+3.3V_IO	Power	電源(+3.3V_IO)
29	NC	-	未接続
30	NC	-	未接続
31	DETECT	In	EEPROM のアドレスピンに接続
32	GPIO0	In	半二重/全二重通信の切替信号入力 (Low: 半二重、High: 全二重)
33	NC	-	未接続
34	NC	-	未接続
35	NC	-	未接続
36	NC	-	未接続
37	NC	-	未接続
38	UART_RTS	In	デジタルアイソレータを経由して RS232C/422/485 トランシーバに接続
39	UART_CTS	Out	デジタルアイソレータを経由して RS232C/422/485 トランシーバに接続
40	UART_TXD	In	デジタルアイソレータを経由して RS232C/422/485 トランシーバに接続
41	UART_RXD	Out	デジタルアイソレータを経由して RS232C/422/485 トランシーバに接続
42	GPIO2	Out	RS232C、RS422/RS485の切替信号出力、フォトカプラを経由して SW1 に接続 続
43	GPIO3	In	ー デジタルアイソレータのイネーブルピンに接続
44	NC	_	ま接続
45	NC	_	* 未接続
46	NC	_	* 法法
47	NC	_	未接続
48	NC	_	* 未接続
49	NC	_	未接続
50	NC	_	未接続
51	NC	_	未接続
52	NC	_	
53	NC	_	
54	GND	Power	電源(GND)
55	NC	-	未接続
56	NC	-	
57	NC	-	
58	GND	Power	電源(GND)
59	NC	-	
60	NC	-	

19.2.3.3. CON2 シリアルインターフェース

CON2 は電気的に絶縁されたシリアルインターフェースです。設定スイッチ(SW1)で RS232C と RS422/RS485 の切替が可能です。

- ・最大データ転送レート: 1Mbps
- ・フロー制御: CTS、RTS(RS232C)
- ・通信方式: 半二重、全二重(RS422/RS485)

SW1.1 を ON にすると RS232C に設定されます。信号配列は次のとおりです。

ピン番号	信号名	I/O	機能
1	NC	-	未接続
2	RXD	In	受信データ RS232C/422/485 トランシーバ、デジタルアイソレータを経由して CON1 の 41 ピン に接続
3	TXD	Out	送信データ RS232C/422/485 トランシーバ、デジタルアイソレータを経由して CON1 の 40 ピン に接続
4	NC	-	未接続
5	GND_ISO	Power	電源(GND_ISO)
6	NC	-	未接続
7	RTS	Out	送信要求 RS232C/422/485 トランシーバ、デジタルアイソレータを経由して CON1 の 38 ピン に接続
8	CTS	In	送信可能 RS232C/422/485 トランシーバ、デジタルアイソレータを経由して CON1 の 39 ピン に接続
9	NC	-	未接続

表 19.11 CON2 信号	配列(RS232C に設定時)
-----------------	-----------------

SW1.1 を OFF にすると RS422/RS485 に設定されます。半二重/全二重の切替は GPIO で行います。

RS422/RS485 全二重に設定時の接続は次のとおりです。



図 19.7 RS422/RS485 全二重に設定時の接続

表 1	9.12	CON2	信号配列(RS422/RS485	全二重に設定時)
-----	------	------	------------------	----------

ピン番号	信号名	I/O	機能
1	NC	-	未接続
2	PV +	lue.	受信データ(+)
۷.		111	RS232C/422/485 トランシーバの A ピンに接続
2	ту_	Out	送信データ(-)
5		Out	RS232C/422/485 トランシーバの Z ピンに接続
4	NC	-	未接続
5	GND_ISO	Power	電源(GND_ISO)
6	NC	-	未接続
7	TX +	Out	送信データ(+)
1			RS232C/422/485 トランシーバの Y ピンに接続
0	PV_	In	受信データ(-)
0	КЛ-		RS232C/422/485 トランシーバの B ピンに接続
9	NC	-	未接続

RS422/RS485 半二重に設定時の接続は次のとおりです。



図 19.8 RS422/RS485 半二重に設定時の接続

表 19.13 CON2 信号配列(RS422/RS485 半二重に設定時)

ピン番号	信号名	I/O	機能
1	NC	-	未接続
2	Reserved	-	未接続
2		In/Out	送受信データ(ー)
5	DATA	III/Out	RS232C/422/485 トランシーバの B/Z ピンに接続
4	NC	-	未接続
5	GND_ISO	Power	電源(GND_ISO)
6	NC	-	未接続
7		In/Out	送受信データ(+)
1		myOut	RS232C/422/485 トランシーバの A/Y ピンに接続
8	Reserved	-	未接続
9	NC	-	未接続

19.2.3.4. SW1 設定スイッチ

SW1 は RS232C と RS422/RS485 の切替、終端抵抗(120Ω)の ON/OFF を行うためのディップス イッチです。

表 19.14 SW1 機能

SW1	ON	OFF
1	RS232C	RS422/RS485
2	TX 終端抵抗(120Ω) ON	TX 終端抵抗(120Ω) OFF
3	RX 終端抵抗(120Ω) ON	RX 終端抵抗(120Ω) OFF



設定スイッチ(SW1)は電源を切断した状態で操作してください。



RS232C で使用する場合、終端抵抗(120Ω)は必ず OFF にしてください。



終端は RS422/RS485 の信号線の最遠端で行います。Armadillo-loT が 最遠端になる場合は終端抵抗を ON にしてください。

19.2.4. 基板形状図



[Unit : mm]

図 19.9 絶縁シリアルアドオンモジュール基板形状

19.2.5. 使用方法

絶縁シリアルアドオンモジュールのシリアルインターフェース(CON2)は、設定スイッチ(SW1)で RS232CとRS422/RS485の切替が可能です。

<u>RS232C で使用する場合</u>

シリアルインターフェース(CON2)を RS232C で使用する場合は、SW1.1 を ON にします。



図 19.10 RS232C で使用する場合の設定スイッチ(SW1)の状態

RS232C で使用する場合の、外部機器との接続例は次のとおりです。



図 19.11 外部機器との接続例(RS232C で使用する場合)

<u>RS422/RS485 で使用する場合</u>

シリアルインターフェース(CON2)を RS422/RS485 で使用する場合は、SW1.1 を OFF にします。



図 19.12 RS422/RS485 で使用する場合の設定スイッチ(SW1)の状態

半二重と全二重の切替はアドオンインターフェース(CON1)の 32 ピンから行います。Low レベルを入力することで半二重、High レベルを入力することで全二重に設定されます。

表 19.15 半二重と全二重の切替

入力レベル	通信方式
Low	半二重
High	全二重

RS422/RS485 半二重で使用する場合の、外部機器との接続例は次のとおりです。



図 19.13 外部機器との接続例(RS422/RS485 半二重で使用する場合)

RS422/RS485 全二重で使用する場合の、外部機器との接続例は次のとおりです。



図 19.14 外部機器との接続例(RS422/RS485 全二重で使用する場合)

<u>ESD/雷サージ</u>





図 19.15 保護素子の接続例



シリアルインターフェース(CON2)の5ピン(GND_ISO)と D-Sub コネク タの金属フレームは基板上で接続されており、切り離すことはできません。



信号品質の低下、故障を防ぐため、配線、接地などの設置環境に十分にご 配慮ください。

19.3. Armadillo-loT 絶縁 RS485 アドオンモジュール RS02

19.3.1. 概要

Armadillo-loT 絶縁 RS485 アドオンモジュール RS02(以降、絶縁 RS485 アドオンモジュールと記載します)は、電気的に絶縁された RS422/RS485 のシリアルインターフェースを1ポート追加することができます。

絶縁 RS485 アドオンモジュールの仕様は次のとおりです。

シリアル(UART)	Texas Instruments 製 ISO3086T 搭載 RS422/RS485 x 1 最大データ転送レート: 4Mbps
スイッチ	設定用ディップスイッチ
絶縁耐圧	2kV
電源電圧	DC 3.3V±5%
使用温度範囲	-20°C~70°C
基板サイズ	40 x 63mm(突起部を除く)

表 19.16 絶縁 RS485 アドオンモジュールの仕様

19.3.2. ブロック図

絶縁 RS485 アドオンモジュールのブロック図は次のとおりです。



図 19.16 絶縁 RS485 アドオンモジュール ブロック図

19.3.3. インターフェース仕様

絶縁 RS485 アドオンモジュールのインターフェース仕様について説明します。

19.3.3.1. インターフェースレイアウト



図 19.17 絶縁 RS485 アドオンモジュール インターフェースレイアウト

表19.17 搭載コネクタ、スイッチ型番一覧

部品番号	インターフェース名	型番	メーカー
CON1	アドオンインターフェース	DF17(4.0)-60DP-0.5V(57)	HIROSE ELECTRIC
CON2	シリアル(UART)インターフェース	XW4C-06D1-H1	OMRON
SW1	設定スイッチ	A6ER-4104	OMRON



絶縁 RS485 アドオンモジュールの固定穴(TH7、TH8)の PAD 部分は GND に接続されています。固定穴(TH9、TH10)はキリ穴で GND に接続 されていません。



図 19.18 絶縁 RS485 アドオンモジュールの固定穴

19.3.3.2. CON1 アドオンインターフェース

CON1 はベースボードのアドオンインターフェース(CON1、CON2)との接続コネクタです。

・許容電流: 0.3A(端子1本あたり)

表 19.18 CON1 信号配列

ピン番号	ピン名	I/O	説明
1	GND	Power	電源(GND)

ピン番号	ピン名	I/O	説明
2	GND	Power	電源(GND)
3	NC	-	未接続
4	NC	-	未接続
5	NC	-	未接続
6	NC	-	未接続
7	NC	_	未接続
8	NC	_	未接続
9	NC	-	未接続
10	NC	-	未接続
11	NC	-	未接続
12	NC	-	未接続
13	NC	-	未接続
14	NC	-	未接続
15	NC	-	未接続
16	NC	-	未接続
17	NC	-	未接続
18	NC	_	未接続
19	NC	_	未接続
20	FEPROM SCI	In/Out	FEPBOM の SCL ピンに接続
21		In/Out	
21		inyout	LEFROM 0 SDA C ン に 接称 土 控結
22	NC	-	
23	NC	-	
24	NC	-	
25		- Dewer	
20		Power	电源(GND)
27		Power	電源(GND)
28	+3.3V_IU	Power	
29	NC	-	
30		-	
31		In	EEPROM のアトレスビンに接続
32	R5485_DE	In	RS485 トランシーバの DE ヒンに接続
33	R5485_RE_N	In	R5485 トランシーバの RE_N ヒンに接続
34	NC	-	
35	NC	-	
36	NC	-	
37	NC	-	
38	NC	-	大按統
39		-	
40		In	RS485 トランシーバの D ビンに接続
41		Out	K5485 トフンンーハの K ビンに接続
42	NC	-	
43	NC	-	未接続
44	NC	-	未接続
45	NC	-	未接続
46		-	木拨続
4/		-	木技統
48		-	木技統
49	NC	-	天 送続
50	NC	-	天 送 税 一 一 一 元 法 () 一 元 () 一 () 一 () 一 () 一 元 () 元 () 元 () 一 () - 元 () - 元 () - 元 () - 元 () - 元 () - 元 () - 元 ()
51	NC	-	木
52		-	木
53	NC	-	未 接続
54	GND	Power	電源(GND)
55	NC	-	未接続

ピン番号	ピン名	I/O	説明
56	NC	-	未接続
57	NC	-	未接続
58	GND	Power	電源(GND)
59	NC	-	未接続
60	NC	-	未接続

19.3.3.3. CON2 シリアルインターフェース

CON2 は電気的に絶縁されたシリアルインターフェースです。設定スイッチ(SW1)で半二重/全二重の 切替、終端抵抗の ON/OFF が可能です。

- ・最大データ転送レート: 4Mbps
- ・通信方式: 半二重、全二重



図 19.19 RS485 トランシーバ周辺回路

SW1.1、SW1.2 を ON にすると半二重に設定されます。

表 19.19 CON2 信号配列(半二重に設定時)

ピン番号	信号名	I/O	機能
1	GND_ISO	Power	電源(GND_ISO)
2	(Data-)	In/Out	送受信データ(-)、CON2 の 5 ピンと共通 RS485 トランシーバの B ピン、Z ピンに接続
3	(Data+)	In/Out	送受信データ(+)、CON2 の 6 ピンと共通 RS485 トランシーバの A ピン、Y ピンに接続
4	GND_ISO	Power	電源(GND_ISO)
5	Data-	In/Out	送受信データ(-)、CON2 の 2 ピンと共通 RS485 トランシーバの B ピン、Z ピンに接続
6	Data+	In/Out	送受信データ(+)、CON2 の 3 ピンと共通 RS485 トランシーバの A ピン、Y ピンに接続

SW1.1、SW1.2を OFF にすると全二重に設定されます。

表 19.20 CON2 信号配列(全二重に設定時)

ピン番号	信号名	I/O	機能
1	GND_ISO	Power	電源(GND_ISO)
2	PV	al	受信データ(-)
2		In	RS485 トランシーバの B ピンに接続
2	RY.	In	受信データ(+)
5		111	RS485 トランシーバの A ピンに接続
4	GND_ISO	Power	電源(GND_ISO)
Б	ту	Out	送信データ(-)
5	1/-	Out	RS485 トランシーバの Z ピンに接続

ピン番号	信号名	I/O	機能
6	TX+	Out	送信データ(+) RS485 トランシーバの Y ピンに接続

19.3.3.4. SW1 設定スイッチ

SW1 は半二重/全二重の切替、終端抵抗(120Ω)の ON/OFF を行うためのディップスイッチです。

表 19.21 SW1 機能

SW1	ON	OFF
1	半二重	全二重
2	半二重	全二重
3	RX 終端抵抗(120Ω) ON	RX 終端抵抗(120Ω) OFF
4	TX 終端抵抗(120Ω) ON	TX 終端抵抗(120Ω) OFF



終端は RS485 の信号線の最遠端で行います。Armadillo-loT が最遠端に なる場合は終端抵抗を ON にしてください。

19.3.4. 基板形状図



[Unit : mm]

図 19.20 絶縁 RS485 アドオンモジュール基板形状

19.3.5. 使用方法

シリアルインターフェース(CON2)に実装されている端子台に接続可能な電線は次のとおりです。

単線		0.2~1.5mm ²
撚線		0.2~1.5mm ²
 – – – – <i> – </i>	スリーブなし	0.25~1.5mm ²
御师丁		

0.25~0.75mm²

24~16

表 19.22 端子台に接続可能な電線

電線を直接接続する場合、先端加工は次のとおりです。電線むき長さLは 10±1mm となります。

スリーブあり

AWG



図 19.21 電線の先端加工



電線の先端を予備半田しないでください。正しい接続ができなくなります。

棒端子を使用する場合、使用する棒端子に合わせて電線加工を行ってください。棒端子のサイズは次のとおりです。



図 19.22 棒端子のサイズ



端子台に電線を接続する際、端子台に過度な力をかけないでください。端 子台が破損する恐れがあります。

絶縁 RS485 アドオンモジュールのシリアルインターフェース(CON2)は、設定スイッチ(SW1)で半二 重/全二重の切替が可能です。

半二重で使用する場合

シリアルインターフェース(CON2)を半二重で使用する場合は、SW1.1、SW1.2 を ON にします。

SW1	機能	設定
1	水一手 /公一手 避力	ON
2	十—里/王—里迭抓	ON
3	RX 終端抵抗	OFF
4	TX 終端抵抗	ON/OFF ^[a]

表 19.23 半二重で使用する場合の設定スイッチ(SW1)

[a]終端抵抗は必要に応じて設定してください。



図 19.23 半二重で使用する場合の設定スイッチ(SW1)の状態

半二重で使用する場合の、外部機器との接続例は次のとおりです。



図 19.24 外部機器との接続例(半二重で使用する場合)

全二重で使用する場合

シリアルインターフェース(CON2)を全二重で使用する場合は、SW1.1、SW1.2 を OFF にします。

表 19	24 全二重	で使用す	る場合の	D設定スイ	ッチ((SW1))
------	--------	------	------	-------	-----	-------	---

SW1	機能	設定	
1	业□= ■ 1 ← □ = ■ 湿口	OFF	
2	十—里/土—里迭扒 	OFF	
3	RX 終端抵抗	ON/OFF ^[a]	
4	TX 終端抵抗	ON/OFF ^[a]	

[a]終端抵抗は必要に応じて設定してください。



図 19.25 全二重で使用する場合の設定スイッチ(SW1)の状態

全二重で使用する場合の、外部機器との接続例は次のとおりです。



図 19.26 外部機器との接続例(全二重で使用する場合)

雷サージ





信号品質の低下、故障を防ぐため、配線、接地などの設置環境に十分にご 配慮ください。

19.4. Armadillo-loT RN4020 アドオンモジュール BT00

19.4.1. 概要

Armadillo-loT RN4020 アドオンモジュール BT00(以降、RN4020 アドオンモジュールと記載します)は、Microchip Technology 製 Bluetooth Low Energy モジュール RN4020 を搭載しています。

RN4020 アドオンモジュールの仕様は次のとおりです。

表 19.25 RN4020 アドオンモジュールの仕様

搭載モジュール	Microchip Technology 製 RN4020 Bluetooth 4.1/LE 同時接続数: 1 ^[a]
電源電圧	DC 3.3V±5%
使用温度範囲	-20°C~70°C
基板サイズ	40 x 50mm(突起部を除く)

^[a]アドバタイジングを含む、ブロードキャストされるパケットは複数同時受信可能です

19.4.2. Bluetooth SIG 認証(ロゴ認証)に関して



RN4020 はモジュールとして Bluetooth SIG 認証を取得済みです。認証 取得済みの Bluetooth モジュールを自社製品に組み込む場合、QDID を使 用して、Bluetooth SIG 製品登録および準拠申告を行うことができます (有償)。

詳しくは Bluetooth SIG の web サイトをご参照ください。

Bluetooth 認証および申告プロセス

https://www.bluetooth.org/ja-jp/test-qualification/ qualification-overview

19.4.3. ブロック図

RN4020 アドオンモジュールのブロック図は次のとおりです。



図 19.27 RN4020 アドオンモジュール ブロック図

19.4.4. インターフェース仕様

RN4020 アドオンモジュールのインターフェース仕様について説明します。

19.4.4.1. RN4020 アドオンモジュール インターフェースレイアウト



図 19.28 RN4020 アドオンモジュール インターフェースレイアウト

表 19.26 搭載コネクタ、スイッチ型番一覧^[a]

副加重之	インターフェース名	型番	メーカー
CON1	アドオンインターフェース	DF17(4.0)-60DP-0.5V(57)	HIROSE ELECTRIC
CON2	テストインターフェース	A2-8PA-2.54DSA(71)	HIROSE ELECTRIC

^[a]色のついたセルの部品は実装していません。実装例を記載しています。



CON2 は開発用途でご使用ください。

19.4.4.2. CON1 アドオンインターフェース

CON1 はベースボードのアドオンインターフェース(CON1、CON2)との接続コネクタです。

・許容電流: 0.3A(端子1本あたり)

ピン番号 ピン名 1/0 説明 Power GND 電源(GND) 1 2 GND Power 電源(GND) 3 NC 未接続 -NC 4 未接続 _ 5 NC -未接続 6 NC 未接続 _ 7 NC 未接続 _ 8 NC _ 未接続 9 NC 未接続 10 NC 未接続 -NC 11 _ 未接続 12 NC _ 未接続 13 NC _ 未接続 14 NC _ 未接続 15 NC 未接続 16 NC 未接続 _ 17 NC 未接続 _ 18 NC -未接続 19 NC -未接続 EEPROM の SCL ピンに接続 20 EEPROM_SCL In/Out EEPROM_SDA EEPROM の SDA ピンに接続 21 In/Out 22 NC -未接続 23 NC -未接続 24 NC 未接続 _ 25 NC 未接続 _ 26 GND Power 電源(GND) 27 GND Power 電源(GND) Power 28 +3.3V_IO 電源(+3.3V_IO) 29 NC -未接続 30 NC _ 未接続 EEPROM のアドレスピンに接続 31 DETECT In 32 NC -未接続 33 NC 未接続 34 NC 未接続 _ 35 NC _ 未接続 36 NC 未接続 _ 37 NC 未接続 _ UART_RTS 38 RN4020の14 ピンに接続 In 39 UART_CTS Out RN4020の18ピンに接続 40 UART_TXD RN4020 の6ピンに接続 In 41 UART_RXD Out RN4020の5ピンに接続 42 GPIO2 Out RN4020の15ピンに接続 43 GPIO3 RN4020の7ピンに接続 Out 44 NC 未接続 _ 45 NC 未接続 _ 46 GPIO6 RN4020の8ピンに接続 Out NC 47 未接続 -48 NC -未接続 49 NC _ 未接続 50 NC 未接続 _ 51 NC _ 未接続 52 NC 未接続 _

表 19.27 CON1 信号配列

ピン番号	ピン名	I/O	説明
53	NC	-	未接続
54	GND	Power	電源(GND)
55	NC	-	未接続
56	NC	-	未接続
57	NC	-	未接続
58	GND	Power	電源(GND)
59	NC	-	未接続
60	NC	-	未接続

19.4.4.3. CON2 テストインターフェース

CON2 は RN4020 の信号線を確認するためのテスト用インターフェースです。RN4020 の信号線の 一部がスルーで接続されています。

表 19.28 CON2 信号配列

ピン番号	信号名	I/O	機能
1	SPI_MODE	In/Out	RN4020 の 17 ピンに接続
2	+3.3_IO	Power	電源(+3.3V_IO)
3	GND	Power	電源(GND)
4	LED1_PIO1_SCK	In/Out	RN4020 の 10 ピンに接続
5	LED2_PIO2_SS	In/Out	RN4020 の 11 ピンに接続
6	LED3_PIO3_MOSI	In/Out	RN4020 の 12 ピンに接続
7	PIO4_MISO	In/Out	RN4020 の 13 ピンに接続
8	AIOO	In/Out	RN4020 の 4 ピンに接続

19.4.5. 基板形状図



[Unit : mm]

図 19.29 RN4020 アドオンモジュール基板形状

19.5. Armadillo-loT EnOcean アドオンモジュール ENOO

19.5.1. 概要

Armadillo-loT EnOcean アドオンモジュール ENOO(以降、EnOcean アドオンモジュールと記載します)は、コアスタッフ製の BP35A3 又は CS35A3 を搭載した EnOcean モジュールです。

EnOcean アドオンモジュールの仕様は次のとおりです。

表	19.29	EnOcean	ア	ドオンモジ	`ュー.	ルの仕様
---	-------	---------	---	-------	------	------

EnOcean	コアスタッフ製 BP35A3 又は CS35A3 搭載		
電源電圧	DC 3.3V±5%		
使用温度範囲	-20°C~70°C		
基板サイズ	40 x 50mm(突起部を除く)		

19.5.2. ブロック図

EnOcean アドオンモジュールのブロック図は次のとおりです。



図 19.30 EnOcean アドオンモジュール ブロック図

19.5.3. インターフェース仕様

EnOcean アドオンモジュールのインターフェース仕様について説明します。

19.5.3.1. EnOcean アドオンモジュール インターフェースレイアウト



図 19.31 EnOcean アドオンモジュール インターフェースレイアウト

表19.30 搭載コネクタ、スイッチ型番一覧

部品番号	インターフェース名	型番	メーカー
CON1	アドオンインターフェース	DF17(4.0)-60DP-0.5V(57)	HIROSE ELECTRIC
CON2	EnOcean モジュールインターフェース	AXK6F34347YG-E	Panasonic

19.5.3.2. CON1 アドオンインターフェース

CON1 はベースボードのアドオンインターフェース(CON1、CON2)との接続コネクタです。

・許容電流: 0.3A(端子1本あたり)

表 19.31 CON1 信号配列

ピン番号	ピン名	I/O	説明
1	GND	Power	電源(GND)
2	GND	Power	電源(GND)
3	NC	-	未接続
4	NC	-	未接続
5	NC	-	未接続
6	NC	-	未接続
7	NC	-	未接続

ピン番号	ピン名	I/O	説明
8	NC	-	未接続
9	NC	-	未接続
10	NC	-	未接続
11	NC	-	未接続
12	NC	-	未接続
13	NC	-	未接続
14	NC	-	未接続
15	NC	-	未接続
16	NC	-	未接続
17	NC	-	未接続
18	NC	-	未接続
19	NC	-	未接続
20	EEPROM_SCL	In/Out	EEPROM の SCL ピンに接続
21	EEPROM_SDA	In/Out	EEPROM の SDA ピンに接続
22	NC	-	未接続
23	NC	-	未接続
24	NC	-	未接続
25	NC	-	未接続
26	GND	Power	電源(GND)
27	GND	Power	電源(GND)
28	+3.3V_IO	Power	電源(+3.3V_IO)
29	NC	-	未接続
30	NC	-	未接続
31	DETECT	In	EEPROM のアドレスピンに接続
32	PROG_EN	In	BP35A3 又は CS35A3 の 15 ピンに接続
33	NC	-	未接続
34	NC	-	未接続
35	SPI_SCLK	In	BP35A3 又は CS35A3 の 13 ピンに接続
36	SPI_MISO	Out	BP35A3 又は CS35A3 の 11 ピンに接続
37	SPI_MOSI	In	BP35A3 又は CS35A3 の 12 ピンに接続
38	NC	-	未接続
39	NC	-	未接続
40	UART_TXD	In	BP35A3 又は CS35A3 の 17 ピンに接続
41	UART_RXD	Out	BP35A3 又は CS35A3 の 16 ピンに接続
42	GPIO2	Out	BP35A3 又は CS35A3 の 5 ピンに接続
43	NC	-	未接続
44	NC	-	未接続
45	NC	-	未接続
46	NC	-	未接続
47	NC	-	未接続
48	NC	-	未接続
49	NC	-	未接続
50	SPI_SS	In	BP35A3 又は CS35A3 の 14 ピンに接続
51	NC	-	未接続
52	NC		未接続
53	NC	-	未接続
54	GND	Power	電源(GND)
55	NC	-	未接続
56	NC	-	未接続
57	NC	-	未接続
58	GND	Power	電源(GND)
59	NC	-	未接続
60	NC	-	

19.5.4. 基板形状図



-

[Unit : mm]

図 19.32 EnOcean アドオンモジュール基板形状

19.6. Armadillo-loT Wi-SUN アドオンモジュール WS00

19.6.1. 概要

Armadillo-loT Wi-SUN アドオンモジュール WS00(以降、Wi-SUN アドオンモジュールと記載します)は、ROHM 製の BP35A1 を搭載した Wi-SUN モジュールです。

Wi-SUN アドオンモジュールの仕様は次のとおりです。

表 19.32 Wi-SUN アドオンモジュールの仕様

Wi-SUN	ROHM 製 BP35A1 搭載
電源電圧	DC 3.3V±5%
使用温度範囲	-20°C~70°C
基板サイズ	40 x 49mm(突起部を除く)

19.6.2. ブロック図

Wi-SUN アドオンモジュールのブロック図は次のとおりです。


図 19.33 Wi-SUN アドオンモジュール ブロック図

19.6.3. インターフェース仕様

Wi-SUN アドオンモジュールのインターフェース仕様について説明します。

19.6.3.1. Wi-SUN アドオンモジュール インターフェースレイアウト



図 19.34 Wi-SUN アドオンモジュール インターフェースレイアウト

表19.33 搭載コネクタ、スイッチ型番一覧

部品番号	インターフェース名	型番	メーカー
CON1	アドオンインターフェース	DF17(4.0)-60DP-0.5V(57)	HIROSE ELECTRIC
CON2	Wi-SUN モジュールインターフェース	20P3.0-JMCS-G-B-TF(N)	J.S.T. Mfg.

19.6.3.2. CON1 アドオンインターフェース

CON1 はベースボードのアドオンインターフェース(CON1、CON2)との接続コネクタです。

· 許容電流: 0.3A(端子1本あたり)

表 19.34 CON1 信号配列

ピン番号	ピン名	I/O	説明
1	GND	Power	電源(GND)
2	GND	Power	電源(GND)
3	NC	-	未接続
4	NC	-	未接続
5	NC	-	未接続
6	NC	-	未接続
7	NC	-	未接続

ピン番号	ピン名	I/O	説明
8	NC	-	未接続
9	NC	-	未接続
10	NC	-	未接続
11	NC	-	未接続
12	NC	-	未接続
13	NC	-	未接続
14	NC	-	未接続
15	NC	-	未接続
16	NC	-	未接続
17	NC	-	未接続
18	NC	-	未接続
19	NC	-	未接続
20	EEPROM_SCL	In/Out	EEPROM の SCL ピンに接続
21	EEPROM SDA	In/Out	EEPROM の SDA ピンに接続
22	NC	-	未接続
23	NC	-	
24	NC	-	
25	NC	-	
26	GND	Power	電源(GND)
27	GND	Power	電源(GND)
28	+3.3V_IO	Power	電源(+3.3V_IO)
29	NC	-	未接続
30	NC	-	未接続
31	DETECT	In	EEPROM のアドレスピンに接続
32	NC	-	未接続
33	NC	-	未接続
34	NC	-	未接続
35	NC	-	未接続
36	NC	-	未接続
37	NC	-	未接続
38	UART_RTS	In	BP35A1 の 14 ピンに接続
39	UART_CTS	Out	BP35A1 の 15 ピンに接続
40	UART_TXD	In	BP35A1の4ピンに接続
41	UART_RXD	Out	BP35A1の3ピンに接続
42	GPIO2	Out	BP35A1の6ピンに接続
43	GPIO3	Out	BP35A1の5ピンに接続
44	NC	-	未接続
45	NC	-	未接続
46	NC	-	未接続
47	NC	-	未接続
48	NC	-	未接続
49	NC	-	未接続
50	NC	-	未接続
51	NC	-	未接続
52	NC	-	未接続
53	NC	-	
54	GND	Power	電源(GND)
55	NC	-	
56	NC	-	
57	NC	-	
58	GND	Power	電源(GND)
59	NC	-	未接続
60	NC	-	未接続

19.6.4. 基板形状図





[Unit : mm]

図 19.35 Wi-SUN アドオンモジュール基板形状

19.7. Armadillo-loT 絶縁デジタル入出力/アナログ入力アドオン モジュール DA00

19.7.1. 概要

Armadillo-loT 絶縁デジタル入出力/アナログ入力アドオンモジュール DA00(以降、絶縁 IO アドオン モジュールと記載します)は、電気的に絶縁されたデジタル入力2ポート、デジタル出力2ポートと0~ 5V のアナログ入力2ポートを追加することができます。

絶縁 IO アドオンモジュールの仕様は次のとおりです。

	入力点数	2点
	定格入力電圧	DC 3.3~48V
	許容入力電圧	DC 3.15~52.8V
	入力インピーダンス	lkΩ
デジタル入力	入力電流	3.8mA Typ.(ON 時)
	応答時間	1ms 以内
	ON 電圧	ショート(または 0.6V 以下)
	OFF 電圧	オープン(または 3.15V 以上)
	絶縁耐圧	2kV
	出力点数	2点
	定格電圧	48V
デジタル出力	応答時間	2ms 以内
	出力形式	無極性
	絶縁耐圧	2kV
	AD コンバータ	Microchip 製 MCP3202 搭載
	入力点数	2点
	入力電圧	0~5V
	入力インピーダンス	10ΜΩ
	分解能	12bit
	精度	±1%
電源電圧		DC 3.3V±5%
使用温度範囲		-20°C~70°C
基板サイズ		40 x 63mm(突起部を除く)

表 19.35 絶縁 IO アドオンモジュールの仕様

19.7.2. ブロック図

絶縁 IO アドオンモジュールのブロック図は次のとおりです。



図 19.36 絶縁 IO アドオンモジュール ブロック図

19.7.3. インターフェース仕様

絶縁 IO アドオンモジュールのインターフェース仕様について説明します。

19.7.3.1. 絶縁 IO アドオンモジュール インターフェースレイアウト



図 19.37 絶縁 IO アドオンモジュール インターフェースレイアウト

表19.36 搭載コネクタ、スイッチ型番一覧

部品番号	インターフェース名	型番	メーカー
CON1	アドオンインターフェース	DF17(4.0)-60DP-0.5V(57)	HIROSE ELECTRIC
CON2	デジタル入出力インターフェース	XW4C-08D1-H1	OMRON
CON3	アナログ入力インターフェース	XW4C-03D1-H1	OMRON



19.7.3.2. CON1 アドオンインターフェース

CON1 はベースボードのアドオンインターフェース(CON1、CON2)との接続コネクタです。

·許容電流: 0.3A(端子1本あたり)

表 19.37 CON1 信号配列

ピン番号	ピン名	I/O	説明
1	GND	Power	電源(GND)

ピン番号	ピン名	I/O	説明	
2	GND	Power	電源(GND)	
3	NC	-	未接続	
4	NC	-	未接続	
5	NC	_	未接続	
6	NC	_	未接続	
7	NC	_	未接続	
8	NC	_	未接続	
9	NC	_	未接続	
10	NC	_	未接続	
11	NC	_	未接続	
12	NC	_	未接続	
13	NC	_	未接続	
14	NC	_	未接続	
15	NC			
16	NC			
17	NC			
17	NC		*按続	
10	NC	-	木技机 土拉结	
19		- l= (0: .t		
20		in/Out		
21	EEPROM_SDA	In/Out	EEPROM の SDA ビンに接続	
22	NC	-	未接続	
23	NC	-	未接続	
24	DOI	In	CON2のDO1 制御ピンに接続	
			(Low: DOI オープン、High: DOI ショート)	
25	DO2	In	CON2のDO2制御ビンに接続	
	0115		(Low: DO2 オーフン、High: DO2 ショート)	
26	GND	Power	電源(GND)	
27	GND	Power	電源(GND)	
28	+3.3V_IO	Power	電源(+3.3V_IO)	
29	NC	-	□ 未接続 □	
30	NC	-	│ 未接続 │	
31	DETECT	In	EEPROM のアドレスピンに接続	
32	NC	-	未接続	
33	NC	-	未接続	
34	NC	-	未接続	
35	ADC_CLK	In	デジタルアイソレータを経由して AD コンバーターに接続	
36	ADC_DOUT	Out	デジタルアイソレータを経由して AD コンバーターに接続	
37	ADC_DIN	In	デジタルアイソレータを経由して AD コンバーターに接続	
38	NC	-	未接続	
39	NC	-	未接続	
40	NC	-	未接続	
41	NC	-	未接続	
42	NC	-	未接続	
43	ISOLATOR_VE1	In	デジタルアイソレータのイネーブルピンに接続	
44	NC	-	未接続	
45	NC	-	未接続	
46	NC	-	未接続	
47	DI2	Out	デジタル入力2	
48	DI1	Out	デジタル入力 1	
49	NC	-	未接続	
50	CS*/SHDN	In	デジタルアイソレータを経由して AD コンバーターに接続	
51	NC	-	未接続	
52	NC	-	未接続	
53	NC	-	未接続	

ピン番号	ピン名	I/O	説明
54	GND	Power	電源(GND)
55	NC	-	未接続
56	NC	-	未接続
57	NC	-	未接続
58	GND	Power	電源(GND)
59	NC	-	未接続
60	NC	-	未接続

19.7.3.3. CON2 デジタル入出力インターフェース

CON2 は入力を 2 点、出力を 2 点もつデジタル入出力インターフェースです。

デジタル入力部はフォトカプラによる絶縁入力(電流シンク出力)となっています。入力部を駆動するための電源を内蔵しており、外部電源の接続は不要です。



図 19.39 CON2 デジタル入力部

デジタル出力部はフォトリレーによる絶縁出力(無極性)となっています。出力部を駆動するためには外部に電源が必要となります。出力1点につき最大電流200mA(定格48V)まで駆動可能です。



図 19.40 CON2 デジタル出力部

表 19.38 CON2 信号配列

ピン番号	信号名	I/O	機能
1	DOIA	-	デジタル出力 1A
2	DO1B	-	デジタル出力 1B
3	DO2A	-	デジタル出力 2A
4	DO2B	-	デジタル出力 2B
5	DI1	In	デジタル入力 1
6	GND_ISO	Power	電源(GND_ISO)
7	DI2	In	デジタル入力2
8	GND_ISO	Power	電源(GND_ISO)

19.7.3.4. CON3 アナログ入力インターフェース

アナログ入力部はデジタルアイソレータによる絶縁入力となっています。入力レンジは 0~5V で、シ ングルエンド入力(2CH)もしくは疑似差動入力(1CH)が可能です。

- ·入力電圧:0~5V
- ・入力インピーダンス: 10MΩ
- ・分解能: 12bit
- ・精度: 1%

表 19.39 CON3 信号配列

ピン番号	信号名	I/O	機能
1	ADC_CH0	In	アナログ入力 CHO
2	GND_ISO	Power	電源(GND_ISO)
3	ADC_CH1	ln	アナログ入力 CH1

19.7.4. 基板形状図



[Unit : mm]

図 19.41 絶縁 IO アドオンモジュール基板形状

19.7.5. 使用方法

デジタル入出力インターフェース(CON2)、アナログ入力インターフェース(CON3)に実装されている 端子台に接続可能な電線は次のとおりです。

単線		0.2~1.5mm ²
撚線		0.2~1.5mm ²
 	スリーブなし	0.25~1.5mm ²
怦烅丁	スリーブあり	0.25~0.75mm ²
AWG		24~16

表 19.40 端子台に接続可能な電線

電線を直接接続する場合、先端加工は次のとおりです。電線むき長さしは 10±1mm となります。



図 19.42 電線の先端加工



電線の先端を予備半田しないでください。正しい接続ができなくなります。

棒端子を使用する場合、使用する棒端子に合わせて電線加工を行ってください。棒端子のサイズは次のとおりです。



図 19.43 棒端子のサイズ



端子台に電線を接続する際、端子台に過度な力をかけないでください。端 子台が破損する恐れがあります。

<u> デジタル入力</u>

デジタル入力は 2 点あり、CON2 の 5 ピン(DI1)、6 ピン(GND_ISO)の組み合わせ、CON2 の 7 ピン (DI2)、8 ピン(GND_ISO)の組み合わせで使用します。デジタル入力には、無電圧接点、有電圧接点を接 続可能です。



図 19.44 デジタル入力接続例

<u>デジタル出力</u>

デジタル出力は 2 点あり、CON2 の 1 ピン(DO1A)、2 ピン(DO1B)の組み合わせ、CON2 の 3 ピン (DO2A)、4 ピン(DO2B)の組み合わせで使用します。



図 19.45 デジタル出力接続例



過電流、過電圧保護のためのヒューズ等は基板上に実装されておりません。必要に応じて外部で対策を行ってください。

<u>アナログ入力</u>

アナログ入力は、シングルエンド入力と疑似差動入力が可能です。シングルエンド入力で使用する場合は、CON3の1ピン(ADC_CH0)、2ピン(GND_ISO)の組み合わせ、CON3の3ピン(ADC_CH1)、 2ピン(GND_ISO)の組み合わせで使用します。疑似差動入力で使用する場合は、CON3の1ピン (ADC_CH0)、2ピン(GND_ISO)、3ピン(ADC_CH1)の組み合わせで使用します。



図 19.46 アナログ入力接続例

<u>ESD/雷サージ</u>



接続ケーブルが屋外に露出するような設置環境では、ケーブルに侵入した 雷サージ等のストレスによりインターフェース回路が破壊される場合があ ります。ストレスへの耐性を向上させるには、各端子とアース間にアレス タ、バリスタ等の保護素子を接続することが効果的です。



図 19.47 保護素子の接続例



絶縁 IO アドオンモジュールの電源を再投入する場合は 10 秒以上の間隔を あけてください。コンデンサに蓄えられた電荷が抜ける前に電源を再投入 すると、絶縁 IO アドオンモジュールの電源シーケンスが守られず、故障 の原因となる可能性があります。



信号品質の低下、故障を防ぐため、配線、接地などの設置環境に十分にご 配慮ください。

19.8. 組み立て

Armadillo-loT ゲートウェイのアドオンモジュールはベースボードの CON1 および CON2 に接続する ことが可能です。

CON1 へは「図 19.48. RS232C アドオンモジュールを CON1 に接続」、「図 19.49. Wi-SUN アドオ ンモジュールを CON1 に接続」のように接続してください。



● なべ小ねじ スプリングワッシャー、小径平ワッシャー付(M2、L=6mm)×3

図 19.48 RS232C アドオンモジュールを CON1 に接続



● なべ小ねじ スプリングワッシャー、小径平ワッシャー付(M2、L=6mm)×2

図 19.49 Wi-SUN アドオンモジュールを CON1 に接続

CON2 へは「図 19.50. RS232C アドオンモジュールを CON2 に接続」、「図 19.51. Wi-SUN アドオ ンモジュールを CON2 に接続」のように接続してください。

0



● なべ小ねじ スプリングワッシャー、小径平ワッシャー付(M2、L=6mm)×3

図 19.50 RS232C アドオンモジュールを CON2 に接続



なべ小ねじ スプリングワッシャー、小径平ワッシャー付(M2、L=6mm)×2

図 19.51 Wi-SUN アドオンモジュールを CON2 に接続

20. オプション品

本章では、Armadillo-loT 関連のオプション品について説明します。

表 20.1 Armadillo-loT 関連のオプション品

名称	型番
USB シリアル変換アダプタ	SA-SCUSB-00
3G/LTE 用 外付けアンテナセット 02	OP-ANT-3GLTE-02K
無線 LAN 用 基板アンテナ 04	OP-ANT-WLAN-B04
920MHz 帯 外付けアンテナセット 02	OP-ANT-920-02K
Armadillo-loT ゲートウェイ 標準筐体	-
AC アダプタ(12V/2.0A φ2.1mm)標準品	OP-AC12V2-00
AC アダプタ(12V/2.0A φ2.1mm)温度拡張品	OP-AC12V3-00



USB シリアル変換アダプタは、試作・開発用の製品です。外観や仕様を 予告なく変更する場合があります。

20.1. USB シリアル変換アダプタ

USB シリアル変換アダプタは、FT232RL を搭載した USB-シリアル変換アダプタです。シリアルの 信号レベルは 3.3V CMOS です。デバッグシリアルインターフェース(CON9)に接続して使用すること が可能です。スライドスイッチが実装されており、信号線の接続先を切替することができます。



- OS 自動起動モード
- 2 保守モード

図 20.1 USB シリアル変換アダプタの配線

20.2. Armadillo-loT ゲートウェイ 外付けアンテナセット 02

20.2.1. 概要

Armadillo-loT ゲートウェイ 外付けアンテナセット 02 は 3G モジュール(PDS6-J/Gemalto)対応のア ンテナセットです。全長 150mm です。

20.2.2. 組み立て

3G 用のアンテナは 3G アンテナインターフェース(CON17)に取り付けます。



アンテナ端子に外付けアンテナケーブルを接続する際、無理な力を加える と破損の原因となりますので十分に注意してください。



外付けアンテナケーブルを引き抜く際は、専用の引き抜き治具(U.FL-LP-N-2/ヒロセ電機 等)を用いて行うことを推奨します。引き抜き治具を用いずに引き抜いた場合に、コネクタの変形やケーブルの断線等の原因となります。



20.2.3. 形状図



[Unit : mm]

図 20.3 アンテナ形状





図 20.4 アンテナケーブル形状

20.3. 無線 LAN 用 基板アンテナ 04

20.3.1. 概要

無線 LAN 用 基板アンテナ 04 は、 WLAN+BT コンボモジュール(AEH-AR9462/VoxMicro)対応の 基板アンテナです。

20.3.2. 組み立て

アンテナケーブルは、Armadillo-loT に搭載された WLAN+BT コンボモジュールの U.FL コネクタ (CH0、CH1)に取り付けます。



アンテナ端子に外付けアンテナケーブルを接続する際、無理な力を加える と破損の原因となりますので十分に注意してください。



外付けアンテナケーブルを引き抜く際は、専用の引き抜き治具(U.FL-LP-N-2/ヒロセ電機等)を用いて行うことを推奨します。引き抜き治具を用いずに引き抜いた場合に、コネクタの変形やケーブルの断線等の原因となります。



20.3.3. 形状図



[Unit : mm]

図 20.6 アンテナ形状

20.4. 920MHz 帯 外付けアンテナセット 02

20.4.1. 概要

920MHz 帯 外付けアンテナセット 02 は Wi-SUN アドオンモジュール(OP-AGA-WS00-00) と EnOcean アドオンモジュール(OP-AGA-EN00-00) 対応のアンテナセットです。ケーブル長 200mm の アンテナケーブルと全長 86.3mm のアンテナがセットになっています。

20.4.2. 組み立て

アドオンモジュールのアンテナ端子にアンテナケーブルを取り付けます。



図 20.7 Wi-SUN アドオンモジュール(OP-AGA-WS00-00)のアンテナケーブル取り付け



図 20.8 EnOcean アドオンモジュール(OP-AGA-WS00-00)のアンテナケーブル取り付け



図 20.9 外付けアンテナケーブルの引き抜き方法

20.4.3. 形状図



[Unit : mm]

図 20.10 アンテナ形状



図 20.11 アンテナケーブル形状

20.5. Armadillo-loT ゲートウェイ 標準筐体

20.5.1. 概要

Armadillo-loT ゲートウェイの標準筐体は、パネル部の穴あけ加工指定を行うことが可能です^[1]。

20.5.2. 組み立て

付属のねじで4箇所、固定してください。



1 なべ小ねじ(M3、L=15mm)x4

図 20.12 標準筐体の組み立て



ネジをきつく締め過ぎると、ケースが破損する恐れがありますので、十分 にご注意ください。

インターフェースの使用状況に応じて穴をふさぐための、専用キャップを付属しています。



- SIM スロットキャップ
- **2** SD スロットキャップ
- 3 アンテナキャップ

図 20.13 キャップの組み立て



SIM スロットキャップ、アンテナキャップは丸い突起が上になるように取り付けてください。間違った方向に取り付けた場合、部品が破損する恐れがありますので、十分にご注意ください。

20.5.3. 形状図



[Unit : mm]

図 20.14 Armadillo-loT ゲートウェイ 筐体 形状図



[Unit : mm]

図 20.15 Armadillo-loT ゲートウェイ 筐体 ブランクパネル 形状図



DXF 形式の形状図を「アットマークテクノ ユーザーズサイト」から「購 入者向けの限定公開データ」としてダウンロード可能です。

21. 設計情報

本章では、Armadillo-loTの機能拡張や信頼性向上のための設計情報について説明します。

21.1. アドオンモジュールの設計

Armadillo-loT ゲートウェイ ベースボードのアドオンインターフェース(CON1、CON2)には、 複数の機能(マルチプレクス)をもった i.MX 7Dual の信号線が接続されており、様々な機能拡張を行うことができます。

アドオンモジュールを設計する際の基板形状および部品の搭載制限について説明します。

21.1.1. 基板形状

Armadillo-loT ゲートウェイの標準筐体に組み込む場合のアドオンモジュールの推奨基板寸法は、 「図 21.1. アドオンモジュール推奨基板寸法(B 面)」のとおりです^[1]。 Armadillo-loT ゲートウェイ ベー スボード上には、アドオンモジュール固定用の穴が 6 箇所あります。アドオンモジュールのサイズに合 わせて固定用穴を設けてください。

Armadillo-loT ゲートウェイ ベースボードとの接続コネクタは、アドオンインターフェース CON1 側 に実装します。



[Unit : mm]

図 21.1 アドオンモジュール推奨基板寸法(B 面)

アドオンインターフェースの一方に、アットマークテクノ製アドオンモジュールを搭載する場合のア ドオンモジュールの推奨基板寸法は、「図 21.2. アドオンモジュール推奨基板寸法(B 面、一方にアット マークテクノ製アドオンモジュールを搭載する場合)」のとおりです^[1]。

^[1]接続コネクタの実装面をA面、裏面をB面とし、B面側から見た図となります。



図 21.2 アドオンモジュール推奨基板寸法(B 面、一方にアットマークテクノ製アドオンモジュー ルを搭載する場合)

ベースボードの固定穴は GND に接続されています。絶縁等で GND 分離が必要な場合はキリ穴で設計 してください。

21.1.2. 部品の搭載制限

Armadillo-loT ゲートウェイの標準筐体に組み込む場合の部品の搭載制限は、「図 21.3. アドオンモジュールの部品の搭載制限」のとおりです。



- 最大部品高さ 5.5mm(A 面)
- 2 最大部品高さ 2.5mm(A 面)
- 3 最大部品高さ 7.5mm(A 面)
- ④ 最大部品高さ 13.5mm(A 面)
- 5 最大部品高さ 15.1mm(B 面、基板厚さを含む)
- 6 部品搭載禁止領域(A 面、B 面)

図 21.3 アドオンモジュールの部品の搭載制限

アドオンインターフェースの一方に、アットマークテクノ製アドオンモジュールを搭載する場合の部 品の搭載制限は、「図 21.4. 部品の搭載制限(一方にアットマークテクノ製アドオンモジュールを搭載す る場合)」のとおりです。



- 最大部品高さ 5.5mm(A 面)
- 2 最大部品高さ 2.5mm(A 面)
- 3 最大部品高さ 7.5mm(A 面)
- ④ 最大部品高さ 13.5mm(A 面)
- 5 最大部品高さ 15.1mm(B 面、基板厚さを含む)
- 6 部品搭載禁止領域(A 面、B 面)

図 21.4 部品の搭載制限(一方にアットマークテクノ製アドオンモジュールを搭載する場合)

21.1.3. 接続コネクタ

Armadillo-loT ゲートウェイ ベースボードとの接続コネクタは、HIROSE ELECTRIC 製 DF17(4.0)-60DP-0.5V(57)を搭載してください。ピン配置は「図 21.5. アドオンモジュールに実装する 接続コネクタのピン配置(A 面)」のとおりです。



図 21.5 アドオンモジュールに実装する接続コネクタのピン配置(A 面)

ピン機能については、Armadillo サイトからダウンロード可能な『Armadillo-loT ベースボード マル チプレクス表』をご確認ください。



アドオンインターフェース(CON1、CON2)の PMIC_ONOFF 信号は、2 秒以上 GND にショートすると、パワーマネジメント IC は電圧出力を停止 します。 2 秒未満 PMIC_ONOFF 信号を GND にショートすると、パワー マネジメント IC は電圧出力を開始します。

21.2. WWAN モジュールの設計

Armadillo-loT ゲートウェイ ベースボードの WWAN 拡張インターフェース(CON10)^[2]には、WWAN モジュール用の i.MX 7Dual の信号線が接続されています。

WWAN モジュールを設計する際の基板形状および部品の搭載制限について説明します。

21.2.1. 基板形状

Armadillo-loT ゲートウェイの標準筐体に組み込む場合の WWAN モジュールの推奨基板寸法は、 「図 21.6. WWAN モジュールの推奨基板寸法(B 面)」のとおりです^[3]。



[Unit : mm]

図 21.6 WWAN モジュールの推奨基板寸法(B 面)

21.2.2. 部品の搭載制限

Armadillo-loT ゲートウェイの標準筐体に組み込む場合の部品の搭載制限は、「図 21.7. WWAN モジュールの部品の搭載制限」のとおりです。

^[2]3G モジュールと排他実装で構成されており、WWAN 拡張インターフェース(CON10)は、3G モジュール非搭載モデルに搭載されています。

^[3]接続コネクタの実装面を A 面、裏面を B 面とし、B 面側から見た図となります。



- 最大部品高さ 1.9mm(A 面)
- 2 最大部品高さ 1.0mm(A 面)
- 3 最大部品高さ 7.6mm(B 面、基板厚さを含む)
- ④ 最大部品高さ 19.6mm(B 面、基板厚さを含む)
- 5 部品搭載禁止領域(A 面、B 面)

図 21.7 WWAN モジュールの部品の搭載制限

21.2.3. 筐体の開口寸法

Armadillo-loT ゲートウェイの標準筐体の開口寸法は「図 21.8. 筐体の開口寸法」のとおりとなります。 筐体の外側から SIM カード等を操作する場合は、開口の寸法内に収まるように設計してください。



[Unit : mm]

- 1 SIM カードのカードロック時の許容寸法
- 2 筐体の開口寸法^[4]

図 21.8 筐体の開口寸法

^[4]筐体の高さ方向の開口寸法は、基板の端面より開口のほうが 0.1mm 狭くなります。

21.2.4. 接続コネクタ

Armadillo-loT ゲートウェイ ベースボードとの接続コネクタは、HIROSE ELECTRIC 製 DF12(3.0)-30DS-0.5V(86)を搭載してください。ピン配置は「図 21.9. WWAN モジュールに実装する 接続コネクタのピン配置(A 面)」のとおりです。



図 21.9 WWAN モジュールに実装する接続コネクタのピン配置(A面)

21.3. ESD/雷サージ

ESD 耐性を向上させるための情報を以下に記載します。



Armadillo-loT ゲートウェイの標準筐体には、SD スロットキャップ、SIM スロットキャップが添付されています。 ESD 耐性向上のため、キャップ を取り付けての使用を推奨します。

Armadillo-loT を組み込んだ機器、または Armadillo-loT と LAN ケーブル等で接続された機器を屋外 に設置する場合には、以下の点にご注意ください。



Armadillo-loT に接続されたケーブルが屋外に露出するような設置環境で は、ケーブルに侵入した雷サージ等のストレスによりインターフェース回 路が破壊される場合があります。ストレスへの耐性を向上させるには、 Armadillo-loT と外部機器同士の GND 接続を強化することおよびシール ド付のケーブルを使用することが効果的です。

22. Howto

本章では、Armadillo-loT のソフトウェアをカスタマイズをする方法などについて説明します。

22.1. イメージをカスタマイズする

コンフィギュレーションを変更して Linux カーネルイメージをカスタマイズする方法を説明します。

手順 22.1 イメージをカスタマイズ

1. Linux カーネルアーカイブの展開

Linux カーネルのソースコードアーカイブと、initramfs アーカイブを準備し、Linux カー ネルのソースコードアーカイブを展開します。

[PC ~]\$ ls initramfs_x1-[version].cpio.gz linux-3.14-x1-at[version].tar.gz [PC ~]\$ tar xf linux-3.14-x1-at[version].tar.gz [PC ~]\$ ls initramfs_x1-[version].cpio.gz linux-3.14-x1-at[version] linux-3.14-x1at[version].tar.gz

Ą

2. initramfs アーカイブへのシンボリックリンク作成

Linux カーネルディレクトリに移動して、initramfs アーカイブへのシンボリックリンク作成します。

[PC ~]\$ cd linux-3.14-x1-at[version] [PC ~/linux-3.14-x1-at[version]]\$ ln -s ../initramfs_x1-[version].cpio.gz initramfs_x1.cpio.gz

Ą

3. コンフィギュレーション

コンフィギュレーションをします。

[PC ~/linux-3.14-x1-at[version]]\$ make ARCH=arm x1_defconfig
[PC ~/linux-3.14-x1-at[version]]\$ make ARCH=arm menuconfig

4. カーネルコンフィギュレーションの変更

カーネルコンフィギュレーションを変更後、"Exit"を選択して「Do you wish to save your new kernel configuration? <ESC><ESC> to continue.」で"Yes"とし、カーネルコンフィ ギュレーションを確定します。

```
.config - Linux/arm 3.14-x1-at1 Kernel Configuration
                _____
            Linux/arm 3.14-x1-at1 Kernel Configuration
Arrow keys navigate the menu. \langle Enter \rangle selects submenus --- \rangle (or empty
submenus ----). Highlighted letters are hotkeys. Pressing \langle Y \rangle
includes, <N> excludes, <M> modularizes features. Press <Esc><Esc> to
exit, <?> for Help, </> for Search. Legend: [*] built-in []
   -*- Patch physical to virtual translations at runtime
       General setup --->
    [*] Enable loadable module support --->
    [*] Enable the block layer ---
       System Type --->
       Bus support --->
       Kernel Features --->
       Boot options --->
       CPU Power Management --->
       Floating point emulation --->
      <Select> < Exit > < Help > < Save > < Load >
```



5. ビルド

ビルドするには、次のようにコマンドを実行します。

[PC ~/linux-3.14-x1-at[version]]\$ make ARCH=arm CROSS_COMPILE=arm-linux-gnueabihf-[PC ~/linux-3.14-x1-at[version]]\$ make ARCH=arm CROSS_COMPILE=arm-linux-gnueabihf-LOADADDR=0x80008000 uImage

Ś

6. イメージファイルの生成確認

ビルドが終了すると、arch/arm/boot/ディレクトリと arch/arm/boot/dts/以下に、イ メージファイル(Linux カーネルと DTB)が作成されています。

```
[PC ~/linux-3.14-x1-at[version]]$ ls arch/arm/boot/uImage
uImage
[PC ~/linux-3.14-x1-at[version]]$ ls arch/arm/boot/dts/armadillo_iotg_g3.dtb
armadillo_iotg_g3.dtb
```

22.2. ルートファイルシステムへの書き込みと電源断からの保護 機能

Armadillo-loT G3 のルートファイルシステムは、標準で eMMC に配置されます。 Linux が稼動して いる間は、ログや、設定ファイル、各種アプリケーション によるファイルへの書き込みが発生します。 もし、停電等で終了処理を実行できずに 電源を遮断した場合は RAM 上に残ったキャッシュが eMMC に書き込まれずに、 ファイルシステムの破綻やファイルの内容が古いままになる状況が発生します。

また、eMMC 内部の NAND Flash Memory には消去回数に上限があるため、書き込み 回数を制限す ることを検討する必要がある場合もあります。

そこで、Armadillo-loT G3 では、overlayfs を利用して、eMMC への書き込み保護を行う機能を提供しています。

22.2.1. 保護機能の使用方法

eMMC への書き込み保護を使うには、kernel の起動オプションに"overlay=50%" ("=50%" は省略 可、"overlay"のみ書くと RAM の 50%を使用)というパラメタを追加するだけです。

パラメタを追加すると、debian の起動前に initramfs によってルートファイルシステムが upper=RAM ディスク(tmpfs)、 lower=eMMC(ext4)とした overlayfs に切り替えられて、Debian が起動します。

overlayfs の機能によって、起動後のルートファイルシステムに対する差分は、 全て RAM ディスク (/overlay/ramdisk にマウント) に記録されるようになりま す。そのため、起動後の情報は保存されま せんが、電源を遮断した場合でも、 eMMC は起動前と変らない状態のまま維持されています。

kernel の起動オプションの指定を行うには Armadillo-loT G3 を保守モードで起動し、次のようにコマンドを実行してください。

=> setenv optargs overlay

=> saveenv

22.2.2. 保護機能を使用する上での注意事項

overlayfs は差分を ファイル単位で管理するため、予想以上に RAM ディ スクを消費する場合があります。 単に、新しいファイルやディレクトリを 作れば、その分 RAM ディスクが消費されるのは想像に難くないと思いま す。
しかし、「lower=eMMC に既に存在していたファイルの書き換え」をする 場合は、upper=RAM ディスク に対象のファイル全体をコピーして書き 換え」ます。
具体的に、問題になりそうな例を紹介します。 例えば、sqlite は DB 毎に 1 つのファイルでデータ格納します。ここで、1GB の DB を作って eMMC に保存した後、 overlayfs による保護を有効にして起動した後に、たった 10 バイトのレコードを 追加しただけで RAM ディスクは 1GB + 10 バイト 消費されます。実際には、 Armadillo に 1GB も RAM は無いので、追記 を開始した時点で RAM ディスクが不足します。


overlayfs による、eMMC への書き込み保護を行う場合、 必ず実際の運 用状態でのテストを行い、RAM ディスクが不足しないか確認してくださ い。動作中に書き込むファイルを必要最小限に留めると共に、追記を行う 大きなファイルを作らない実装の検討を行ってください。

Armadillo-loT G3 の eMMC の記録方式は出荷時に SLC に設定してお り、MLC 方式の eMMC よりも消去回数の上限が高くなっています。 そ のため、開発するシステムの構成によっては eMMC への書き込み保護機 能を必要としない可能性があります。



eMMC への書き込み保護機能を有効にすると、eMMC を安全に使用でき るというメリットがありますが、その分、使用できる RAM サイズが減 る、システム構成が複雑になる、デメリットもあります。 開発・運用した いシステムの構成、eMMC への書き込み保護機能のメリット・デメリッ トを十分に考慮・評価したうえで、保護機能を使用する、しないの判断を 行ってください。

22.3. GPIO を制御する

アドオンインターフェースの GPIO を制御する方法を説明します。

Armadillo-loT の GPIO は、generic GPIO として実装されています。GPIO クラスディレクトリ以下 のファイルによって GPIO の制御を行うことができます。

アドオンインターフェース(CON1, CON2)の GPIO と、GPIO クラスディレクトリの対応を次に示します。

ピン番号	GPIO クラスディレクトリ
CON1_3 ピン, CON2_41 ピン	/sys/class/gpio/gpio64
CON1_4 ピン, CON2_40 ピン	/sys/class/gpio/gpio65
CON1_5 ピン, CON2_39 ピン	/sys/class/gpio/gpio66
CON1_6 ピン, CON2_38 ピン	/sys/class/gpio/gpio67
CON1_7 ピン, CON2_32 ピン	/sys/class/gpio/gpio98
CON1_8 ピン, CON2_34 ピン	/sys/class/gpio/gpio99
CON1_9 ピン, CON2_36 ピン	/sys/class/gpio/gpio100
CON1_10 ピン, CON2_37 ピン	/sys/class/gpio/gpio101
CON1_11 ピン, CON2_35 ピン	/sys/class/gpio/gpio102
CON1_12 ピン, CON2_50 ピン	/sys/class/gpio/gpio103
CON1_13 ピン, CON2_24 ピン	/sys/class/gpio/gpio106
CON1_14 ピン, CON2_25 ピン	/sys/class/gpio/gpio107
CON1_15 ピン, CON2_33 ピン	/sys/class/gpio/gpio139
CON1_16 ピン, CON2_46 ピン	/sys/class/gpio/gpio179
CON1_17 ピン, CON2_47 ピン	/sys/class/gpio/gpio180
CON1_18 ピン, CON2_49 ピン	/sys/class/gpio/gpio182

表 22.1 アドオンインターフェースの GPIO ディレクトリ

ピン番号	GPIO クラスディレクトリ
CON1_19 ピン, CON2_48 ピン	/sys/class/gpio/gpio181
CON1_22 ピン, CON2_42 ピン	/sys/class/gpio/gpio108
CON1_23 ピン, CON2_43 ピン	/sys/class/gpio/gpio109
CON1_24 ピン	/sys/class/gpio/gpio89
CON1_25 ピン	/sys/class/gpio/gpio90
CON1_32 ピン	/sys/class/gpio/gpio204
CON1_33 ピン	/sys/class/gpio/gpio205
CON1_34 ピン	/sys/class/gpio/gpio199
CON1_35 ピン	/sys/class/gpio/gpio194
CON1_36 ピン	/sys/class/gpio/gpio200
CON1_37 ピン	/sys/class/gpio/gpio195
CON1_38 ピン	/sys/class/gpio/gpio192
CON1_39 ピン	/sys/class/gpio/gpio193
CON1_40 ピン	/sys/class/gpio/gpio97
CON1_41 ピン	/sys/class/gpio/gpio96
CON1_42 ピン	/sys/class/gpio/gpio196
CON1_43 ピン	/sys/class/gpio/gpio197
CON1_44 ピン	/sys/class/gpio/gpio198
CON1_45 ピン	/sys/class/gpio/gpio202
CON1_46 ピン	/sys/class/gpio/gpio203
CON1_47 ピン	/sys/class/gpio/gpio140
CON1_48 ピン	/sys/class/gpio/gpio141
CON1_49 ピン	/sys/class/gpio/gpio142
CON1_50 ピン	/sys/class/gpio/gpio201
CON1_51 ピン	/sys/class/gpio/gpio143
CON1_52 ピン	/sys/class/gpio/gpio144
CON1 53ピン	/sys/class/gpio/gpio145

以降の説明では、任意の GPIO を示す GPIO クラスディレクトリを"/sys/class/gpio/[GPI0]"のように 表記します。

22.3.1. GPIO クラスディレクトリを作成する

/sys/class/gpio/export に GPIO 番号を書き込むことによって、GPIO クラスディレクトリを作成する ことができます。

アドオンインターフェース(CON1) 3 ピンに対応する GPIO クラスディレクトリを作成する例を次に示 します。

[armadillo ~]# echo 64 > /sys/class/gpio/export
[armadillo ~]# ls /sys/class/gpio/gpio64/
active_low device@ direction edge power/ subsystem@ uevent value

図 22.1 GPIO クラスディレクトリを作成する



作成済みの GPIO クラスディレクトリを削除するには、/sys/class/gpio/ unexport に GPIO 番号を書き込みます。 Howto

[armadillo ~]# echo 64 > /sys/class/gpio/unexport
[armadillo ~]# ls /sys/class/gpio/gpio64/
ls: /sys/class/gpio/gpio64/: No such file or directory



22.3.2. 入出力方向を変更する

GPIO ディレクトリ以下の direction ファイルへ値を書き込むことによって、入出力方向を変更することができます。direction に書き込む有効な値を次に示します。

表 22.2 direction の設定

設定	説明
high	入出力方向を OUTPUT に設定します。出力レベルの取得/設定を行うことができます。出力レベルは HIGH レベルにな ります。
out	入出力方向を OUTPUT に設定します。出力レベルの取得/設定を行うことができます。出力レベルは LOW レベルになり ます。
low	out を設定した場合と同じです。
in	入出力方向を INPUT に設定します。入力レベルの取得を行うことができますが設定はできません。

[armadillo ~]# echo in > /sys/class/gpio/[GPI0]/direction

図 22.2 GPIO の入出力方向を設定する(INPUT に設定)

[armadillo ~]# echo out > /sys/class/gpio/[GPI0]/direction

図 22.3 GPIO の入出力方向を設定する(OUTPUT に設定)

22.3.3. 入力レベルを取得する

GPIO ディレクトリ以下の value ファイルから値を読み出すことによって、入力レベルを取得すること ができます。"0"は LOW レベル、"1"は HIGH レベルを表わします。入力レベルの取得は入出力方向が INPUT, OUTPUT のどちらでも行うことができます。 入出力方向が OUTPUT の時に読み出される値は、GPIO ピンの状態です。そのため、value ファイル に書き込んだ値とは異なる場合があります。

[armadillo ~]# **cat** /**sys/class/gpio/[GPI0]/value**

図 22.4 GPIO の入力レベルを取得する

22.3.4. 出力レベルを設定する

GPIO ディレクトリ以下の value ファイルへ値を書き込むことによって、出力レベルを設定することが できます。"0"は LOW レベル、"0"以外は HIGH レベルを表わします。出力レベルの設定は入出力方向が OUTPUT でなければ行うことはできません。

[armadillo ~]# echo 1 > /sys/class/gpio/[GPI0]/value

図 22.5 GPIO の出力レベルを設定する

22.4. AR9462 モジュールを使って 2.4GHz 帯で通信する使用例

2 つの機器をサンプルに AR9462 モジュールを使って 2.4GHz 帯で通信するときの使い方について説明します。

22.4.1. 「BVMCN1101AA」の信号を受信する

Braveridge 社製のビーコン「BVMCN1101AA」を例にビーコン信号を受信する方法を説明します。

「BVMCN1101AA」のアドバタイジング・パケットを受信するためには、bluetoothctl コマンドを使います。 [bluetooth]のプロンプトが表示されたら、scan on で信号を受信できます。 ご利用の環境によっては、ほかの機器からの信号も受信されます。

[armadillo ~]# bluetoothctl
[NEW] Controller [AA:AA:AA:AA:AA] armadillo-iotg [default]
[bluetooth]# scan on
Discovery started
[CHG] Controller [AA:AA:AA:AA:AA] Discovering: yes
[NEW] Device [BB:BB:BB:BB:BB] BBAAEdit
[CHG] Device [BB:BB:BB:BB:BB] RSSI: -67
[CHG] Device [BB:BB:BB:BB:BB:BB] RSSI: -72

スキャンを中止するには、scan off を実行します。

[bluetooth]# **scan off** Discovery stopped [CHG] Controller *[AA:AA:AA:AA:AA:AA]* Discovering: no

bluetoothctl を終了するには、exit を実行します。

Howto

[bluetooth]# exit

22.4.2. 「CC2650」を操作する

外部のセンサーからデータを取得する例として、TEXAS INSTRUMENTS 社製のセンサータグ 「CC2650」を例にセンサータグを gatttool で操作する方法を説明します。

手順 22.2 「CC2650」の操作手順

 hcitool lescan を実行して、「CC2650」の MAC アドレスを確認します。ご利用の環境 によっては、他の機器も検出されます。

[armadillo ~]# hcitool lescan LE Scan ... *[CC:CC:CC:CC:CC]* (unknown) *[CC:CC:CC:CC:CC]* CC2650 SensorTag # <- この MAC アドレスを確認します。

2. 「CC2650」に接続します。切断するには、Ctrl+c を入力してください。

[armadillo ~]# gatttool -b [CC:CC:CC:CC:CC]-I [[CC:CC:CC:CC:CC]][LE]> connect Attempting to connect to [CC:CC:CC:CC:CC] Connection successful

3. プライマリサービスを確認するには、primaryを実行します。

 0x004c~0x0050 でハンドルされているプロファイルの UUID を確認するには、char-desc を実行します。

[[CC:CC:CC:CC:CC]][LE]> char-desc 4c 50 handle: 0x004c, uuid: 00002800-0000-1000-8000-00805f9b34fb handle: 0x004d, uuid: 00002803-0000-1000-8000-00805f9b34fb handle: 0x004e, uuid: f000aa65-0451-4000-b000-0000000000

```
Howto
```

handle: 0x004f, uuid: 00002803-0000-1000-8000-00805f9b34fb handle: 0x0050, uuid: f000aa66-0451-4000-b000-00000000000

5. プロファイルの情報を読み取るには、char-read-hnd を実行します。

```
[[CC:CC:CC:CC:CC]][LE]> char-read-hnd 50
Characteristic value/descriptor: 00
```

6. プロファイルの情報を設定するには、char-write-cmd を実行します。

```
[[CC:CC:CC:CC:CC][LE]> char-write-cmd 50 01 # <- 「CC2650」のブザーが鳴り、LED が光
ります
[[CC:CC:CC:CC:CC:CC][LE]> char-write-cmd 50 01 # <- 「CC2650」のブザーが止まり、LED が
消えます
```

رک ک

7. 操作を終了するには、exitを実行します。

[*[CC:CC:CC:CC:CC]*][LE]> exit

22.5. ssh で Armadillo-loT G3 に接続する

1. ssh-server をインストールする

```
[armadillo ~]# apt-get update
[armadillo ~]# apt-get install -y ssh
```

2. sshで root のログインを禁止する

/etc/ssh/sshd_config 内の PermitRootLogin を no に設定します。

```
[armadillo ~]# vi /etc/ssh/sshd_config
...
# Authentication:
LoginGraceTime 120
PermitRootLogin without-password # -> no に変更
StrictModes yes
...
```

23. ユーザー登録

アットマークテクノ製品をご利用のユーザーに対して、購入者向けの限定公開データの提供や大切な お知らせをお届けするサービスなど、ユーザー登録すると様々なサービスを受けることができます。 サービスを受けるためには、「アットマークテクノ ユーザーズサイト」にユーザー登録をする必要があり ます。

ユーザー登録すると次のようなサービスを受けることができます。

- ・製品仕様や部品などの変更通知の閲覧・配信
- ・購入者向けの限定公開データのダウンロード
- ・該当製品のバージョンアップに伴う優待販売のお知らせ配信
- ・該当製品に関する開発セミナーやイベント等のお知らせ配信

詳しくは、「アットマークテクノ ユーザーズサイト」をご覧ください。

アットマークテクノ ユーザーズサイト

https://users.atmark-techno.com/

23.1. 購入製品登録

ユーザー登録完了後に、購入製品登録することで、「購入者向けの限定公開データ^[1]」をダウンロード することができるようになります。

Armadillo-loT 購入製品登録

https://users.atmark-techno.com/armadillo-iot-g3/register

Armadillo-loT の購入製品登録を行うには、ユーザーズサイトで「正規認証ファイル」のアップロード を行う必要があります

Armadillo-loT から正規認証ファイル(board-info.txt)を取り出す手順を「23.1.1. 正規認証ファイルを 取り出す手順」に示します。

23.1.1. 正規認証ファイルを取り出す手順

Armadillo にログインし、コマンドを実行すると正規認証ファイルが生成されます。そのファイル をお使いの Web ブラウザを使ってダウンロードしてください。

 ATDE で minicom を立ち上げて、Armadillo-loT に root ユーザーでログインします。デバ イスファイル名(/dev/ttyUSB0)は、ご使用の環境により ttyUSB1 や ttyS0、ttyS1 などに なる場合があります。Armadillo に接続されているシリアルポートのデバイスファイルを指定 してください。

^[1]アドオンモジュールの回路図データなど

Ś

atmark@atde6:~\$ LANG=C minicom --wrap --device /dev/ttyUSB0 armadillo-iotg login: root Password: [root@armadillo-iotg (ttymxc1) ~]#

2. "get-board-info"コマンドを wget で取得します。

```
[root@armadillo-iotg (ttymxc1) ~]# wget http://download.atmark-techno.com/misc/product-
registration/armadillo-iot-g3/get-board-info
[root@armadillo-iotg (ttymxc1) ~]# chmod +x get-board-info
```

3. "get-board-info"コマンドを実行して正規認証ファイル(board-info.txt)を作成します。

```
[root@armadillo-iotg (ttymxc1) ~]# ./get-board-info
[root@armadillo-iotg (ttymxc1) ~]# ls
board-info.txt
[root@armadillo-iotg (ttymxc1) ~]#
```

4. Armadillo 上で動いている WEB サーバーがアクセスできる場所に、正規認証ファイルを移動し、アクセス権限を変更します。

[root@armadillo-iotg (ttymxc1) ~]# mv board-info.txt /var/www/html/

5. minicom を終了させ、お使いの Web ブラウザから、Armadillo の URL にアクセスしてく ださい。下記どちらかの指定方法でアクセス可能です。

http://armadillo-iotg.local/board-info.txt http://[ArmadilloのIPアドレス]/board-info.txt^[2]

取り出した正規認証ファイルを「Armadillo-loT G3 購入製品登録」ページの「正規認証 ファイル」欄に指定し、アップロードしてください。

^[2] Armadillo の IP アドレスが 192.0.2.10 の場合、http://192.0.2.10/board-info.txt となります。

改訂履歴

バージョン	年月日	改訂内容
1.0.0	2016/03/25	・初版発行
1.0.1	2016/04/05	 ・「3.5. ブロック図」を修正 ・「図 5.3. 終了方法」のログが枠外に表示されていたため修正 ・誤記修正
1.0.2	2016/04/14	 ・誤記修正
1.1.0	2016/04/18	・「6.2.7. NetworkManager による設定例」を追加 ・ Armadillo の終了方法を halt コマンドに統一
1.2.0	2016/06/15	・AGX3020-D00Z, AGX3020-C03Z, AGX3000-C00Z に対応
1.3.0	2016/07/05	 「5. 起動と終了」に起動状態とユーザー LED の点灯パターン対応 表を追加 「6.8. AD コンバーター」に「6.8.2. 電源電圧を監視する」を追加 「6.15. Armadillo-loT 絶縁デジタル入出力/アナログ入力アドオ ンモジュール DAOO」に「6.15.3. アナログ入力電圧を取得する」 を追加 VCCI Class B 登録完了に伴い、「2.5. 電波障害について」の記載 を修正 「6.11.1. 設定情報を取得する」、「6.13.1. 設定情報を取得する」で minicom ではなく cu を使用するように修正 誤記修正
1.3.1	2016/08/05	 「6.2.6.1. 3G データ通信設定を行う前に」に microSIM スロット を使用する上での注意事項を追加 「6.2.6.1. 3G データ通信設定を行う前に」の「図 6.20. microSIM の取り付け」を変更 ・誤記修正
1.4.0	2016/09/27	 「11.1.2. インストールの実行」を変更 「6.6. ユーザースイッチ」のインプットデバイスファイル名の誤記 修正 リカバリ領域の拡大に伴い、「表 3.8. eMMC メモリマップ - イン ストールディスク v20160928 以降を利用した場合」、「表 3.9. eMMC メモリマップ - インストールディスク v20160705 以前 を利用した場合」を追加 「7. Linux カーネル仕様」に「7.3.20. CPU 周波数スケーリング」 を追加 誤記修正
1.5.0	2016/10/27	 「3.3. 仕様」の消費電力(参考値)の測定条件を変更 「6.2.6. 3G」に「6.2.6.3. 3Gのデータ接続を行う」を追加 「6.2.6. 3G」に「6.2.6.4.1. 3Gのデータ接続を終了する」を追加 「14. i.MX 7Dual の電源制御」に「14.1. i.MX 7Dual 自身による 制御」を追加 「17.10. CON13 RTC バックアップインターフェース 1」、 「17.16. CON22 RTC バックアップインターフェース 2」に RTC の平均月差(参考値)を追加 ext4 で記載すべきコマンドを ext3 と記載していたため、ext4 に 修正 「6.3. ストレージ」で mke2fs コマンドではなく、mkfs.ext3、 mkfs.ext4 コマンドを使用するように修正 誤記修正

1.6.0	2016/12/07	・「7. Linux カーネル仕様」に「7.3.21. パワーマネジメント」を追 加
1.6.1	2017/02/16	・「11.1.2. インストールの実行」 にインストール実行時に RTC 用の 外部バッテリーを取り外す手順と、ユーザースイッチ 1 を離す手 順を追加
1.6.2	2017/03/30	・「4.4. 接続方法」、「16.2. 推奨動作条件」、「17.11. CON14 電源入 カインターフェース 1」、「17.12. CON15 電源入力インター フェース 2」に電源を投入・再投入する際の注意事項を記載
1.7.0	2017/04/18	 ・「6.2.3.5. コネクションを修正する」に「6.2.6.4.3. 3G のコネクション設定を編集する場合の注意事項」を追加 ・ 誤記修正
1.8.0	2017/05/30	 「2.2. 取扱い上の注意事項」の AEH-AR9462 の電波に関する注意 事項の誤記を修正 「20. オプション品」に「20.3. 無線 LAN 用 基板アンテナ 04」を 追加 「11.1.2. インストールの実行」にインストール完了後、JP1 をオー プンする手順を追加 「6.2.3.5. コネクションを修正する」に 3G の設定情報を nmcli connection modify コマンドで編集すると、パスフレーズ情報がリ セットされる旨を記載 「図 4.7. Armadillo-IoT ゲートウェイの接続例」を SIM の挿入方 向がわかりやすいものに変更 誤記・表記ゆれ修正
1.8.1	2017/06/28	 「14.1. i.MX 7Dual 自身による制御」を gpio-sysfs による制御から、poweroff コマンドによる制御に変更 ・誤記修正
1.9.0	2017/08/07	・「2.2. 取扱い上の注意事項」に「ケースモデルの使用温度」を追加
1.9.1	2017/09/25	 「表 2.2. WLAN+BT コンボモジュール: AEH-AR9462 適合証明 情報」に認証番号を追加 「図 2.2. WLAN+BT コンボモジュール: AEH-AR9462 認証マー ク」を更新 「表 3.4. 仕様」の消費電力の参考値を変更 「表 3.4. 仕様」の使用温度範囲の上限値を 50℃から 60℃に変更 他、軽微な誤記修正
1.9.1(再発 行版)	2017/10/06	 ・「表 2.2. WLAN+BT コンボモジュール: AEH-AR9462 適合証明 情報」、「図 2.2. WLAN+BT コンボモジュール: AEH-AR9462 認 証マーク」の認証番号の誤記修正
1.9.2	2017/10/26	 EnOcean アドオンモジュール搭載部品(EnOcean モジュール)の 型番変更に伴い、「表 2.4. EnOcean アドオンモジュール: BP35A3 又は CS35A3 適合証明情報」、「図 2.4. EnOcean アド オンモジュール: BP35A3 又は CS35A3 認証マーク」、「6.12. Armadillo-loT EnOcean アドオンモジュール ENOO」、「19.5. Armadillo-loT EnOcean アドオンモジュール ENOO」を更新 ※ EnOcean アドオンモジュールの仕様・性能・使用方法に変更は ありません 「11.1. インストールディスクを使用する」にインストールディス ク実行中に電源を切らないよう注記を追加 他、軽微な誤記修正

Armadillo-loT ゲートウェイ G3 製品マニュアル Version 1.9.2 2017/10/26