

表 CON12 信号配列

番号	信号名	I/O	機 能	NS9750 ピン名
1	GND	Power	電源(GND)	
2	+3.3V	Power	電源(+3.3V)	
3	EXTD0	I/O	拡張データバス 0	data[0]
4	EXTD1	I/O	拡張データバス 1	data[1]
5	EXTD2	I/O	拡張データバス 2	data[2]
6	EXTD3	I/O	拡張データバス 3	data[3]
7	EXTD4	I/O	拡張データバス 4	data[4]
8	EXTD5	I/O	拡張データバス 5	data[5]
9	EXTD6	I/O	拡張データバス 6	data[6]
10	EXTD7	I/O	拡張データバス 7	data[7]
11	EXTD8	I/O	拡張データバス 8	data[8]
12	EXTD9	I/O	拡張データバス 9	data[9]
13	EXTD10	I/O	拡張データバス 10	data[10]
14	EXTD11	I/O	拡張データバス 11	data[11]
15	EXTD12	I/O	拡張データバス 12	data[12]
16	EXTD13	I/O	拡張データバス 13	data[13]
17	EXTD14	I/O	拡張データバス 14	data[14]
18	EXTD15	I/O	拡張データバス 15	data[15]
19	EXTA0	O	拡張アドレスバス 0	addr[0]
20	EXTA1	O	拡張アドレスバス 1	addr[1]
21	EXTA2	O	拡張アドレスバス 2	addr[2]
22	EXTA3	O	拡張アドレスバス 3	addr[3]
23	EXTA4	O	拡張アドレスバス 4	addr[4]
24	EXTA5	O	拡張アドレスバス 5	addr[5]
25	EXTA6	O	拡張アドレスバス 6	addr[6]
26	EXTA7	O	拡張アドレスバス 7	addr[7]
27	EXTA8	O	拡張アドレスバス 8	addr[8]
28	EXTA9	O	拡張アドレスバス 9	addr[9]
29	EXTA10	O	拡張アドレスバス 10	addr[10]
30	EXTA11	O	拡張アドレスバス 11	addr[11]
31	EXTA12	O	拡張アドレスバス 12	addr[12]
32	EXTA13	O	拡張アドレスバス 13	addr[13]
33	EXTA14	O	拡張アドレスバス 14	addr[14]
34	EXTA15	O	拡張アドレスバス 15	addr[15]
35	EXTA16	O	拡張アドレスバス 16	addr[16]
36	EXTA17	O	拡張アドレスバス 17	addr[17]
37	EXTA18	O	拡張アドレスバス 18	addr[18]
38	EXTA19	O	拡張アドレスバス 19	addr[19]

番号	信号名	I/O	機 能	NS9750 ピン名
39	EXTA20	O	拡張アドレスバス 20	addr[20]
40	EXT_CS*	O	拡張バス チップセレクト	st_cs_n[3]
41	EXT_OE*	O	拡張バス アウトプットイネーブル	st_oe_n
42	EXT_WE*	O	拡張バス ライトイネーブル	we_n
43	EXT_BLS0*	O	拡張バス BLS0	byte_lane_sel_n[0]
44	EXT_BLS1*	O	拡張バス BLS1	byte_lane_sel_n[1]
45	EXT_STRB0*	I	拡張バス ストローブ	ta_strb
46	EXT_INT*	I	拡張バス 割込み	gpio[11]
47	EXT_CLK	O	拡張バス クロック	clk_out[3]
48	EXT_RESET	O	拡張バス リセット	
49	GND	Power	電源(GND)	
50	+3.3V	Power	電源(+3.3V)	